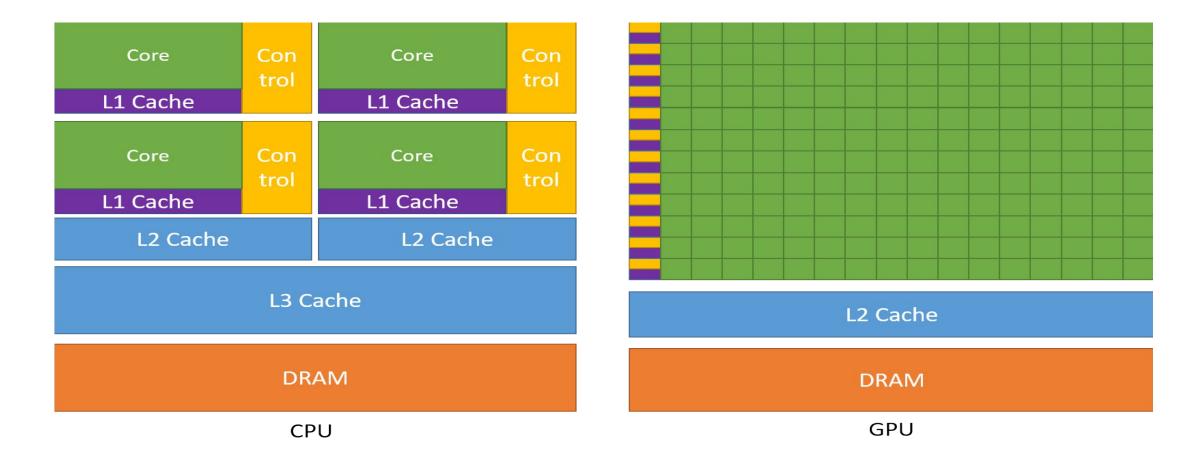
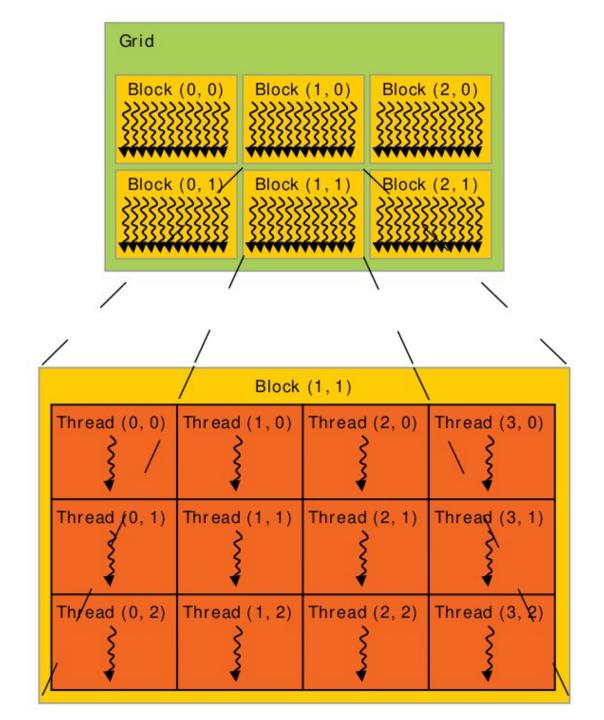
CUDA

Архитектура CUDA



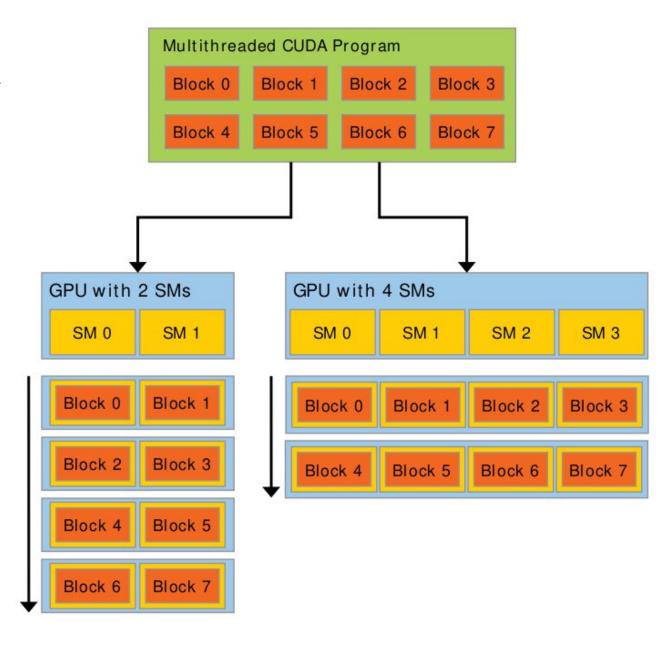
Архитектура CUDA

- Потоки объединены в блоки.
- Каждый блок контролируется SM (Streaming Multiprocessor)
- Блоки объединены в общий Grid



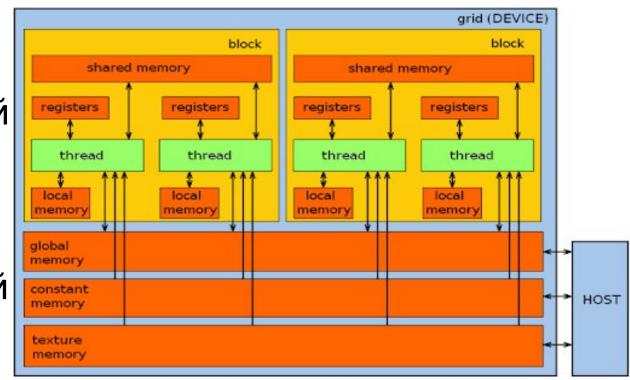
Архитектура CUDA

- SM управляет wrap'aми по 32 потока в каждом
- Так как flow потоков в wrap контролирует один SM, необходимо, что бы потоки выполняли одинаковые действия. Иначе, те потоки, чьи действия отличаются, будут преостановлены.



Память в CUDA

- Каждый поток обладает локальной памятью.
- Каждый блок обладает общей памятью, доступ к которой имеют все потоки в блоке.
- Так же существует общая память GPU, доступ к которой имеет HOST.



Kernel

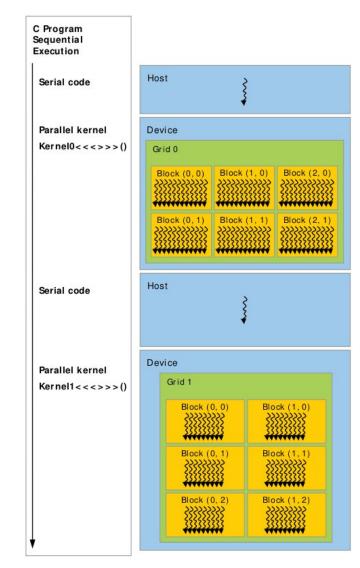
- Kernel функция для всех потоков.
- Объявляется с помощью __global__.
- Вызов функции должен vecAdd<<<1, conpose water configuration <<<Gri>GridSize, BlockSize>>>
- Параметры для конфигурации имеют тип dim3.

Execution configuration

- Блоки и Grid могут быть одномерными, двухмерными и трехмерными.
- threadIdx dim3 индекс потока в блоке
- blockldx dim3 индекс блока
- blockDim dim3 размер блока.

Пример работы программы

Kernel можно вызывать несколько раз в программе.



Работа с памятью

- cudaMalloc (void** devPtr, size_t size)
- cudaMemcpy (void* dst, const void* src, size_t count, cudaMemcpyKind kind)
- cudaMemcpyKind:
 - cudaMemcpyHostToDevice
 - cudaMemcpyDeviceToHost
- cudaFree (void* devPtr)

Shared memory

__shared___ - модификатор, который необходимо указать при объявлении массива в функциях с модификатором __global__ и __device__. В таком случае массив будет объявлен в общей памяти блока.