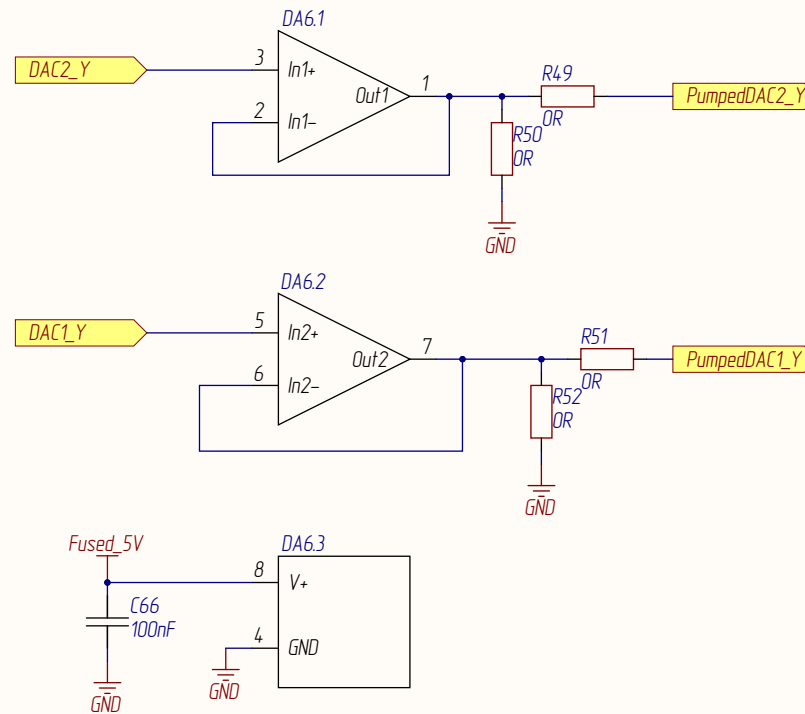


Децимальный номер

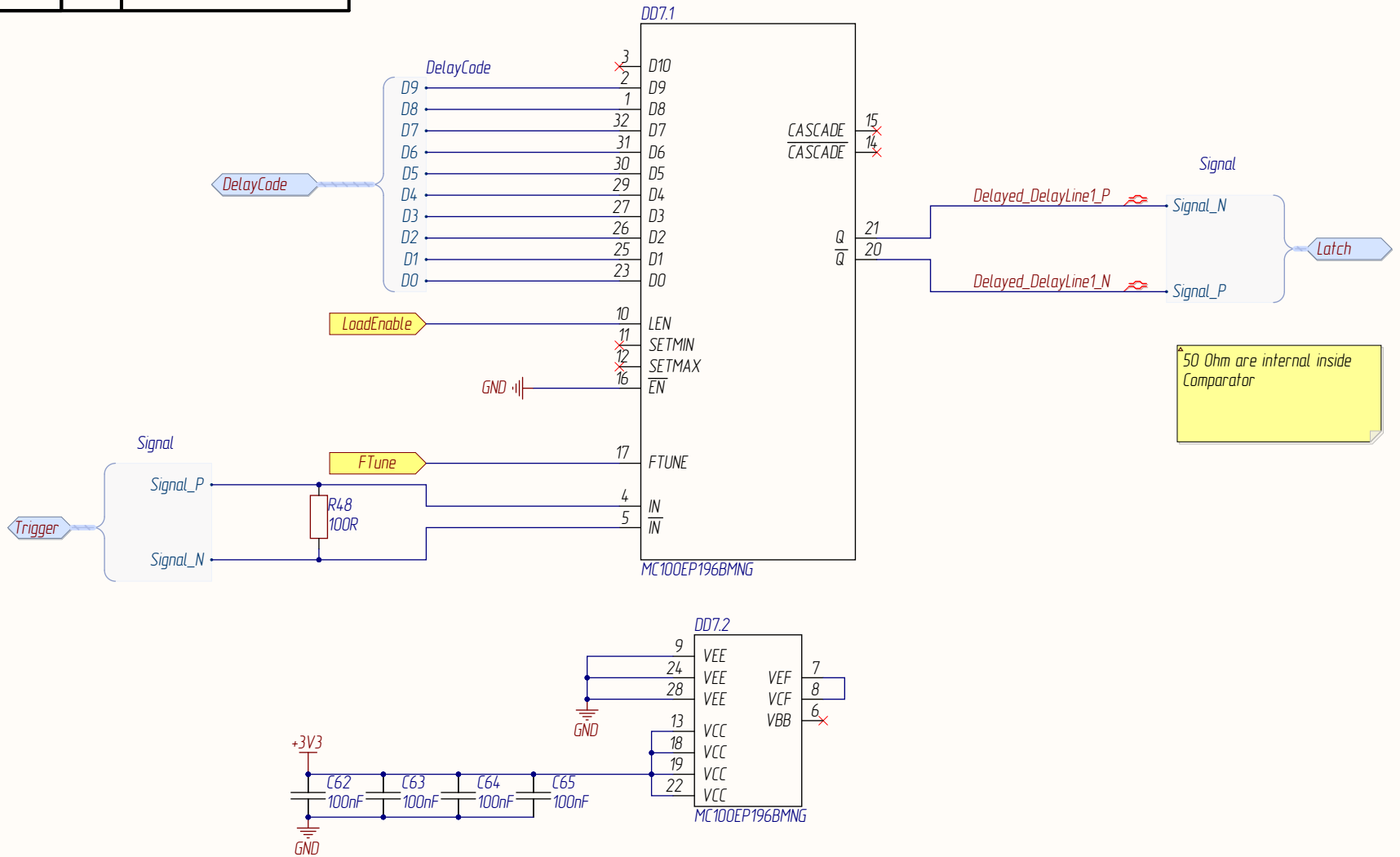


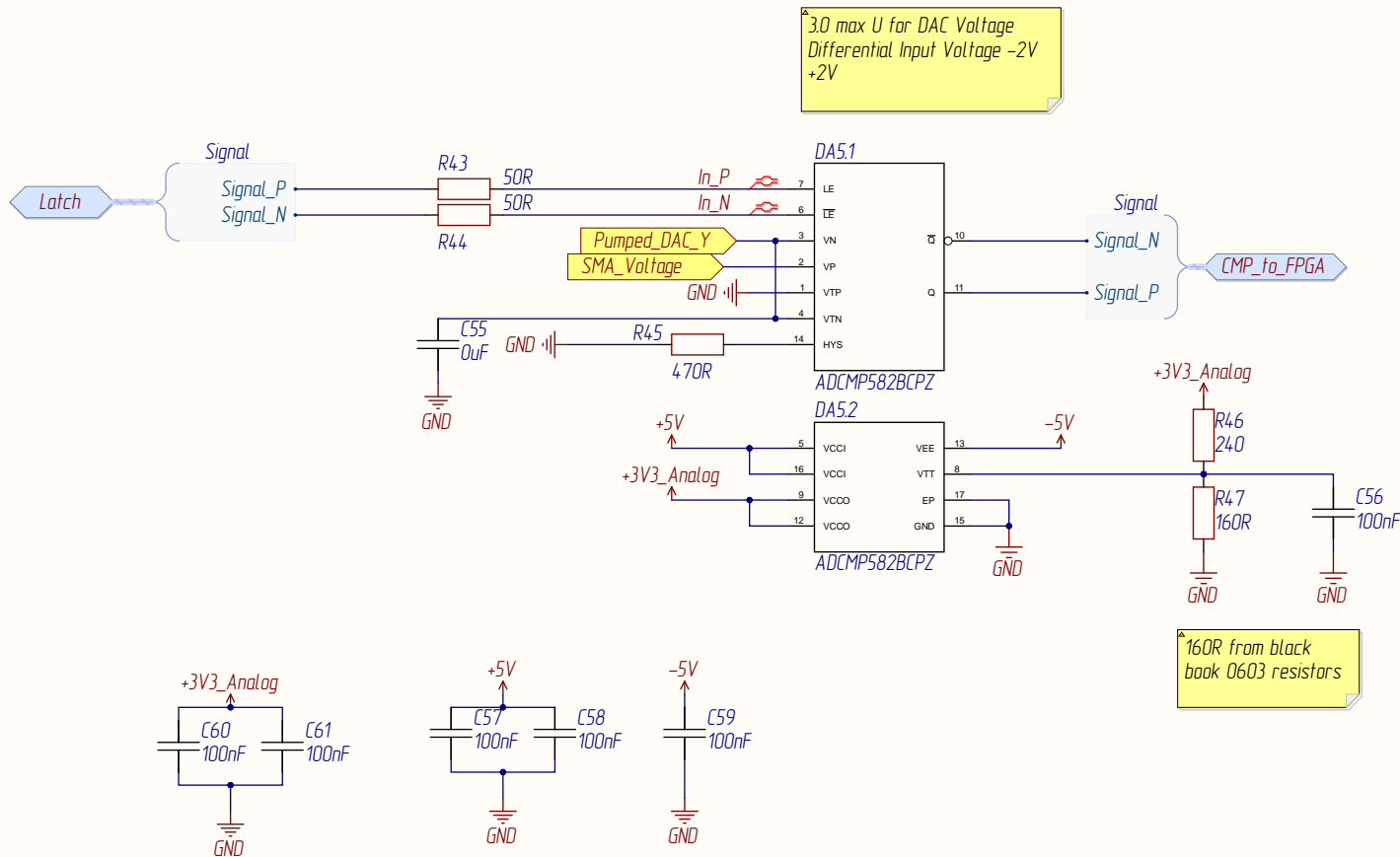
Инов.№ подл.	Подп.и дата	Взам.инв.№	Инов.№ дубл.	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата

Децимальный номер

Лист
1

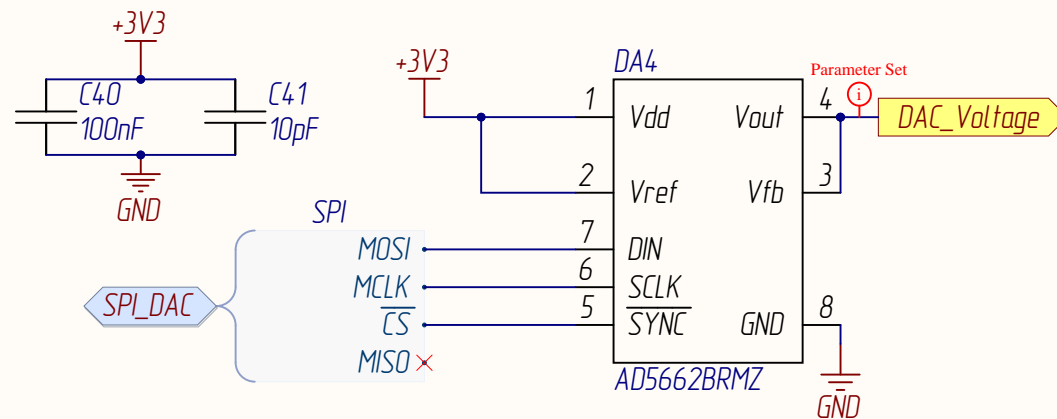





დეციმალური ნომერი	დეციმალური ნომერი
დეციმალური ნომერი	დეციმალური ნომერი
დეციმალური ნომერი	დეციმალური ნომერი
დეციმალური ნომერი	დეციმალური ნომერი

Изм.	Лист	№ докум.	Подп.	Дата





Or just connect
Vdd to Vref and
delete left parts D:

Title <i>Наименование</i>			* * * *	
Size: A4	Number:*	Revision:*		
Date: 20.04.2022	Time: 23:09:05	Sheet 1 of 1		
File: C:\Users\Vlad\Documents\GitHub\CalibratorPCB\Mainboard\DAC.SchDoc				

Փորձարկման

Փորձարկման

Տրամաբն

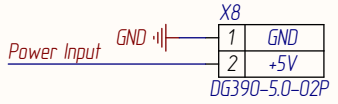
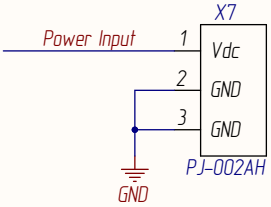
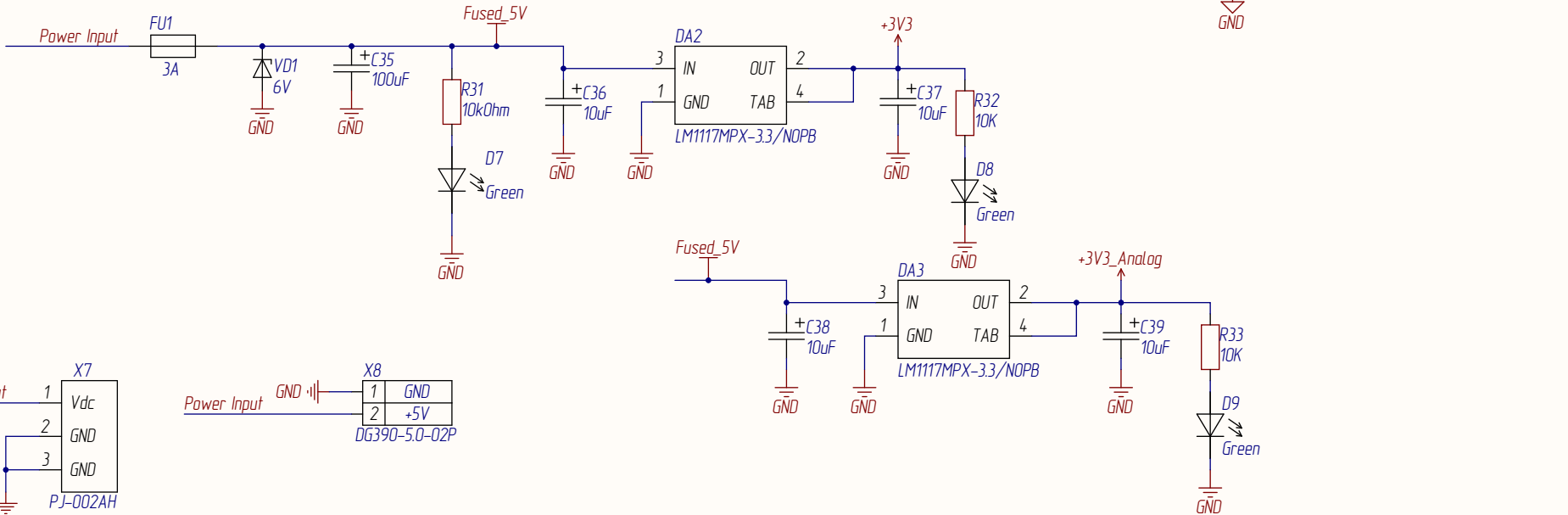
Ստորագրություն

Ինձնական

Վարչական

Ստորագրություն

Ինձնական



ADD OverVltg safety

Ինձնական	Լիստ	№ փայլ	Ստորագրություն	Երեւոյ
Փորձարկման	Փորձարկման			
Տրամաբն				
Վարչական				
Ստորագրություն				
Ինձնական				

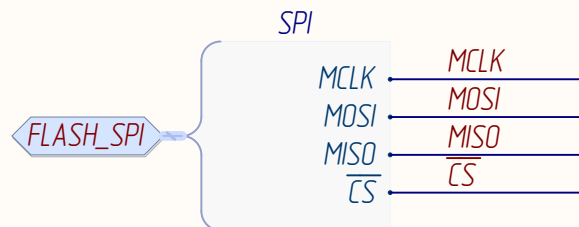
Դեցիմալային փայլ

Նաւանան

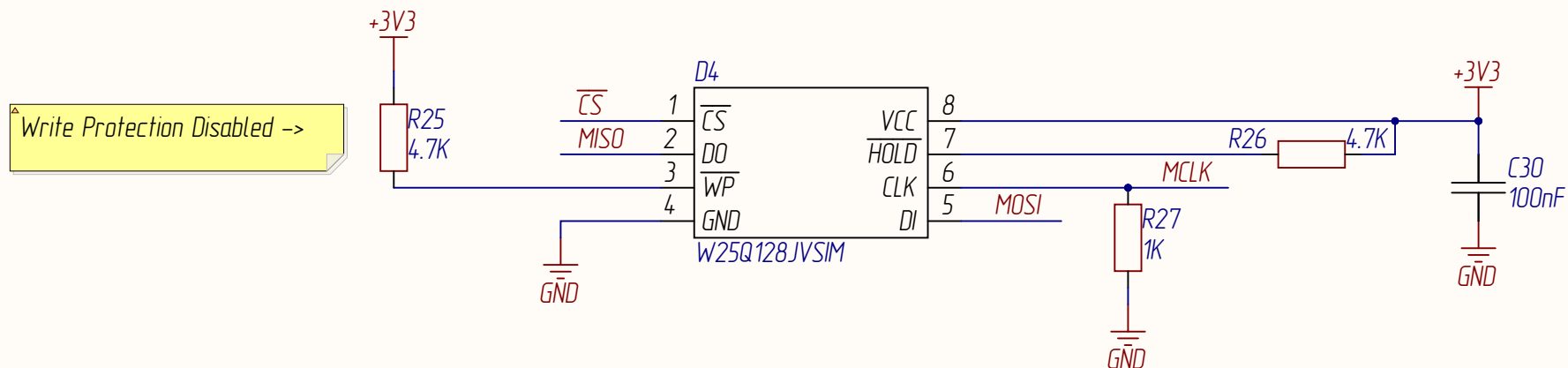
ՏԻՄԱ ԷԼԵԿՏՐԻԿԵՍԿԱՅ
ՓՐԻՆԿԻՓԻԱԿԱԼԱՅ


Լիստ 1 Լիստայ 1

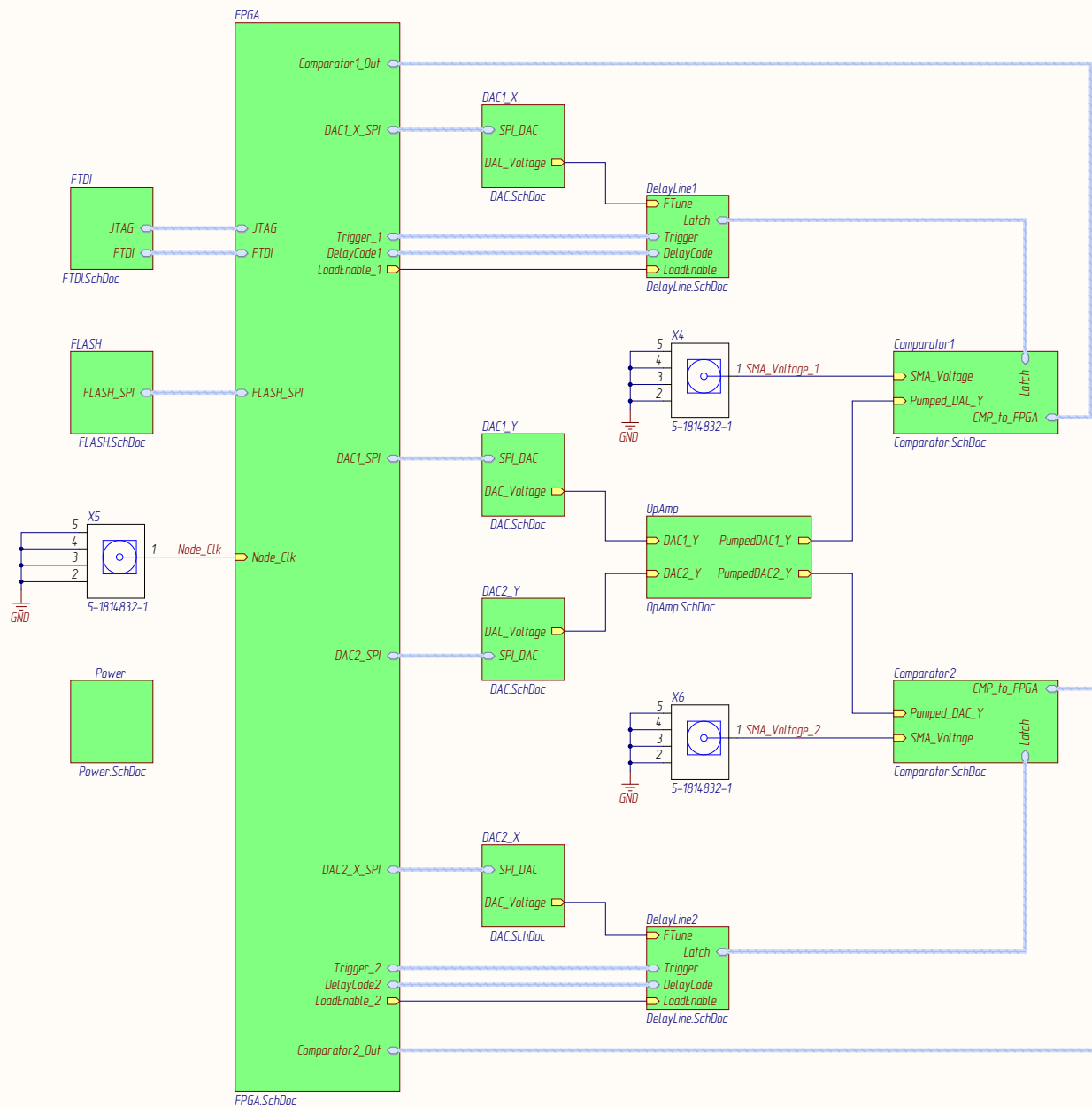
Օրգանիզացիա

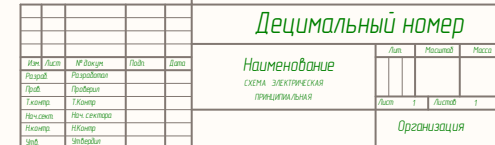


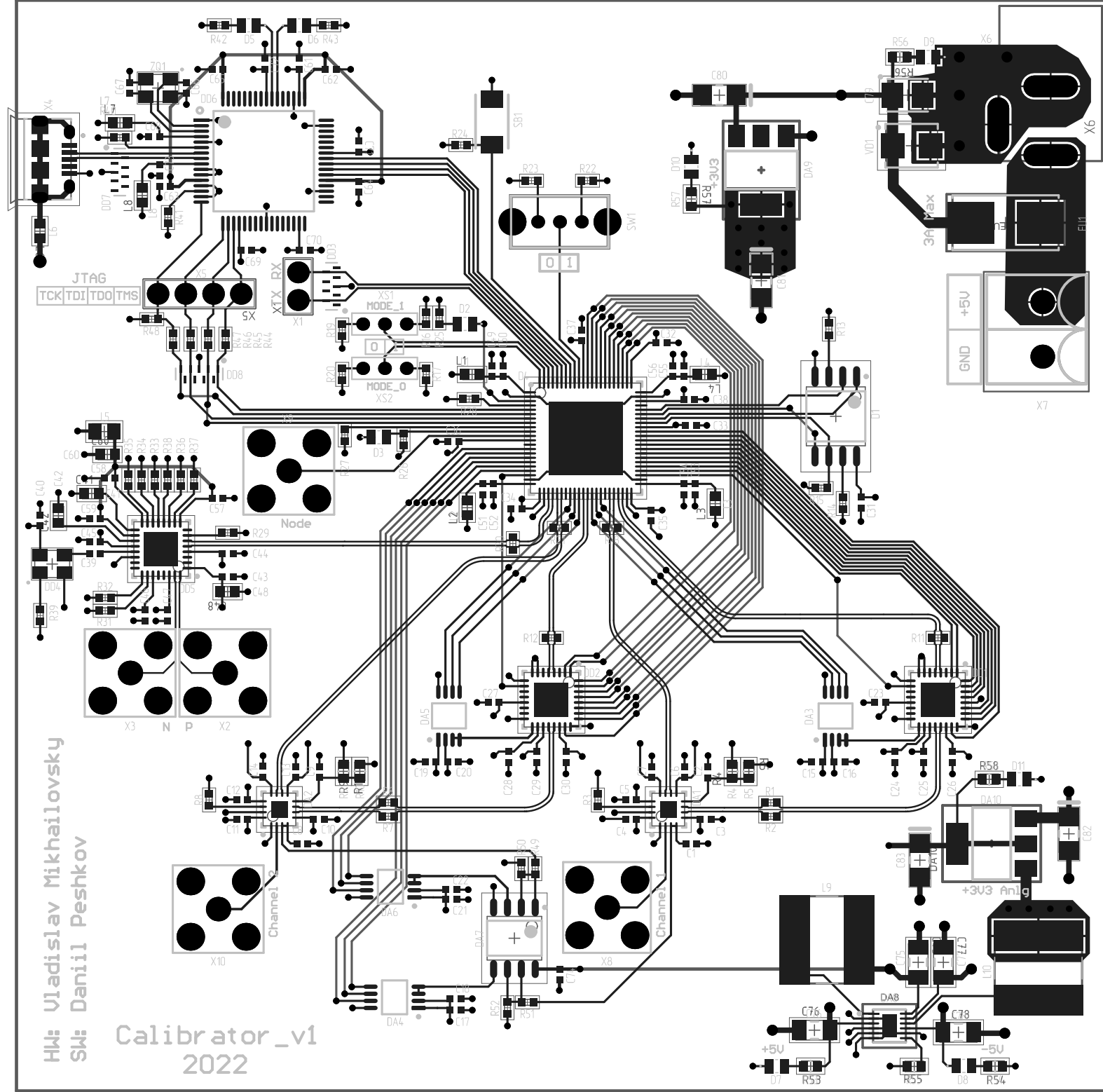
NOR FLASH for FPGA configuration via SPI



Title <i>Наименование</i>			* * * * *	
Size: A4	Number:*	Revision:*		
Date: 20.04.2022	Time: 23:09:05	Sheet 1 of 1		
File: C:\Users\Vlad\Documents\GitHub\CalibratorPCB\Mainboard\FLASH.SchDoc				







HW: Vladislav Mikhailovsky
SW: Daniil Peshkov

Calibrator_v1
2022