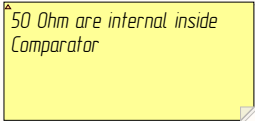
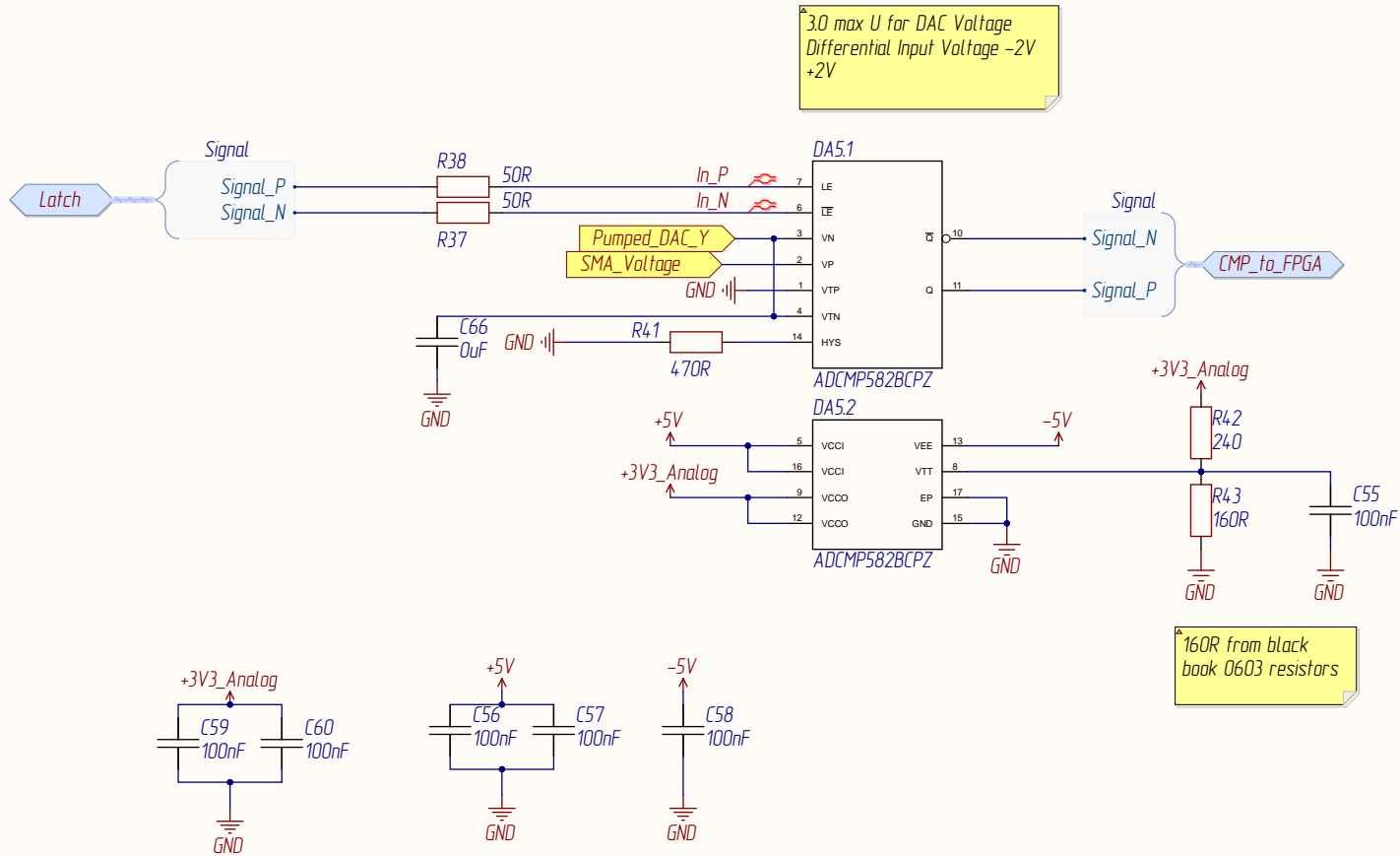


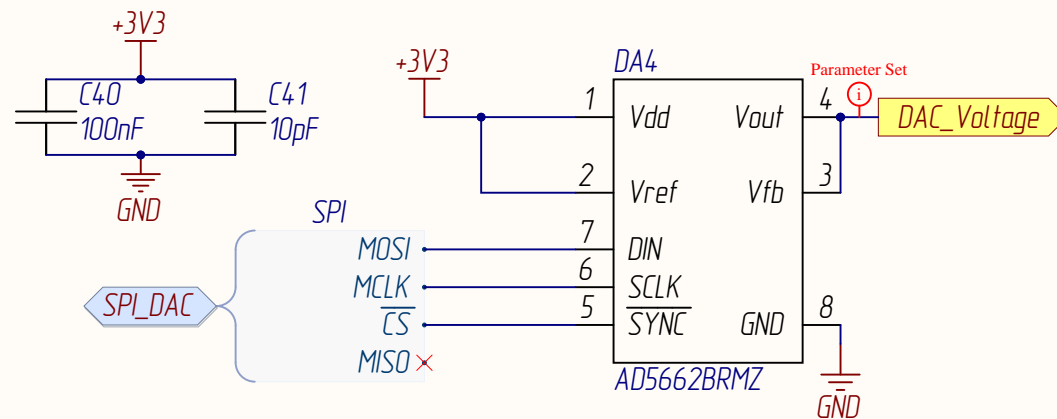
| | | | | |
|------------------------------|-----------------|---------------------|------------------|-----------------|
| <div>Децимальный номер</div> | | | | |
| | | | | |
| <div>Изм.</div> | <div>Лист</div> | <div>№ докум.</div> | <div>Подп.</div> | <div>Дата</div> |





| | |
|-------------------|-------------------|
| დეციმალური ნომერი | დეციმალური ნომერი |
| დეციმალური ნომერი | დეციმალური ნომერი |
| დეციმალური ნომერი | დეციმალური ნომერი |
| დეციმალური ნომერი | დეციმალური ნომერი |

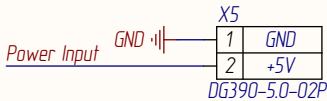
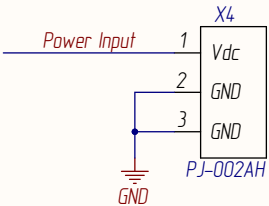
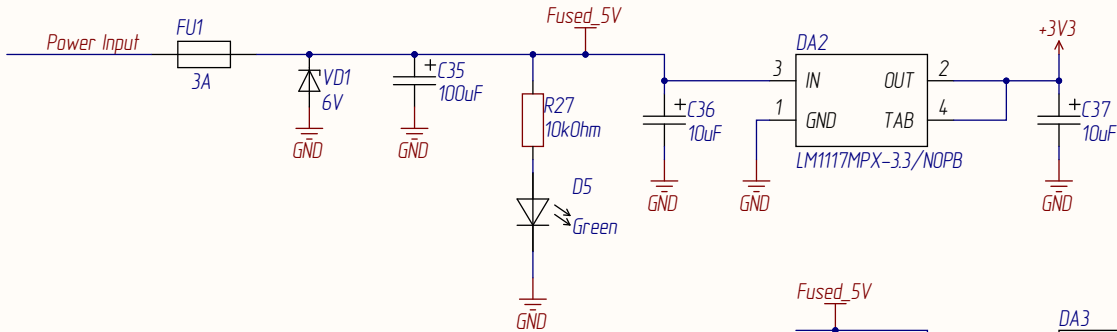




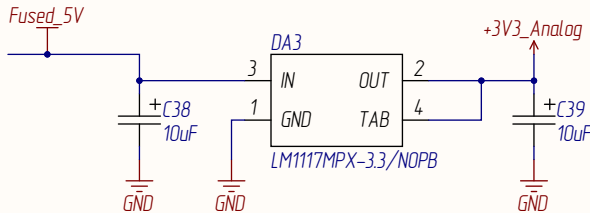
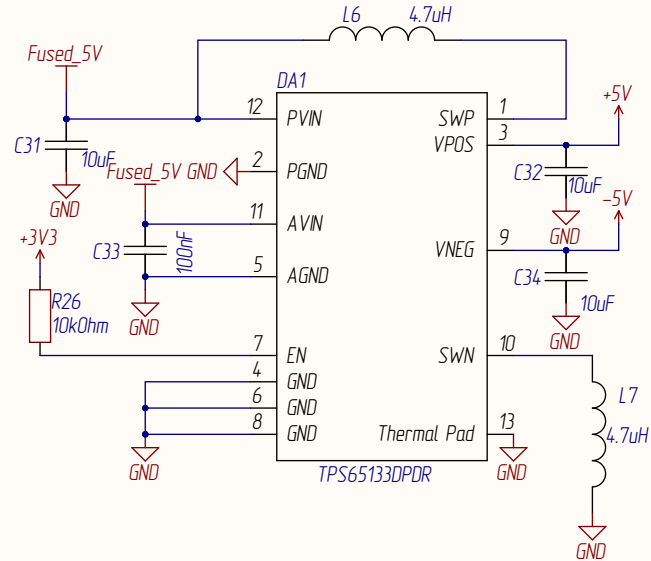
Or just connect
Vdd to Vref and
delete left parts D:

| | | | |
|---|----------------|--------------|-------------------|
| Title <i>Наименование</i> | | | <div>Altium</div> |
| Size: A4 | Number:* | Revision:* | |
| Date: 13.04.2022 | Time: 22:52:27 | Sheet 1 of 1 | |
| File: C:\Users\Vlad\Documents\GitHub\CalibratorPCB\Mainboard\DAC.SchDoc | | | |

Схема електрична



ADD OverVltg safety



| | | | | |
|----------|------|------------|-------|------|
| Изм. | Лист | № докум. | Подп. | Дата |
| Разраб. | | Разработал | | * |
| Пров. | | Проверил | | |
| Т.контр. | | Т.Контр | | |
| Н.контр. | | Н.Контр | | |
| Утв. | | Утвердил | | |

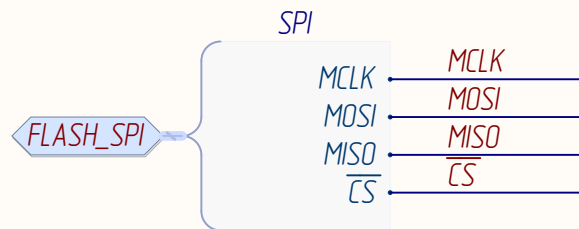
Децимальный номер

Наименование

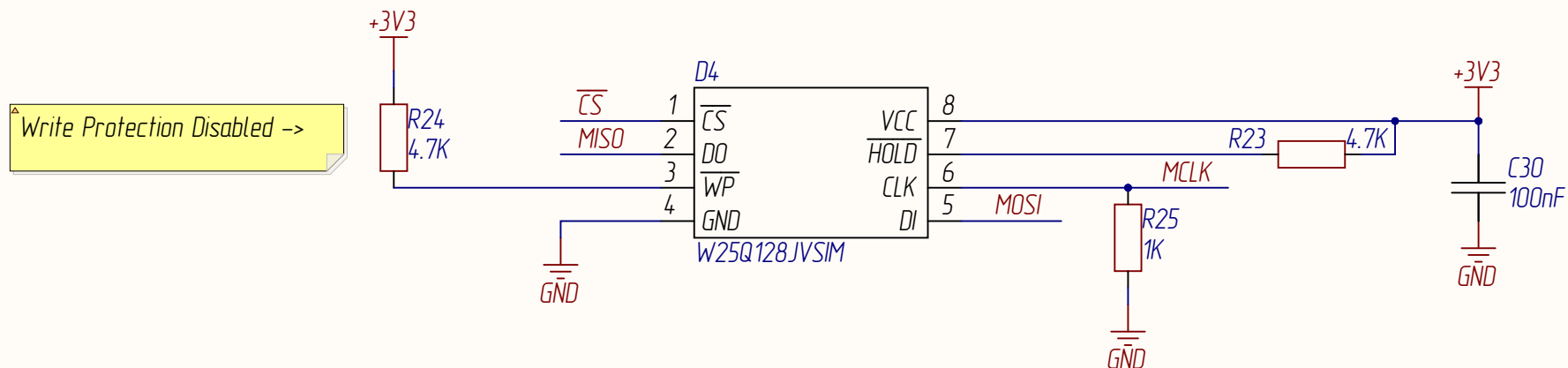
СХЕМА ЭЛЕКТРИЧЕСКАЯ
ПРИНЦИПИАЛЬНАЯ


| | | |
|------|---------|-------|
| Лист | Масштаб | Масса |
| 1 | 1 | 1 |

Организация



NOR FLASH for FPGA configuration via SPI



| | | | | |
|---|----------------|--------------|-----------------------|---|
| Title <i>Наименование</i> | | | * * * * * |  |
| Size: A4 | Number:* | Revision:* | | |
| Date: 13.04.2022 | Time: 22:52:28 | Sheet 1 of 1 | | |
| File: C:\Users\Vlad\Documents\GitHub\CalibratorPCB\Mainboard\FLASH.SchDoc | | | | |

