

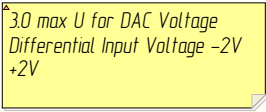
Պատճ. և ձևա

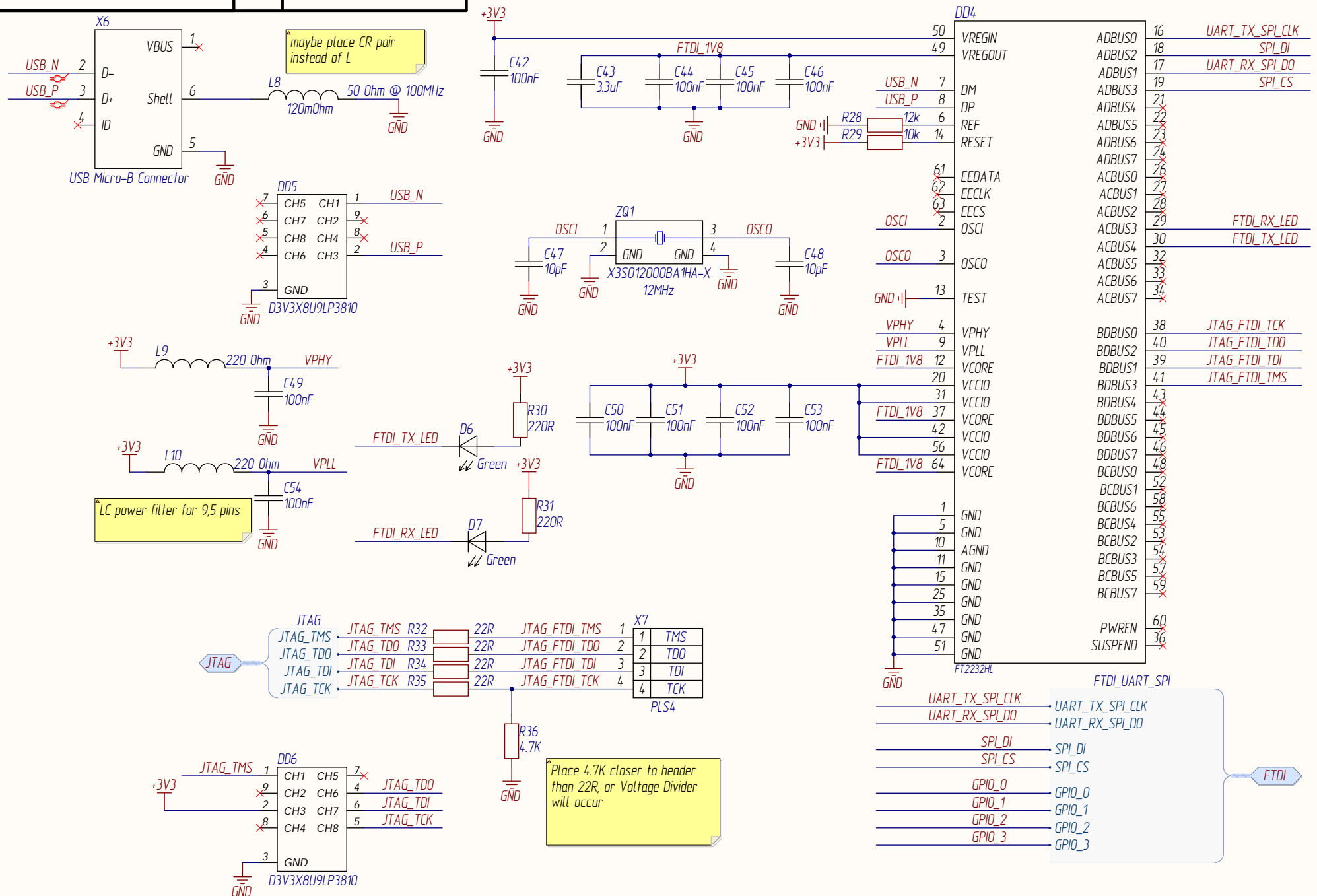
Կոմ.ՆՔ. ձևա

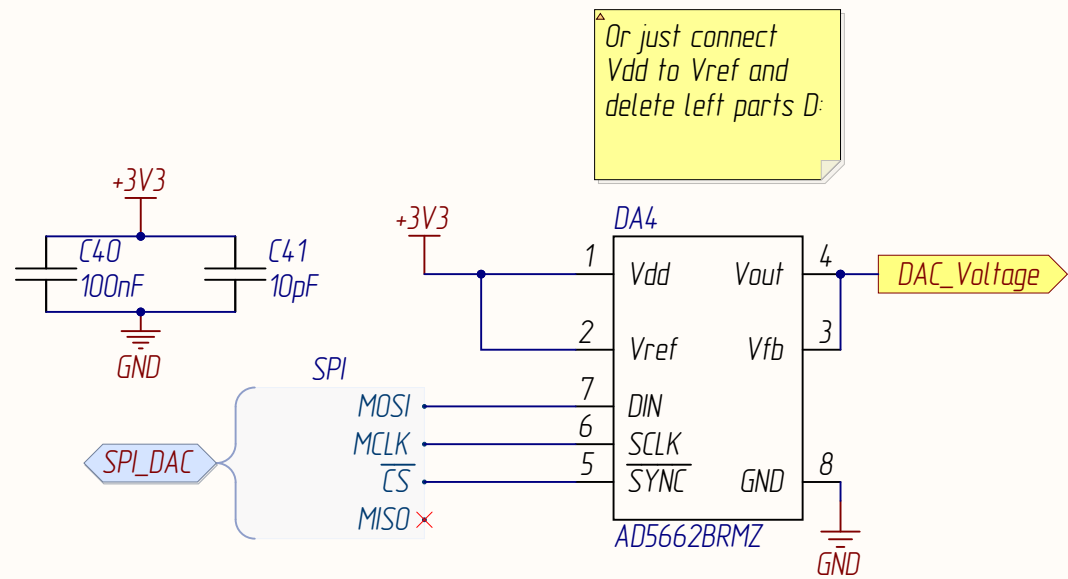
Բառայուն

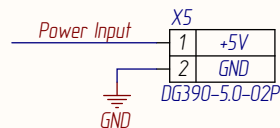
Պատճ. ձևա

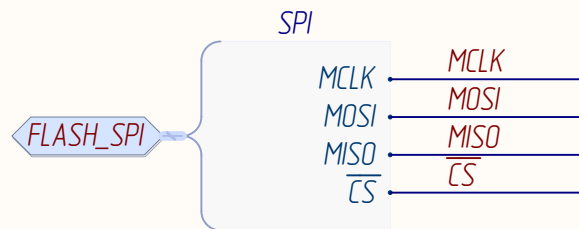
Կոմ.ՆՔ. ձևա





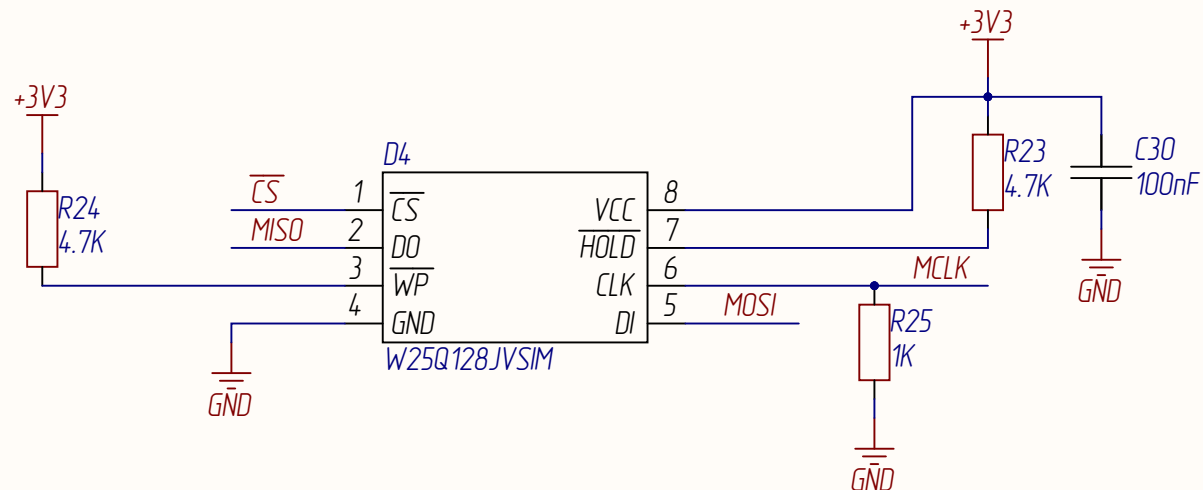




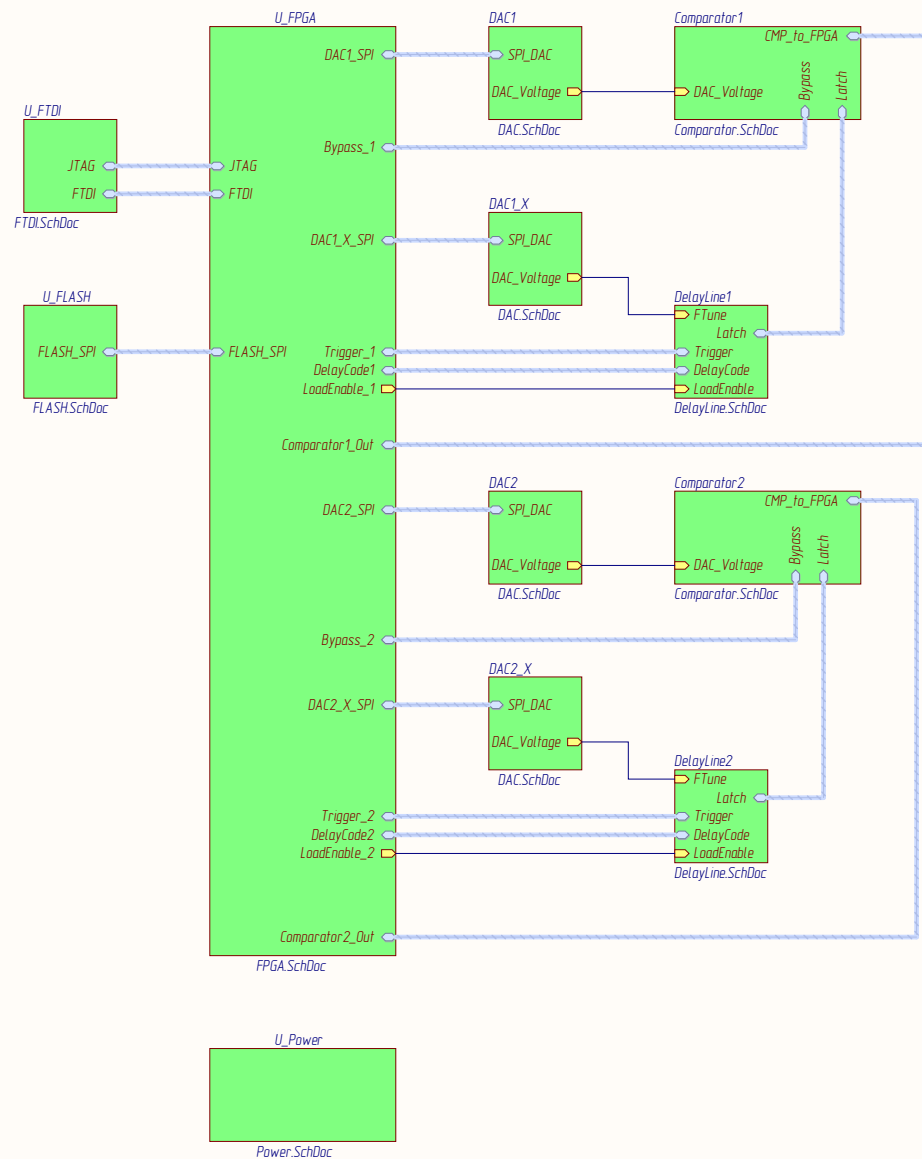


NOR FLASH for FPGA configuration via SPI

Write Protection Disabled ->



Title <i>Наименование</i>			<div>Altium®</div>
Size: A4	Number:*	Revision:*	
Date: 15.03.2022	Time: 21:46:27	Sheet 1 of 1	
File: C:\Users\Vlad\Documents\GitHub\CalibratorPCB\Mainboard\FLASH.SchDoc			





№№№ тало	Позн.у.дого	Всего у.дого	№№№ тало	Позн. у.дого