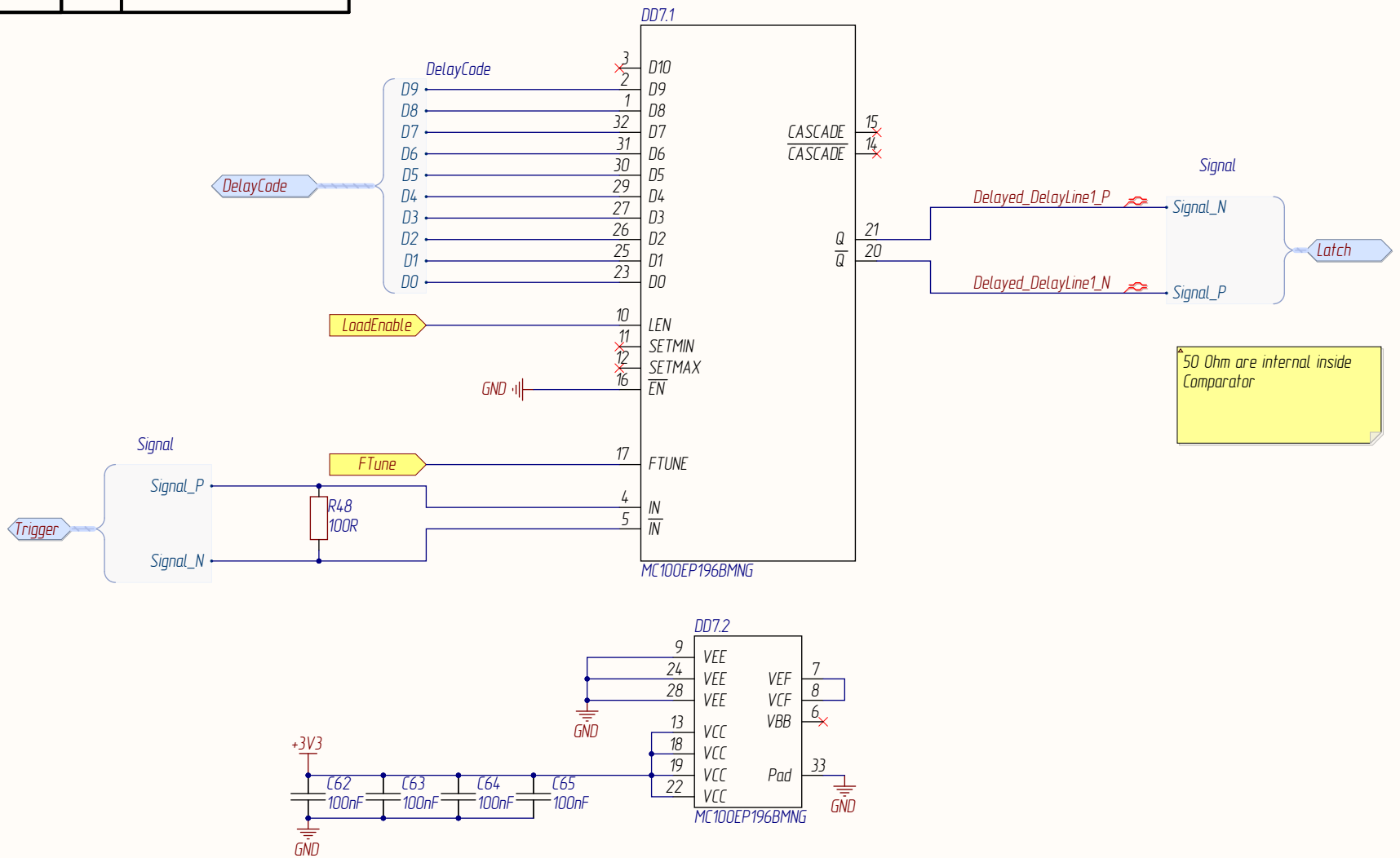
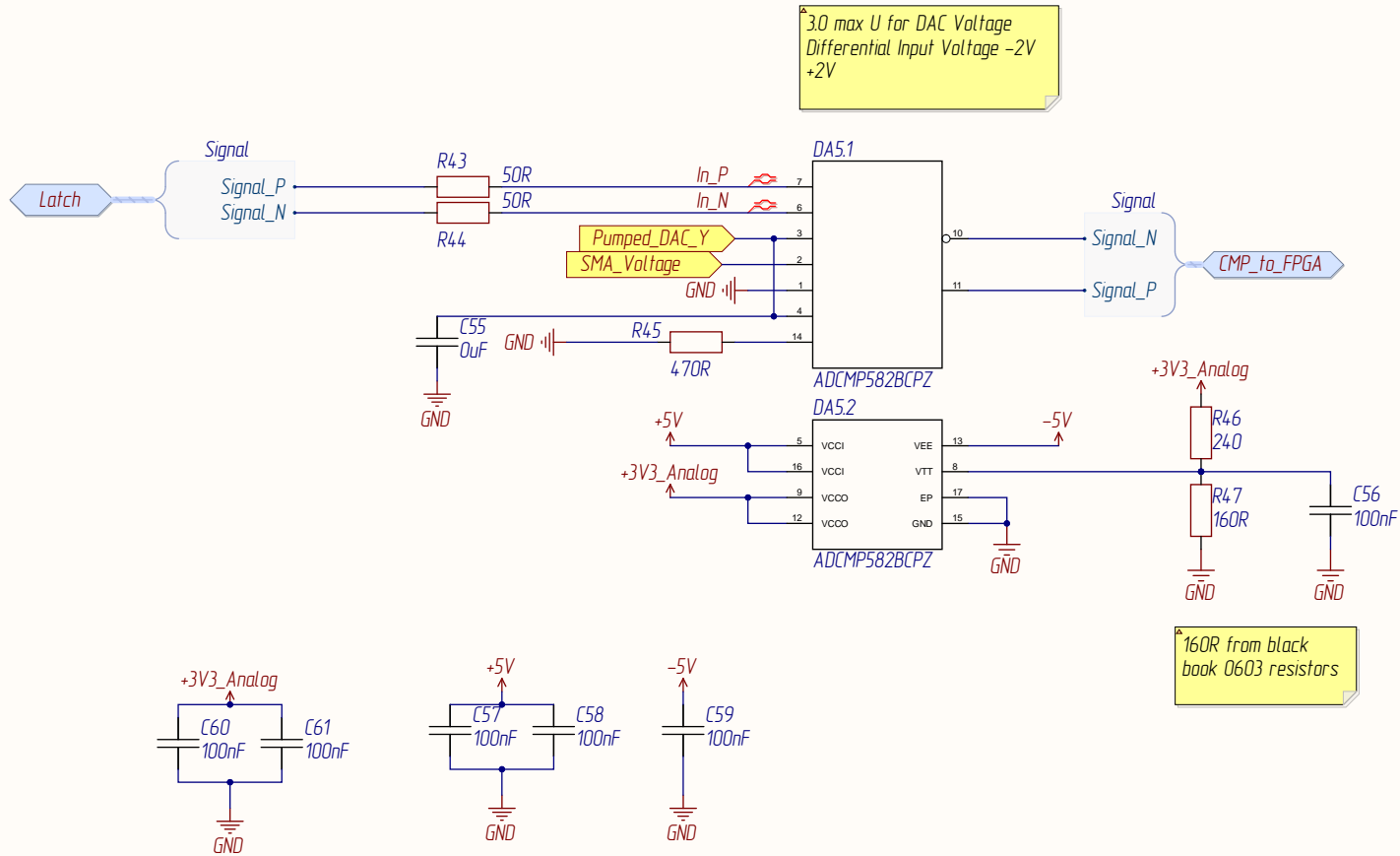


Инов.№ подл.	Подп.и дата	Взам.инв.№	Инов.№ дубл.	Подп. и дата

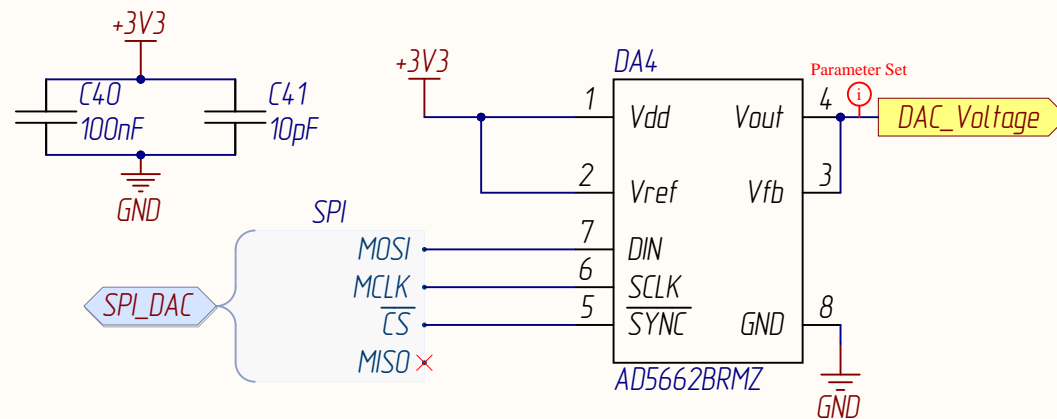
Изм.	Лист	№ докум.	Подп.	Дата





დეციმალური ნომერი	დეციმალური ნომერი
დეციმალური ნომერი	დეციმალური ნომერი
დეციმალური ნომერი	დეციმალური ნომერი
დეციმალური ნომერი	დეციმალური ნომერი

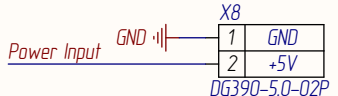
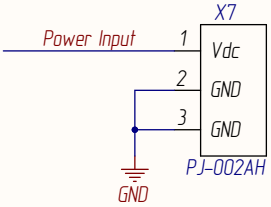
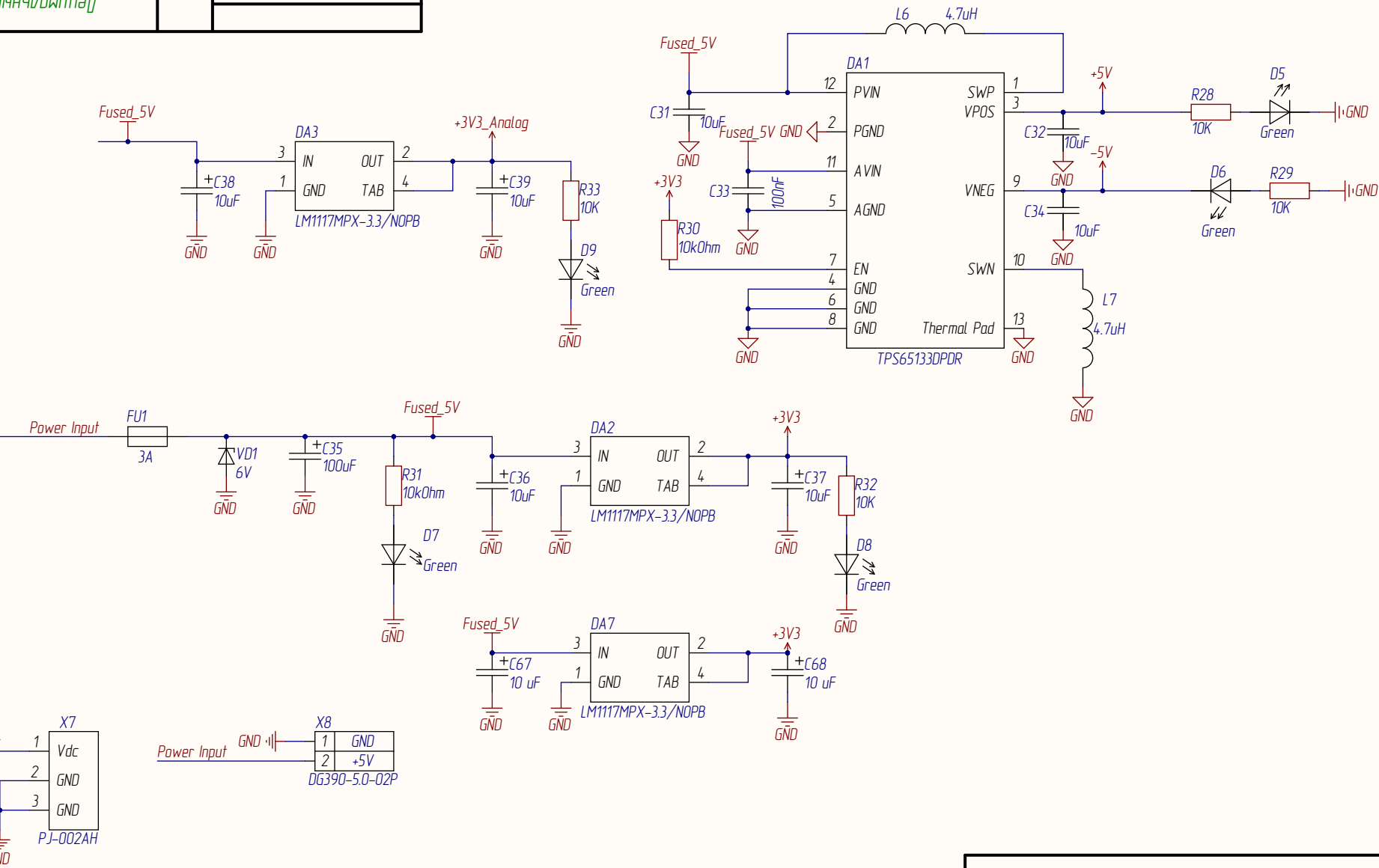




Or just connect
Vdd to Vref and
delete left parts D:

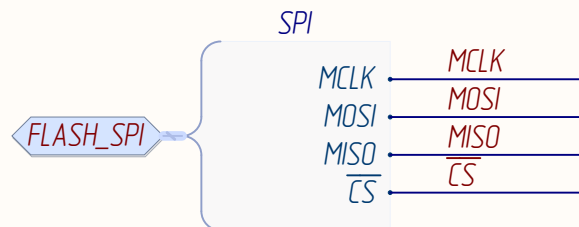
Title <i>Наименование</i>			<div>Altium®</div>
Size: A4	Number:*	Revision:*	
Date: 04.06.2022	Time: 23:04:13	Sheet 1 of 1	
File: C:\Users\Vlad\Documents\GitHub\CalibratorPCB\Mainboard\DAC.SchDoc			

δεκαδικὸν ἀριθμὸν

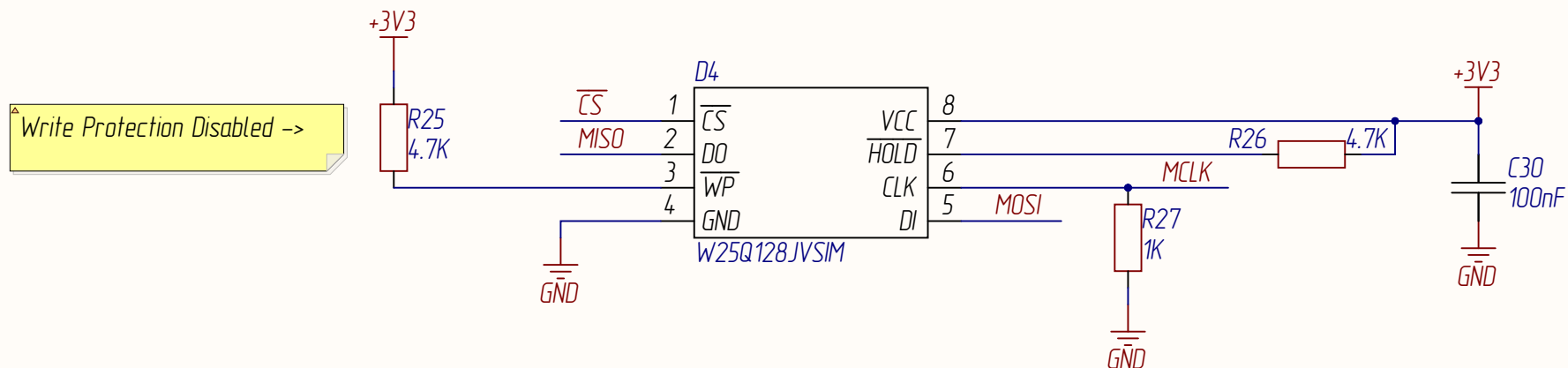


Изм.	Лист	№ докум.	Подп.	Дата
Разраб.		Разработал		*
Пров.		Проверил		
Т.контр.		Т.Контр		
Н.контр.		Н.Контр		
Утв.		Утвердил		

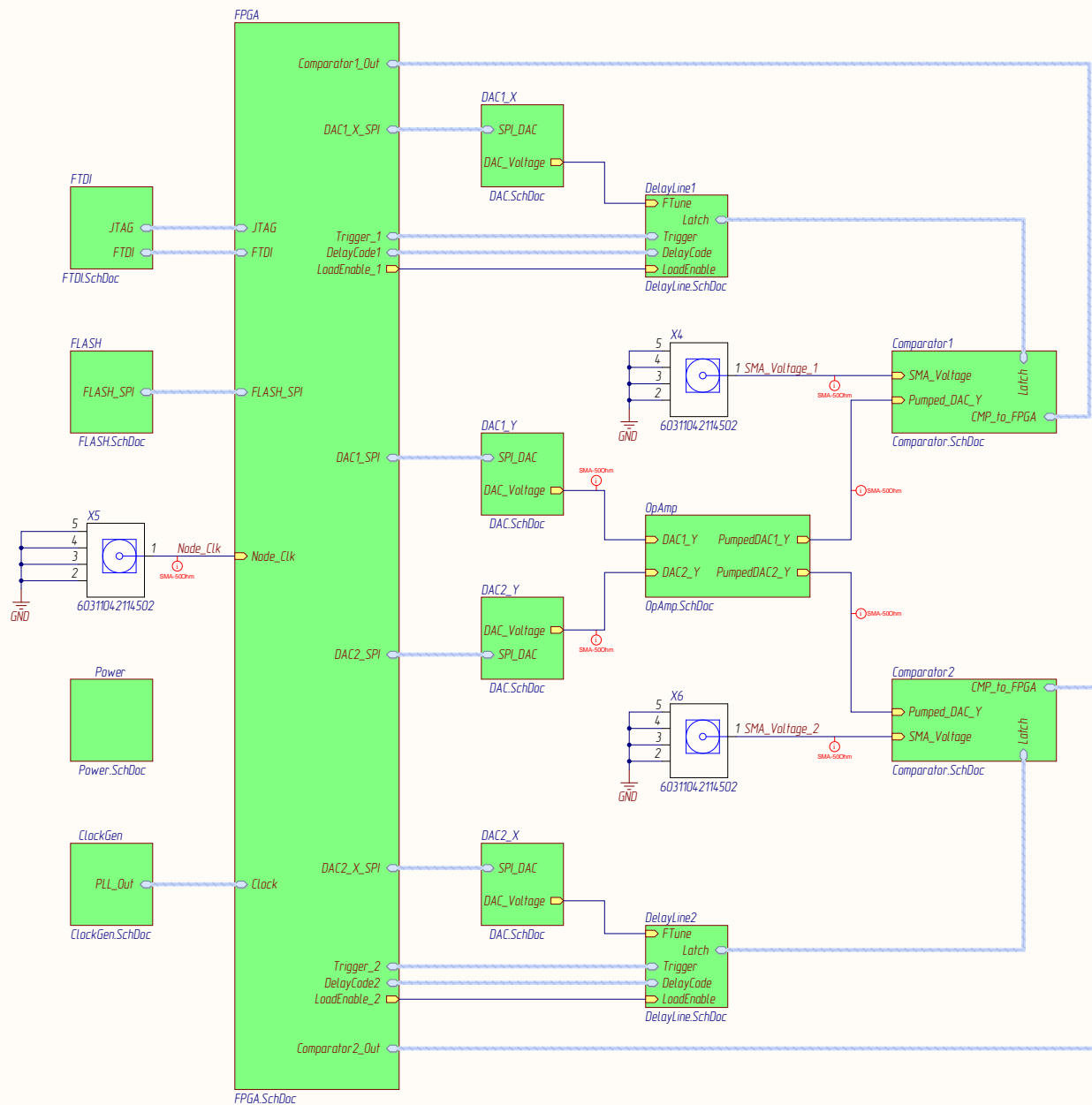
Децимальный номер			
Наименование СХЕМА ЭЛЕКТРИЧЕСКАЯ ПРИНЦИПИАЛЬНАЯ	Лит.	Масштаб	Масса
	Лист 1	Листов 1	
Организация			

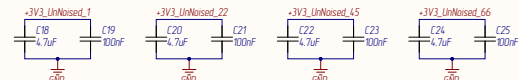
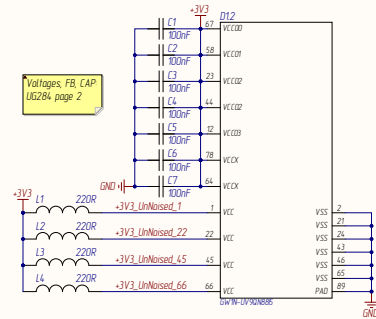
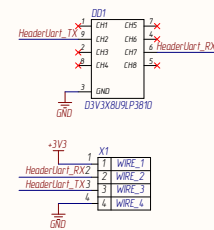
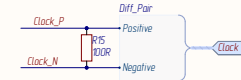
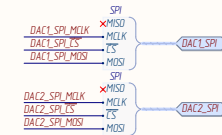
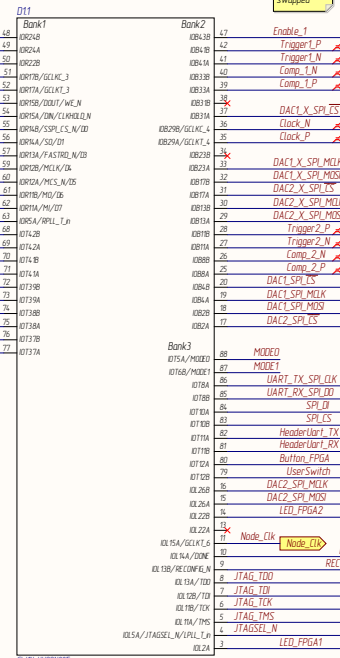
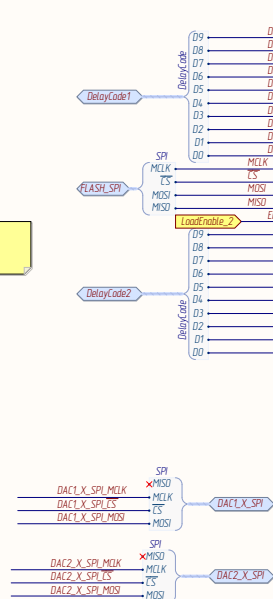
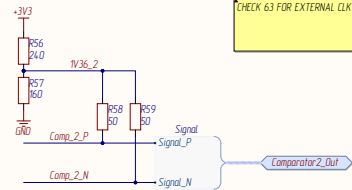
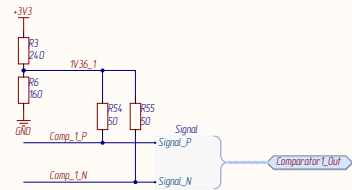


NOR FLASH for FPGA configuration via SPI



Title <i>Наименование</i>			<div>Altium</div>
Size: A4	Number:*	Revision:*	
Date: 04.06.2022	Time: 23:04:13	Sheet 1 of 1	
File: C:\Users\Vlad\Documents\GitHub\CalibratorPCB\Mainboard\FLASH.SchDoc			





						<h2 style="text-align: center;">Децимальный номер</h2>		
						<h3 style="text-align: center;">Наименование</h3>		
						<h4 style="text-align: center;">СХЕМА ЭЛЕКТРОННОЙ ПРИНЦИПАЛЬНОЙ</h4>		
						Авт.	Исполнит.	Место
						Лист 1	Листов 1	
						Организация		

