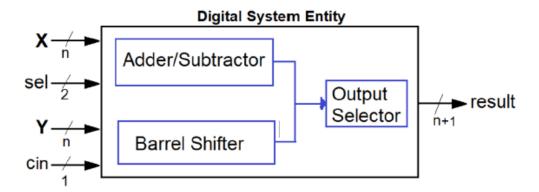
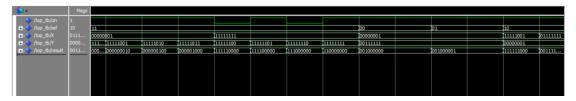
## TOP:

בקובץ הזה נמצא ENTITY בשם top שמקבל 2 וקטורים בגודל N,וקטור מצב פעולה בגודל 2 ביט, ביט בשם CIN ומוציא תוצאה לפי מצב פעולה וקלט שהוא קיבל. המודול מכיל תת מודולים הנמצאים ב AdderSub.vhd Barrel.vhd,selector.vhd. בעצם מודול ראשי שמנהל את כל הלוגיקה.

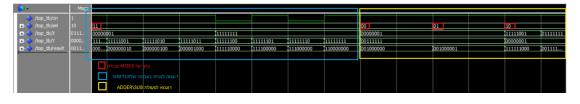
## :איור המודל



## :דיאגרמה נקיה



## :דיאגרמה עם ההסבר



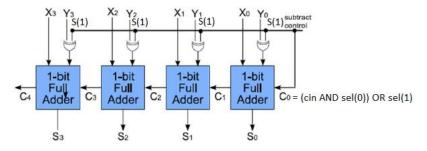
ps		/top_tb/cin		/top_tb/X	/top	tb/result	
de	elta				top_tb/Y	_	
0	+0				00000000	000000000	
0	+1	1	11	00000001	11111000	000000000	
0	+4	1	11	00000001	11111000	000000000	
0	+5	1	11	00000001	11111000	02222222	
0	+11	1	11	00000001	11111000	000000001	
5000000	+1	1	11	00000001	11111001	000000001	
5000000	+11	1	11	00000001	11111001	000000010	
10000000	+1	1	11	00000001	11111010	000000010	
10000000	+9	1	11	00000001	11111010	000001000	
10000000	+12	1	11	00000001	11111010	000000100	
15000000	+1	1	11	00000001	11111011	000000100	
15000000	+12	1	11	00000001	11111011	000001000	
20000000	+1	0	11	11111111	11111100	000001000	
20000000	+6	0	11	11111111	11111100	100001000	
20000000	+7	0	11	11111111	11111100	110000000	
20000000	+10					100100000	
20000000	+12					111110000	
25000000	_					111110000	
25000000		_				111100000	
30000000						111100000	
30000000						110000000	
30000000		_				111000000	
35000000						111000000	
35000000						110000000	
40000000		_				110000000	
40000000						100000000	
40000000		_				111111110	
40000000		_				100111100	
40000000						000111000	
40000000		_				000110000	
40000000		_				000100000	
40000000						000000000	
40000000						001000000	
50000000						001000000	
50000000	_					001000001	
60000000						001000001	
60000000		_				010111001	
60000000		_					
65000000						1111111000	
65000000						1011111110	
€5000000	+4	1	10	01111111	00000001	001111110	

## Adder/Subtractor:

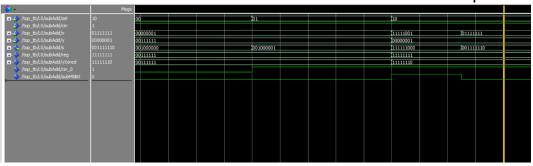
AdderTwo מקבל 2 וקטורים בגודל N, ביט בשם CIN ווקטור בגודל 2 ביט של מצב הפעולה של המודול הספיציפי הזה ומוציא וקטור של N+1 ביט של חישוב הנקבע על פי ווקטור הפעולה. מודול מבטיח פעולה הספיציפי הזה ומוציא וקטור של N+1 ביט של חישוב הנקבע על פי ווקטור הפעולה. מאומרת שאם מצב תקינה רק עבור מצבי פעולה תקינים "01" "10" "10" כפי שהוגדר בקובץ הדרישות. זאת אומרת פעולה שווה ל"11" אנו לא מבטיחים פעולה תקינה מכיוון שזה לא מצב תקין עבור מודול הזה כפי שהוגדר בתרגיל אף מודול לא קורס. מודול הנוכחי משתמש בתת מודל בנמצא בקובץ FA.vhd.

# איור המודל:

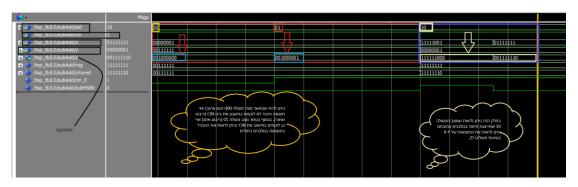
דוגמה עבור כניסה של 4 ביט( נבנה באופן גנרי)



# :דיאגרמה נקיה



# :דיאגרמה עם ההסבר



# :WAVE שנוכל לראות את טבלת אמת של הLIST

Т	ps		/top_tb/L0/subAdd/cin	_		/top ti	b/L	/subAdd/s				
•	_	lta	/top_tb/L0		subAdd/x			p tb/L0/st	ubAdd/rea			
						subAdd/y		/top_th		dd/vXored		
						/subAdd/				ubAdd/cin	0	
										oAdd/subM		it
	0	+0	σ		UUUUUUUU	00000000	UÜ	000000000				
	0	+1	1		00000001	11111000	11	000000000	00000000	00000000	U	σ
	0	+2	1		00000001	11111000	11	000000000	00000000	00000111	1	σ
	0	+3	1		00000001	11111000	11	000000001	00000001	00000111	1	σ
	0	+4	1		00000001	11111000	11	000000001	00000011	00000111	1	0
	0	+5	1		00000001	11111000	11	000000001	00000111	00000111	1	0
	0	+6	1		00000001	11111000	11	000001001	00000111	00000111	1	0
	5000000	+1	1		00000001	11111001	11	000001001	00000111	00000111	1	0
	5000000	+2	1		00000001	11111001	11	000001001	00000111	00000110	1	0
	5000000	+3	1		00000001	11111001	11	000001000	00000111	00000110	1	0
	10000000	+1	1		00000001	11111010	11	000001000	00000111	00000110	1	0
	10000000	+2	1		00000001	11111010	11	000001000	00000111	00000101	1	0
	10000000	+3	_					000001011			_	-
	10000000	+4	_					000001111			_	
	10000000	+5						000000111				
	15000000	+1						000000111				
	15000000	+2	_					000000111			_	-
	15000000	+3						000000110				
	20000000	+1						000000110				
	20000000	+2						011111000				
	20000000	+3						011110011				
	20000000	+4						011100011				
	20000000	+5						011000011				
	20000000	+6						010000011				
	20000000	+7						000000011				
	20000000	+8						000000011			_	_
	20000000	+9						100000011				_
	25000000 25000000	+1						100000011				
	25000000	+2						100000011				
	20000000	+1	_					100000010			_	_
	30000000	+2						100000010			_	_
	30000000	+2						100000001			_	_
	35000000	+1						1000000001				
	35000000	+2						100000001				
	35000000	+3						100000000				
	40000000	+1						100000000				
	40000000	+2	1		00000001	00111111	00	111111110	00000001	00111111	0	1
	40000000	+3	1		00000001	00111111	00	100111100	00000011	00111111	0	0
	40000000	+4	1		00000001	00111111	00	000111000	00000111	00111111	0	0
	40000000	+5	1		00000001	00111111	00	000110000	00001111	00111111	0	0
	40000000	+6	1		00000001	00111111	00	000100000	00011111	00111111	0	0
	40000000	+7	1		00000001	00111111	00	000000000	00111111	00111111	0	0
	40000000	+8	1		00000001	00111111	00	001000000	00111111	00111111	0	0
	50000000	+1	1		00000001	00111111	01	001000000	00111111	00111111	0	0
	50000000	+2						001000000				
	50000000	+3						001000001				
	€0000000	+1	_					001000001			_	-
	€0000000	+2	_					010111001			_	_
	€0000000	+3	_					111111000			_	_
	65000000	+1	_					111111000			_	_
	65000000	+2						101111110				
	65000000	+3	1		01111111	00000001	10	001111110	11111111	11111110	1	0

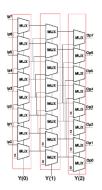
## **Barrel Shifter:**

BARREL מקבל וקטור בגודל 8 ביט שאנו רוצים לבצע עליו פעולת הזזה ווקטור בגודל 3 ביט שבעצם אומר לנו כמה להזיז, מוציא וקטור בגודל 9 ביט כך שביט ה 9 זה CARRY.

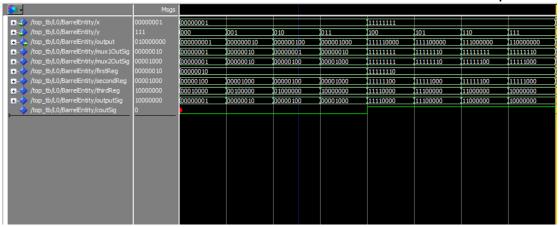
.MuxCombined.vhdı mux2on1.vhd משתמש ב2 תת מודולים הנמצאים בקבצי BARREL

#### :איור המודל

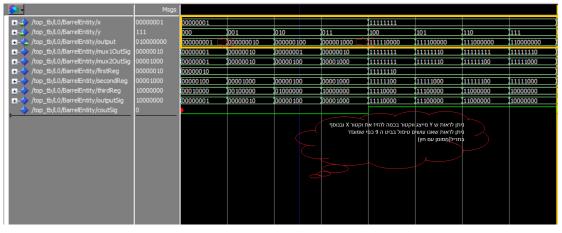
כניסות בשם X וY פלט בשם Output. נבנה באופן גנרי.



#### דיאגרמה נקיה:



## דיאגרמה עם ההסבר:



#### דיאגרמת הLIST שנוכל לראות את טבלת אמת של הWAVE:

ps		/top_tb/L0/BarrelEntity/x			tb/L0/Barr							
de	lta	/top_tb/L0/BarrelEntity/y /top_tb/L0/BarrelEntity/secondReg										
		/top_tb/L0/Barrel				/top_1	tb/L0/BarrelEntity/thirdReg					
/top_tb/L0/Barrel							/top_tb/L0/BarrelEntity/outputSig					
				o/LO/Barre					BarrelEnt			
0	+0			000000000								
0	+1			000000000								
0	+2			02222222								
0	+4			02222222								
0	+5			02222222							0	
0	+6			02222222							0	
0	+7			02222222								
0	+8			02222222								
0	+9			000000001							-	
5000000	+2			000000001								
5000000	+4			000000001								
5000000	+5	00000001	001	000000001	00000010	00000001	00000010	00001000	00010000	00000001	0	
5000000	+6	00000001	001	000000001	00000010	00000010	00000010	00001000	00010000	00000001	0	
5000000	+7	00000001	001	000000001	00000010	00000010	00000010	00001000	00100000	00000001	0	
5000000	+8	00000001	001	000000001	00000010	00000010	00000010	00001000	00100000	00000010	0	
5000000	+9			000000010								
10000000	-	********		000000010							•	
10000000				000000010								
10000000				000000010								
10000000				000000010								
10000000				000001000								
10000000	_			000001000							0	
100000000				000001000							0	
50000000				000000100							0	
150000000	-			000000100								
15000000				000000100								
15000000				000000100								
15000000				000000100								
15000000				000000100								
15000000	+10	00000001	011	000001000	00000010	00001000	00000010	00001000	10000000	00001000	0	
0000000	+2	11111111	100	000001000	00000010	00001000	00000010	00001000	10000000	00001000	0	
0000000	+3	11111111	100	000001000	00000010	00001000	11111110	00001000	10000000	00001000	1	
0000000	+4	11111111	100	100001000	11111111	00000010	11111110	00001000	10000000	10000000	1	
20000000	+5			110000000								
20000000	_			110000000								
20000000				110000000								
20000000				100100000							1	
00000000				100100000							1	
00000000				111110000							1	
5000000				111110000							1	
25000000	-			111110000								
25000000	_			1111110000								
50000000	_			111110000							_	
250000000				111110000								
5000000				111100000								
80000000				111100000								
0000000	_			111100000							_	
80000000				111100000							1	
80000000				111100000							1	
0000000	+8			110000000								
0000000	+10	11111111	110	110000000	11111111	11111100	11111110	11111100	11000000	11000000	1	
80000000	+11			111000000								
5000000	_			111000000								
35000000	-			111000000								
35000000	_			111000000								
35000000	+7			111000000								
25000000	+8	11111111	111	111000000	111111110	11111000	111111110	11111000	10000000	11000000	1	

# :סיכום

במהלך המעבדה הצלחנו לקבל כישורים בכתיבת קוד VHDL המכיל מבנה קוד, סוגי נתונים, מפעילים ותכונות, קוד במקביל, היררכיה עיצובית, חבילות ורכיבים. בנוסף התאמנו בהפעלת תוכנית לסימולציה בשם ModelSim. מעבר לזה הבנו במהלך התרגיל שמאוד חשוב לחלק מודול מסובך לתת מודולים בצורה לוגית טובה ושאכן חשוב לוודא שכל תת המודול לפני שמרכיבים אותם ביחד. הכירות עם התוכניות חדשות ושפה חדשה הייתה מאתגרת ואף הצלחנו להתמודד איתם אך אנו מצפים שבמעבדות הבאות נכיר את MODELSIM בצורה יותר מיטבית מפני שהרגשנו שהכרנו חלק מאוד קטן מיכולות שלו.