**Dokumentace:**

**Disp\_control**

Obsah obrázku text, diagram, řada/pruh, Paralelní

Popis byl vytvořen automaticky

*Obr1. Schéma Disp\_control*

Tento blok se zabývá ovládáním osmi 7-mi segmentových displejů. Má osm programovatelných stavů. Které se přepínají změnou módů z maniloopu. Kdy 6 stavů je pevně určeno, 1 stav je nevyužit a 1 stav je závisí na nastavení hlasitosti.

Tento blok se skládá:

z 8 multiplexerů řízených externě mainloopem

z 1 multiplexeru, který je interně řízen hodinovým signálem přes clock enable.

**MUX \_**

Obsah obrázku text, snímek obrazovky, číslo, diagram

Popis byl vytvořen automaticky

*Obr.2-schéma multiplexeru*

Jedná se o 3-bitový, multiplexer má tedy 8 vstupů, u kterých je možno nastavit počet bitů, a jednoho výstupu. Podle stavu na ovládacích vstupech přiřadí určitý vstup na výstup.

**Mux0-7**

Zajišťuje řízení prvního 7-mi segmentového displeje a na jeho vstupy je přiváděn 5-bitový kód, který odpovídá požadovnému symbolu pro každý z módů, který je určen stavem ovládacích vstupů. Kdy výstupy jsou přiváděny na main\_mux, kde jsou dále zpracovány.

**Main\_mux**

Jeho úkolem je přepínat přiváděný kód na osm 7-segmentových displejů. Každé 2 ms. přepne zobrazovaný symbol, podle toho který displej je aktivní. Jeho ovládací vstupy jsou řízeny pomocí simple\_counter.

**Simple\_counter**

Obsah obrázku text, diagram, snímek obrazovky, řada/pruh

Popis byl vytvořen automaticky

*Obr.3.-schéma Simple*

Zprostředkovává synchronizaci multiplexeru main\_mux a převodníku one\_to\_eight. Toho docílí tak, že při každém impulsu na clock, který dorazí z čítače clock\_enable, zvýší hodnotu výstupu o jedničku.

**One\_to\_eight**

Obsah obrázku text, diagram, řada/pruh, Plán

Popis byl vytvořen automaticky

*Obr.4.-schéma převodníku one\_to\_eight*

Tento převodník slouží k přepínání anod jednotlivých displejů na hodnotu LOW, a tím displej odblokuje. K tomuto přepínání dochází každé 2 ms.

**Clock\_enable**

Obsah obrázku diagram, text, řada/pruh, Plán

Popis byl vytvořen automaticky

*Obr.5.-čítač Clock\_enable*

Tento čítač čítá náběžné hrany hodinového signálu, kdy při dosažení přednastavené hodnoty přivádí vysokou úroveň na jeho výstup po dobu trvání jedné periody hodinového signálu, poté se čítač resetuje.

**Display**

Obsah obrázku text, diagram, řada/pruh, snímek obrazovky

Popis byl vytvořen automaticky

*Obr.6.-schéma převodníku Display*

Jedná se o převodník binárního kódu na segmenty displeje. Obsahuje I vstup Clear , který při přivedení vysoké úrovně zhasne všechny segmenty displeje.