# ELEKTRON-Fotogalerie

# **BDS Project Assignment 3**

Author : Vojtěch Vaculík <[VojtechVac](https://github.com/VojtechVac)>

# **Obsah**

[**BDS Project Assignment 3** 1](#_Toc91542727)

[**0.** **Obsah** 2](#_Toc91542728)

[**1.** **Úvod** 3](#_Toc91542729)

[**2.** **Proces tvorby** 4](#_Toc91542730)

[**3.** **Technické aspekty** 5](#_Toc91542731)

[**4.** **Checklist** 6](#_Toc91542732)

[**5.** **Závěr** 7](#_Toc91542733)

# **Úvod**

# **Proces tvorby**

# **Technické aspekty**

# **Checklist**

# **Závěr**