Національний технічний університет України

«Київський політехнічний інститут імені Ігоря Сікорського»

Факультет інформатики та обчислювальної техніки

Кафедра Обчислювальної Техніки

Лабораторна робота №2

з дисципліни "Проектування складних систем"

Тема: "Дослідження технології апаратного пропуску замків

(Intel’s Hardware Lock Elision)"

Виконав: Перевірив:

студент групи ІП-93 Долголенко О. М.

Домінський В.О.

Київ 2023

**Зміст**

[Мета: 3](#_Toc129728561)

[Вихідні дані: 3](#_Toc129728562)

[Хід роботи 4](#_Toc129728563)

[Висновок: 9](#_Toc129728564)

[Посилання: 10](#_Toc129728565)

# Мета:

Для виконання цієї роботи потрібен доступ до мікропроцесора Intel, що підтримує технологію TSX-NI. Створіть потоки з використанням інтерфейсу Callable з пакету java.util.concurrent (синхронізація потоків за допомогою інтерфейсу Lock із пакета java.util.concurrent.lock). Дослідіть швидкість виконання Вашої паралельної програми на цьому мікропроцесорі. Після цього відключіть Intel® TSX-NI за допомогою наступного налагоджування реєстру (для Windows 10): reg add "HKEY\_LOCAL\_MACHINE\SYSTEM\CurrentControlSet\Control\Session Manager\Kernel" /v DisableTsx /t REG\_DWORD /d 1 /f. Перегрузіть комп’ютер, щоб ці зміни мали ефект та знову дослідіть швидкість виконання варіантів Вашої паралельної програми. Побудуйте порівняльні графіки й зробіть висновки по роботі. Для наступного включення технології Intel® TSX-NI, анологічно виконайте: reg add "HKEY\_LOCAL\_MACHINE\SYSTEM\CurrentControlSet\Control\Session Manager\Kernel" /v DisableTsx /t REG\_DWORD /d 0 /f.

# Вихідні дані:

Варіант – 12

Функції:

* А=В\*МС+D\*MZ+E\*MM
* MG=min(D+E)\*MM\*MT-MZ\*ME

Процесор з технологією Intel® TSX-NI - Intel(R) Core(TM) i7-9700 CPU @ 3.00GHz

## Хід роботи

За основу для даної лабораторної роботи візьмемо минулу, але зробимо такі зміни:

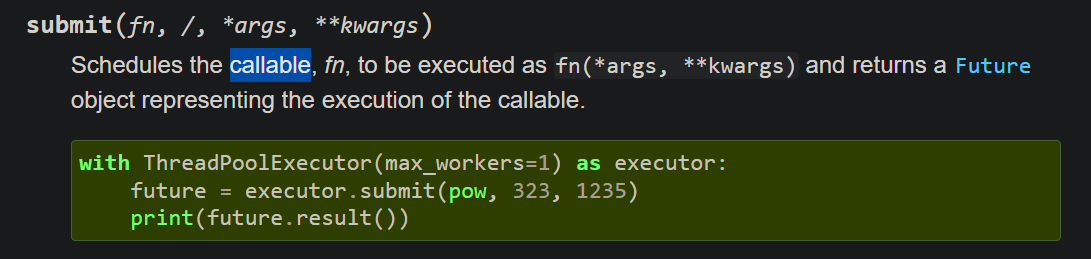
1. Створимо потоки з інтерфейсом callable. У java це java.util.concurrent, а в python - concurrent.futures. Додатково використаємо ThreadPoolExecutor, котрий може об’єднувати потоки в групи:



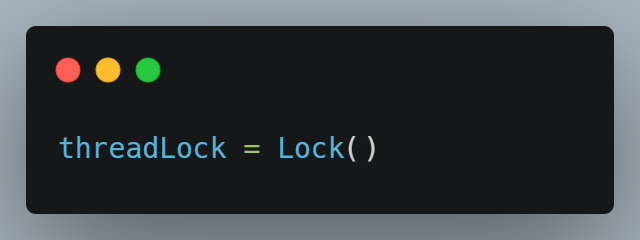
У даному випадку Ми використовуємо ThreadPoolExecutor, де робимо 4 future, кожен з яких представляє кінцевий результат асинхронної роботи та відповідає за власну частину виразу.

Як видно з коду, то спочатку Ми запускаємо перші 3, а вже потім – останній – 4-ий future, котрий фіналізує Наш результат, так як він залежить від усіх інших.

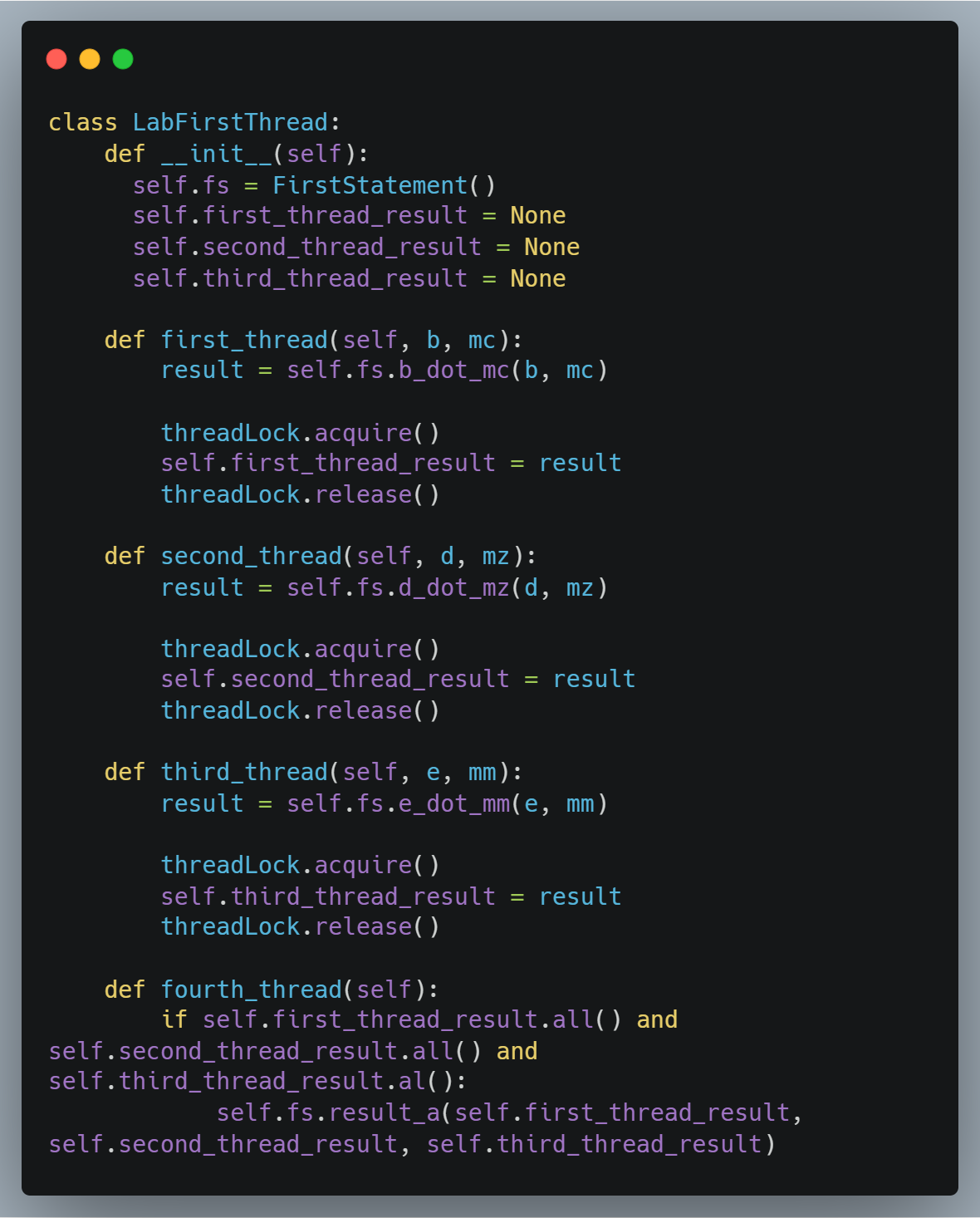
За допомогою методу submit Ми плануємо виклик future передаючи лямбда вирази методів (які є callable) для обчислення функції відповідно до варіанту роботи.



1. Зробити записи до глобальних змінних синхронними. Для цього використаємо Lock:



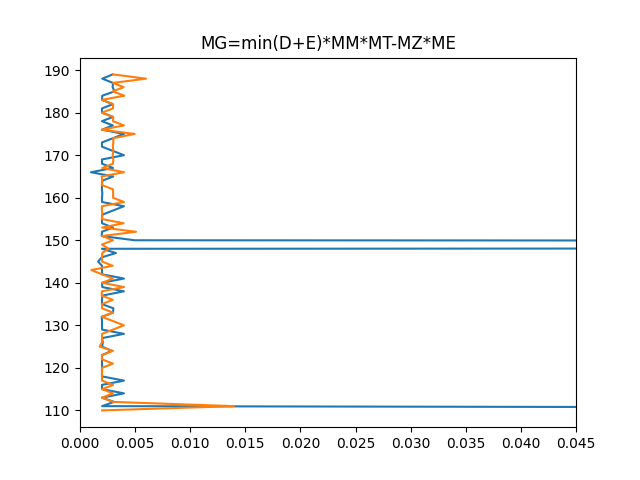
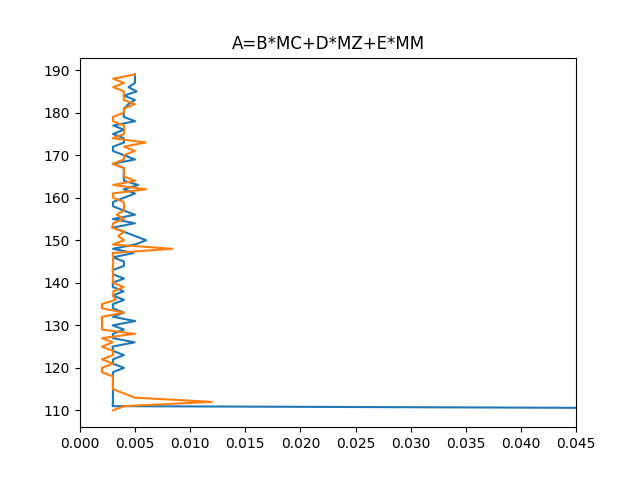
Та будемо працювати з ним при кожному записі:



Метод acquire потрібен для закриття статусу Нашого локу, а release – навпаки – для відкриття. Таким чином робота зі змінними не буде відбуватись одночасно.

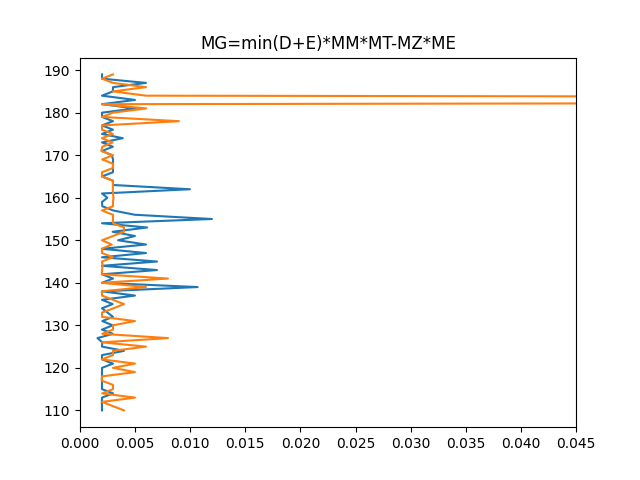
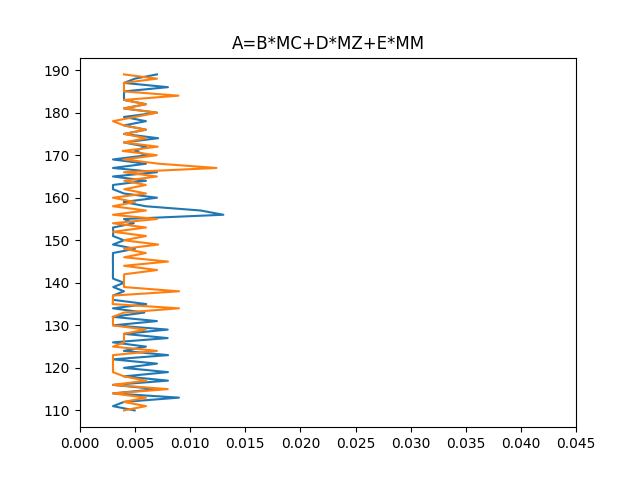
Також тепер результат обчислень не записується відразу до публічного поля, а попадає спочатку до локальної змінної. Зроблено це задля того, аби numpy міг нормально працювати, адже при лоці функцій, що використовують дану бібліотеку, обрахування виразу займає вкрай багато часу.

Тепер давайте запустимо цей код на персональному комп’ютері, де є процесор з підтримкою технології Intel® TSX-NI, але поки що активувати її не будемо:



Тобто значення тримається в районі 0.0025 - 0.0037 і, в основному, має різницю між середніми мінімальним та максимальним значенням приблизно в 0.001

А зараз запустимо Лабораторну роботу з увімкненою технологією Intel® TSX-NI:



З графіків можна дійти до висновку, що коливання значень стало значно більшим, ніж було: з 0.0034 до 0.007

# Висновок:

Створивши новий варіант лабораторної роботи Я думав, що при увімкненій технології Intel® TSX-NI можна значно збільшити продуктивність Мого коду, проте Я отримав зворотній результат. Спочатку Мені вважалося, що це щось пішло не так саме у Моїй роботі, але запитавши в знайомих почув той самий висновок.

Сама технологія має на увазі надбудову над системою роботи з кешем процесора, що оптимізує середовище виконання багатопотокових додатків, але тільки в тому випадку, якщо ці додатки використовують програмні інтерфейси TSX-NI.

Тому на Мою думку є кілька потенційних причин чому так сталося:

1. Це прискорення буде використовуватись лише у випадку використання програмного інтерфейсу TSX-NI

2. Існує певна недоробка з боку розробників, так як дана фіча, починаючи з 2014, поступово вимикалася на програмному рівні на багатьох процесорах і є шанс, що зараз, у 2023 році, ця технологія має недоліки, які і зменшують швидкість обчислень

У ході виконання роботи Я глибше познайомився з багатопоточністю у python, а саме з Lock (блокує певний фрагмент коду, доки робота з ним не закінчиться), ThreadPoolExecutor (об’єднує кілька потоків у групи) та future’ами (кінцевий результат асинхронної роботи), котрі використовуються передостаннім.

# Посилання:

1. Робота на Google Colab – [посилання](https://colab.research.google.com/drive/1LBol3yxJo3QsI2KU6gXfPfVoUMPkmCMY?usp=sharing)
2. Робота на GitHub (разом з результатами роботи коду при увімкненій та вимкненій технології TSX-NI) – [посилання](https://github.com/VsIG-official/Designing-Complex-Systems/tree/master/Lab2)