

Rozpoznanie

- Zainstalowane środowisko tkgate oraz przerobienie tutoriali podstawowej obsługi środowiska w nim zawartych
- Odświeżenie wiedzy na temat liczb zespolonych oraz operacji wykonywanych na nich
- Odświeżenie wiedzy z Logiki układów cyfrowych odnośnie syntezy automatów z parametrem wewnętrznym oraz innej niezbędnej wiedzy z tego zakresu

Założenia wstępne

- Pojedyncze liczby możemy przechowywać jako dwa 8 bitowe rejestry; jeden dla części rzeczywistej a drugi dla części urojonej
- Będziemy potrzebować dodatkowego rejestru do przechowywania aktualnie zlecanej procesorowi operacji do wykonania na dwóch liczbach zespolonych
- Potrzebne będą dwie flagi przeciążenia; dla części rzeczywistej oraz urojonej
- Na początek potrzebna będzie implementacja najprostszych działań czyli dodawania i odejmowania, na podstawie których będzie można zaimplementować inne działania(mnożenie, dzielenie)

Plany

- Dalsze zapoznavanie się ze środowiskiem tkgate oraz pierwsze próby budowy prostych układów logicznych na przykład sumatorów
- Szukanie alternatywy dla tkgate w systemie Windows
- Obejrzenie budowy innych prostych procesorów