

2入力1出力ステレオオーディオセレクタ

概要

NJM2752は、2入力1出力のステレオオーディオセレクタです。 スイッチとバッファアンプで構成され、一般的なマルチプレクサ あるいはアナログスイッチよりも低雑音、低歪率、高チャネルセ パレーションとなっております。

3入力1出力のNJM2753、4入力1出力のNJM2755とピンコンパチ仕様となっており、容易に乗せ換えが可能です。

NJM2752は、TV、カーステレオ、ミニコンポ等のあらゆるオーディオ製品に最適です。

外形





NJM2752RB2

NJM2752V

特徴

● 動作電源電圧 4.7~10V

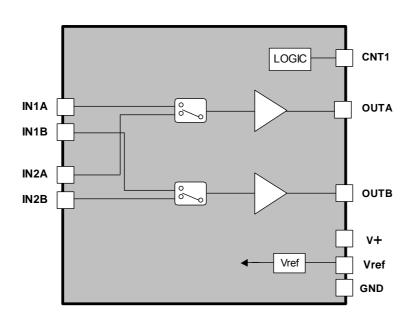
• 2入力1出力ステレオオーディオセレクタ

低出力雑音 -114dBV typ.低歪率 0.0009% typ.

• バイポーラ構造

• 外形 TVSP10,SSOP14

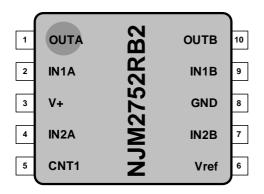
ブロック図



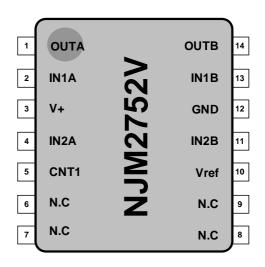
ピン配置

•TVSP10,SSOP14

TVSP10



SSOP14

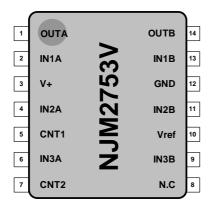


PIN.No. (TVSP10)	PIN.No. (SSOP14)	端子名	機能	PIN.No. (TVSP10)	PIN.No. (SSOP14)	端子名	機能
1	1	OUTA	Ach 出力端子	6	10	Vref	基準電圧端子
2	2	IN1A	Ach 入力端子1	7	11	IN2B	Bch 入力端子 2
3	3	V+	電源端子	8	12	GND	GND 端子
4	4	IN2A	Ach 入力端子 2	9	13	IN1B	Bch 入力端子 1
5	5	CNT1	制御端子 1	10	14	OUTB	Bch 出力端子
	6,7 8,9	N.C	未接続端子				

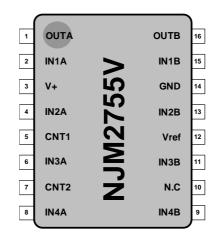
[参考]

本製品は NJM2753(3 入力 1 出力),NJM2755(4 入力 1 出力)とピン配置の共通化を行っておりますので容易に載せ換えが可能です。

NJM2753



NJM2755



絶対最大定格 (Ta=25°C)

		項	目			記号	定格	単位
電	;	源	電		圧	V ⁺	12	V
消	j	弗貝	電		カ	P _D	TVSP10 470 ¹⁾ 640 ²⁾ SSOP14 450 ¹⁾ 57 ²⁾ (1): EIA/JEDEC 仕楼基板 (76.2x114.3x1.6mm, 2 層, FR-4) 実装時 (2): EIA/JEDEC 仕楼基板 (76.2x114.3x1.6mm, 4 層, FR-4) 実装時	mW
動	作	温	度	範	囲	T_OPR	-40 to +85	°C
保	存	温	度	範	囲	T_{STR}	-40 to +150	°C

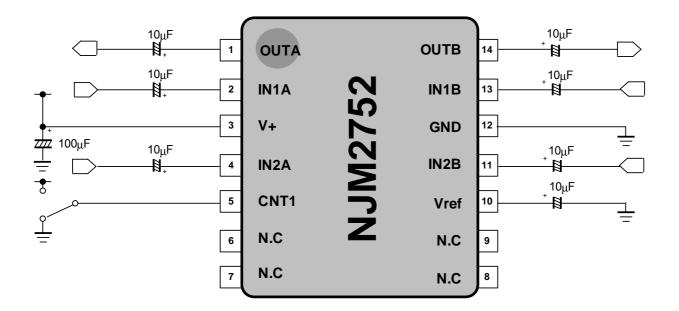
電気的特性 (Ta=25°C, V⁺=9V)

		頃	E			記号	条件	最 小	標準	最大	単位
電		源	電	i ,	圧	V ⁺		4.7	9.0	10	V
消		費	電	i ,	流	I _{cc}	無信号時	-	10	15	mA
基		準	電	i •	圧	V_{REF}		-	4.5	-	V
電		圧	利		得	G	Vin=1Vrms, f=1kHz	-1	0	1	dB
全	高	調	波	歪	率	THD+N	Vin=1Vrms, f=1kHz	-	0.0009	0.03	%
出	力	雑	音	電	圧	V_{NO}	A-Weighted	-	-114 (2)	-100 (10)	dBV (µVrms)
最	大	出	カ	電	圧	V _{OM}	f=1kHz, THD=1%	6 (2.0)	8 (2.5)	-	dBV (Vrms)
ク	П	ス	7	_	ク	СТ	Vin=1Vrms, f=1kHz, A-Weighted	70	100	-	dB
チ †	ァネノ	レセノ	パレ-	・ショ	ョン	CS	Vin=1Vrms, f=1kHz, A-Weighted	80	110	-	dB
ス	イッ	チィ	ナン	レベ	・ル	V_{CH}		2.4	-	-	V
ス	イッ	チィ	ナフ	レベ	・ル	V_{CL}		_	-	0.5	V
入:	カイ	ン b	<u>_</u>	ダン	[′] ス	R_{IN}		-	100	-	kΩ
出	力イ	ン b	<u>_</u>	ダン	/ ス	R_{OUT}		-	45	-	Ω

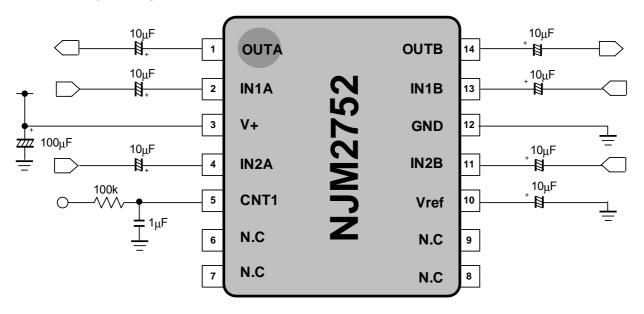
スイッチ制御論理

CNT1	入力 Ach / Bch				
L	1				
Н	2				

測定回路(SSOP14)



応用回路例(SSOP14)



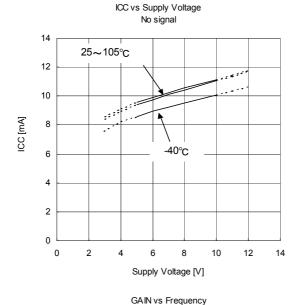
・周辺回路について

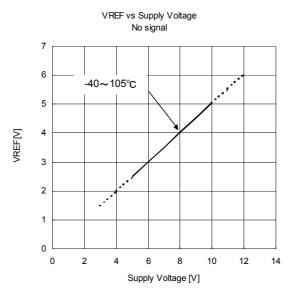
CNT1の抵抗(100k)とコンデンサ(1 μ F)はボツ音低減のために追加しております。 入力コンデンサ(10 μ F)の定数は必要に応じたカットオフ周波数(fc=1/2 π RC)に合わせて決定して下さい。 入力インピーダンスは100k になります。

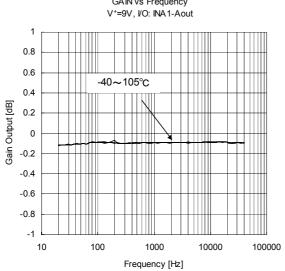
■ 端子等価回路

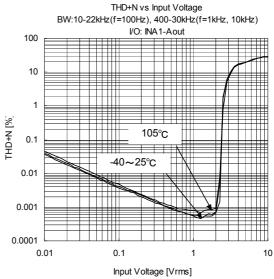
PIN No.	端子名	機能	内部等価回路	端子電圧
2 4 11 13	IN1A IN2A IN2B IN1B	Ach 入力端子 1 Ach 入力端子 2 Bch 入力端子 2 Bch 入力端子 1	IN1A IN2A TIN1B IN2B G50 TIOOK	V+/2
5	CNT1	制御端子 1	CNT 650 100k	0V (GND)
1 14	OUTA OUTB	Ach 出力端子 Bch 出力端子	OUTA OUTB	V+/2
10	Vref	基準電圧端子	VREF \$ 50k	V+/2
3 12	V+ GND	電源端子 GND 端子	V+ GND m	V+ 0V

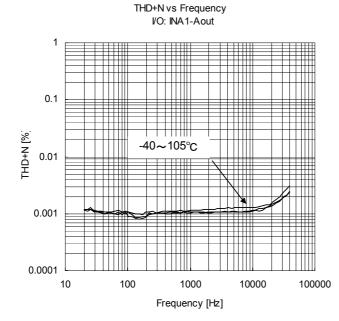
■特性例

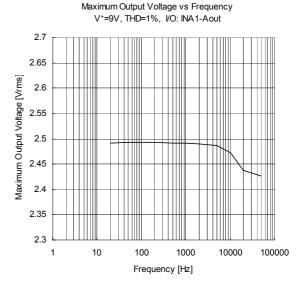




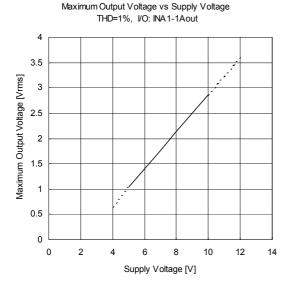


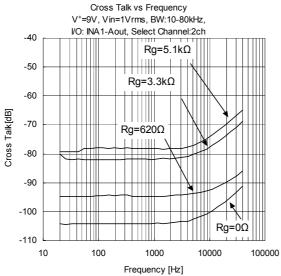


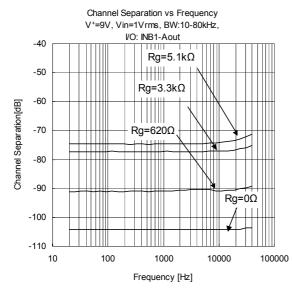


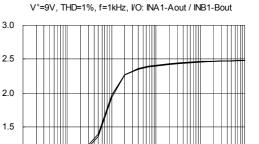


■特性例

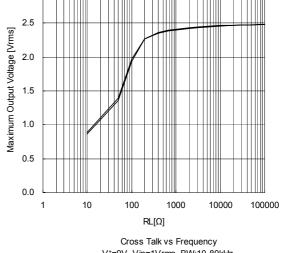


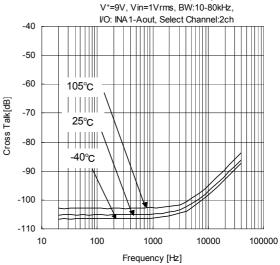


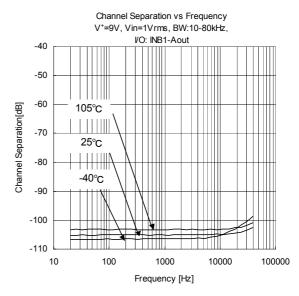




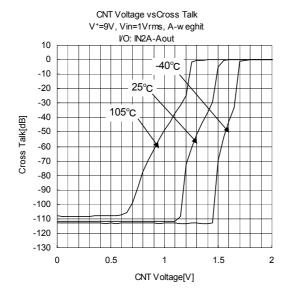
Maximum Output Voltage vs Load Resistance

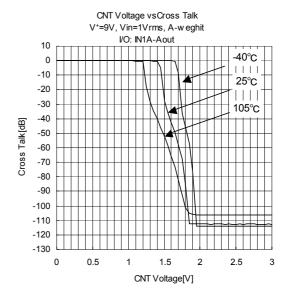






■特性例





<注意事項> このデータブックの掲載内容の正確さには 万全を期しておりますが、掲載内容について 何らかの法的な保証を行うものではありませ め。とくに応用回路については、製品の代表 的な応用例を説明するためのものです。また、 工業所有権その他の権利の実施権の許諾を伴 うものではなく、第三者の権利を侵害しない ことを保証するものでもありません。