Lab01(SHA256 massage schedule)

4/8

問題：test bench transmit不出資料

原因：memory被reset了

解法：在reset後再load in mem.或是根本不要reset mem.

4/9

問題：count data full?不知道怎麼設(有時對有時錯)

原因：FSM給的定義有小小漏洞

解法：幸好counter夠大給state 1數到16

問題：adder沒辦法被DC識別成一個，給trans的兩個加法可以合併，但給w[15]的就不行

原因：目前猜測是加法結果要去往同個暫存器，才會被優化合併。

解法：先嘗試合併block，但不行，發現是要結果放到同一個reg

4/27

問題：共用加法器造成面積縮小

原因：mux比較大還是加法器比較大

解法：助教解釋串連三個以上的加法器會被合成為較小的面積(不會是三倍大)，所以當加法器串聯應該沒有必要去共用，但若是單顆加法器並聯作加法，可以嘗試使用mux。