文档密级: 机密

文件编号: HJ-BMJL-PD-010

版本/修订: B/0

MacroSilicon Release For 表排作為原語 Internal Use Only MS7210

软件开发用户手册的AcroSiliconReleasing 表排形形视原常 Internal Use Only 2023年03月13日



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

版本/修订: B/0

目录

MS	210 SDK	1
	ω_0	
玫	指南	1
150		1
	16.00	
ΑP	LICATION NOTE	1
1.	概述	1
1.		
	SIL	
2.	总体设计	4
	1 设计理念	1
7	1 及 1 年 2 年 2 年 2 年 2 年 2 年 2 年 2 年 2 年 2 年	4
	. 2 API 列表	1
	. 2 M 1 24 X	4
	2.2.1 软件运行相关 API	4
5	2.2.2 操作视频类 API	5
	10/11	
3.	结构体类型说明	5
	112	
	4 MC TIMING DEFINE	_
	.1 MS_TIMING_DEFINE	5
	ANG HOME DEFINE	_
	.2 MS_HDMI_DEFINE	5
	A SASSIBLUTE A SASSIBLUTE	۸.
	.3 MS_HDMITX_DEFINE	9
	A MC DIVIN DEFINE	40
	.4 MS_DVIN_DEFINE	10
4	API 使用说明	11
	1 CHAD* 1077210 CDV 1/500/01/(/OID).	11
	.1 CHAR* MS7210_SDK_VERSION(VOID);	11
	2 POOL MC7210, CHIP, CONNECT, DETECTIVINTO US, CHIP, ADDRIV.	11
	2 BOOL MS/210_CHIP_CONNECT_DETECT(UIN18 U8_CHIP_ADDR);	11
	.3 VOID MS7210_DVIN_INIT(DVIN_CONFIG_T *T_DVIN_CONFIG, UINT8 U8_SPDIF_IN);	12
	.3 VOID MS/210_DVIN_INIT(DVIN_CONFIG_T *T_DVIN_CONFIG, OTNT8 08_SPDIF_IN);	12
	AVOID 1167310 DATA CHARLEST CHARLEST AND	12
	.4 VOID ms7210_dvin_data_swap(UINT8 u8_swap_mode);	12
	F.VOID - 127240 - 1211 - 1212	12
	.5 VOID ms7210_dvin_phase_adjust(BOOL B_invert, UINT8 u8_delay);	12
	CVOID 157340 THE THEORY CONTROL THE THE THE VIDEOTIMAN THE THE TIME LIBRAR CONTROL T	
	.6 VOID ms7210_dvin_timing_config(DVIN_CONFIG_T *t_dvin_config, VIDEOTIMING_T *ptTiming, HDMI_CONFIG_T	
		4.0
	PT_HDMI_TX);	12
	71/0/D + 127340 - 1/1/2 - 1/1/	4.0
	.7 VOID ms7210_dvin_video_config(BOOL B_config);	13
	0.00017240	
	.8 BOOL MS7210_HDMITX_HPD_DETECT(VOID);	13



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

	4.9 BOOL MS7210_HDMITX_EDID_GET(UINT8 *U8_EDID);	13
	4.10 BOOL MS7210_HDMITX_INPUT_TIMING_STABLE_GET(VOID);	13
	4.11 VOID MS7210_HDMITX_OUTPUT_CONFIG(HDMI_CONFIG_T *PT_HDMI_TX);	13
	4.12 VOID MS7210_HDMITX_SHUTDOWN_OUTPUT(VOID);	14
_		4.4
5	编译选项	14
	5.1 平台相关编译选项	14
6	SDK-所使用数据类型	14
	Nac's with the same of the sam	
7.	. 应用指南	15
	7.1 上电复位操作	15
	7.2 外部 API 实现	15
	7.2.1 延时函数	15
	7.2.2 I2C 读写操作	15
	7.3 调用举例	17
	7.3.1 芯片初始化	17
	7.3.2 配置芯片输入相关模块初始化	17
	7.3.3 检测输出状态变化并配置	17
附	· · · · · · · · · · · · · · · · · · ·	18
	根本历史 MacroSillie MacroSillie Internal Use Only The That I all I al	
	Cross Att	
	Male XX	
	Macros Macros Only Internal Use Only Internal Use Only	
	1150	
		A
	terrie	3
	1110	
	The Internal Use 2023 F-03 F-13	



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

版本/修订: B/0

1. 概述

MS7210 芯片支持 24bit 数字视频和 I2S/SPDIF 音频信号输入, HDMI 信号输出, 芯片引脚示意图参考 MS7210 datasheet。

MS7210 SDK LIB 是一套针对 MS7210 视频处理芯片的软件开发包。采用 ANSI C 语言编写,软件结构采用模块化设计,可移植性好方便进行二次开发。SDK 正式 Release 中包含以下文件:

- ms7210.h
- ms7210 comm.h
- ms7210_typedef.h
- SDK 库文件

库文件命名及适用编译环境说明:

ms7200_sdklib_keil_c51_vx.x.x_202xxxxx.lib - 适用于Keil C51;

ms7210_sdklib_keil_m0/m3/m4_vx.x.x_202xxxxx.lib - 适用于 Keil MDK, STM32 系列 MCU;

ms7210 sdklib iar stm8s vx.x.x 202xxxxx.a - 适用于 IAR STM8;

ms7210 sdklib stvd stm8s vx.x.x 202xxxxx.lib – 适用于 STVD STM8。

版本说明文件

2. 总体设计

2.1 设计理念

SDK 的接口上分为与软件运行相关和硬件操作读取相关两大类,其中与软件相关的接口有:

- 获取 SDK 版本信息;
- 设置芯片 I2C Slave 地址, 获取芯片连接状态。

与 MS7210 硬件操作及读取相关的接口有:

- 模块初始化配置:
- 解密功能 HDCP KEY 设置:
- 配置输入通道切换;
- 配置输入相位调整;
- 配置输入时序;
- 获取输出端 HPD、EDID 状态;
- 获取输出端 Stable 状态;
- 配置输出使能、关闭。

2.2 API 列表

2.2.1 软件运行相关 API

- CHAR* ms7210_sdk_version(VOID);



2023F63F131



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

版本/修订: B/0

- BOOL ms7210 chip connect detect(UINT8 u8 chip addr);

2.2.2 操作视频类 API

- VOID ms7210 dvin init(DVIN CONFIG T*t dvin config, UINT8 u8 spdif in);
- VOID ms7210_dvin_data_swap(UINT8 u8_swap_mode);
- VOID ms7210 dvin phase adjust(BOOL b invert, UINT8 u8 delay);
- ms7210 dvin timing config(DVIN CONFIG T *t dvin config, VIDEOTIMING T *ptTiming, HDMI CONFIG T*pt hdmi tx);
- VOID ms7210_dvin_video_config(BOOL b config):
- BOOL ms7210 hdmitx hpd detect(VOID);
- BOOL ms7210 hdmitx edid get(UINT8 *u8 edid);
- -BOOL ms7210_hdmitx_input_timing_stable_get(VOID);
- VOID ms7210_hdmitx_output_config(HDMI_CONFIG_T *pt hdmi_tx);
- VOID ms7210 hdmitx shutdown output(VOID);

```
typedef struct _T_MS7200_VIDEO_TIMING_
                      u8 polarity
    UINT8
    UINT16
                      u16_htotal;
    UINT16
                      u16 vtotal;
    UINT16
                      u16 hactive;
    UINT16
                      u16_vactive;
                                                       ternal Use Only

2023 #E03 F113 F
                                    /*10000hz*/
    UINT16
                      u16 pixclk;
                                     /*0.01hz*/
    UINT16
                      u16 vfreq;
                                     /* h sync start to h active*/
    UINT16
                      u16_hoffset;
                                      v sync start to v active*/
    UINT16
                      u16 voffset;
                      u16 hsyncwidth;
    UINT16
    UINT16
                      u16 vsyncwidth;
} VIDEOTIMING_T;
```

3.2 MS HDMI DEFINE

typedef enum _E_HDMI_VIDEO_CLK_REPEAT_ HDMI X1CLK = 0x00.

第5页,共18页



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

```
HDMI X2CLK
                    = 0x01,
   HDMI_X3CLK
                    = 0x02.
   HDMI_X4CLK
                    = 0x03,
   HDMI_X5CLK
                    = 0x04.
                    = 0x05,
   HDMI_X6CLK
   HDMI X7CLK
                    = 0x06.
   HDMI X8CLK
                    = 0x07,
   HDMI_X9CLK
                    = 0x08,
                     =0x09
   HDMI_X10CLK
}HDMI_CLK_RPT_E;
typedef enum _E_HDMI_VIDEO_ASPECT_RATIO
    HDMI_4X3
   HDMI_16X9
}HDMI ASPECT RATIO E;
typedef enum _E_HDMI_VIDEO_SCAN_INFO
                       = 0x01,
                                 //television type
   HDMI OVERSCAN
   HDMI_UNDERSCAN
                        = 0x02
                                  //computer type
}HDMI_SCAN_INFO_E;
typedef enum _E_HDMI_COLOR_SPACE
   HDMI RGB
                    = 0x00.
   HDMI_YCBCR422
                     = 0x01,
   HDMI_YCBCR444
                     = 0x02,
                    = 0x03
   HDMI_YUV420
}HDMI_CS_E;
typedef enum _E_HDMI_COLOR_DEPTH_
   HDMI_COLOR_DEPTH_8BIT
                              = 0x00
                                                      2023年03月13月
   HDMI_COLOR_DEPTH_10BIT
   HDMI_COLOR_DEPTH_12BIT
   HDMI_COLOR_DEPTH_16BIT
                              = 0x03
}HDMI COLOR DEPTH E;
typedef enum _E_HDMI_COLORIMETRY_
   HDMI_COLORIMETRY_601
                             = 0x00,
   HDMI_COLORIMETRY_709
                             = 0x01,
```



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

```
HDMI COLORIMETRY 656
                             = 0x02,
   HDMI_COLORIMETRY_1120
                            = 0x03.
   HDMI\_COLORIMETRY\_SMPTE = 0x04,
   HDMI_COLORIMETRY_XVYCC601 = 0x05,
   HDMI\_COLORIMETRY\_XVYCC709 = 0x06
}HDMI COLORIMETRY E;
//HDMI vendor specific
typedef enum _E_HDMI_VIDEO_FORMAT
   HDMI_NO_ADD_FORMAT,
   HDMI_4Kx2K_FORMAT,
   HDMI 3D FORMAT
}HDMI_VIDEO_FORMAT_E;
typedef enum E HDMI 4Kx2K VIC
   HDMI 4Kx2K \ 30HZ = 0x01.
   HDMI 4Kx2K 24HZ SMPTE
}HDMI_4Kx2K_VIC_E;
typedef enum _E_HDMI_3D_STRUCTURE
   HDMI_FRAME_PACKING,
   HDMI FIELD ALTERNATIVE,
   HDMI_LINE_ALTERNATIVE,
   HDMI_SIDE_BY_SIDE_FULL,
   L_DEPTH,
   L_DEPTH_GRAPHICS,
   SIDE BY SIDE HALF = 8
}HDMI_3D_STRUCTURE_E;
//HDMI audio
                                                    2023年03月13年
typedef enum _E_HDMI_AUDIO_MODE
   HDMI\_AUD\_MODE\_AUDIO\_SAMPLE = 0x00,
   HDMI AUD MODE HBR
                                 = 0x01,
   HDMI_AUD_MODE_DSD
                                 = 0x02,
   HDMI_AUD_MODE_DST
                                 = 0x03
}HDMI_AUDIO_MODE_E;
typedef enum _E_HDMI_AUDIO_I2S_RATE_
```



软件开发用户手册

文档密级: 机密 文件编号: HJ-BMJL-PD-010 版本/修订: B/0

HDMI_AUD_RATE_44K1 = 0x00.= 0x02,HDMI_AUD_RATE_48K = 0x03.HDMI_AUD_RATE_32K = 0x08,HDMI_AUD_RATE_88K2 = 0x0A.HDMI_AUD_RATE_96K HDMI AUD RATE 176K4 = 0x0C, HDMI_AUD_RATE_192K = 0x0E}HDMI AUDIO RATE E: typedef enum <u>E_HDMI_AUDIO</u> LENGTH HDMI AUD LENGTH 16BITS = 0x00.HDMI_AUD_LENGTH_20BITS = 0x01,HDMI_AUD_LENGTH_24BITS = 0x02}HDMI_AUDIO_LENGTH_E; typedef enum _E_HDMI_AUDIO_CHANNEI HDMI_AUD_2CH = 0x01.= 0x02,HDMI_AUD_3CH = 0x03.HDMI_AUD_4CH = 0x04.HDMI AUD 5CH HDMI_AUD_6CH = 0x05,HDMI_AUD_7CH = 0x06.HDMI_AUD_8CH = 0x07}HDMI AUDIO CHN E; typedef struct _T_HDMI_CONFIG_PARA / FALSE = dvi out; TRUE = hdmi out UINT8 u8 hdmi flag; // reference to CEA-861 VIC UINT8 u8_vic; // TMDS video clk, uint 10000Hz UINT16 u16_video_clk; // enum refer to HDMI_CLK_RPT_E. X2CLK = 480i/576i, others = X1CLK UINT8 u8_clk_rpt; // enum refer to HDMI_SCAN_INFO_E UINT8 u8_scan_info; // enum refer to HDMI_ASPECT_RATIO_E UINT8 u8_aspect_ratio; // enum refer to HDMI_CS_E UINT8 u8_color_space; // enum refer to HDMI COLOR DEPTH E UINT8 u8 color depth; // enum refer to HDMI_COLORIMETRY_E. IT601 = 480i/576i/480p/576p, UINT8 u8_colorimetry; ohters = IT709// // enum refer to HDMI_VIDEO_FORMAT_E UINT8 u8_video_format; UINT8 u8 4Kx2K vic; // enum refer to HDMI1.4 extented resolution transmission



UINT8 u8 3D structure;

宏晶微电子科技股份有限公司

软件开发用户手册

// enum refer to HDMI 3D STRUCTURE E

文档密级: 机密

文件编号: HJ-BMJL-PD-010

```
//
    UINT8
                                   // enum refer to HDMI_AUDIO_MODE_E
           u8_audio_mode;
    UINT8 u8_audio_rate;
                                  // enum refer to HDMI_AUDIO_RATE_E
                                 // enum refer to HDMI_AUDIO_LENGTH_E
    UINT8 u8_audio_bits;
                                  // enum refer to HDMI_AUDIO_CHN_E
    UINT8 u8_audio_channels;
    UINT8 u8_audio_speaker_locations; /// 0~255, refer to CEA-861 audio infoframe, BYTE4
}HDMI_CONFIG_T;
     3.3MS_HDMITX
   //HDMI TX channel
   ypedef enum E HDMI TX CHANNEI
       HDMI TX CHN0
                             = 0x00.
       HDMI TX CHN1
                             = 0x01
       HDMI TX CHN2
                              0x02
                              0x03
       HDMI TX CHN3
   }HDMI CHANNEL E;
   typedef struct _T_HDMI_HDCP_RI
       UINT8 TX Ri0;
       UINT8 TX Ri1;
       UINT8 RX Ri0;
       UINT8 RX Ri1;
   }HDMI HDCP RI;
  //HDMI EDID
  typedef struct T HDMI EDID FLAG
                                            //1 = HDMI sink
       UINT8
                 u8_hdmi_sink;
                                           //color space support flag, flag 1 valid. BIT5: YCBCR444 flag; BIT4:
       UINT8
                 u8 color space;
YCBCR422 flag.(RGB must be support)
       //
                                          //block numbers, 128bytes in one block
       UINT8
                 u8 edid total blocks;
       UINT16
                 u16 preferred pixel clk;
                                         //EDID Preferred pixel clock rate, u16 preferred pixel clk * 10000Hz,
                                           第9页, 共18页
```



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

```
ERROR code is 0xFFFF
      UINT32
               u32 preferred timing;
                                      //EDID Preferred Timing (Hact*Vact)
                                        //HDMLVSDB max tmds clock, u8 max tmds clk * 5 Mhz
      UINT8
               u8 max tmds clk;
               u32_max_video_block_timing;//EDID max video block timing (Hact*Vact)
      UINT32
      UINT8
               u8 hdmi 2 0 flag;
  }HDMI EDID FLAG T;
     3.4MS_DVIN_DEFINE
typedef struct T DVIN CONFIG
   UINT8 u8 cs mode;
                     //refer to DVIN CS MODE E
   UINT8 u8 bw mode; //refer to DVIN BW MODE
   UINT8 u8_sq_mode;
                    //refer to DVIN SQ MODE E
    UINT8 u8 dr mode; //refer to DVIN DR MODE E
    UINT8 u8_sy_mode;
DVIN CONFIG T;
typedef enum _E_DVIN_CS_MODE
   DVIN CS MODE RGB,
   DVIN_CS_MODE_YUV444,
   DVIN_CS_MODE_YUV422
}DVIN CS MODE E;
   DVIN_BW_MODE_16_20_24BIT,
                                                       2023年03月13日
   DVIN BW MODE 8 10 12BIT
}DVIN_BW_MODE E;
typedef enum E DVIN SQ MODE
   DVIN SQ MODE NONSEQ,
   DVIN SQ MODE SEQ
}DVIN SQ MODE E;
```



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

版本/修订: B/0

```
typedef enum E DVIN DR MODE
   DVIN_DR_MODE_SDR,
   DVIN DR MODE DDR
}DVIN_DR_MODE_E;
typedef enum _E_DVIN SY_MODE
           MODE HVDE,
   DVIN SY MODE HSVS
   DVIN SY MODE VSDE,
   DVIN SY MODE DEOL,
   DVIN SY MODE C656,
   DVIN SY MODE 1120,
   DVIN SY MODE 1004
}DVIN SY MODE E;
```

4 API 使用说明

4.1 CHAR* ms7210 sdk version(VOID);

Function name: ms7210 sdk version

Description: get the SDK version

Input parameters:

Output parameters: None

Returned value: version string

4.2 BOOL ms7210_chip_connect_detect(UINT8 u8_chip_addr);

ms7210 chip connect detect Function name:

get the chip connect status Description:

2023年03月 u8_chip_addr: 0 = auto check chip addr, others = set i2c slave addr Input parameters:

Output parameters: None

Returned value: connect status, 0: disconnect 1: connect

第11页,共18页



软件开发用户手册

文档密级:机密

文件编号: HJ-BMJL-PD-010

4.3 VOID ms7210 dvin init(DVIN CONFIG T*t dvin config, UINT8

u8_spdif_in);

ms7210 dvin mode config Function name:

config dvin mode, only config when system init Description:

Input parameters: t dvin config: dvin mode select

u8 spdif in: 0 = i2s, 1 = spdif with melk, 2

Output parameters: None

Returned value: None

4.4 VOID ms7210 dvin data swap(UINT8 u8 swap mode);

ms7210 dvin data swap Function name:

Description: set data pin swap mode

Input parameters: u8 swap mode: $0 = D0 \sim D23$ swap, 1 = rb swap for rgb/yuv444,

2 = yc swap for sequential 16-bit yuv422

Output parameters: None

None Returned value:

4.5 VOID ms7210_dvin_phase_adjust(BOOL b_invert, UINT8 u8_delay);

Function name: ms7210 dvin phase adjust

Description: output phase adjust

b invert: output clk invert Input parameters:

u8_delay: 1ns of one step, max 3ns

Output parameters: None

Returned value:

4.6 VOID ms7210_dvin_timing_config(DVIN_CONFIG_T *t_dvin_config,

VIDEOTIMING_T *ptTiming, HDMI_CONFIG_T *pt_hdmi_tx); 23年03月13日

Function name: ms7210 dvin timing config

regeneration hs&vs&de, must do when input is not hs+vs+de Description:

t dvin config: use for timing regeneration coeficient Input parameters:

ptTiming: use for timing regeneration

pt_hdmi_tx: may change output repeat times

Output parameters: None

Returned value: None

第12页,共18页



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

版本/修订: B/0

4.7 VOID ms7210_dvin_video_config(BOOL b_config);

* Function name: ms7210 dvin video config

* Description: enable/disable video pad input

* Input parameters: b config: 1 = enable output, 0 = disable output

* Output parameters: None

* Returned value: None

4.8 BOOL ms7210_hdmitx_hpd_detect(VOID);

* Function name: ms7210 hdmitx hpd detect

* Description: get tx hpd status

Input parameters: None

* Output parameters: None

* Returned value: tx hpd status

4.9 BOOL ms7210_hdmitx_edid_get(UINT8 *u8_edid);

* Function name: ms7210 hdmitx_edid_get

* Description: get tx edid

* Input parameters: None

* Output parameters: u8_edid: tx edid

* Returned value: tx edid get success or not

4.10 BOOL ms7210 hdmitx input timing stable get(VOID);

* Function name: ms7210 hdmitx input timing stable get

* Description: get tx timing status

* Input parameters: None

* Output parameters: None

* Returned value: tx timing stable status

4.11 VOID ms7210_hdmitx_output_config(HDMI_CONFIG_T*pt_hdmi_tx);

* Function name: ms7210 hdmitx output config

* Description: set tx output infoframe

* Input parameters: pt hdmi tx

* Output parameters: None

* Returned value: None

第13页,共18页

2023年03月



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

版本/修订: B/0

4.12 VOID ms7210_hdmitx_shutdown_output(VOID);

* Function name: ms7210_hdmitx_shutdown_output

* Description: set tx output shutdown

* Input parameters: None

* Output parameters: None

* Returned value: None

5 编译选项

5.1 平台相关编译选项

MS7200 SDK 支持多种编译平台,以下是在不同平台编译时需要增加的预编译选项:

-_PLATFORM_ARM_ARM: 32bit ARM 编译器

- KEIL C : C51 Keil 编译器

- CSMC : STVD + COSMIC STM8 编译器

- IAR : IAR STM8 编译器

- PLATFORM WINDOWS: MFC WIN32 编译器

6 SDK 所使用数据类型

__CODE: const 类型

XDATA: C51 xdata

DATA: C51 data

IDATA: C51 idata

NEAR: STM8 @near

IO: volatile

UINT8: 8bit 无符号整型

INT8: 8bit 符号整型

BOOL: 布尔型

CHAR: 字符型

UINT16: 16bit 无符号整型

INT16: 16bit 符号整型

UINT32: 32bit 无符号整型

INT32: 32bit 符号整型

MacroSilicon Release For MacroSilicon Release



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

版本/修订: B/0

7. 应用指南

7.1 上电复位操作

MS7210 需要上电复位操作后才能使用 SDK 进行编程操作,具体操作如下:

- 首先将与复位 PIN 连接的 GPIO 拉成低电平;
- 保持该 GPIO 低电平时间不低于 1ms;
- 最后将该 GPIO 电平拉高完成上电复位动作

7.2 外部 **API** 实现

7.2.1 延时函数

- extern VOID mculib delay ms(UINT8 u8 ms);

函数名: mculib delay ms

参数: u8_ms, 8bit 无符号整型,

返回参数:无。

用途: 毫秒级软件延时

注意事项:无。

- 微妙延时: extern VOID mculib_delay_us(UINT8 u8_us);

函数名: mculib_delay_us

参数: u8_ms, 8bit 无符号整型, 代表延时微秒数。

返回参数:无。

用途: 微秒级软件延时。

注意事项:无。

7.2.2 I2C 读写操作

MS7200 的 IIC 地址可以根据 SA 引脚进行选择。 当 SA 引脚连接到 GND 时,地址为 0x56。

- extern UINT8 mculib i2c read 16bidx8bval(UINT8 u8 address, UINT16 u16 index 2023年03月13年

函数名: mculib_i2c_read_16bidx8bval

参数: u8 address, 8bit 无符号整型,代表 I2C 器件的从地址;

u16_index,16 位无符号整型,代表所要读取器件内部寄存器的地址。

返回参数: UINT8, 读取寄存器的返回值。

用途: 16bit 寄存器 I2C 器件的读操作。

注意事项:

(1) 如何确认 IIC 单读函数通讯正常? 芯片复位之后,读取以下寄存器

第15页,共18页



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

版本/修订: B/0

UINT8 Value;

//验证 IIC 读

 $LOG("\r");$

LOG("Checkk IIC Read Funtion!");

Value = mculib i2c read 16bidx8bval(0x56,0x0000);//寄存器地址 0x0000, 正常返回值: 0xA2

LOG1("ms7210 chip reg0 = ", Value);

Value = mculib_i2c_read_16bidx8bval(0x56,0x0001);// 寄存器地址 0x0001,正常返回值: 0x20

LOG1("ms7210 chip reg1 = ", Value);

Value = mculib_i2c_read_16bidx8bval(0x56,0x0002);// 寄存器地址 0x0002,正常返回值: 0x0A

LOG1("ms7210 chip reg2 = ", Value);

Value = mculib i2c read 16bidx8bval(0x56,0x1000);// 寄存器地址 0x1000,正常返回值: 0x27

LOG1("ms7210 chip reg1000 = ", Value);

Value = mculib_i2c_read_16bidx8bval(0x56,0x1001);// 寄存器地址 0x1001,正常返回值: 0xA6

LOG1("ms7210 chip reg1001 = ", Value);

LOG("\r");

- 16bit 寄存器地址写操作: extern BOOL mculib_i2c_write_16bidx8bval(UINT8 u8_address, UINT16 u16_index, UINT8 u8_value);

函数名: mculib_i2c_write_16bidx8bval

参数: u8_address, 8bit 无符号整型,代表 I2C 器件的从地址;

u16_index, 16 位无符号整型,代表所要写入器件内部寄存器的地址;

u8_value, 8bit 无符号整型,代表所要写入目标寄存器的值。

返回参数: UINT8, 读取寄存器的返回值。

用途: 16bit 寄存器 I2C 器件的读操作

(1) 如何确认 IIC 单写函数通讯正常? 读写以下寄存器:

//验证 IIC 写

LOG("Check IIC Wirte Funtion!");

mculib_i2c_write_16bidx8bval(0x56,0x0003,0x5A); // 寄存器地址 0x0003,写入值: 0x5A

Value = mculib i2c read 16bidx8bval(0x56,0x0003); // 寄存器地址 0x0003, 正常返回值: 0x5A

LOG1("ms7210 chip reg3 = ", Value);

mculib_i2c_write_16bidx8bval(0x56, 0x1000, 0x5A); // 寄存器地址 0x1000,写入值: 0x5A

Value = mculib_i2c_read_16bidx8bval(0x56, 0x1000); // 寄存器地址 0x1000, 正常返回值: 0x5A

LOG1("ms7210 chip reg1000 = ", Value);

 $LOG("\r");$



软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

版本/修订: B/0

7.3 调用举例

以下以24bit SDR 视频+I2S 信号输入,HDMI 输出的例子来举例说明如何用 SDK 搭建一个实例(详见 Sample Code): 桐限以高

- 芯片初始化:
- 配置芯片输入输出相关模块初始化
- 检测输入变化并配置

7.3.1 芯片初始化

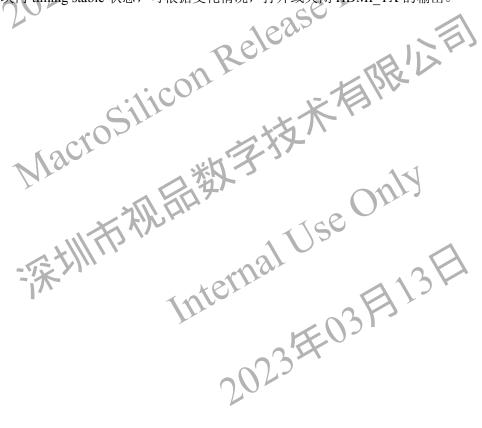
初始化的过程,首先是要对芯片进行上电复位;其次可以通过调用 API ms7210_chip_connect_detect 完成对 系统上 MS7210 芯片 I2C 连接的检查,并设置正确连接的 I2C 从地址。

7.3.2 配置芯片输入相关模块初始化

配置 DVIN 初始化,包括输出的色彩空间 (CS: RGB、YUV444、YUV422),位宽 (BW: 16/20/24、8/10/12), Mapping 方式 (SQ: Sequential、Non Sequential), 速率 (DR: SDR、DDR), Sync (BT601、BT656、BT1120), 音频格式(I2S、SPDIF)。

7.3.3 检测输出状态变化并配置

将输入 timing 的信息配置到 DVIN 模块,用于系统内部的时钟选择和 Timing 生成。 HDMI TX 支持实时检测模块内 timing stable 状态,可根据变化情况, 或关闭 HDMI TX 的输出。





软件开发用户手册

文档密级: 机密

文件编号: HJ-BMJL-PD-010

版本/修订: B/0

附录: 版本历史

文档版本	撰写时间	变更内容
V1. 0	2020. 12. 8	初版
V1. 01	2021. 01. 15	1. 添加 IIC Address 2. 添加 IIC 读写函数验证方法
V1. 10	2021. 01. 15	1. 修正 IIC 读写函数验证方法 2. 删除 IIC 连读连写函数
V1. 11	2021. 02. 26	1. 补充 IIC Address
V1.12	2021. 11. 19	更新模板

Internal Use Only 2023 F 03 F 13 F MacroSilicon Release For 表排作规范型 2023年03月13日