1.中断:在CPU执行程序的过程中,由于某种原因要求CPU暂时停止正在执行的程序 转去执行相应的处理程序,待处理结束后.再返回到暂停处继续执行

中断源:角虫发产生中断的事件.

断点:CPU停止执行现行程序的问断处

中断处理: CPU执行的有中断相关的处理程序这个工程.

2018633007 多名成 电子与新军机工行

2. 主要区别在平:

①子维序调用是用户设计程序对事先安排的的.采用子维序调用指定实现的 日中断事件发生是胸机的.调用中断处理指序的过程是由硬件自动完成的

3.①技侠35种中断源:两个外部事件中断(INTO 和INTI),两个定时附数器中断.和一个部门中断.

- ②在中断管理上实行2级控制、CPU的开放中断,中断源是否允许中断由中断控制寄存器正设定
- ③中断优先级由中断优先级寄存器工户来从定中断优先级相同时CPU响应中断情求的顺序由 查询电路确定

C. 10 出优生级相同时、会按照、查询电路来确定优失级,然同已相应的触发器置为1.然后执

③中断优先级由中断优先级寄移品印米从处,中断优先级相同时 查询电路确定

5. ①当优先级相同可、会按照、查询电路来确定优失级,然和已相应的触发器置为1.然后执 行中断处理程序

B当中断优先级不相同时,会先响应高优先级的中断,CPU响应中断请求了,中断系统会 根据中断源的优先级把相应的高优先级角发器或低优先级触发器置1,以封锁相同代 失致和低级优失发级的中断情求,然后执行中断处理程序

6.分配地址精况出下:

外部中断 TNTO 的中断维序入口地址: 0003H 定时器/计数器70的入口地址:00081 外部中断WII 的入口地址: 0013H 定可器/计数器了,的入口地址:001BH 串行口入口地址: 00234 TUM

如接第6处

②如果不使用中断处理。 应礼中断入口地比所礼单礼放置 RETI 指仓,使行为能够安全地 近回到断点处继续运行.

③由于2个中断入口地址之间又有8个单元,中断处理程序太长时、通常机入口地址处安排一条元条件转移了省全 UMP或 AJMP、把中断处理程序移放在程序存储器某名区域

9. 高、低优先处的中断处理能存储构加图

中断处理 校复议的 RETI

高优先级中断处理程序过程

中断八口 | 关中断 | 中断处理 | 大中断 | 中断处理 | 大中断 | 中断 | 上中断 | 拉取返回

低伏失处中断处理特殊处

10、10上北山10日上土土4日在公公、维由不用到光克关注中断扩发送3没有,这样无没

高优先级中断 处理指序过程

河中断 ** 大大村(原国)

低伏失效中断处理特克的

10、①中断处理方式,在主程序的流程中,不用到意志关注中断,就发达3股有,这样无没 有中断请求对,就解放3信号检测电路和单片机上的硬件软件资源

② 查询的 主要是在軍主程序流程中不断循环检测

中断方式可以更高级利用CPU,节角CPU的时间,查询就会增加CPU负担,在经序执行功能 较少对两种美别不大、功能较多对.一般气采用中断方式.

程序处 Z: ORG 0000H AJMP MATN ORG 0003 H	CON: NOP NOP. SWAP A LIMP CON MOV PIA 中断处理结合. POP PSVV	
ASMP EXIVI ORG DOJOH MAIN: MOV SP, #70H SETB ITO SETB EXO	ORG 0200H EXINT: PUSH ACC. PUSH PSW. MOV A, #OFOH MOV PI, A	
SETB EA. CLR PXO	MOV A,PI ANL. A,HOFOH	