

MIPS 指令集(共 31 条)									
助记符	指令格式						示例	示例含义	操作及其解释
Bit #	31..26	25..21	20..16	15..11	10..6	5..0			
R-type	op	rs	rt	rd	shamt	func			
add	000000	rs	rt	rd	00000	100000	add \$1, \$2, \$3	\$1=\$2+\$3	rd ← rs + rt ; 其中 rs=\$2, rt=\$3, rd=\$1
addu	000000	rs	rt	rd	00000	100001	addu \$1, \$2, \$3	\$1=\$2+\$3	rd ← rs + rt ; 其中 rs=\$2, rt=\$3, rd=\$1, 无符号数
sub	000000	rs	rt	rd	00000	100010	sub \$1, \$2, \$3	\$1=\$2-\$3	rd ← rs - rt ; 其中 rs=\$2, rt=\$3, rd=\$1
subu	000000	rs	rt	rd	00000	100011	subu \$1, \$2, \$3	\$1=\$2-\$3	rd ← rs - rt ; 其中 rs=\$2, rt=\$3, rd=\$1, 无符号数
and	000000	rs	rt	rd	00000	100100	and \$1, \$2, \$3	\$1=\$2 & \$3	rd ← rs & rt ; 其中 rs=\$2, rt=\$3, rd=\$1
or	000000	rs	rt	rd	00000	100101	or \$1, \$2, \$3	\$1=\$2 \$3	rd ← rs rt ; 其中 rs=\$2, rt=\$3, rd=\$1
xor	000000	rs	rt	rd	00000	100110	xor \$1, \$2, \$3	\$1=\$2 ^ \$3	rd ← rs xor rt ; 其中 rs=\$2, rt=\$3, rd=\$1(异或)
nor	000000	rs	rt	rd	00000	100111	nor \$1, \$2, \$3	\$1=~(\$2 \$3)	rd ← not(rs rt) ; 其中 rs=\$2, rt=\$3, rd=\$1(或非)
slt	000000	rs	rt	rd	00000	101010	slt \$1, \$2, \$3	if(\$2<\$3) \$1=1 else \$1=0	if (rs < rt) rd=1 else rd=0 ; 其中 rs=\$2, rt=\$3, rd=\$1
sltu	000000	rs	rt	rd	00000	101011	sltu \$1, \$2, \$3	if(\$2<\$3) \$1=1 else \$1=0	if (rs < rt) rd=1 else rd=0 ; 其中 rs=\$2, rt=\$3, rd=\$1 (无符号数)
sll	000000	000000	rt	rd	shamt	000000	sll \$1, \$2, 10	\$1=\$2<<10	rd ← rt << shamt ; shamt 存放移位的位数, 也就是指令中的立即数, 其中 rt=\$2, rd=\$1
srl	000000	000000	rt	rd	shamt	000010	srl \$1, \$2, 10	\$1=\$2>>10	rd ← rt >> shamt ; (logical) , 其中 rt=\$2, rd=\$1
sra	000000	000000	rt	rd	shamt	000011	sra \$1, \$2, 10	\$1=\$2>>10	rd ← rt >> shamt ; (arithmetic) 注意符号位保留 其中 rt=\$2, rd=\$1
sllv	000000	rs	rt	rd	00000	000100	sllv	\$1=\$2<<\$3	rd ← rt << rs ; 其中 rs

	0				0	0	\$1, \$2, \$3		= \$3, rt = \$2, rd = \$1
srlv	00000 0	rs	rt	rd	0000 0	00011 0	srlv \$1, \$2, \$3	\$1 = \$2 >> \$3	rd <- rt >> rs ; (logical) 其中 rs = \$3, rt = \$2, rd = \$1
srav	00000 0	rs	rt	rd	0000 0	00011 1	srav \$1, \$2, \$3	\$1 = \$2 >> \$3	rd <- rt >> rs ; (arithmetic) 注意符号位保留 其中 rs = \$3, rt = \$2, rd = \$1
jr	00000 0	rs	00000	00000	0000 0	00100 0	jr \$31	goto \$31	PC <- rs
I-type	op	rs	rt	immediate					
addi	00100 0	rs	rt	immediate			addi \$1, \$2, 100	\$1 = \$2 + 100	rt <- rs + (sign-extend) immediate ; 其中 rt = \$1, rs = \$2
addiu	00100 1	rs	rt	immediate			addiu \$1, \$2, 100	\$1 = \$2 + 100	rt <- rs + (zero-extend) immediate ; 其中 rt = \$1, rs = \$2
andi	00110 0	rs	rt	immediate			andi \$1, \$2, 10	\$1 = \$2 & 10	rt <- rs & (zero-extend) immediate ; 其中 rt = \$1, rs = \$2
ori	00110 1	rs	rt	immediate			andi \$1, \$2, 10	\$1 = \$2 10	rt <- rs (zero-extend) immediate ; 其中 rt = \$1, rs = \$2
xori	00111 0	rs	rt	immediate			andi \$1, \$2, 10	\$1 = \$2 ^ 10	rt <- rs xor (zero-extend) immediate ; 其中 rt = \$1, rs = \$2
lui	00111 1	00000	rt	immediate			lui \$1, 100	\$1 = 100 * 65536	rt <- immediate * 65536 ; 将 16 位立即数放到目标寄存器高 16 位, 目标寄存器的低 16 位填 0
lw	10001 1	rs	rt	immediate			lw \$1, 10(\$2)	\$1 = memory[\$2 + 10]	rt <- memory[rs + (sign-extend) immediate] ; rt = \$1, rs = \$2
sw	10101 1	rs	rt	immediate			sw \$1, 10(\$2)	memory[\$2 + 10] = \$1	memory[rs + (sign-extend) immediate] <- rt ; rt = \$1, rs = \$2
beq	00010 0	rs	rt	immediate			beq \$1, \$2, 10	if (\$1 == \$2) goto PC + 4 + 40	if (rs == rt) PC <- PC + 4 + (sign-extend) immediate << 2
bne	00010 1	rs	rt	immediate			bne \$1, \$2, 10	if (\$1 != \$2) goto PC + 4 + 40	if (rs != rt) PC <- PC + 4 + (sign-extend) immediate << 2
slti	00101 0	rs	rt	immediate			slti \$1, \$2, 10	if (\$2 < 10) \$1 = 1 else \$1 = 0	if (rs < (sign-extend) immediate) rt = 1 else rt = 0 ;

							其中 rs=\$2, rt=\$1
sltui	00101 1	rs	rt	immediate	sltui \$1, \$2, 10	if (\$2<10) \$1=1 else \$1=0	if (rs <(zero-extend) immediate) rt=1 else rt=0 ; 其中 rs=\$2, rt=\$1
J-type	op	address					
j	00001 0	address			j 10000	goto 10000	PC ← (PC+4) [31..28], address, 0, 0 ; address=10000/4
jal	00001 1	address			jal 10000	\$31←PC+4; goto 10000	\$31←PC+4; PC ← (PC+4) [31..28], address, 0, 0 ; address=10000/4