数季电路与逻辑设计

Digital circuit and logic design

● 第七章 中规模通用集成电路及其应用

主讲教师 何云峰



■提纲





多谐振荡器



施密特触发器



单稳态触发器



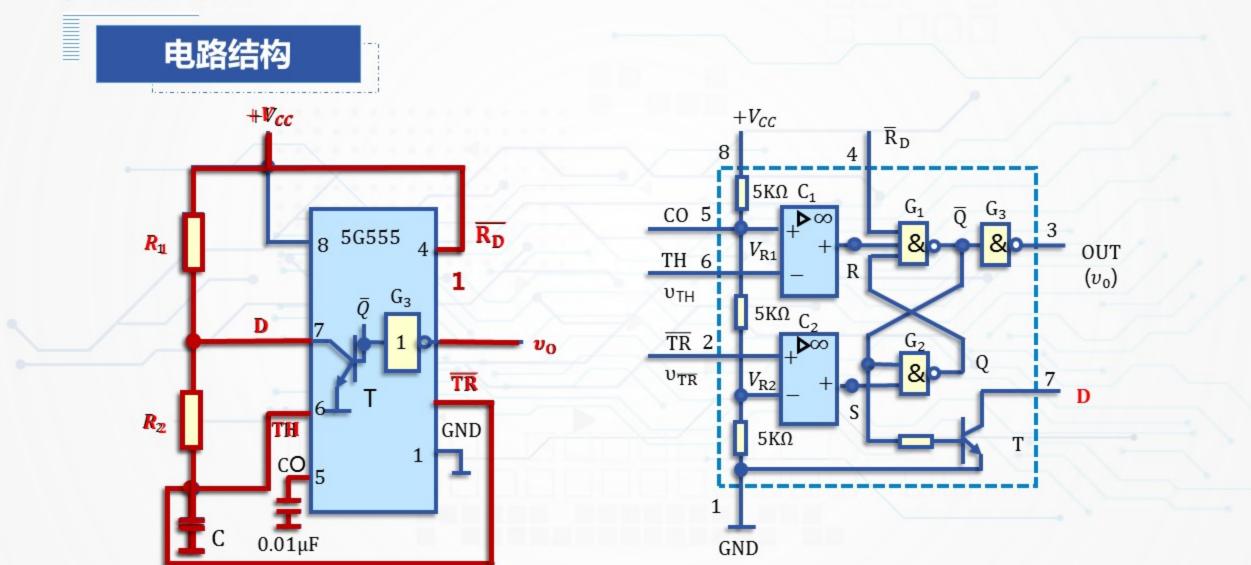
■集成定时器(5G555)应用

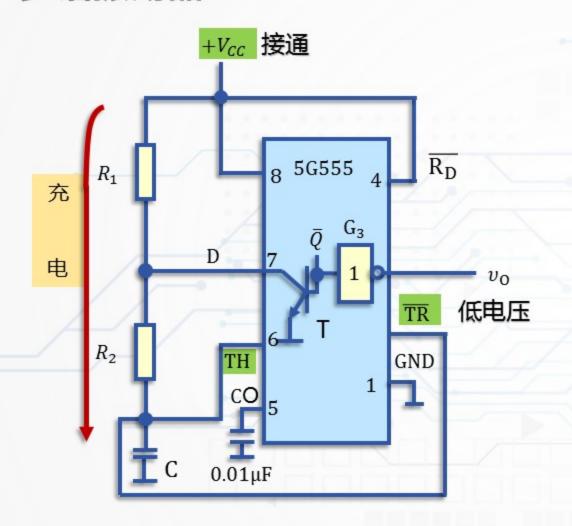


多谐振荡器又称矩形波发生器,它有两个暂稳态,电路一旦起振,两个暂稳态就交替变化,输出矩形脉冲信号

□ 用5G555构成多谐振荡器



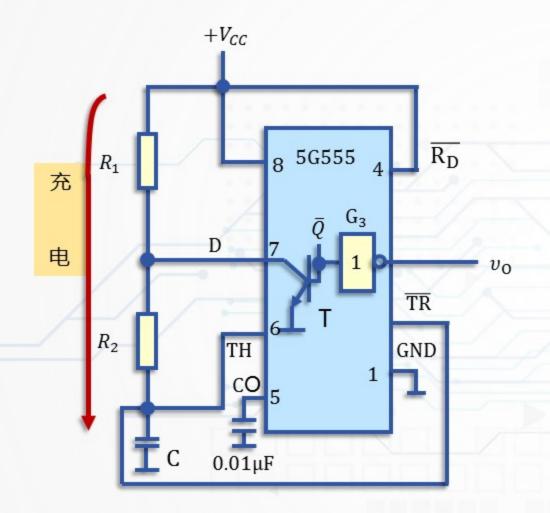




输 入		比较器輸出		输出		
V_{TH}	V_{TR}	$\overline{R_D}$	R(C ₁)	S(C ₂)	OUT	放电 三极管
d	d	0	d	d	0	导通
$<\frac{2}{3}V_{CC}$	$<\frac{1}{3}V_{CC}$	1	1	0	1	截止
$<\frac{2}{3}V_{cc}$	$>\frac{1}{3}V_{CC}$	1	_1	1	不变	不变
$>\frac{2}{3}V_{CC}$	$>\frac{1}{3}V_{CC}$	1	0	1	0	导通



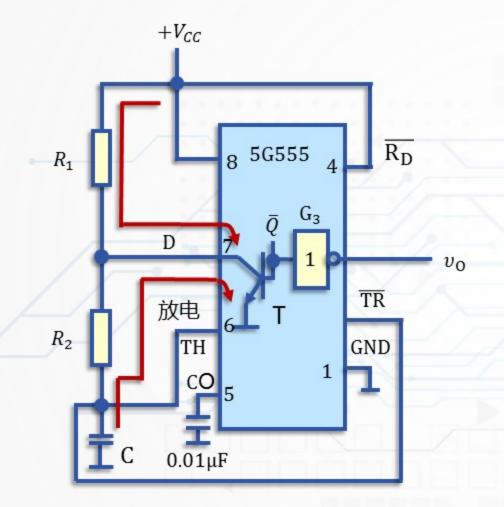




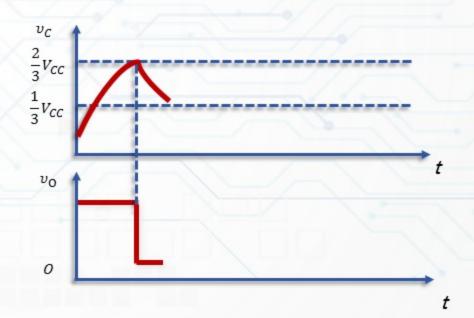
输 入		比较器輸出		输出		
V_{TH}	V_{TR}	$\overline{R_D}$	R(C ₁)	S(C ₂)	OUT	放电 三极管
d	d	0	d	d	0	导通
$<\frac{2}{3}V_{cc}$	$<\frac{1}{3}V_{cc}$	1	1	0	1	截止
$<\frac{2}{3}V_{CC}$	$>\frac{1}{3}V_{CC}$	1	1	1	不变	不变
$> \frac{2}{3} V_{CC}$	$>\frac{1}{3}V_{CC}$	1	0	1	0	导通



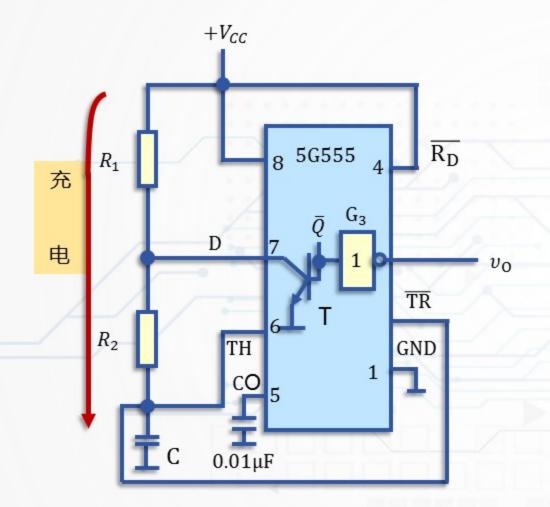




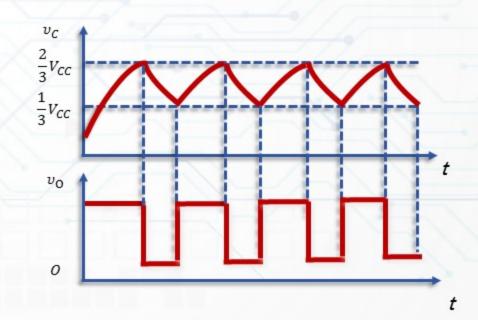
输 入			比较器輸出		输出	
V_{TH}	V_{TR}	$\overline{R_D}$	R(C ₁)	S(C ₂)	OUT	放电 三极管
d	d	0	d	d	0	导通
$<\frac{2}{3}V_{cc}$	$<\frac{1}{3}V_{cc}$	1	1	0	1	截止
$<\frac{2}{3}V_{CC}$	$> \frac{1}{3} V_{CC}$	1	_1	1	不变	不变
$>\frac{2}{3}V_{CC}$	$>\frac{1}{3}V_{CC}$	1	0	1	0	导通







输 入		比较器輸出		输出		
V_{TH}	V_{TR}	$\overline{R_D}$	R(C ₁)	S(C ₂)	OUT	放电 三极管
d	d	0	d	d	0	导通
$<\frac{2}{3}V_{cc}$	$<\frac{1}{3}V_{cc}$	1	1	0	1	截止
$<\frac{2}{3}V_{CC}$	$>\frac{1}{3}V_{CC}$	1	_1	1	不变	不变
$> \frac{2}{3}V_{CC}$	$>\frac{1}{3}V_{CC}$	1	0	1	0	导通



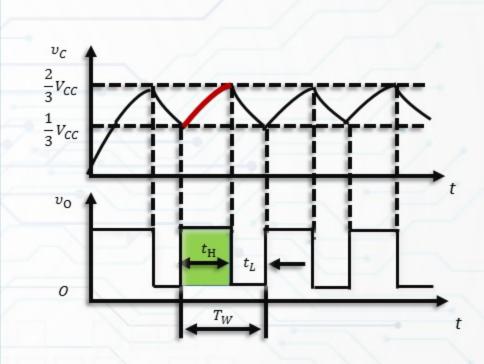




输出脉冲信号参数的计算



$$t_H \approx 0.7(R_1 + R_2)C$$





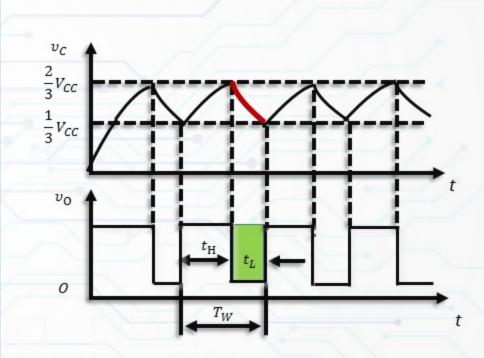
输出脉冲信号参数的计算



$$t_H \approx 0.7(R_1 + R_2)C$$



 $t_L \approx 0.7 R_2 C$



输出脉冲信号参数的计算



$$t_H \approx 0.7(R_1 + R_2)C$$



$$t_L \approx 0.7 R_2 C$$



$$T_W \approx t_H + t_L \approx 0.7(R_1 + 2R_2)C$$



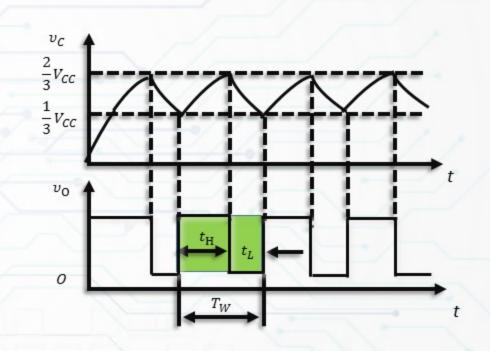
$$f = \frac{1}{T_w} = \frac{1}{0.7(R_1 + 2R_2)C} \approx \frac{1.43}{(R_1 + 2R_2)C}$$

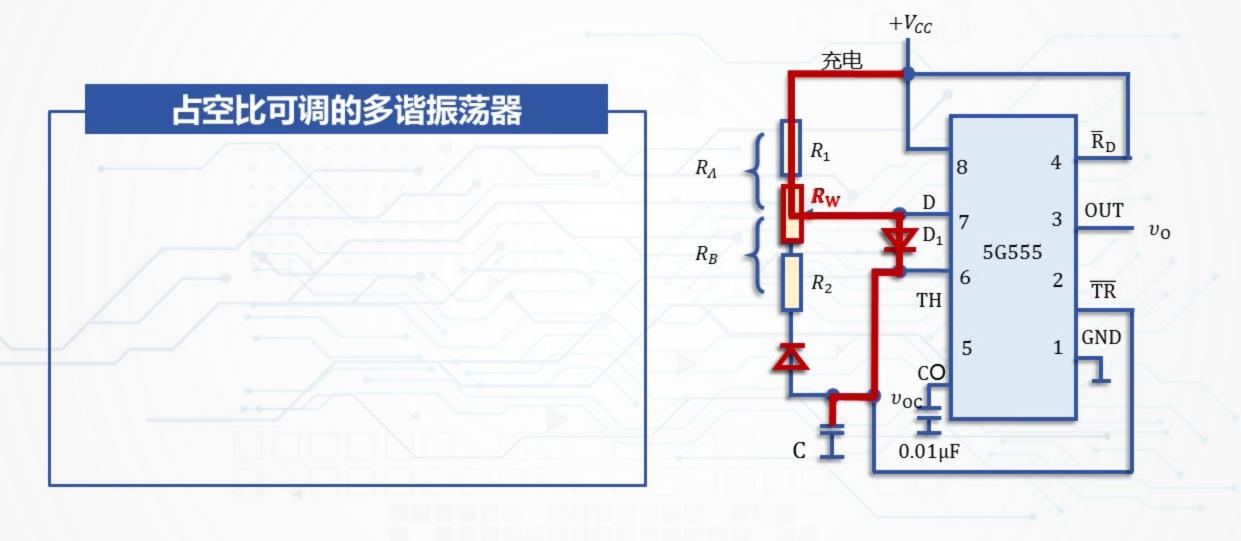


$$Q = \frac{t_H}{T_w} = \frac{0.7(R_1 + R_2)C}{0.7(R_1 + 2R_2)C} = \frac{R_1 + R_2}{R_1 + 2R_2}$$



能否可调?







占空比可调的多谐振荡器





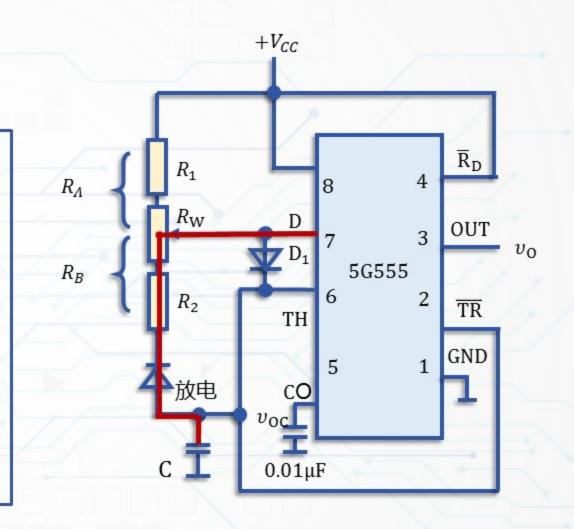
$$t_L \approx 0.7 R_B C$$



$$T_W \approx 0.7(R_A + R_B)C$$



$$Q = \frac{t_H}{T_W} = \frac{R_A}{R_A + R_B}$$



数季电路与逻辑设计

Digital circuit and logic design

● 谢谢,祝学习快乐!

主讲教师 何云峰

