# 数字电路 与 逻辑设计

Digital circuit and logic design

● 第二章 逻辑代数基础

主讲教师 于俊清



#### ■提纲





逻辑代数的基本概念



逻辑代数的基本定理和规则



逻辑函数表达式的形式与变换



逻辑函数化简



# ■逻辑函数化简



代数化简法



卡诺图化简法





列表化简法



#### ■逻辑函数化简



#### 卡诺图化简法



卡诺图的构成



逻辑函数在卡诺图的表示



卡诺图上最小项的合并规律



卡诺图化简逻辑函数的步骤





# ▶卡诺图化简中的几个术语

#### 蕴涵项

"与-或"表达式中,每个"与"项被称为该函数的蕴涵项 (Implicant)

在函数卡诺图中,任何一个1方格所对应的最小项或者卡诺圈中的2<sup>m</sup>个1方格所对应的"与"项都是函数的蕴涵项

#### 质蕴涵项

若函数的一个蕴涵项不是该函数中其他蕴涵项的子集,则此蕴涵项称为质蕴涵项 (Prime Implicant),简称为**质项** 

- 在函数卡诺图中,按照最小项合并规律
- 如果某个卡诺圈不可能被其他更大的卡诺圈包含
- 减 该卡诺圈所对应的"与"项为质蕴涵项



# ▶卡诺图化简中的几个术语

#### 必要质蕴涵项

若函数的一个质蕴涵项包含有不被函数的其他任何质蕴涵项所包含的最小项,则此质蕴涵项被称为必要质蕴涵项(Essential Prime Implicant),简称为必要质项

- 在函数卡诺图中,若某个卡诺圈包含了不可能被任何其他卡诺圈包含的1方格
- 溪 该卡诺圈所对应的"与"项为必要质蕴涵项







## 求逻辑函数最简"与-或"表达式的一般步骤

第一步:作出函数的卡诺图

第二步:在卡诺图上圈出函数的全部质蕴涵项

第三步:从全部质蕴涵项中找出所有必要质蕴涵项

第四步:求函数的最简质蕴涵项集

2 当函数的所有必要质蕴涵项尚不能覆盖卡诺图上的所有1方格时

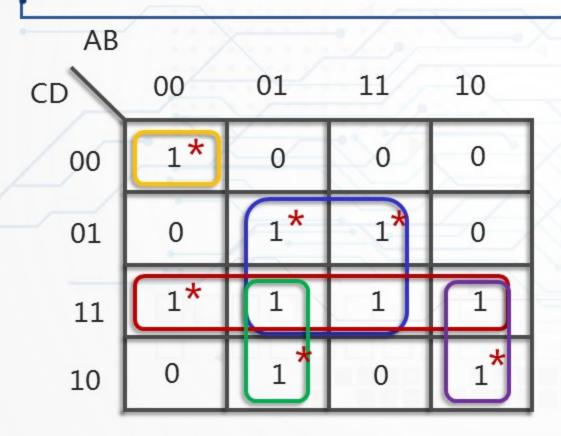
| 使它和必要质蕴涵项一起构成函数的最小覆盖







函数F(A,B,C,D)= ∑m(0,3,5,6,7,10,11,13,15)的最简 "与-或" 表达式

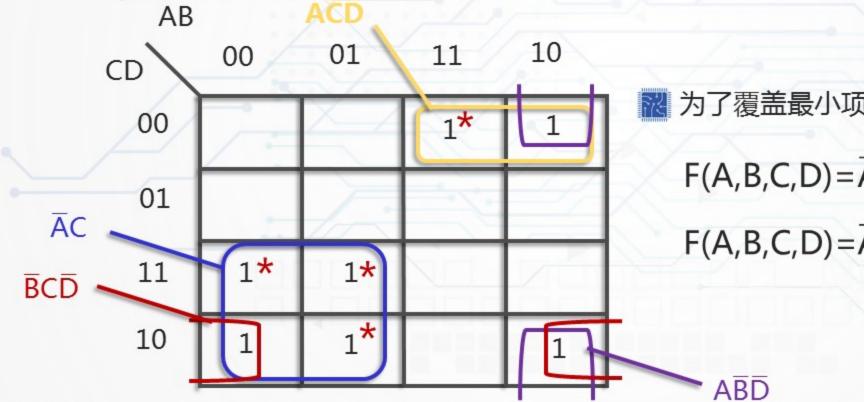


 $F(A,B,C,D) = \overline{ABCD} + \overline{ABC} + ABC + BD + CD$ 





求函数F(A,B,C,D)=∑m(2,3,6,7,8,10,12)的最简 "与-或" 表达式



₩ 为了覆盖最小项m<sub>10</sub>,可选择ABD或者BCD

$$F(A,B,C,D) = \overline{A}C + A\overline{C}\overline{D} + A\overline{B}\overline{D}$$

$$F(A,B,C,D) = \overline{A}C + A\overline{C}\overline{D} + \overline{B}C\overline{D}$$

 $F(A,B,C,D) = \overline{A}C + A\overline{C}\overline{D} + A\overline{B}\overline{D}$  $F(A,B,C,D) = \overline{A}C + A\overline{C}\overline{D} + \overline{B}C\overline{D}$ 



两个"与-或"式的复杂程度相同



一个函数的最简"与-或"表达式不一定是唯一的







在覆盖函数中所有最小项前提下,卡诺圈的个数应达到最少



在满足合并规律的前提下卡诺圈应达到最大



根据合并的需要,每个最小项可以被多个卡诺圈包围







## 求逻辑函数最简"或-与"表达式的一般步骤"两次取反法"



情况一: 当给定逻辑函数为"与-或"表达式或标准"与-或"表达式时

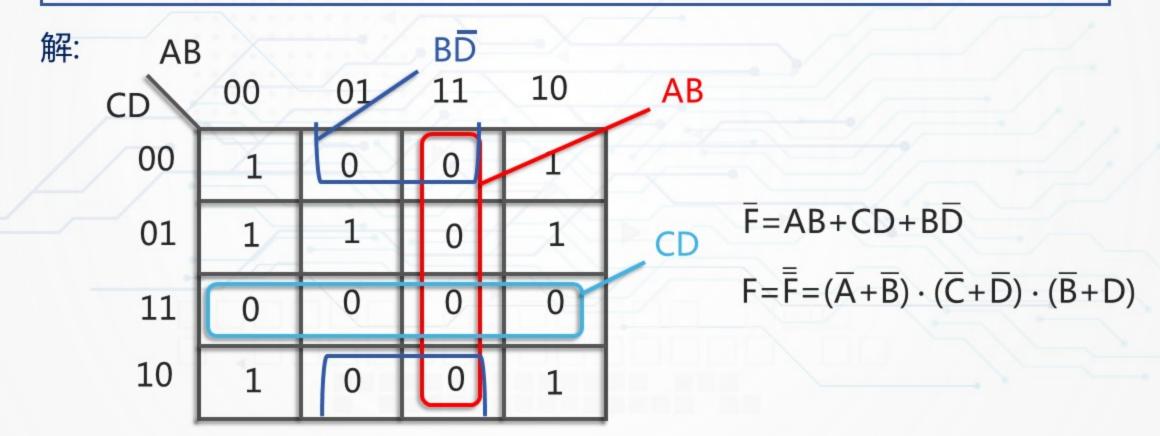
- 深 作出 函数 F 的卡诺图
- 一般 合并卡诺图上的0方格, 求出反函数 F 的最简 "与-或"表达式
- 双 F 的最简 "与-或"表达式取反,得到函数 F 的最简 "或-与"表达式







函数F(A,B,C,D)=∑m(0,1,2,5,8,9,10)的最简 "或-与" 表达式







# 求逻辑函数最简"或-与"表达式的一般步骤"两次取反法"



情况二: 当给定逻辑函数为"或-与"表达式或标准"或-与"表达式时

- 双 求出 函数F的反函数 F, 并作出F的卡诺图求出F最简 "与-或" 表达式
- 一般 合并卡诺图上的1方格,求出F最简"与-或"表达式
- ₹ 对F的最简 "与-或"表达式取反,得到F的最简 "或-与"表达式



# 数季电路与逻辑设计

Digital circuit and logic design

● 谢谢,祝学习快乐!

主讲教师 于俊清

