数字电路 与 逻辑设计

Digital circuit and logic design

● 第二章 逻辑代数基础

主讲教师 于俊清



■提纲





逻辑代数的基本概念



逻辑代数的基本定理和规则



逻辑函数表达式的形式与变换



逻辑函数化简



■逻辑代数的基本定理和规则



基本定理



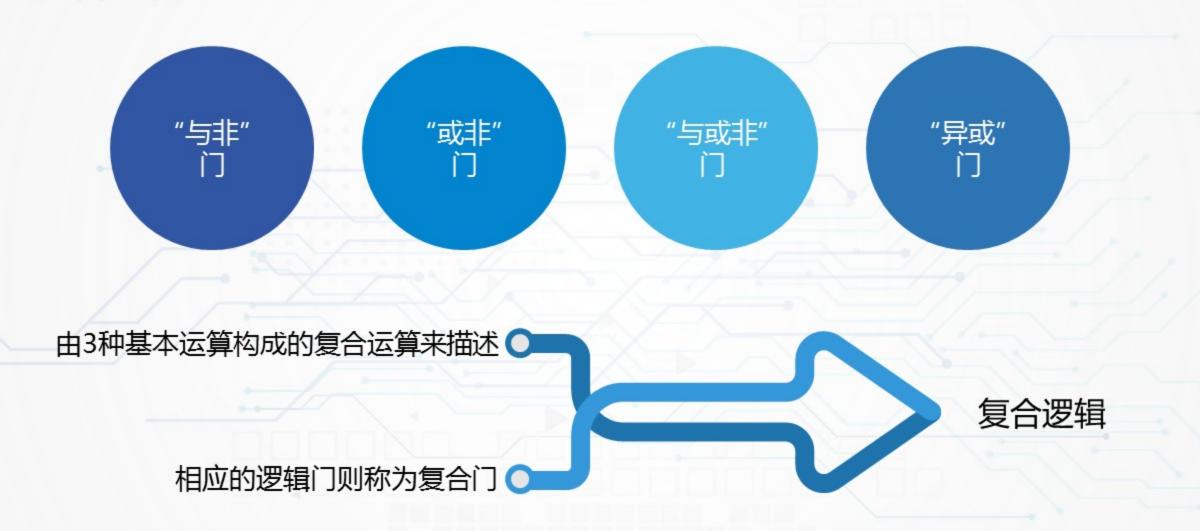
重要规则



复合逻辑













与非逻辑



与非逻辑是由与、非两种逻辑复合形成的,可用逻辑函数表示为

$$F = \overline{A \cdot B \cdot C \cdots}$$



逻辑功能



仅当变量A、B、C、…全部为1时,函数F为0

与非门

实现"与非"运算功能的逻辑电路称为"与非"门

"与非"门的新标准符号

"与非"门的惯用符号

"与非"门的国外符号











与非逻辑



根据 $\overline{A \cdot B} = \overline{A} + \overline{B}$, "与" 之 "非" 可以产生 "或" 的关系



与非逻辑可实现与、或、非3种基本逻辑



$$F = \overline{\overline{A \cdot B} \cdot 1} = \overline{\overline{A \cdot B}} = A \cdot B$$

或 $F = \overline{\overline{A \cdot 1} \cdot \overline{B \cdot 1}} = \overline{A \cdot \overline{B}} = A + B$

$$F = \overline{A \cdot 1} = A$$





或非逻辑

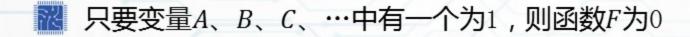


或非逻辑是由或、非两种逻辑复合形成的,可用逻辑函数表示为

$$F = \overline{A + B + C \cdots}$$



逻辑功能



 \mathbb{Z} 仅当变量 $A \setminus B \setminus C \setminus \cdots$ 全部为0时,函数F为1



或非门

实现"或非"运算功能的逻辑电路称为"或非"门





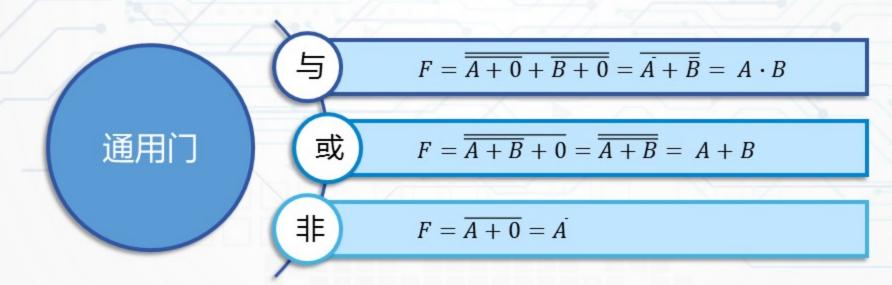
或非逻辑



根据 $\overline{A+B}=\bar{A}\cdot\bar{B}$, "或"之"非"可以产生"与"的关系



或非逻辑可实现与、或、非3种基本逻辑







与或非逻辑



与或非逻辑是由与、或、非三种逻辑复合形成的,可用逻辑函数表示为

$$F = \overline{AB + BC + CD \cdots}$$



逻辑功能:



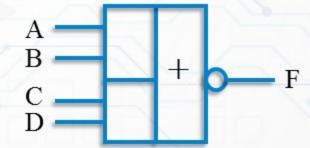


与或非门

实现"与或非"运算功能的逻辑电路称为"与或非"门

"与或非"门的新标准符号

"与或非"门的惯用符号

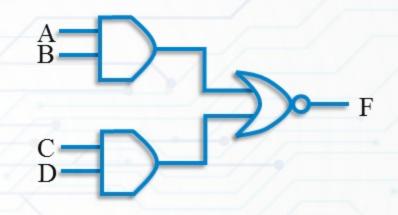






与或非逻辑

"与或非"门的国外符号





通用门



不经济,不常用





异或逻辑

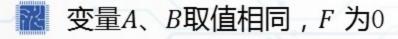


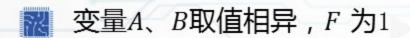
两变量逻辑关系,可用逻辑函数表示为

$$F = A \oplus B = \bar{A}B + A\bar{B}$$



逻辑功能





异或门

实现"异或"运算功能的逻辑电路称为"异或"门







异或逻辑性质

②
$$A \oplus \overline{A} = 1$$





异或逻辑



当多个变量进行异或运算时,可用两两运算的结果再运算,也可两两依次运算





异或逻辑



异或运算的多个变量中,若有奇数个 变量的值为1,则运算结果为1

> 若有偶数个变量的值为1, 则运算结果为0

> > 应用

奇偶校验





同或逻辑

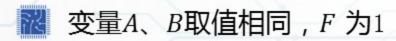


两变量逻辑关系,可用逻辑函数表示为

$$F = A \odot B = \overline{A} \cdot \overline{B} + AB$$



逻辑功能



₩ 变量A、B取值相异,F为0

同或门

实现"同或"运算功能的逻辑电路称为"同或"门



数季电路与逻辑设计

Digital circuit and logic design

● 谢谢,祝学习快乐!

主讲教师 于俊清

