


# Динамические ЗУ с произвольной выборкой (DRAM)


DRAM для обращения по произвольным адресам:

- DRAM
- RLD RAM


DRAM оптимизированный под обращения по последовательным адресам:

- FPM DRAM
- EDO DRAM
- BEDO DRAM
- SDRAM
- DDR SDRAM
- RDRAM


 Pasted image 20250327143945.png

 Pasted image 20250327143954.png


## Процесс считывания в DRAM

 Pasted image 20250327144004.png

## Принцип действия усилителя-регенератора

 Pasted image 20250327150213.png

## Контролер динамической памяти

 Pasted image 20250327150222.png