


Разбираем 4 лабу


Даташит к 8255 V

[https://e-learning.bmstu.ru/iu6/pluginfile.php/23148/mod\\_resource/content/1/82c55a.pdf](https://e-learning.bmstu.ru/iu6/pluginfile.php/23148/mod_resource/content/1/82c55a.pdf)

- Открыть сэмпловый проект в Proteus: Project -> Open Sample Project -> Поиск по "8255" -> Выбираем единственный найденный проект -> Чуть ниже жмём "I/O Expander" -> Открываем проект лмао
- Между U2 и U1 идут два провода, соединяющие Q0 & Q1 с A0 & A1 соответственно. Их надо заменить на шину (в менюшках слева Buses mode)
- Накинуть названия на все шину и провода от Q0/Q1 (правая кнопка -> Place Wire Label)
- Накинуть пробыры напряжения на все шины
- Добавить Digital Analysis (вкладка Graph Mode)
- Дальше мы зажали все кнопки кроме 2-3 снизу и запустили симуляцию. В куче мест по хорошему должно быть число 60. Дальше гигадолгие разборки какого собственно хера всё работает)))

 Pasted image 20250327112527.png

^ Итоговая схема с нажатыми кнопками

 Pasted image 20250327112626.png

^ (Если разглядишь) Временная диаграмма симуляции