



Hi3515C 与 Hi3520D 的差异说明

Application Notes

文档版本 01

发布日期 2013-06-21

版权所有 © 深圳市海思半导体有限公司 2013。保留一切权利。

非经本公司书面许可，任何单位和个人不得擅自摘抄、复制本文档内容的部分或全部，并不得以任何形式传播。

商标声明



HISILICON、海思和其他海思商标均为深圳市海思半导体有限公司的商标。

本文档提及的其他所有商标或注册商标，由各自的所有人拥有。

注意

您购买的产品、服务或特性等应受海思公司商业合同和条款的约束，本文档中描述的全部或部分产品、服务或特性可能不在您的购买或使用范围之内。除非合同另有约定，海思公司对本文档内容不做任何明示或默示的声明或保证。

由于产品版本升级或其他原因，本文档内容会不定期进行更新。除非另有约定，本文档仅作为使用指导，本文档中的所有陈述、信息和建议不构成任何明示或暗示的担保。

深圳市海思半导体有限公司

地址： 深圳市龙岗区坂田华为基地华为电气生产中心 邮编：518129

网址： <http://www.hisilicon.com>

客户服务电话： +86-755-28788858

客户服务传真： +86-755-28357515

客户服务邮箱： support@hisilicon.com



前 言

概述

本文档主要介绍 Hi3515C 芯片和 Hi3520D 芯片的差异点，主要包括芯片和硬件设计两个方面。

产品版本

与本文档相对应的产品版本如下。

产品名称	产品版本
Hi3515C 芯片	V100
Hi3520D 芯片	V100

读者对象

本文档（本指南）主要适用于以下工程师：

- 技术支持工程师
- 单板硬件开发工程师

修订记录

修订记录累积了每次文档更新的说明。最新版本的文档包含以前所有文档版本的更新内容。

修订日期	版本	修订说明
2013-06-21	01	第 1 次版本发布。



目 录

前 言.....	i
1 Hi3515C 与 Hi3520D 的差异说明	1-1



1 Hi3515C 与 Hi3520D 的差异说明



注意

开发过程中若涉及到以下差异点的内容，请以本文档为准，其他内容可以重用 Hi3520D 芯片的成套手册。

Hi3515C 与 Hi3520D 规格的差异点如表 1-1 所示。

表1-1 Hi3515C 与 Hi3520D 在规格方面的差异点

差异点	Hi3515C	Hi3520D
SATA 端口数	1 个 SATA 端口	2 个 SATA 端口
管脚分布	<ul style="list-style-type: none">只有 SATA0 相关管脚只有 SATA_LED_N0 一个 LED 指示灯管脚	<ul style="list-style-type: none">有 SATA0 和 SATA1 相关管脚有 SATA_LED_N0 和 SATA_LED_N1 两个 LED 指示灯管脚
CHIPID 寄存器 (Periphctrl15) 值	2'b10	2'b11

Hi3515C 的管脚分布如图 1-2 和图 1-3 所示。

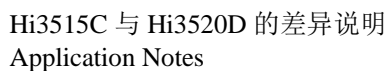


图1-2 Hi3515C 的管脚分布图 (一)

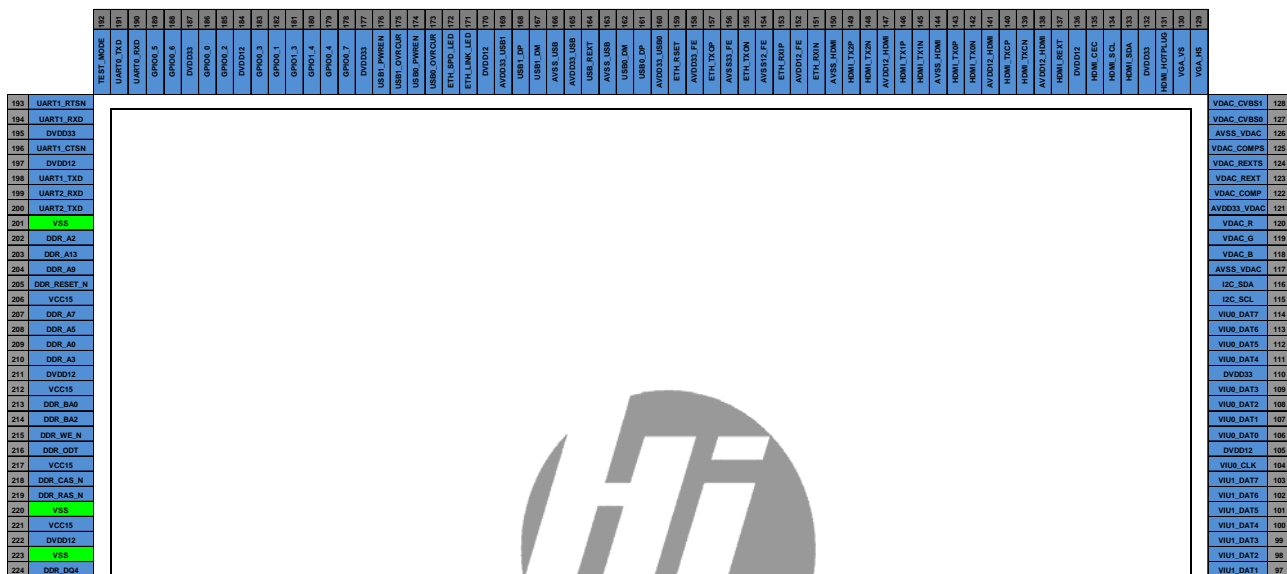


图1-3 Hi3515C 的管脚分布图 (二)

