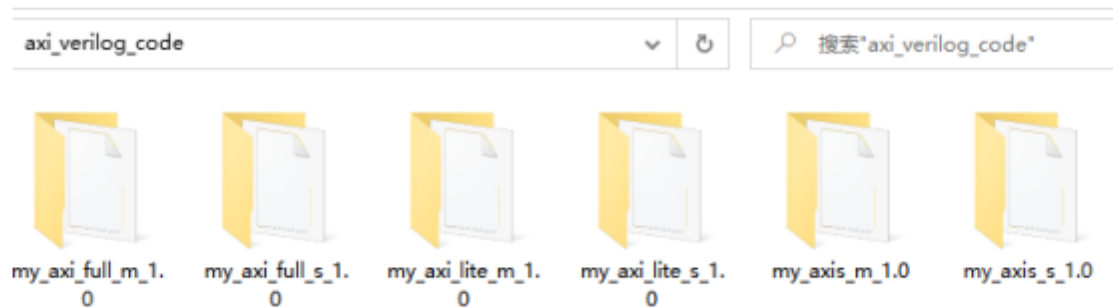


此文件夹内的内容为 vivado 工具自动生成的 axi 总线的 verilog 代码。

分别包括 lite ,full , stream 三种总线类型的 slave, master 共六组接口代码。



关注公众号“数字积木”，获取更多有用资料和技术干货！



公众号二维码