信号孔⊋	接入孔↩	作用↩	有效电平↩
IH -3.16.	1307 416	1670	HX-C1
DRCK₽	CLOCK₽	单元手动实验状态的时钟来源₽	下降沿打入↩
W↔	K6(M6)+ <sup>3</sup>	总线字长:1=16 位字操作,0=8 位字节操作₽	ą.
XP₄⋾	K7(M7)+2	源部件奇偶标志:1=偶寻址,0=奇寻址↩	Ţ.
X2¢³	K10(M10)₽	源部件定义译码端 <b>X2</b> ↩	
ţ.	ą.	43	三八译码↩
X14 <sup>3</sup>	K9(M9)4 <sup>3</sup>	源部件定义译码端 <b>X1</b> ₽	八中选一₽
X04 <sup>3</sup>	K8(M8)4 <sup>3</sup>	源部件定义译码端 X0₽	
E/M↔	K23(M23)₽	存储器地址段定义:1=AR 指针,0=PC 指针↔	ą.
MWR₽	K21(M21)↔	存储器写使能: 1=存储器写♀	Ę.
LDAR₄□	K17(M17)↔	AR 地址寄存器写使能↔	高电平有效←
LDPC↩	K22(M22)¢³	PC 装载与 PC+1₽	高电平有效↔
	Web XPeb X2eb X1eb X0eb E/Meb MWReb LDAReb	DRCK  W  K6(M6)  XP  K7(M7)  X2  K10(M10)  X1  K9(M9)  X0  K8(M8)  E/M  K23(M23)  MWR  K21(M21)  LDAR  K17(M17)  K17(M17)  K17(M17)  K17(M17)	DRCK← CLOCK← 单元手动实验状态的时钟来源← W← K6(M6)← 总线字长: 1=16 位字操作, 0=8 位字节操作← XP← K7(M7)← 源部件奇偶标志: 1=偶寻址, 0=奇寻址← X2← K10(M10)← 源部件定义译码端 X2← ← X1← K9(M9)← 源部件定义译码端 X1← X0← K8(M8)← 源部件定义译码端 X0← K8(M8)← 源部件定义译码端 X0← K23(M23)← 存储器地址段定义: 1=AR 指针, 0=PC 指针← MWR← K21(M21)← 存储器写使能: 1=存储器写← LDAR← K17(M17)← AR 地址寄存器写使能←

Fig. 3.1: 实验连线

## 华东师范大学计算机科学技术系上机实验报告

 课程名称: 计算机组成与结构实践
 年级: 17 级
 上机实践成绩:

 指导教师: 金健
 姓名: 朱桐
 创新实践成绩:

**上机实践名称**: 存储器读写实验 **学号**: 10175102111 **上机实践日期**: 2019/10/11 **实践编号**: 实验 4 **生机实践时间**: 2 学时

## 1 实验目的

1. 熟悉和了解存储器组织与总线组成的数据通路

## 2 实验设备

1. 指令寄存器,编译器

- 3 实验内容
- 3.1 实验连线
- 4 实验原理
- 5 实验步骤
- 6 调试过程、结果与分析
- 7 总结
- 8 附件