

连线↵	信号孔↵	接入孔↵	作用↵	有效电平↵
1↵	DRCK↵	CLOCK↵	单元手动实验状态的时钟来源↵	下降沿打入↵
2↵	W↵	K6(M6)↵	总线字长: 1=16 位字操作, 0=8 位字节操作↵	↵
3↵	XP↵	K7(M7)↵	源部件奇偶标志: 1=偶寻址, 0=奇寻址↵	↵
4↵	X2↵	K10(M10)↵	源部件定义译码端 X2↵	三八译码↵ 八中选一↵
5↵	X1↵	K9(M9)↵	源部件定义译码端 X1↵	
6↵	X0↵	K8(M8)↵	源部件定义译码端 X0↵	
7↵	E/M↵	K23(M23)↵	存储器地址段定义: 1=AR 指针, 0=PC 指针↵	↵
8↵	MWR↵	K21(M21)↵	存储器写使能: 1=存储器写↵	↵
9↵	LDAR↵	K17(M17)↵	AR 地址寄存器写使能↵	高电平有效↵
10↵	LDPC↵	K22(M22)↵	PC 装载与 PC+1↵	高电平有效↵

Fig. 3.1: 实验连线

## 华东师范大学计算机科学技术系上机实验报告

课程名称: 计算机组成与结构实践  
 指导教师: 金健  
 上机实践名称: 存储器读写实验  
 实践编号: 实验 4

年级: 17 级  
 姓名: 朱桐  
 学号: 10175102111  
 组号: A

上机实践成绩:  
 创新实践成绩:  
 上机实践日期: 2019/10/11  
 上机实践时间: 2 学时

### 1 实验目的

1. 熟悉和了解存储器组织与总线组成的数据通路

### 2 实验设备

1. 指令寄存器, 编译器

### **3 实验内容**

#### **3.1 实验连线**

### **4 实验原理**

### **5 实验步骤**

### **6 调试过程、结果与分析**

### **7 总结**

### **8 附件**