

华东师范大学计算机科学技术系上机实验报告

课程名称：计算机组成与结构实践
指导教师：金健
上机实践名称：TODO
实践编号：实验 1

年级：17 级
姓名：朱桐
学号：10175102111
组号：A

上机实践成绩：
创新实践成绩：
上机实践日期：2019/09/20
上机实践时间：2 学时

1 实验目的

1. 掌握十六位机字与字节运算的数据传输格式
2. 验证 ALU 及标志位控制的组合功能
3. 熟悉 ALU 运算控制位的运用

2 实验设备

Dais-CMX16⁺ 设备一台

3 实验内容

使用手动搭接的方法，实现 ALU 的输入并且完成各种运算输出

4 实验原理

4.1 数据通路

实验中所用的运算器数据通路如图 4.1 所示。ALU 运算器由 CPLD 描述。运算器的输出经过 2 片 74LS245 三态门与数据总线相连，2 个运算寄存器 AX、BX 的数据输入端分别由 4 个 74LS574 锁存器锁存，锁存器的输入端与数据总线相连，准双向 I/O 输入输出端口用来给出参与运算的数据，经 2 片 74LS245 三态门与数据总线相连。

4.2 运算器功能码

运算器功能码如图 4.2 所示。我们通过设置不同的功能码完成各种不同的运算

5 实验步骤

5.1 ALU 输入

从 I/O 到总线的输入已经在上一次实验了解过了，这里与输出到通用寄存器组 CX 开启 RWX 不同的是，我们开启开关 AWX 和 BWX 控制总线到 ALU 的输入寄存器

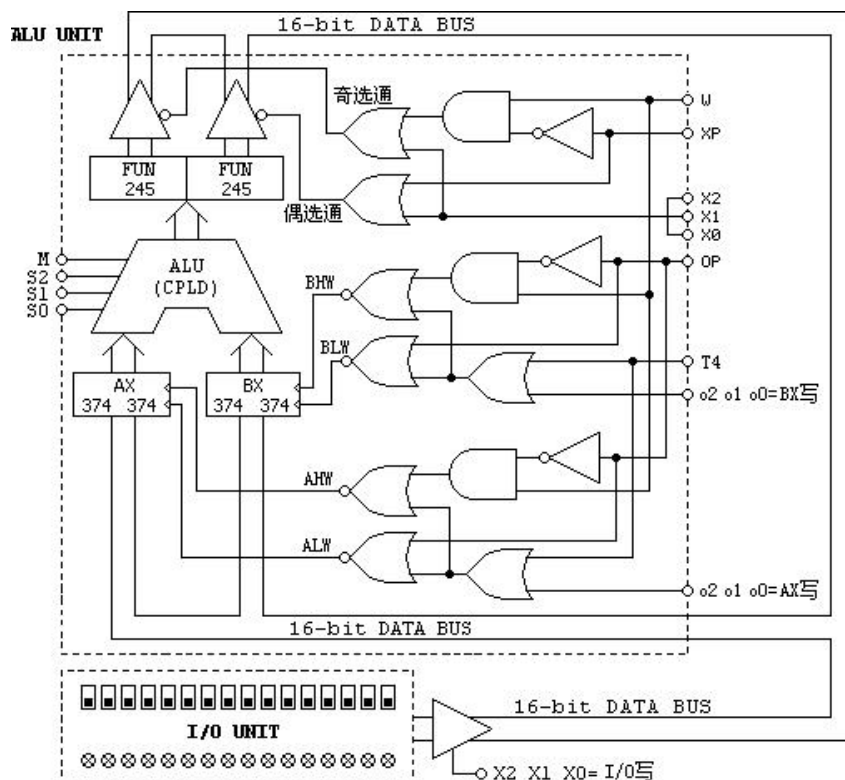


Fig. 4.1: 运算器数据通路

5.2 算术运算

5.2.1 字运算

- 令 $MS_2S_1S_0 = K15K13K12K_{11} = 1011$, FUN 及总线单元显示 $AX \text{ } BX$ 的结果
- 令 $MS_2S_1S_0 = K15K13K12K_{11} = 1010$, FUN 及总线单元显示 $AX - BX$ 的结果

5.2.2 字节运算

我们通过控制 XP, W 来控制 AX, BX 的有效位来进行字节运算

5.3 逻辑运算

5.3.1 字运算

- 令 $MS_2S_1S_0 = K15K13K12K_{11} = 0010$, FUN 及总线单元显示 $AX \& BX$ 的结果
- 令 $MS_2S_1S_0 = K15K13K12K_{11} = 0011$, FUN 及总线单元显示 $AX | BX$ 的结果

5.3.2 字节运算

我们通过控制 XP, W 来控制 AX, BX 的有效位来进行字节运算

算术运算					逻辑运算				
K15	K13	K12	K11	功能	K15	K13	K12	K11	功能
M	S2	S1	S0		M	S2	S1	S0	
1	0	1	0	RR	0	0	0	0	A
1	0	0	1	RL	0	0	0	1	A+1
1	0	1	0	A-B	0	0	1	0	A&B
1	0	1	1	A+B	0	0	1	1	A#B
1	1	0	0	RRC	0	1	0	0	A=0
1	1	0	1	RLC	0	1	0	1	A-1
1	1	1	0	A-B-C	0	1	1	0	/A
1	1	1	1	A+B+C	0	1	1	1	B

Fig. 4.2: 运算器功能码

5.4 带进位运算

5.4.1 进位控制

- 按 [返回] 初始化进位标志 $CY = 0$
- 设置 $CN = 1$, 改变 XP, W
- 按单拍

其中进位控制编码如图5.1所示

进位标志位操作				DRCK	进位		功能说明
K15	K14	K7	K6		CY		
M	CN	XP	W				
0	1	1	0	↓	0		清零
0	1	0	0	↓	1		置位
0	1	X	1	↓	/CY		取反

Fig. 5.1: 进位控制编码

5.4.2 进位运算

- $X_2X_1X_0 = 001, XPW = 11$
- $M = 1S_2S_1 = 11$
- $S_0 = 0$ 为减法, 否则为加法

5.5 零标志

5.6 ALU 到 BUS 和 BUS 到 IO

我们通过 $X_2X_1X_0 = 001$ 来设置总线的输入设备位 ALU, 和上次实验一样, 设置 $IOW = 1$ 并且给 $IRCK$ 一个脉冲, 便可完成总线到 I/O 的输出。

6 调试过程、结果与分析

7 总结

8 附件