

数字电路与逻辑设计

课程实验报告

|  |  |
| --- | --- |
| 题目： | 简易计算机系统综合设计报告 |
| 学生姓名： | 魏子铖 |
| 学生学号： | 201726010308 |
| 专业班级： | 软件1703 |
| 完成时间： | 2018.12.x |

**简易计算机系统综合设计设计报告**

班级 软件1703 姓名 魏子铖 学号 201706010308

1. **设计目的**

* 本课程力图以“培养学生现代数字系统设计能力”为目标，贯彻以CPU设计为核心，以层次化、模块化设计方法为抓手的组织思路，培养学生设计与实现数字系统的能力；
* 本设计要求在进行了多个单元实验后，综合利用所学的理论知识，并结合在单元实验中所积累的成果（包括已经设计好的功能部件和调试方法），设计出一个简易计算机系统。

1. **设计内容**

* 按给定的数据格式和指令系统，使用EDA工具设计一台用硬连线逻辑控制的简易计算机系统；
* 要求灵活运用各方面知识，使得所设计的计算机系统具有较佳的性能；
* 对所做设计的性能指标进行分析，整理出设计报告。

1. **详细设计**
   1. **设计的整体架构**
   2. **各模块的具体实现**
2. **系统测试**
   1. **测试环境**
   2. **测试代码**
   3. **测试结果**
3. **总结**