

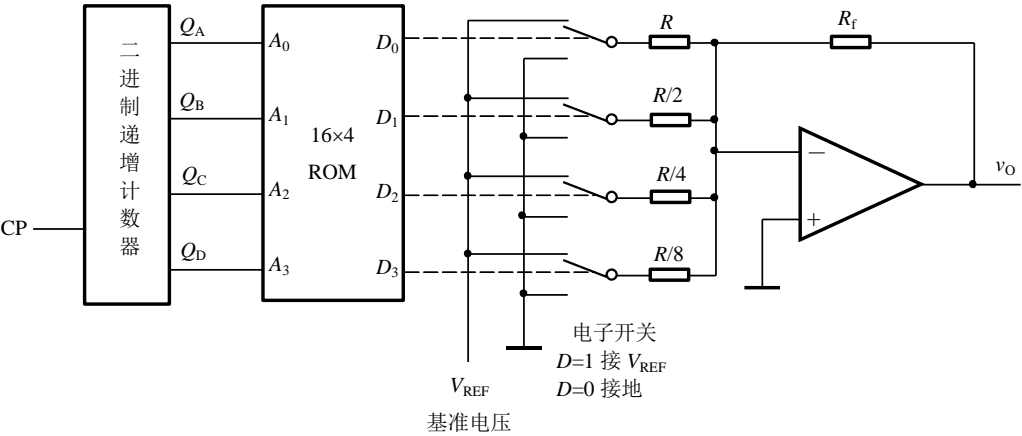
第八章作业题

8.1 只读存储器（ROM）

8.1.2 设存储器的起始地址为全 0，试指出下列存储系统的最高地址的十六进制地址码为多少？

- (1) 2K×1                      (2) 16K×4                      (3) 256K×32

8.1.4 利用 ROM 构成的任意波形发生器如图题 8.1.4 所示，改变 ROM 的内容，即可改变输出波形。当 ROM 的内容如表题 8.1.4 所示时，画出输出端随 CP 变化的波形。



图题 8.1.4

表题 8.1.4

A <sub>3</sub>	A <sub>2</sub>	A <sub>1</sub>	A <sub>0</sub>	D <sub>3</sub>	D <sub>2</sub>	D <sub>1</sub>	D <sub>0</sub>	A <sub>3</sub>	A <sub>2</sub>	A <sub>1</sub>	A <sub>0</sub>	D <sub>3</sub>	D <sub>2</sub>	D <sub>1</sub>	D <sub>0</sub>
0	0	0	0	0	1	0	0	1	0	0	0	0	1	0	0
0	0	0	1	0	1	0	1	1	0	0	1	0	0	1	1
0	0	1	0	0	1	1	0	1	0	1	0	0	0	1	0
0	0	1	1	0	1	1	1	1	0	1	1	0	0	0	1
0	1	0	0	1	0	0	0	1	1	0	0	0	0	0	0
0	1	0	1	0	1	1	1	1	1	0	1	0	0	0	1
0	1	1	0	0	1	1	0	1	1	1	0	0	0	1	0
0	1	1	1	0	1	0	1	1	1	1	1	0	0	1	1

8.2 随机存取存储器（RAM）

8.2.4 一个有 1M×1 位的 DRAM，采用地址分时送入的方法，芯片应具有几根地址线？

8.2.5 试用一个具有片选使能  $\overline{CE}$ 、输出使能  $\overline{OE}$ 、读写控制  $\overline{WE}$ 、容量为 8K×8 位的 SRAM 芯片和必要的逻辑门，设计一个 16K×16 位的存储器系统，试画出其逻辑图。