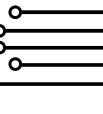
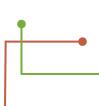
Wels

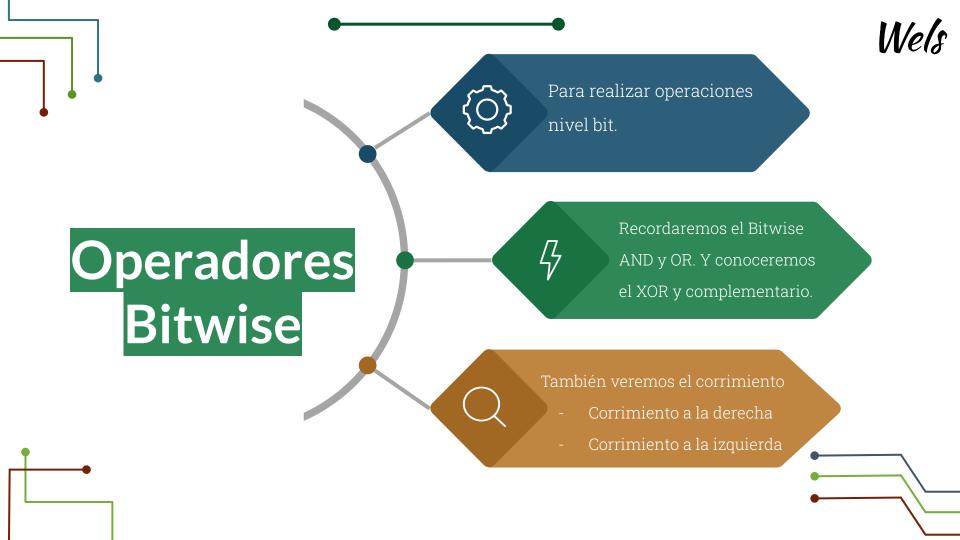


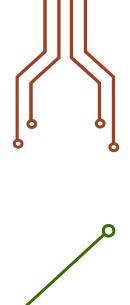
C Embebido

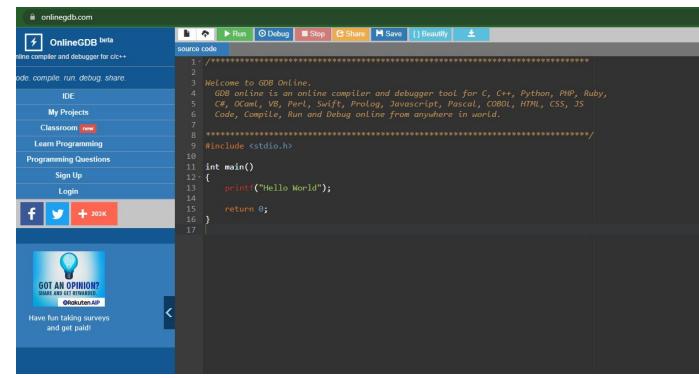












ONLINE GDB



BITWISE



Operadores de bit a bit



AND

- La salida del Bitwise AND es 1 si los 2 bits operando son 1.
- Si cualquier bit operando es 0, la salida es 0.

```
25 = 00011001

87 = 01010111

Operación de 25 AND 87

00011001

& 01010111

00010001 = 17
```

Signo: &





Enmascaramiento

 Una máscara define cuáles bits quieres mantener y cuales quieres limpiar.

```
25 = 00011001

Mantener Los bits Lsb y Limpiar Los msb input 00011001

mask & 00001111

00001001 = 9
```



OR

 La salida del Bitwise OR es 1 si sólo 1 bit operando es 1.

```
25 = 00011001

87 = 01010111

Operación de 25 OR 87

00011001

| 01010111

01011111 = 95
```

Signo:



XOR

- La salida del Bitwise XOR es 1 si los 2 bits operandos son diferentes.
- Si son iguales los bits operandos la salida es 0.

```
25 = 00011001

87 = 01010111

Operación de 25 XOR 87

00011001

^ 01010111

01001110 = 78
```

Signo: ^





- El operador de Complemento bit a bit es un operador unario, sólo funciona en un operando.
- Cambia de 1 a 0 y de 0 a 1.

Signo: ~

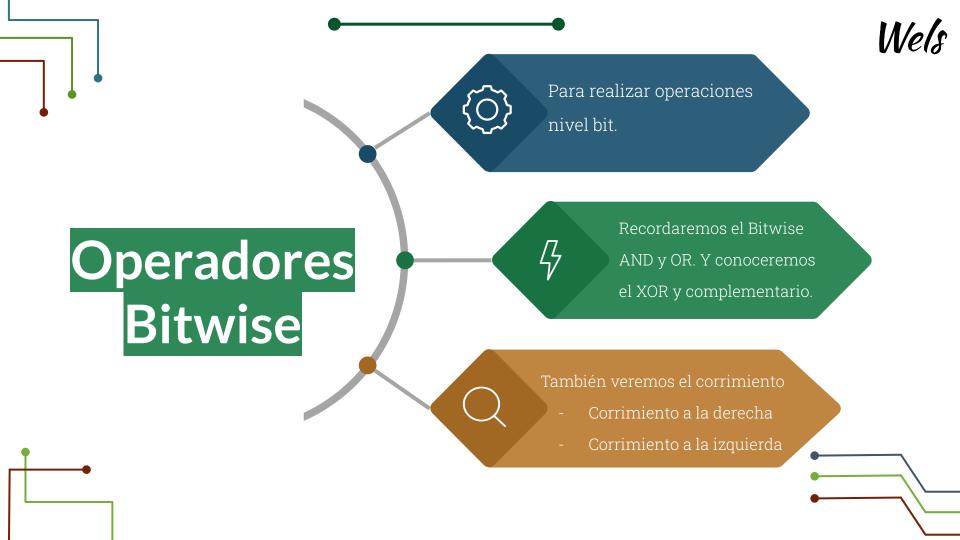
```
25 = 00011001

87 = 01010111

Operación de NOT 87

~ 01010111

10101000 = -88
```





Mueve los bits de un operando por el número especificado de bits

operando >> n°

```
100 = 01100100

Shift right de 1 bit

input 01100100

>>1 00110010
```





Mueve los bits de un operando por el número especificado de bits

operando >> n°

Si es sin signo, en el corrimiento se rellena con cero.

```
100 = 01100100

Shift right de 1 bit input 01100100

>>1 00110010
```



Mueve los bits de un operando por el número especificado de bits

operando >> n°

Si es con signo, en el corrimiento se rellena con bit más significativo antes del turno.

```
100 = 01100100

Shift right de 1 bit

input 01100100

>>1 00110010
```



Mueve los bits de un operando por el número especificado de bits

operando >> nº

```
uint32_t variable = 100;
uint32_t y = variable >> 4;
printf("Resultado corrimiento derecho: %d \r\n",y);
```



Mueve los bits de un operando por el número especificado de bits a la derecha.







Corrimiento a la izquierda

Mueve los bits de un operando por el número especificado de bits a la izquierda.

operando << nº

```
-6 = 11111010

Shift Left de 2 bit

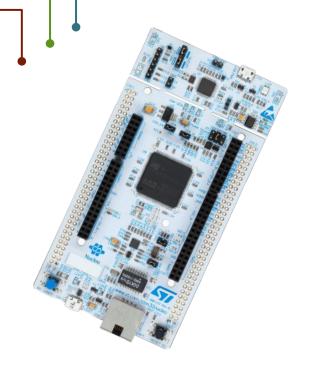
input 11111010

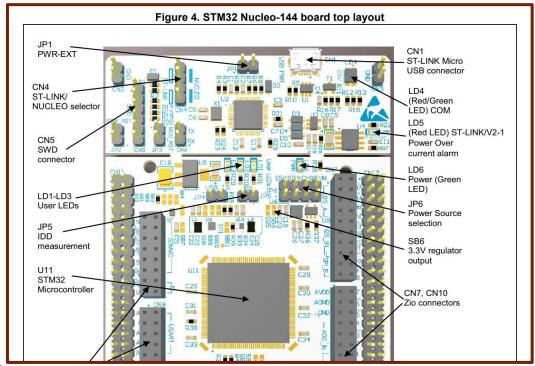
<<2 11101000 = -24
```



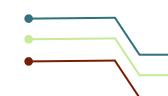
USAREMOS EL STM32CubeIDE

Wels



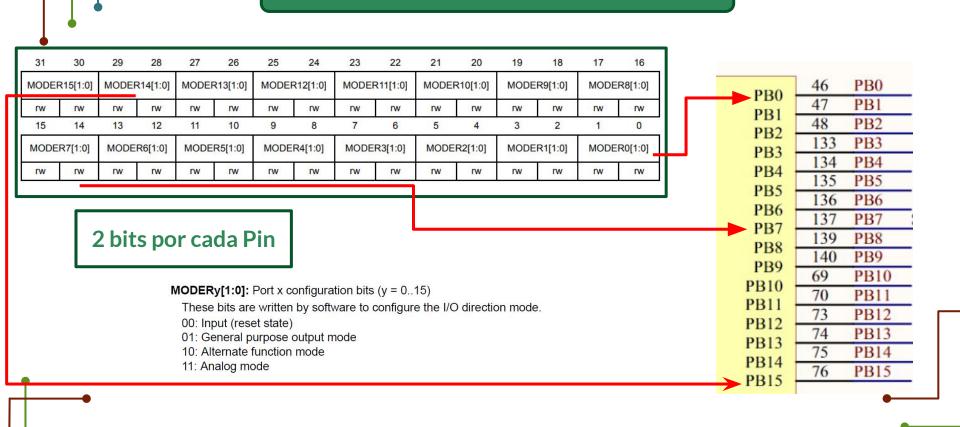


LED1 - LED3



Weld

GPIOB -> MODER



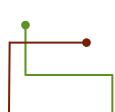


Clearing bit n

Es el resultado de aplicar **AND** al valor de una variable almacenada con el complemento (**NOT**)

```
*p_RegModerGPIOB &= 0xFFFFFFF0;
*p_RegModerGPIOB |= 0x00000001;
```

data &= \sim (1 << n);



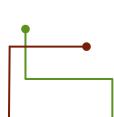


Setting bit n

Es el resultado de aplicar **OR** al valor de una variable almacenada con corrimiento.

```
*p_RegModerGPIOB &= 0xFFFFFFF0;
*p_RegModerGPIOB |= 0x00000001;
```

data |= (1 << n);

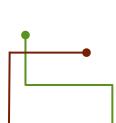




Flipping bit n

Es el resultado de aplicar **XOR** al valor de una variable almacenada con corrimiento.

data ^= (1 << n);





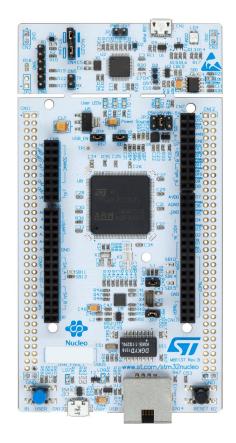
Checking bit n

Es el resultado de aplicar **AND** al valor de una variable almacenada con corrimiento









Gracias

@welstheory
hola@welstheory.com
www.welstheory.com

