DATE - TIME NAME **PAGES** SPEAKER/CLASS Wener V. Pacheco F. Electiva 1/1 1-6-2025 Title: Garabato del PCB de proyecto final Keyword Topic: ajuste de ideas para el PCB del PCBcomercial Proyecto xinal Projecto señal digital Salidas Entradas Senal analoga aislamiento Vigital Optoacopledores 2 NPN CPU Comunicación Profección Questions Analógica da ué mirel de aislamiento se requiere entre etapas? ¿ Qué estandar RS-485 del mercado debe cumpler la tarjeta? (CE, UL, ISO, LEC) de manejar entradas y salidas digitales NPN/PNP(0-3EV) y siñales análogas (0-10V) y 4-20 mA. Inquira comunicación serialyR5-485, ambas aisladas mediante optograpladores. El objetino es lograr una tarjeta rériatil, respusta y segura para aplicaciones de outomatización.

Bu Carlos Pichardo Pina By Carles Pichardo Vingue