UNIVERSIDADE FEDERAL DE VIÇOSA DEPARTAMENTO DE ENGENHARIA ELÉTRICA ELT 312 – ELETRÔNICA DIGITAL I

	2ª Prova	
NOME:		_MATRÍCULA:
<u>1ª Questão:</u> (10 pts)		7
Realize as seguintes operações n de sinal) para cada número.	o sistema do compler	mento de 2. Use oito bits (incluindo o bit
a) Some -3 com 7;b) Subtraia +2 de -8.		
) 8 Bizs	- }	- 1111. 1101
3) -0000.0011	t 7	- 0000.0111
cump1-1111. 1100	F	0000.0100
+ 1		i de la companya de l
3) 1111.7101		
) - (++)		-8 1111.1000
2) - 0000.0010		$-\frac{1}{2}$ 11110
c1)_1111.1101	3	€ (1) <u>D111.0110</u>
41		
(a) 1111.1110	. /	comr1 - 0000.1001
8-0000.1000		+ 1
4		∂
c1-1111.0111		0000.1010 4
+ 1		7-10
(-8) 1111,1000		/

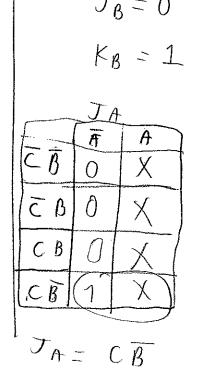
$$\begin{array}{ccc}
0 & \rightarrow 0 & = & 0 \times \\
0 & \rightarrow 1 & = & 1 \times \\
1 & \rightarrow 0 & = & \times 1 \\
1 & \rightarrow 0 & = & \times 1
\end{array}$$

$$\begin{array}{cccc}
1 & \rightarrow 0 & = & \times 1 \\
1 & \rightarrow 0 & = & \times 1
\end{array}$$

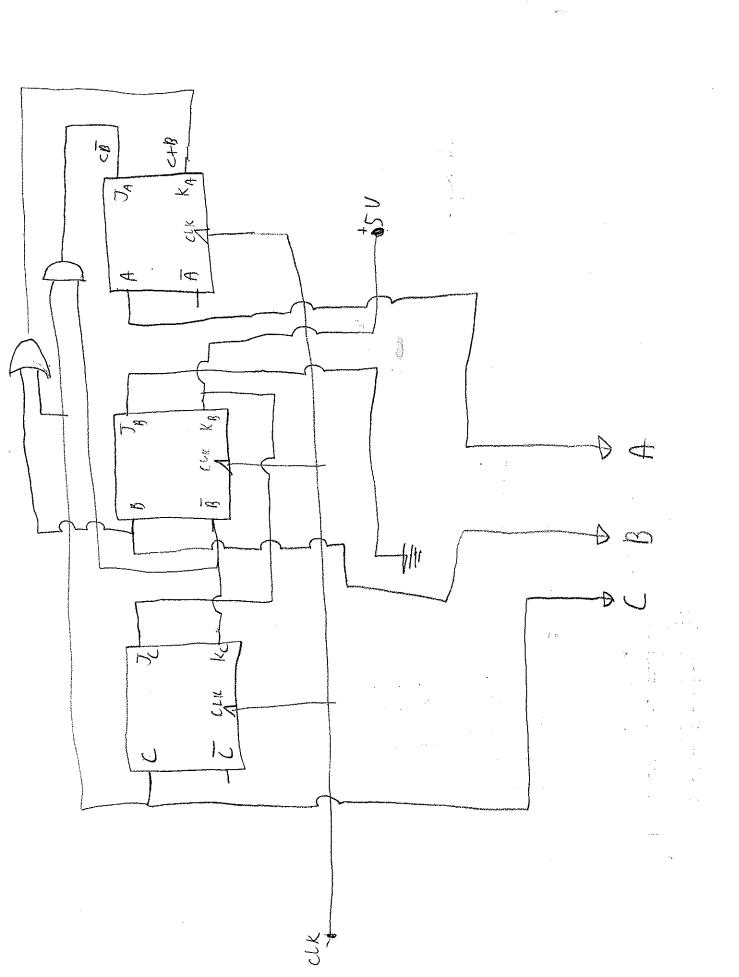
Projete um contador síncrono usando FFs J-K que conte a sequência 4-1-5-0-4-.... Se o contador for inicializado com qualquer outro número, o resultado deverá ir para o número 4 no próximo pulso de clock.

MUDULO 7 -	3 Birs	
ESTANO ATVAL	ENTRADAS DE CONTROLE	Priving ESTADO
C B A	JCKC JBKB JAKO	C B A
0 0 0	1 X 0 X 0 X	1 0 0
0 0 1	7 X 0 X X 0	1 0 1
0 1 0	1 x x 1 0 x	1 0 0
0 1 1	1 X X 1 X 1	1 0 0
1 0 0	X 1 OX 1X	0 0 1
1 0 1	X 1 O X X 1	0 0 0
7 1 0	X 0 X 1 0 X	1 0 0
771	X O x 1 X 1	1 0 0

	\mathcal{I}_{C}	= 1	
	Kc		
- D	A	A	
CR	X	X	
C B	\\\		
CB	0	0	
CB	[1]	11	
KC= B			



KA	-			
CBY	0			
T B X				
CBX	1			
]c B X				
KA= C+B				
	CIRCUITO			



Á.

3" Questão: (20 pts)

Utilizando o multiplexador MUX 74HC151, implemente um circuito lógico que descreva a expressão $O=\bar{S_0}S_1S_2+S_0\bar{S_1}\bar{S_2}+S_0\bar{S_1}S_2$.

