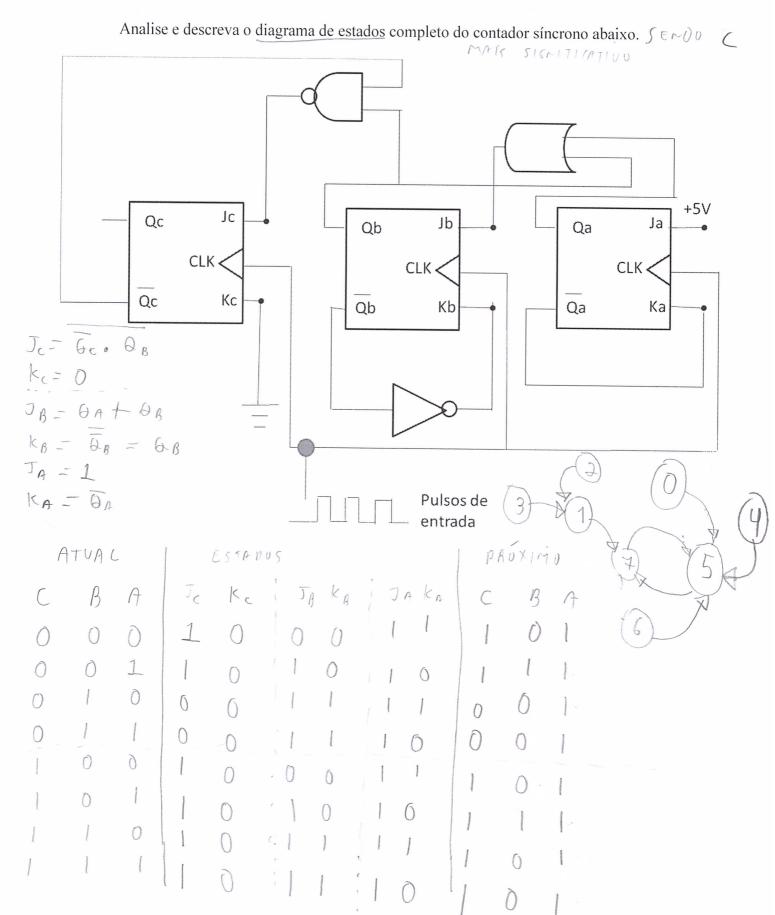
## UNIVERSIDADE FEDERAL DE VIÇOSA DEPARTAMENTO DE ENGENHARIA ELÉTRICA ELT 312 – SISTEMAS DIGITAIS

		2ª Prova
NOME: _		MATRÍCULA:
<u>1ª Questão</u>	<u>:</u> (10 pts)	
Ro bit de sinal	ealize as seguintes ope ) para cada número.	rações no sistema do complemento de 2. Use quatro bits (incluindo o
a) b)	,	
a) (3)	0011	3 1101 7 0111 47 0100 -> (4) -> 0100
) (-1)	0010	(3) 1000 (-2) 1110 0111 (-8) 1000

OVER FLOW



Descreva a equação da saída O do circuito lógico abaixo.

