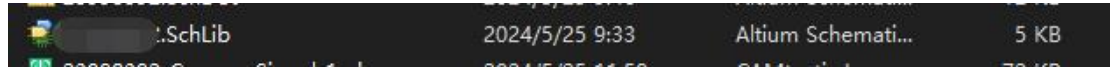


使用 Altium Designer 作答的同学请严格遵守本文档的导出与上传流程, 以免成绩因为文件导出、上传不规范受到影响

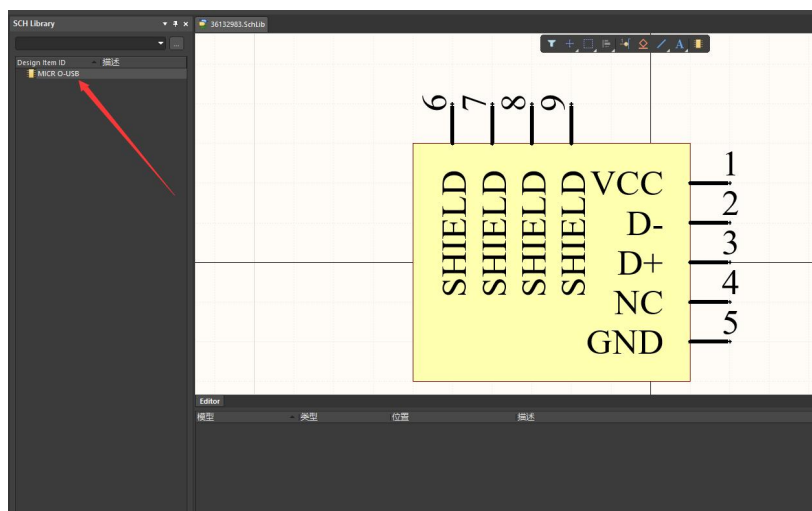
1. 原理图封装

文件例:

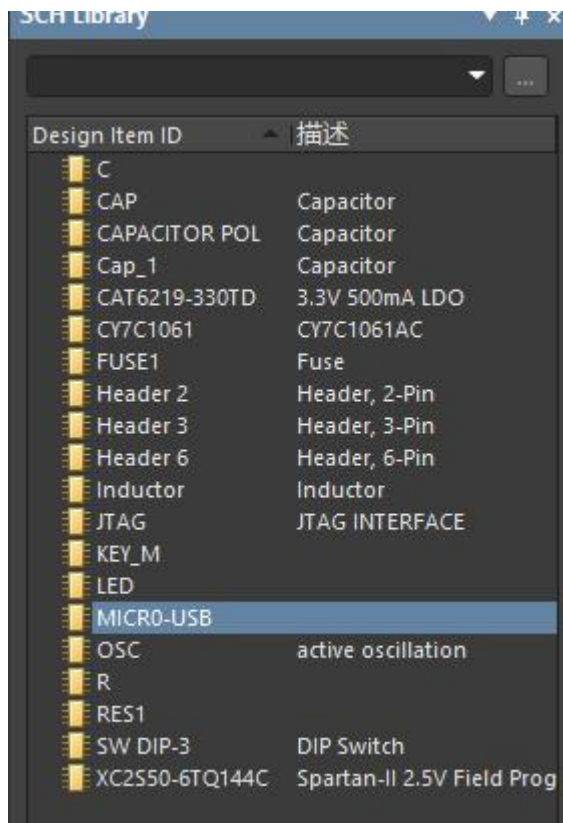


文件格式: .schlib

请将所绘制的原理图封装单独上传, 确保所上传文件中仅有所需封装, 不要与试题提供的库等库混在一起上传





正确例:



错误例:

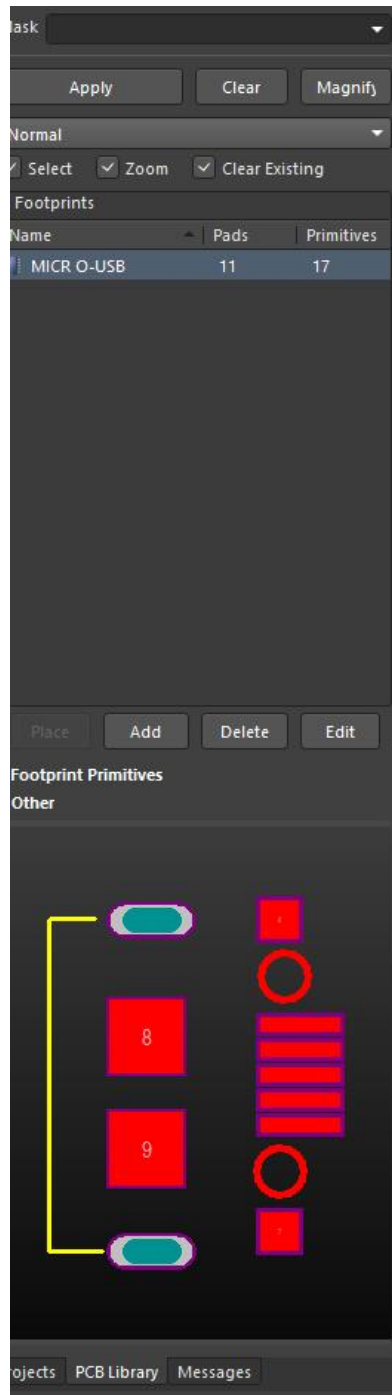
2. PCB 封装

文件例：

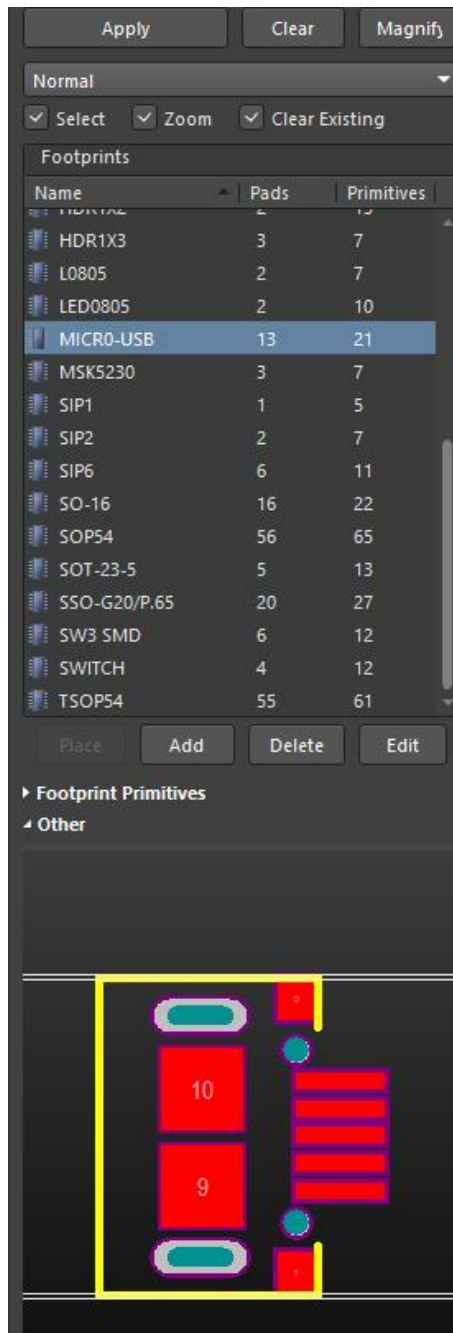
	!.PcbLib	2024/5/25 9:33	Altium PCB Libra...	109 KB
	220000000.PcbLib	2024/5/25 10:42	Altium PCB Desig...	28 KB

文件格式：.pcblib

请将所绘制的 PCB 封装单独上传，确保所上传文件中仅有所需封装，不要与试题提供的库等库混在一起上传



正确例：





错误例：

3. 原理图抄画

请同时上传原理图与网表两个文件

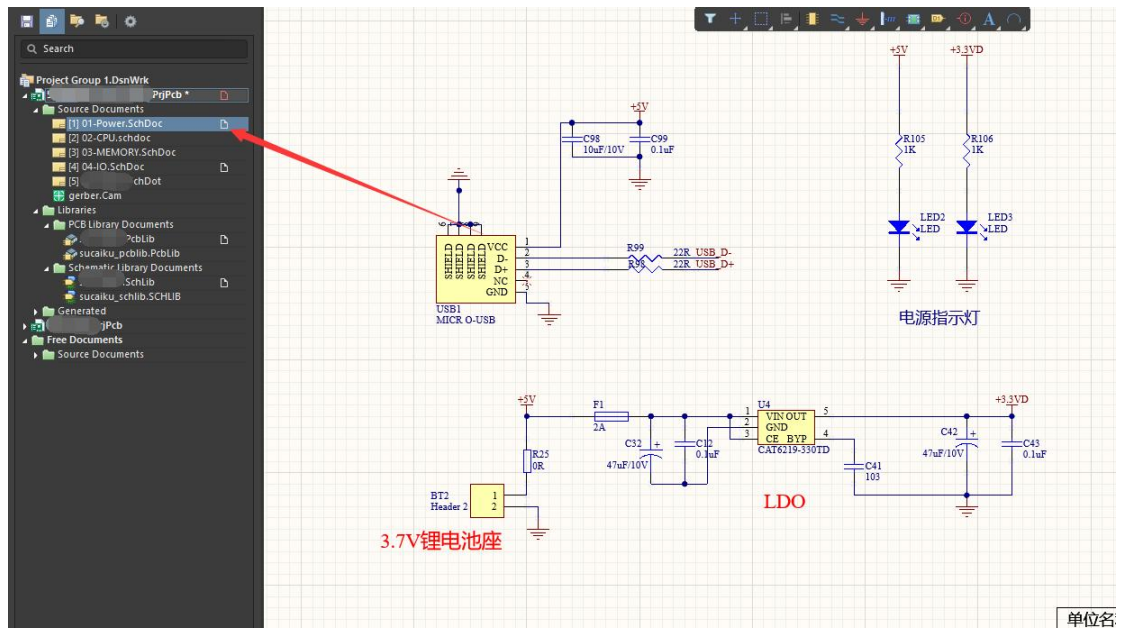
文件例：

	NET	2024/7/25 18:33	Altium Netlist File	8 KB
	.SchDoc	2024/5/25 9:59	Altium Schemati...	13 KB

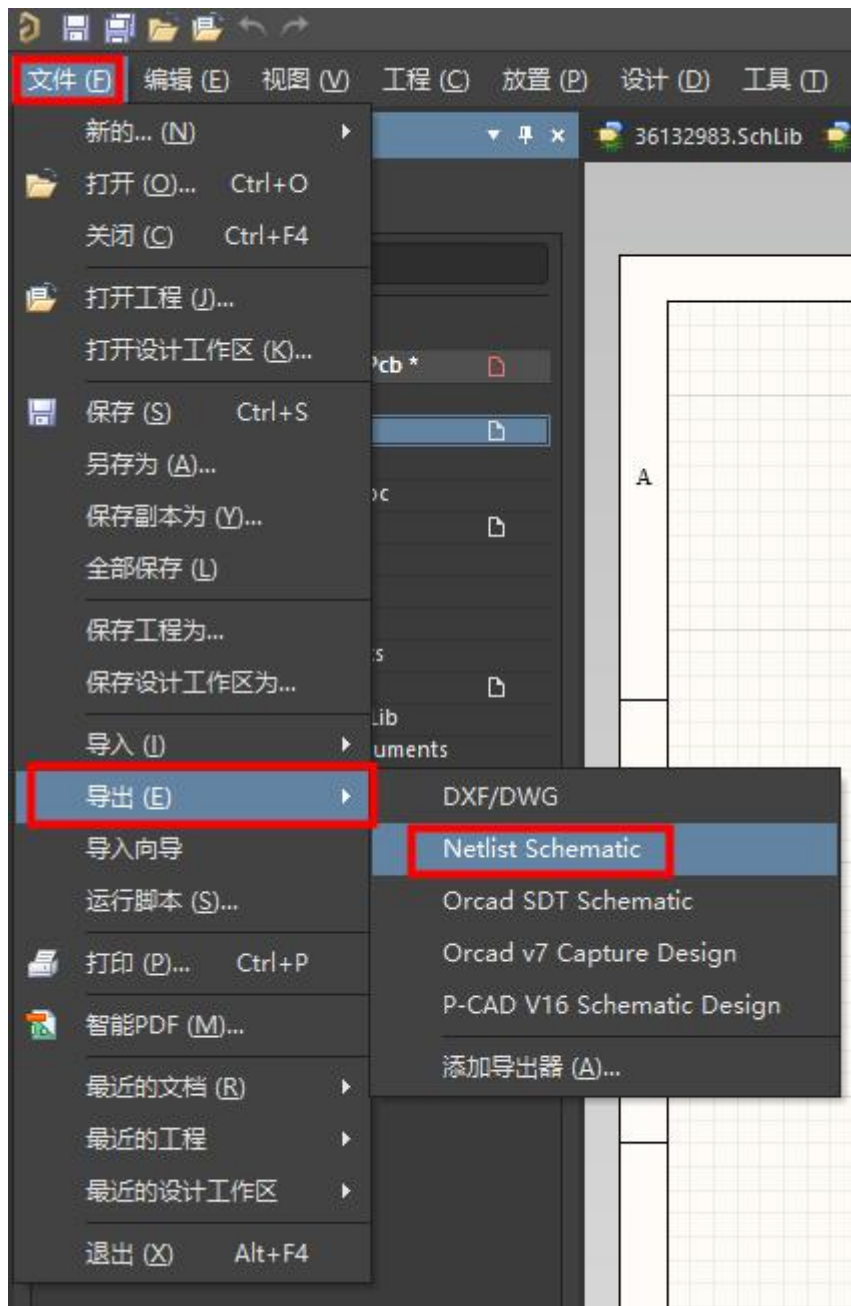
文件格式：.schdoc 与 .net

生成网表过程：

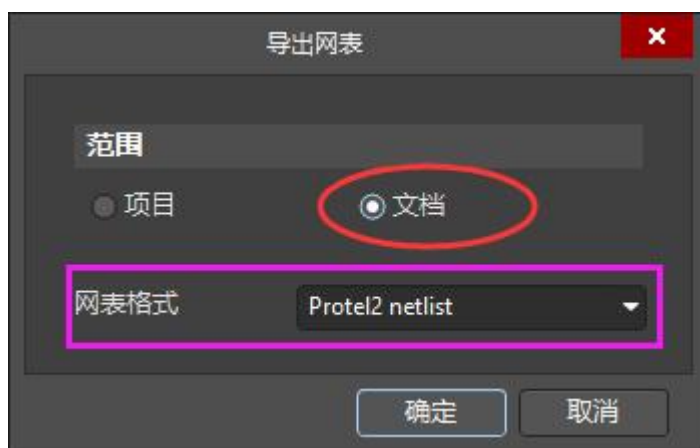
首先，双击进入抄画的原理图



然后，点击文件-导出-Netlist Schematic



范围选择文档，网表格式选择 Protel2 netlist



4. PCB 设计

文件例：



文件格式：.pcbdoc

5. 生产文件

请将包含生产文件的文件夹压缩打包后上传

6. 项目整体打包上传

最后，请将包含所有项目文件的文件夹整体压缩打包后上传