摘要

本四旋翼无人机选择 STM32f4x 单片机作为主系统板,外接 STM32f10x 单片机为辅助执行;三轴陀螺仪实现姿态控制;整个系统基于 PID 算法处理数据;为实现目标的检测,无人机上配置了摄像头模组用于地面信息的采集;为实现语音播报、升降吊舱、点亮激光笔,在外接的单片机上连接语音模块、舵机、激光笔;主控与其他模块、外接的单片机的通信都通过串口完成。整个系统通过 STM32 系列板为核心编程实现模式设置、数据采集、目标检测、悬停、控制外设、巡点降落等功能。该无人机可实现两种指令模式下的送货任务,并满足起飞降落时间小于规定时间,悬停控制外设、语音播报等要求。

关键词: 四旋翼 PID K210 STM32

一、系统方案

1. 技术路线

无人机以其高机动性、隐蔽性好、生存能力强、战场威慑大、执行任务多样和"零伤亡"等特点受到空前的重视,开发研究无人机的各项功能成为一大主流趋势。

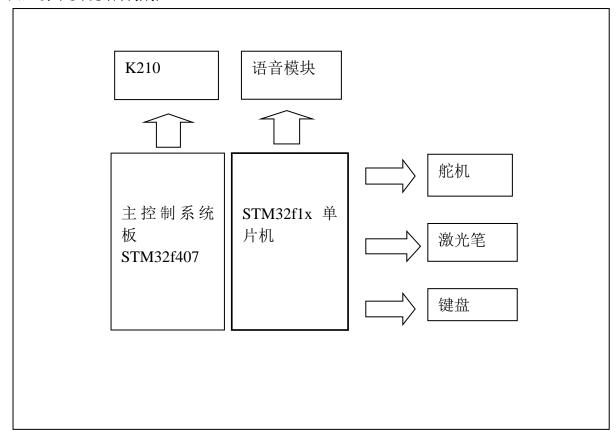
四旋翼无人机是通过调节四个电机转速来改变旋翼转速实现升力的变化从而控制飞行器的姿态和位置。由于飞行器是通过改变旋翼转速实现升力变化这样会导致其动力部稳定所以需要一种能够长期保稳定的控制方法。四旋翼飞行器是一种六自由度的垂直升降机,因此非常适合静态和准静态条件下飞行。但是四旋翼飞行器只有四个输入力,同时却有六个状态输出,所以它又是一种欠驱动系统。

无人机飞控是无人机的飞行控制系统。无人机飞控一般包括传感器、机载计算机和伺服作动设备三大部分,实现的功能主要有无人机姿态稳定和控制、无人机任务设备管理和应急控制三大类。四旋翼无人机因为总距控制和周期变距控制虽然设计精巧、控制灵活,但其复杂的机械结构却使它无法再小型四旋翼飞行器设计中应用。另外四旋翼飞行器的旋翼效率相对很低,从单个旋翼上增加拉力的空间是非常有限的,所以采用多旋翼结构形式无疑是一种提高四旋翼飞行器负载能力的最有效手段之一。至于四旋翼结构存在控制量较多的问题则有望通过设计自动飞行控制系统来解决。

2. 系统结构

系统主要由 STM32 单片机作为主系统板, ISD1820 语音模块, 电源模块等组成。使用 STM32F407 作为主系统板主要是基于以下几点理由:

- (1) 性价比高。
- (2) 市场大, 开发资料多。
- (3)性能强大。STM32F407提供了工作频率为 168 MHz 的 CortexTM-M4 内核(具有浮点单元)的性能。从 Flash 存储器执行时, STM32F407/417 能够提供 210 DMIPS/566 CoreMark性能,并且利用意法半导体的 ART 加速器实现了 FLASH 零等待状态。DSP 指令和浮点单元扩大了产品的应用范围。
- (4) 外设资源丰富。可外接多种模块。
- (5)语音模块。ISD1820语音模块主要特点是使用方便的10秒语音录放;高质量、自然的语音还原;可用作喊话器模块;可用单片机控制;本模块可直接驱动8欧0.5W小喇叭,易于实现语音播报。



- 3. 方案描述、比较与选择
- 3.1 系统基本方案

根据题目要求,系统主要实现的功能是基于送货无人机,根据不同要求,向指定目标地点运送货物。整个过程可分为确定目标地点;放出吊舱并语音播报;返回起降点三个步骤。每个步骤有不同需求,关键在于视觉与飞控之间的通信、协调,根据要求改变无人机的模式以实现相应功能。

以现有资源为基础,此系统以四旋翼无人机为平台,通过编程、调试使无人机能够 实现定高,悬停等基本功能。由于编程难度较大,实现的功能也较为复杂,使方案选择 受到限制,因此方案的选取应易于实现且较为简便。

3.2 各系统方案的描述与比较

(1)、视觉模块

根据设计要求,视觉模块主要识别圆、三角形、正方形和呼啦圈并给飞控提供相关信息。

方案一:使用 openMv H7 plus。openMv 是一个开源、低成本、功能强大的视觉模块。以 STM32F767CPU 为核心,集成了 0V7725 摄像头芯片,在小巧的硬件模块上,能高效实现核心机器视觉算法。使用 openMv 采用自带 find_circle()函数可以较为轻松识别呼啦圈,可以通过识别直线或获取色块确定所识别物体的形状,并给无人机传递相应的信息。缺点是代码较多,所编写的程序复杂,在进行物体识别的时候易受环境影响,摄像头很难较为清晰识别出呼啦圈的形状。

方案二:使用 pyAI-K210 芯片,用 Maixpy IDE 进行编程,芯片支持在 maixhub 上进行模型训练,可以十分精确的识别检测图形,调用模型的代码简单。但模型训练需要大量图片,图片采集麻烦,耗费时间。

综合以上方案,为了更好完成需求,选择方案二以便清晰、高效地识别图形,给无 人机传递准确信息。

(2)、飞控系统

方案一:建立坐标系,编辑程序,使无人机直接飞到检测目标,实现功能。程序简单直接,但由于场地指定位置放有呼啦圈,对视觉要求较高。

方案二:建立直角坐标系,将整个图像划分为九个区域,按照区域实现无人机的移动,此方案与一相比更易实现但无法确定无人机起飞后的方向。

方案三:建立直角坐标系,先将无人机飞到9的位置进行方向校准,再按照两个检测目标之间的位置进行平移。

综合以上方案,方案三能更好的在场地上有呼啦圈的情况下尽可能避免无人机与其碰撞,实现功能。

二、设计与计算

1、控制方法描述

无人机的控制模式选择。在实际操作中, APM 控制飞行实际有两种模式一种是基于飞行速度的控制一种是基于飞行高度的控制。当基于速度控制时,如飞机未爬升到预定高度飞控板将首先控制加大油门飞机的速度提升之后飞控将拉升降舵导致高度提升。当上升到预定高度时由于空速较高升降舵依然继续拉升同时油门降低直到空速低于预定升降舵才会被推飞机高度降低。降落时的状况与之相反。这种模式下飞行较为安全当发动机受到影响时依然会根据速度控制降落。

基于高度控制时如飞机未爬升到预定高度飞控板将会根据 PID 系统的计算根据自身高度与目标高度计算出一个俯仰角此时飞机升降舵拉升飞机向目标高度飞行。由于飞机高度的变化空速不可避免的会有变化于是这时油门控制使飞机的空速接近目标空速既当速度较快时减少油门速度叫较慢时加大油门。这种模式下飞机控制较为灵活对高度的控制更为精准。在实际操作中由于高度控制多次出现翻机降落的情况我们最终的采用了速度控制方式。在速度控制的模式下无人机的飞行姿态相比地面站的指令有所滞后但飞行平稳操作简易。

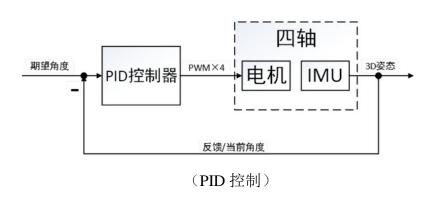
控制器设计。根据以上分析对系统设计串级 PID 控制器内回路为姿态控制外回路为位置控制。线性化数学模型在实际飞行中俯仰角 θ 、滚转角 φ 角速度矢量 ω B 比较小。假设在飞行中偏航角 $\psi=\psi$ 0 保持不变其中 ψ 0 为初始偏航角。内回路姿态控制回路在 PID 控制器中 比例和积分能够提高稳态精度但积分环节的加入降低了系统稳定性和响应速度系统很容易发散。微分不但能够提高系统稳定性而且能够提高系统响应速度。因此内回路设计 PD 控制器对无人机进行姿态控制。外回路位置控制回路系统输入为期望位置量经过外环控制器转换为期望的姿态角作为内环的输入。

2、参数计算

PID 有位置式和增量式之分,位置式 PID 是根据上述理论三个环节控制处理的叠加。PID 输出=比例输出+微分输出+积分输出=偏差值*比例参数 KP+(偏差值-上次偏差值)间隔时间*微分系数 KD+积分值*积分参数 KI 增量式 pid 是根据位置式 pid 公式进行转换得出的,增量式 pid 只需要三次反馈和期望值的偏差,得出的是相对于上次控制量

需变化的控制量。PID 输出增量=(偏差值-上次偏差值)*比例参数 KP+(偏差值-2*上次偏差值+上上次偏差值)*比例参数 KP+偏差值*积分参数 KI PID 输出+= PID 输出增量由此可以得出增量式 PID 可以规避误差累积带来的干扰。

由于增量式得出控制变化量,所以要和前面的结果不停累加,这样某一次故障控制产生杂波可以有比较小的影。而缺点是没有积分作用,存在稳态误差,控制精度和灵敏度不如直接控制执行机构的位置式 PID,根据被控对象的特征选择两种 PID 进行控制。因为无人机对高速响应和精度的要求,这里使用位置式 PID。增大比例系数 P 将加快系统的响应,它的作用于输出值较快,但不能很好稳定在一个理想的数值,不良的结果是虽较能有效的克服扰动的影响。积分能在比例的基础上消除余差,它能对稳定后有累积误差的系统进行误差修整,减小稳态误差。微分具有超前作用,对于具有容量滞后的控制通道,引入微分参与控制,在微分项设置得当的情况下,对于提高系统的动态性能指标,有着显著效果,它可以使系统超调量减小,稳定性增加,动态误差减小。

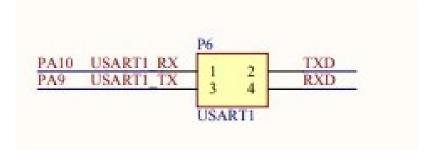


三、电路与程序设计

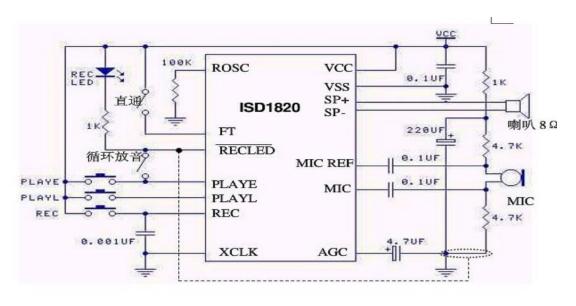
系统以四旋翼无人机为平台,采用 ARM Cortex-4 处理器为核心的系统板,外接 stm32f1 开发板,通过建立直角坐标系,设定一个校验位置用于矫正无人机位置信息,并根据该校验位置计算相应检测目标的位置,设定好路线实现无人机巡点并完成指定动作的任务。K210 通过建立并调用模型实现识别图形颜色的功能。各个模块与主板之间使用串口通信。

	194	
WK_UP PA0 34	PAO-WKUPU2 CTS/U4 TX/ETH MII CRS/TIM2 CHI ETR/TIM5 CHI/TIM8 ETR/ADC123 INO PEO/TIM4 ETR/FSMC NBLODCMI D2	141 PE0 FSMC_NBL0
RMII REF CLK PA1 35	PALIUZ RTSU4 RXJETH RMII REF CLK/ETH MII RX CLK/TIMZ CHZ/TIMS CHZ/ADC123 IN1 PEL/FSMC NBL/DCMI D3	142 PE1 FSMC NBL1
ETH_MDIO USART2_TX PA2 36	PA2/U2 TX/TIM2 CH3/TIM5 CH3/TIM9 CH1/ETH MDIO/ADC123 IN2 PE2/TRACECLK/FSMC A23/ETH MII TXD3	1 PE2 KEY2
PWM DAC USART2 RX PA3 37 STM DAC DCMI HREF PA4 40	PA3/U2_RX/TIM2_CH4/TIM5_CH4/TIM9_CH2/OTG_HS_ULPI_D0/ETH_MII_COL/ADC123_IN3 PE3/TRACED0/FSMC_A19	2 PE3 KEY1 3 PE4 KEY0
STM ADC PA5 41	PA4/SPI1_NSS/U2_CK/DCMI_HSYNC/OTG_HS_SOF/I2S3_WS/DAC1_OUT/ADC12_IN4 PE4/TRACED1/FSMC_A20/DCMI_D4	4 PE5 DCMI D6
DCMI PCLK PA6 42	PAS/SPI1_SCK/OTG_HS_ULPI_CK/TIM2_CHI_ETR/TIM8_CHIN/DAC2_OUT/ADC12_IN5 PES/TRACED2/FSMC_A21/TIM9_CHI/DCMI_D6	5 PE6 DCMI D7
RMII CRS DV PA7 43	PA6/SPI1 MISOTIMI BKIN/TIM3 CH1/TIM8 BKIN/TIM3 CH1/DCMI PIXCLK/ADC12 IN6 PE6/TRACED3/FSMC A22/TIM9 CH2/DCMI D7	58 PE7 FSMC D4
REMOTE IN DCMI XCLK PAS 100	PA7/SPII_MOSI/TIMI_CHI/TIM3_CH2/TIM8_CHI/TIM14_CHI/ETH_MII_RX_DV/ETH_RMII_CRS_DV/ADC12_IN7 PA8/TIMI_CHI/UI_CK/I2C3_SCL/MCOI/OTG_FS_SOF PE7/FSMC_D4/TIMI_ETR PE8/FSMC_D5/TIMI_CHIN	59 PE8 FSMC D5
USARTI_TX PA9 101	PA9/TIMI CH2/UI TX/I2C3 SMBA/OTG FS VBUS/DCMI D6 PE9/FSMC D6/TIMI CH3	60 PE9 FSMC_D6
USART1 RX PA10 102	PAIOTIMI CH3/UI RX/OTG FS ID/DCMI DI PEIOFSMC D7/TIMI CH2N	63 PE10 FSMC D7
USB D+ PA11 103 USB D+ PA12 104	PALL/TIME_CH4/U_CTS/CANT_RX/OTG_FS_DM PELL/FSMC_D8/TIME_CH2	64 PE11 FSMC D8 65 PE12 FSMC D9
JTMS PA13 105	PA12/TIM1_ETR/U1_RTS/CAN1_TX/OTG_FS_DP PE12/FSMC_D9/TIM1_CH3N	66 PE13 FSMC D9
JTCK PA14 109	PA13/JTMS_SWDIO PE13/FSMC_D10/TIM1_CH3	67 PE14 FSMC D11
USB PWR JTDI PA15 110	PA14/TCK_SWCLK PE14/FSMC_D11/TIM1_CH4	68 PE15 FSMC D12
W. S. W.	PA15/TTDI/SPI1_NSS/SPI3_NSS/TIM2_CHI_ETR/I2S3_WS PE15/FSMC_D12/TIM1_BKIN	100 1000 1000 100 100 100 100 100 100 1
T_SCK PB0 46	PB0/TIM1 CH2N/TIM3 CH3/TIM8 CH2N/OTG HS ULP1 DI/ETH MII RXD2/ADC12 IN8 PF0/FSMC A0/I2C2 SDA	10 PF0 FSMC_A0
T PEN PB1 47	PBI/TIMI CHSN/TIM3 CH4/TIM8 CH3N/OTG HS INTN/ETH MII RXD3/ADC12 IN9 PFUFSMC A1/L2C SCI.	11 PF1 FSMC_A1
T MISO BOOT1 PB2 48 SPH SCK JTDO PB3 133	PB2/B00T1 PF2/FSMC A2/12C2 SMBA	12 PF2 FSMC A2
SPH SCK JTDO PB3 133 SPH MISO JTRST PB4 134	PB3/JTDO/TRACESWO/TIM2_CH2/SPI1_SCK/SPI3_SCK/12S3_CK PF3/FSMC_A3/ADC3_IN9	13 PF3 FSMC A3 14 PF4 FSMC A4
SPII MISO JIRSI PB4 134 SPII MOSI PB5 135	PB4/INTRST/TIM3_CH1/SPI1_MISO/SPI3_MISO/2S3ext_SD PF4/FSMC_A4/ADC3_IN14	15 PF5 FSMC A5
DCMI D5 PB6 136	PBS/TIM3_CH2/SPI1_MOSUSPI3_MOSUCAN2_RX/12C1_SMBA/OTG_HS_ULPI_D7/ETH_PPS_OUT/DCMI_D10/12S3_SD = PF5/FSMC_A5/ADC3_IN15	18 PF6 GBC KEY
DCMI_VSYNC PB7 137	PB6/TIM4_CHI/U1_TX/CAN2_TX/I2C1_SCL/DCMI_D5 PF6/TIM10_CHI/FSMC_NIORD/ADC3_IN4 PB7/TIM4_CH2/U1_RX/FSMC_NL/I2C1_SDA/DCMI_VSYNC PF7/TIM11_CHI/FSMC_NREG/ADC3_IN5	19 PF7 LIGHT_SENSOR
IIC SCL PB8 139	PB7/TIM4_CH2/UT_RX/FSMC_NL/12CT_SDA/DCMT_VSYNC PF7/TIM1T_CH1/FSMC_NREG/ADC3_INS PB8/TIM4_CH3/TIM10_CH1/CAN1_RX/SDIO_D4/ETH_MII_TXD3/12CT_SCL/DCMI_D6 PF8/TIM13_CH1/FSMC_NIOWR/ADC3_IN6	20 PF8 BEEP
IIC_SDA PB9 140	PB9/TIM4 CH4/TIM11 CH1/CAN1 TX/SDIO D5/SPI2 NSS/I2C1 SDA/DCM1 D7/I2S2 WS PF9/TIM14 CH1/FSMC CD/ADC3 IN7	21 PF9 LED0
USART3 TX PB10 69	PBIOSPIZ SCK/TIMZ CH3/U3 TX/IZCZ SCLOTG HS ULPI D3/IZSZ CK PFIOFSMC INTR/ADC3 INS	22 PF10 LED1
USART3_RX PB11 70 12S_LRCK PB12 73	PB11/TIM2 CH4/U3 RX/2C2 SDA/HS ÜLPI D4/ETH MII TX EN/ETH RMII TX EN PF11/DCMI D12	49 PF11 T_MOSI 50 PF12 FSMC A6
12S LRCK PB12 73 12S SCLK PB13 74	PB12/SP12_NSS/TIMT_BKIN/U3_CK/CAN2_RX/12C2_SMBA/OTG_HS_ULPI_DS/OTG_HS_ID/ETH_MII_TXD0/ETH_RMII_TXD0/12S2_WBF12/FSMC_A6	50 PF12 FSMC A6 53 PF13 FSMC A7
F CS PB14 75	PB13/SP12_SCK/TIM1_CH1N/U3_CTS/CAN2_TX/OTG_HS_ULP1_D6/OTG_HS_VBUS/ETH_MII_TXD1/ETH_RMII_TXD1/2S2_CK PF13/FSMC_A7	54 PF14 FSMC A8
LCD BL PB15 76	PB14/SPI2_MISO/TIM1_CH2N/TIM8_CH2N/TIM12_CH1/U3_RTS/OTG_HS_DM/I2S2ext_SD PF14/FSMC_A8	55 PF15 FSMC A9
	PB15/SPI2_MOSI/TIM1_CH3N/TIM8_CH3N/TIM12_CH2/OTG_HS_DP/I2S2_SD PF15/FSMC_A9	
GBC LED 3D INT PC0 26	PC0/OTG HS ULPI STP/ADC123 IN10 PG0/FSMC A10	56 PG0 FSMC A10
ETH_MDC PC1 27	PCI/ETH MDC/ADC123 IN11 PGI/FSMC A11	57 PG1 FSMC_A11
12S SDOUT PC2 28 12S SDIN PC3 29	PC2/SPI2 MISO/OTG HS ULPI DIR/ETH MII TXD2/I2S2ext SD/ADC123 IN12 PG2/FSMC A12	87 PG2 FSMC A12 88 PG3 FSMC A13
RMII RXD0 PC4 44	PC3/SPI2_MOSI/OTG_HS_ULPI_NXT/ETH_MII_TX_CLK/I2S2_SD/ADC123_IN13 PG3/FSMC_A13	88 PG3 FSMC_A13 89 PG4 FSMC A14
RMII RXDI PC5 45	PC4/ETH_MII_RXD0/ETH_RMII_RXD0/ADC12_IN14 PG4/FSMC_A14	90 PG5 FSMC A15
I2S MCLK DCMI D0 PC6 96	PCS/ETH MIL RXD1/ETH RMIL RXD1/ADC12 IN15 PGS/FSMC_A15	91 PG6 NRF CE
DCMI_D1 PC7 97	PC6/TIM3_CH1/U6_TX/SDIO_D6/DCMI_D0/1282_MCK PG6FSMC_INT2	92 PG7 NRF_CS
SDIO DO DCMI D2 PC8 98	PC7/TIM3_CH2/TIM8_CH2/U6_RX/SDIO_D7/DCMI_D1/12S3_MCK	93 PG8 NRF IRQ RS485 RE
SDIO D1 DCMI D3 PC9 99	PC9/TIM3 CH4/TIM8 CH4/I2C3 SDA/SDIO DI/DCMI D3/MCO2/I2S CKIN PG9/FSMC NE2/FSMC NCE3/U6 RX	124 PG9 1WIRE_DQ DCMI_PWDN
SDIO D2 PC10 111	PC10/SPI3 SCK/U3 TX/U4 TX/SDIO D2/DCMI D8/1253 CK PG10/FSMC NCE4 1/FSMC NE3	125 PG10 FSMC NE3
SDIO D3 DCMI D4 PC11 112 SDIO SCK PC12 113	PC11/SP13_MISO/U3_RX/U4_RX/SDIO_D3/DCMI_D4/12S3ext_SD PG11/FSMC_NCE4_2/ETH_MII_TX_EN/ETH_RMII_TX_EN	126 PG11 RMII TX EN 127 PG12 FSMC NE4
SDIO_SCK PC12 113 T CS PC13 7	PC12/SPI3_MOSI/U3_CK/U5_TX/SDIO_CK/DCMI_D9/I2S3_SD PG12/FSMC_NE4/U6_RTS	128 PG13 RMII TXD0
8	PCLERTC AFT PGLERSMC A24/JG CTS/ETH MIL TXD0/ETH RMIL TXD0	129 PG14 RMII TXDI
9	PC14-OSC32_IN	132 PG15 DCMI RESET
The state of the s	PC15-OSC32_OUT PG15/U6_CTS/DCMI_D13	The second secon
FSMC D2 PD0 114	PD0FSMC D2CAN1 RX PH0-OSC IN	23 8MHz
C40 FSMC D3 PD1 115 10 SDIO CMD PD2 116	PDLFSMC D3CANLTX PHI-OSC OUT	24 2 1
	PD2/TIM3_ETR/U5_RX/SDIO_CMD/DCMI_D11	25 RESET Y2LI'
Y3 FSMC NOE PD4 118	PD3/FSMC_CLK/U2_CTS NRST	25 RESET C41 IM C42
T 32.768K FSMC NWE PD5 119	PD4FSMC_NOE/U2_RTS	6 VBAT
CI IC43 DCMI SCL PD6 122	PD5FSMC_NWEU2_TX VBAT PD6FSMC_NWAIT/U2_RX	22 22
10 DCMI SDA PD7 123	PD7/FSMC NEI/FSMC NCE2/U2 CK Vref-	32 VREF+
FSMC_D13 PD8 77	PD8FSMC D13/U3 TX	=
FSMC D14 PD9 78 FSMC D15 PD10 79	PD9/FSMC D14/U3 RX Vcap 1	71 C44 GND
GND FSMC A16 PD11 80	PD10/FSMC_D15/U3_CK	106 1 IC45 I-GND
FSMC A17 PD12 81	PD11/FSMC_A16/FSMC_CLE/U3_CTS Vcap_2	225
FSMC A18 PD13 82	PD12/FSMC_A17/FSMC_ALE/TIM4_CH1/U3_RTS	33 VDDA R25
FSMC_D0 PD14 85	PD13/FSMC A18/TIM4 CH2 VDDA	C46 C47 10R VCC3.3
FSMC D1 PD15 86	PD14FSMC D07IM4 CH3 PD15FSMC D17IM4 CH4 VSSA	31
POOR!	PDISFSMC_DI/TIM4_CH4	10uF 104 1 GND
BOOTO 138	BOOTO >>>>>> PDR_ON	143
	STM32F407ZET6 CONTRACTOR OF NORTH NO. 191	DK K20
		OR R27 VCC3.3M

(最小系统模块电路图)



(串口电路)



(ISD1820 语音模块电路)

四、测试方案与测试结果

1、测试方案

- (1) 硬件测试
- (2) 试飞测试:

第一大过程:

无人机在"十字"起降点垂直起飞,升空至巡航高度;

飞到目标,降低巡航高度;

放吊舱、语音播报;

记录飞行时间。

第二大过程:

先用无人机学习目标特征, 进行测试。

无人机在"十"字垂直起飞,升空至巡航高度,寻找学习过的目标,降至 0.8 米,放吊舱,悬停,播放语音;

返回起降点;

记录偏差、时间。

第三大过程: 穿越呼啦圈

2、测试条件

测试多次无人机硬件电路无问题,语音播报,舵机连接检查无误。无人机能够完成

悬停、定高等基本功能。

3、测试结果及分析

(1) 测试结果数据

第一大过程:

次数	起飞、定高	目标检测	降低高度m	控制外设	成功返回	飞行时间s
	cm					
1	未完成	\	\	\	\	\
2	150	完成	\	完成	完成	180
3	150	完成	0.8	完成	完成	154

第二大过程:

次数	垂直起	目标检	到达目	降低高	控制外	成功返	飞行时
	飞	测	标	度	设	旦	间
1	150	\	\	\	完成	完成	228
2	150	\	完成	\	完成	完成	247
3	150	完成	完成	0.8	完成	完成	220

(2) 测试分析与结论

根据上述测试数据,无人机实现降低高度功能存在较大问题,时间逐渐接近预期目标,由此可以得到以下结论:在降低高度上存在大概率失败但最后仍能够解决。本无人机通过调试最终能基本完成要求。

综上所述,本设计达到设计要求。