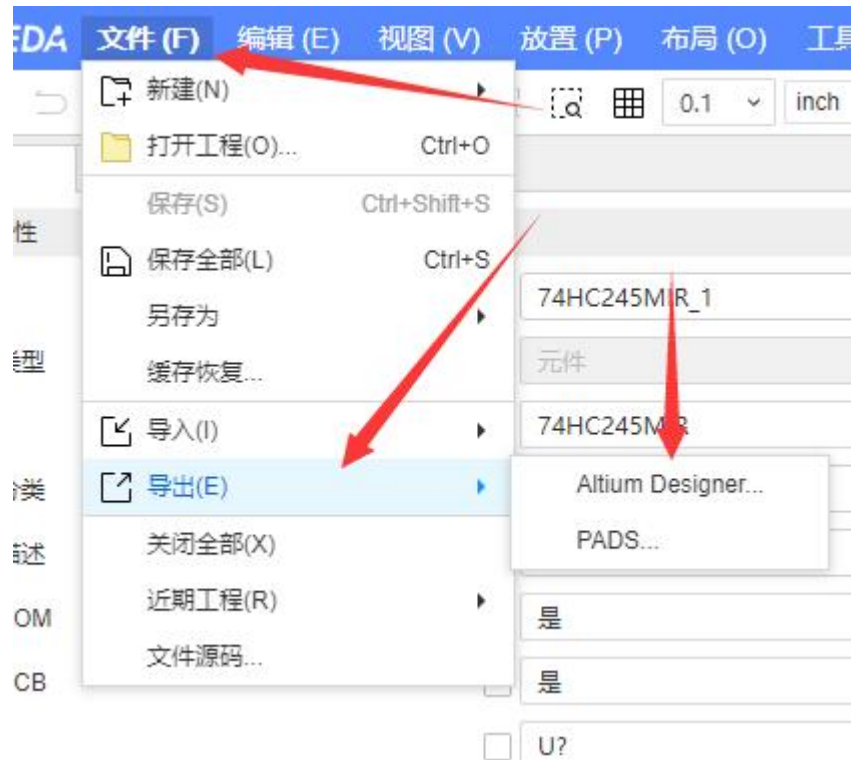


使用嘉立创 EDA 作答的同学请严格遵守本文档的导出与上传流程，以免成绩因为文件导出、上传不规范受到影响

1. 原理图封装

原理图封装绘制完成后，请点击文件 - 导出 - Altium Designer，生成一个.schdoc 文件，并将其上传



文件例：



文件格式：.schdoc

2. PCB 封装

PCB 封装绘制完成后，请点击文件 - 另存为 - 文档另存为（本地），生成一个.efoo 文件，并将其上传



文件例：



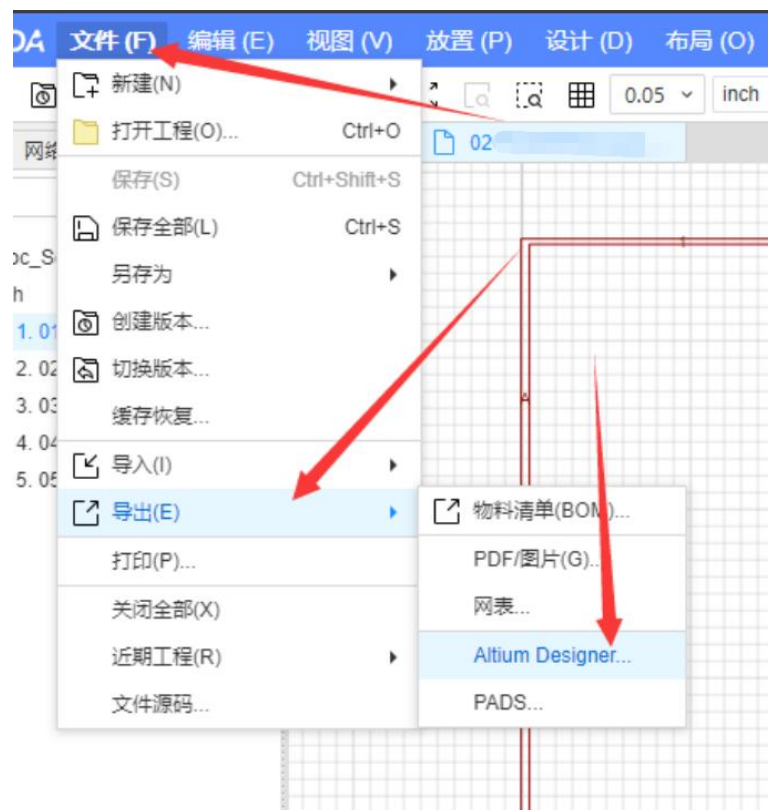
文件格式：.efoo

3. 原理图抄画

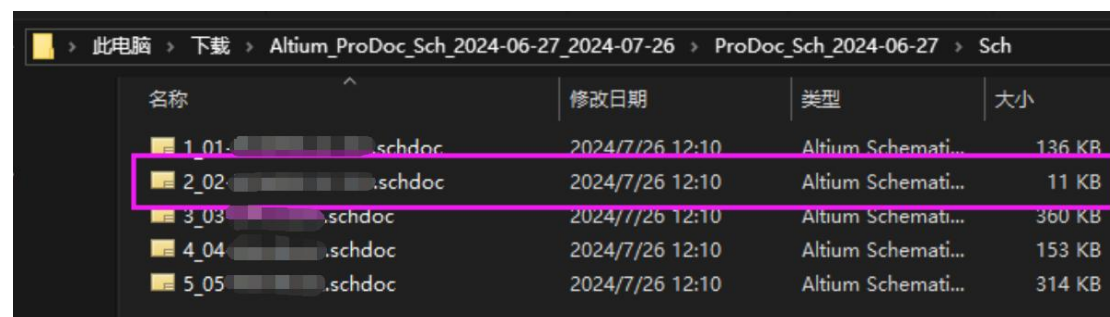
需要上传**原理图**与**网表**两个文件

原理图

原理图抄画完成后，请点击文件 - 导出 - Altium Designer，生成一个.zip 文件

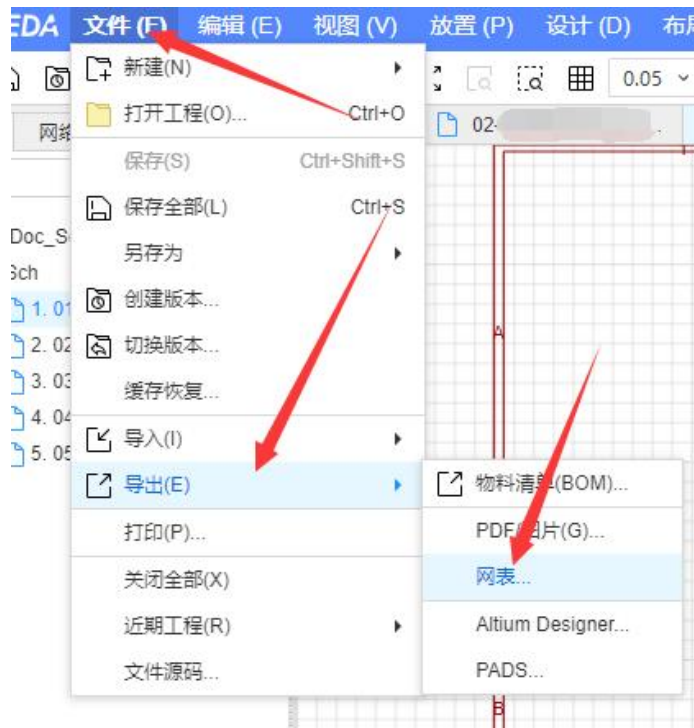


将生成的.zip 压缩文件解压，然后将其中您的作答上传，不要上传其余预先提供的图纸

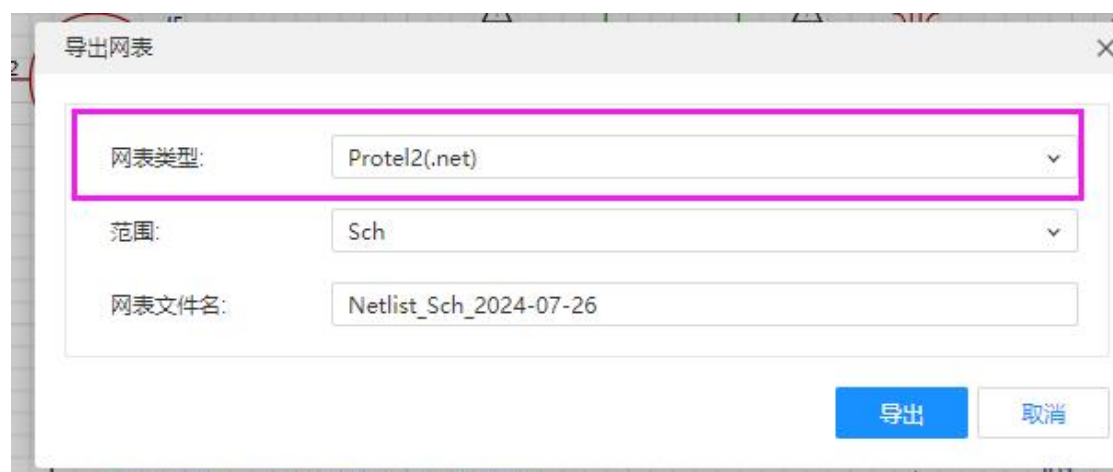


网表

原理图抄画完成后，请点击文件 - 导出 - 网表，生成一个.net 文件



注意网表类型选择“Protel2(.net)”



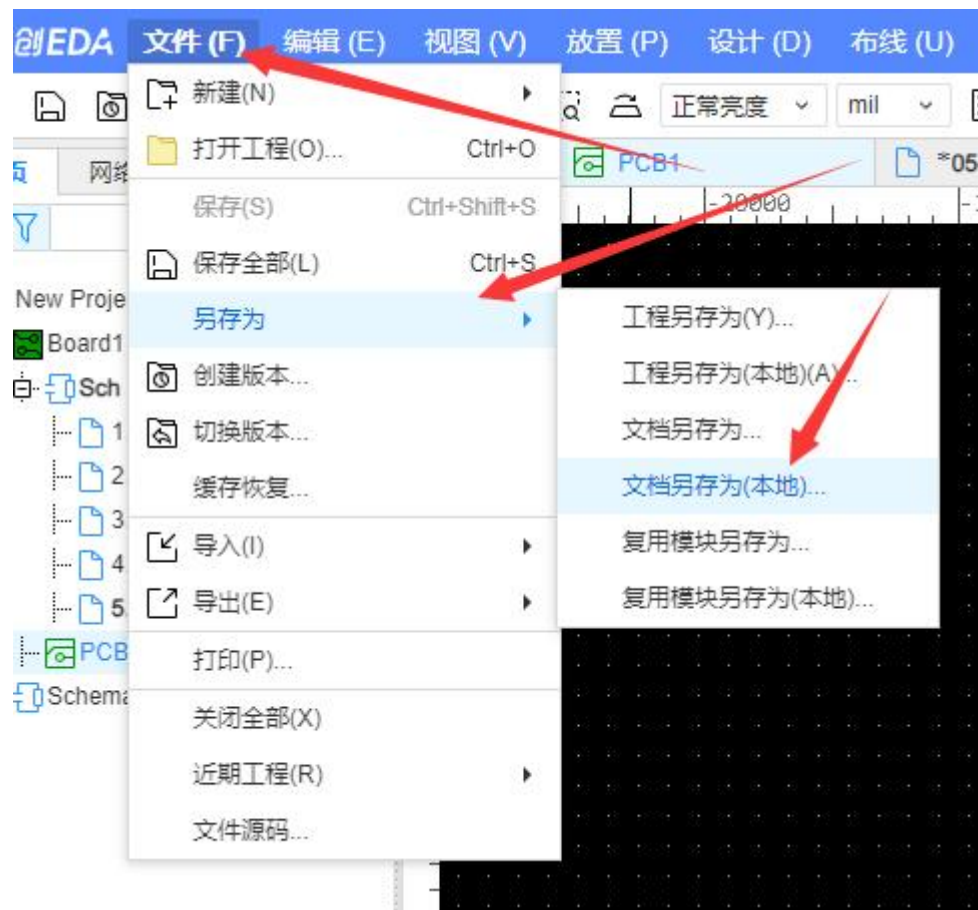
将生成的.net 文件与先前的.schdoc 文件一起上传
文件例：

NET	2024/7/25 18:33	Altium Netlist File	8 KB
.SchDoc	2024/5/25 9:59	Altium Schemati...	13 KB

文件格式：.schdoc 与 .net

4. PCB 设计

PCB 设计完成后，请点击文件 - 另存为 - 文档另存为（本地），生成一个.epro 文件



文件例：



文件格式：.epro

5. 生产文件

请将包含生产文件的文件夹压缩打包后上传

6. 项目整体打包上传

最后，请将包含所有项目文件的文件夹整体压缩打包后上传