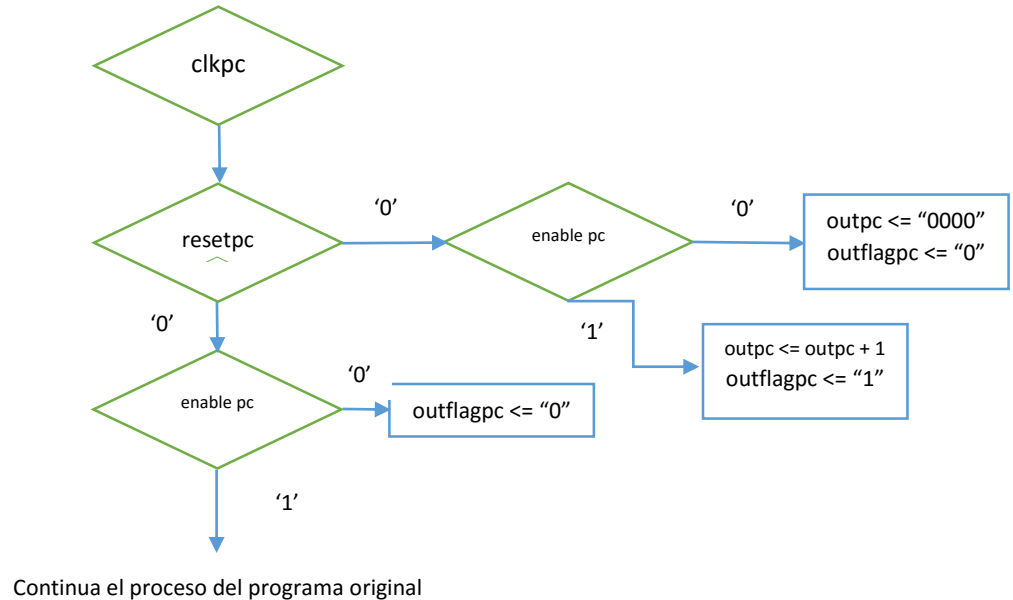


1. Examine el código VHDL del módulo "pinc04" y responda a las preguntas
  - a. Diagrama de flujo añadiendo reset y enable



- b. Asigna a la variable output el valor de su estado inicial, lista para otra iteración más y levanta la bandera de salida para indicar que terminó el proceso.
  - c. Se anexa al final.
  - e. Reinicia el módulo pcinc una vez que se ha deshabilitado la bandera de iteración flagiter, como resultado de la culminación de la iteración.
2. El módulo init04 se encarga de inicializar los bits usados para los registros de 8 y 12 bits, es sólo inicialización por lo cual no tiene un control del proceso ni de las iteraciones.
3. Es el módulo contiter04
4. El módulo contring04, es un contador de anillo que controla la activación de los displays de 7 segmentos, en donde se desplegarán los números decimales, además se encarga de enviar la salida al mux04 para asignar las salidas correspondientes a las unidades, decenas y centenas.
5. El módulo coderNibbles04, obtiene la representación en BCD de cada nibble del registro de 12 bits para realizar la representación del código binario en decimal en los displays de 7 segmentos.

6. El módulo mux04 se encarga de asignar correctamente las unidades, decenas y centenas los displays de 7 segmentos, los cuales son activados por un '0'. Reciben el vector de desde codernibble04 el cuál será desplegado en los displays.
7. Módulos de la versión arch04 que forman parte de la unidad de control.
  - Pcinc04
  - Contiter04
  - Init04
  - Leeinst04
  - Mux04
  - Sust04
  - Contring04
8. Módulos de la versión arch04 que forman parte de la unidad aritmética – lógica.
  - portAB04
  - shift8bit04
  - shift12bit04
  - ac8bit04
  - ac12bit04
  - coderNibbles04
  - compadd04
  - mux04
  - leeinst04