## Diagrama de flujo para implementar el módulo que lee el código de instrucción de la memoria

```
type arrayrom is array(0 TO 16)
                        OF std_logic_vector(3 downto 0);
                       constant memrom: arrayrom:= ("0000",
                                       "0001",
                                       "0010",
                                       "0011",
                                       "0100",
                                       "0101",
                                       "0110",
                                                                     > outcode
                                others => "0000");
inFlagInstrom.
                                     Módulo
                                    leeInst00
    inPCrom
                                                                     outFlagrom
```

## Diagrama de flujo para implementar el módulo que lee el código de instrucción de la memoria

```
type arrayrom is array(0 TO 16)
 OF std logic vector(3 downto 0);
constant memrom: arrayrom:= ("0000",
                "0001",
                "0010",
                "0011",
                "0100",
                "0101",
                "0110",
         others => "0000");
                                     elsif
             inFlagInstrom
                                           outFlagrom <= '0';
outcode <= memrom(conv_integer(inPCrom));
outFlagrom <= '1';
```