

INSTITUTO POLITÉCNICO NACIONAL

ESCUELA SUPERIOR DE CÓMPUTO

CUESTIONARIO EVALUACION GRUPO 3CM2

CUESTIONARIO DE EVALUACIÓN DEL CURSO DE ARQUITECTURA DE COMPUTADORAS

PRIMER PERIODO PARCIAL. SEMESTRE AGOSTO-DICIEMBRE 2019

NOMBRE DEL ALUMNO ROJAS ALVARADO LUIS ENRIQUE

FECHA 5/sep/2019
BOLETA 2014010495

1.- Señale la respuesta correcta: El concepto de arquitectura de computadoras se refiere a:

- A).- Interconexión de unidades o módulos funcionales que dan lugar a especificaciones arquitectónicas. Del computador **0.5**
- ☒ B).- Atributos de un sistema que tienen un impacto directo en la ejecución lógica de un programa en lenguaje ensamblador.
- C).- Diagrama del conjunto de módulos junto con los buses que los interconectan.

2.- Definir, por sus atributos, el concepto de "formato de instrucción". **0.25**

NÚMERO DE CAMPO, NÚMERO DE BIT DE CAMPO,
FUNCIÓN DE NÚMERO DE BIT DE CAMPO

3.- Seleccione el elemento de memoria al que se refiere el siguiente enunciado:

Físicamente, es una colección de chips o módulos que contienen celdas de almacenamiento DRAM. Generalmente están conectados a la placa base. Estos chips o módulos varían en sus diseños eléctricos y físicos y deben ser compatibles con el sistema en el que se están instalando para funcionar correctamente.

- A).- Memoria SSD.
- B).- Memoria Externa
- ☒ C).- Memoria Principal **0.5 = 0.5**
- D).- Memoria Caché

4.- Seleccione el elemento de memoria al que se refiere el siguiente enunciado:

Consta de bancos de registros SRAM. Físicamente se le localiza cerca de la unidad de procesamiento. Generalmente Se clasifica en L1, L2, y L3.

- A).- Memoria SSD.
- B).- Memoria Externa
- C).- Memoria Principal
- ☒ D).- Memoria Caché **0.5**

5.- Hace referencia a memoria, dos veces, para localizar el operando.

- a).- Direcccionamiento implícito
- b).- Direcccionamiento inmediato
- c).- Direcccionamiento directo
- ☒ d).- Direcccionamiento indirecto **0.5**
- e).- Direcccionamiento con registro

6.- Hace referencia a memoria, solo una vez, para localizar el operando.

- a).- Direcccionamiento implícito
- b).- Direcccionamiento inmediato
- ☒ c).- Direcccionamiento directo **0.5**
- d).- Direcccionamiento indirecto
- e).- Direcccionamiento con registro

7.- El valor del operando se encuentra en el propio campo de la instrucción.

- a).- Direcccionamiento implícito
- ☒ b).- Direcccionamiento inmediato **0.5**
- c).- Direcccionamiento directo
- d).- Direcccionamiento indirecto
- e).- Direcccionamiento con registro

8.- Atributos del set de instrucciones

TAMAÑO DE CAMPO
NÚMERO DE CAMPO **X**

9.- Seleccione la opción que responde correctamente al enunciado siguiente: Las técnicas de direccionamiento se refieren a:

- A).- Cada uno de los campos de una instrucción.
- B).- La ubicación de los operandos referidos en los campos de una instrucción.
- ☒ C).- Tipos de operaciones **X**
- D).- Tipos de instrucciones.

10.-Escribe correctamente el concepto de programa, en el contexto de los computadores **0.5**
es una lista de instrucciones para realizar una tarea especificada por el programador

11.- De las opciones en los incisos, seleccione los que respondan correctamente al siguiente enunciado. La filosofía característica del modelo CISC es:

- A).- Hacer menos cosas en una sola instrucción.
- ☒ B).- Hacer más cosas en una sola instrucción. 0.5
- ☒ C).- Longitud variable de las instrucciones.
- D).- Longitud fija de instrucciones.

12.- De las opciones en los incisos, seleccione los que considere respondan correctamente al siguiente enunciado. La filosofía característica del modelo RISC es:

- ☒ A).- Hacer menos cosas en una sola instrucción.
- B).- Hacer más cosas en una sola instrucción.
- C).- Longitud variable de las instrucciones.
- ☒ D).- Longitud fija de instrucciones. 0.5

13.- Escriba la característica principal de la arquitectura Harvard. memoria dividida

14.- Enuncie los bloques principales localizados dentro del chip del procesador. 0.25

MEMORIA PRINCIPAL, CACHE, UNIDAD DE CONTROL ALU, REGISTROS

15.- Al concepto de arquitectura con memoria unificada también se le conoce con el nombre de:

ARQUITECTURA VON NEUMANN. 0.5

16.- Dos características de las instrucciones tipo I, del modelo MIPS-32 son:

TODAS LAS INSTRUCCIONES SON DE 32 BITS

17.- Característica principal de las instrucciones Branch del modelo MIPS-32. X

18.- El Contador de programa (PC) es uno de los registros especiales del procesador, cuya característica que lo define es:

CONTAR X

19.- El Registro Acumulador (AC), es uno de los registros especiales del procesador, y se define como: X

20.- De las opciones dadas a continuación seleccione los que considere enunciados correctos. Los PLDs son:

- A).- Un caso especial de microcontroladores.
- B).- Microprocesadores.
- C).- Arreglos de puertas lógicas y Flip-Flop.
- ☒ D).- Plantillas para diseñar circuitos lógicos, combinacionales y secuenciales 0.25

CONDICIONES DE SOLUCIÓN DEL CUESTIONARIO

I.- NO SE PERMITE USAR COMPUTADORA O DISPOSITIVOS MÓBILES DURANTE EL TIEMPO ASIGNADO PARA CONTESTAR EL CUESTIONARIO.

II.- TIEMPO DE LLENADO DEL CUESTIONARIO MÁXIMO 30 MINUTOS.

III.- SON 20 REACTIVOS.

IV.- CADA REACTIVO DEL CUESTIONARIO TIENE UN VALOR RELATIVO DE 0.5 PUNTOS. DE MANERA QUE LA MÁXIMA CALIFICACIÓN DEL CUESTIONARIO ES DE 10. LA CALIFICACIÓN OBTENIDA SERÁ PESADA POR 0.40.

V.- UNIDAD EVALUADA DEL TEMARIO, UNIDAD I.

VI.- PROFESOR: GELACIO CASTILLO CABRERA

VII.- RECURSOS DIDACTICOS: DE LA DIAPOSITIVA 00 HASTA LA 08