

Diagrama de flujo para implementar el módulo del acumulador de 12 bits

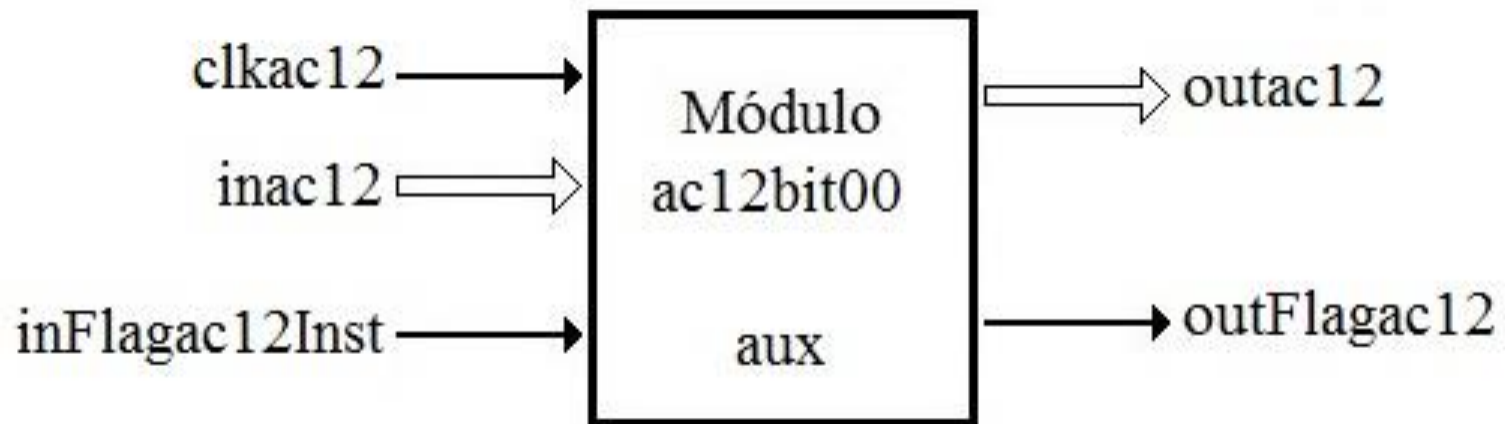


Diagrama de flujo para implementar el módulo del acumulador de 12 bits

