

INSTITUTO POLITÉCNICO NACIONAL

ESCUELA SUPERIOR DE CÓMPUTO

CUESTIONARIO EVALUACION GRUPO 3CM1

CUESTIONARIO DE EVALUACIÓN DEL CURSO DE ARQUITECTURA DE COMPUTADORAS

PRIMER PERIODO PARCIAL. SEMESTRE ENERO-JULIO 2017

NOMBRE DEL ALUMNO Brandon Martinez Luis Daniel

FECHA 6-Marzo-17
BOLETA 201630040

1.- Relacione las columnas dadas a continuación

A) SISD	F	1. LISTA DE INSTRUCCIONES
B) FORMATO DE INSTRUCCIÓN	E	2. INTERIOR AL CHIP DEL PROCESADOR
C) MISD	C	3.- ARQUITECTURA VECTORIAL
D) MIMD	D	4.- MULTICORE
E) MEMORIA CACHE	A	5.- TÍPICA MAQUINA DE VON NEUMAN
F) PROGRAMA	B	6.- CAMPOS

2.- Señala la respuesta correcta: El concepto de arquitectura de computadoras se refiere a:

- A). Atributos de un sistema que tienen un impacto directo en la ejecución lógica de un programa en lenguaje ensamblador.
B).- Interconexión de unidades o módulos funcionales que dan lugar a especificaciones arquitectónicas.
C).- Camino de datos

3.- Seleccione la opción que complete correctamente el siguiente enunciado: "Clasificación de las memorias por su uso".

- (A).- L1, L2, L3
(B).- FLASH, MEMORIA PRINCIPAL, DISCO DURO, CACHÉ.
(C).- DDR, DDR1, DDR2, DDR3.
(D).- DRAM, SRAM, ROM, EEPROM, FLASH, DISCO DURO.

4.- Seleccione la opción que complete correctamente el siguiente enunciado: "Clasificación de las memorias por su construcción".

- (A).- L1, L2, L3
(B).- FLASH, MEMORIA PRINCIPAL, DISCO DURO, CACHÉ.
(C).- DDR, DDR1, DDR2, DDR3.
(D).- DRAM, SRAM, ROM, EEPROM, FLASH, DISCO DURO.

5.- Describa los conceptos asociados al de formato de instrucción y que definen a este.

El formato de una instrucción dice que debe tener un inicio, un proceso y una entidad.

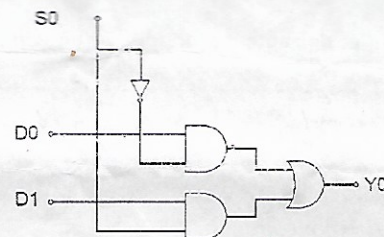
6.- Escriba falso (F) o verdadero (V) en los siguientes enunciados.

(F).- Los componentes o periféricos de mayor tráfico en un computador se comunican con el procesador mediante el chipset Sur.

(F).- Los componentes o periféricos de menor tráfico en un computador se comunican con el procesador mediante el chipset Norte.

(V).- Los componentes o periféricos de menor tráfico en un computador se comunican con el procesador mediante el chipset Sur y el chipset Norte.

7.- El diagrama esquemático mostrado se refiere a:



- (A).- Un sumador medio.
(B).- Un sumador completo.
(C).- Un multiplexor.
(D).- Un demultiplexor.
(E).- Un Comparador.

8.- Versiones tecnológicas de las memorias DDR

DDR1, DDR2, DDR3

9.- De las opciones en los incisos, selecciones los que considere respondan correctamente al siguiente enunciado.

La filosofía característica del modelo CISC es:

- A).- Hacer menos cosas en una sola instrucción.
B).- Hacer más cosas en una sola instrucción.
C).- Longitud variable de las instrucciones.
D).- Longitud fija de instrucciones.

10.- De las opciones en los incisos, selecciones los que considere respondan correctamente al siguiente enunciado. La filosofía característica del modelo RISC es:

- A).- Hacer menos cosas en una sola instrucción.
- B).- Hacer más cosas en una sola instrucción.
- C).- Longitud variable de las instrucciones.
- D).- Longitud fija de instrucciones.

11.- Escriba la característica principal de la arquitectura Harvard. Memoria dividida

12.- Enuncie los bloques principales localizados dentro del chip del procesador.

13.- Al concepto de arquitectura con memoria unificada también se le conoce con el nombre de:

Arquitectura de Von Neuman

14.- Complete el siguiente enunciado: En un computador, un programa es: la serie de instrucciones para realizar una acción

15.- De las opciones dadas a continuación seleccione los que considere enunciados correctos. Los PLDs son:

- A).- Un caso especial de microcontroladores.
- B).- Microprocesadores.
- C).- Arreglos de puertas lógicas y Flip-Flop.
- D).- Plantillas para diseñar circuitos lógicos, combinacionales y secuenciales

16.- Dadas las siguientes opciones, marcar la respuesta correcta. El concepto de arquitectura RISC surgió en:

- (A).- MIT, Universidad de Harvard y la universidad de Oxford.
- (B).- IBM, Berkeley y Stanford.
- (C).- Bell Telephone Company, Silicon Valley, Massachusetts.

17.- Dadas las siguientes opciones, marcar la respuesta correcta. El chip conocido como BIOS tiene como tarea:

- (A).- Cargar el sistema operativo en disco duro e identificar los componentes periféricos conectados al computador.
- (B).- Cargar el sistema operativo en DRAM e identificar los componentes periféricos conectados al computador.
- (A).- Cargar el sistema operativo en Caché e identificar los componentes periféricos conectados al computador.

18.- Complete el siguiente enunciado: Los lenguajes VHDL, Verilog y Abel, con lenguajes de:

Programación de Lógica digital

19.- Describa los formatos punto flotante "single precision" y "double precision".

20.- Enuncie las excepciones en punto flotante.

los números se pueden representar por medio de un coeficiente que se expresa por un 2^n

CONDICIONES DE SOLUCIÓN DEL CUESTIONARIO

I.- NO SE PERMITE USAR COMPUTADORA O DISPOSITIVOS MÓBILES DURANTE EL TIEMPO ASIGNADO PARA CONTESTAR EL CUESTIONARIO.

II.- TIEMPO DE LLENADO DEL CUESTIONARIO MÁXIMO 40 MINUTOS.

III.- CADA REACTIVO DEL CUESTIONARIO TIENE UN VALOR RELATIVO DE 0.5 PUNTOS. DE MANERA QUE LA MÁXIMA CALIFICACIÓN DEL CUESTIONARIO ES DE 10. LOS PUNTOS OBTENIDOS POR LAS RESPUESTAS SERÁN PESADO POR 0.35.

6
7.5
2.5
+ 1

6.6