

Diagrama de flujo para la implementación del acumulador de 8 bits

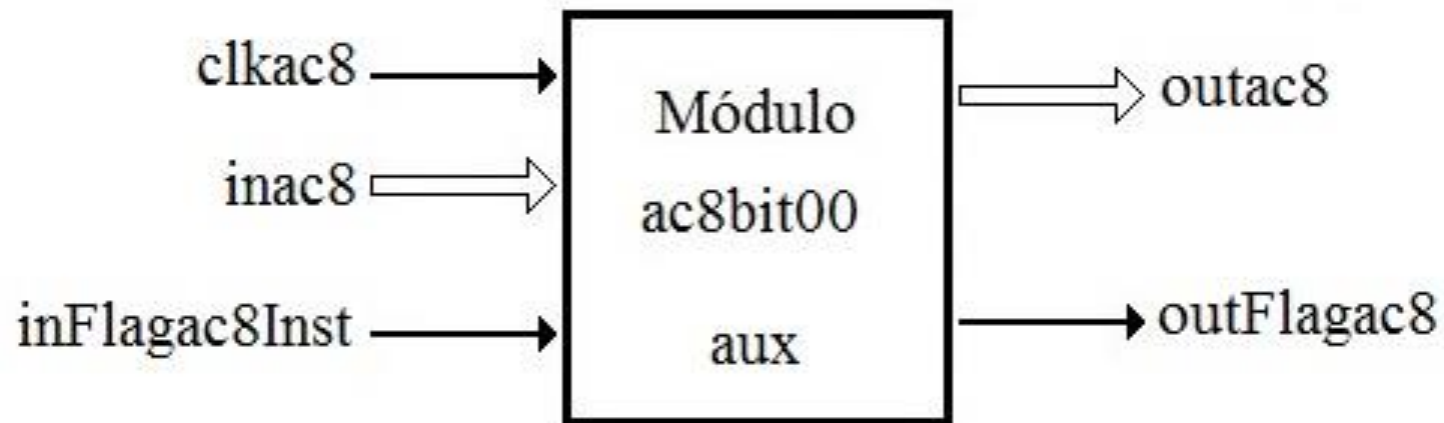


Diagrama de flujo para la implementación del acumulador de 8 bits

