

UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras

Unidad I: Nociones Básicas de un Computador

1.1.1.- Arquitectura y organización de computadoras

1.1.2.- Memoria de Programa

1.1.3.- Memoria de Datos

1.1.4.- Unidad Aritmética Lógica

1.1.5.- Registros

1.1.6.- Unidad de control

UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras

UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras

Unidad I: Nociones Básicas de un Computador

1.1.1.- Arquitectura y organización de computadoras

UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras

Unidad I: Nociones Básicas de un Computador

1.1.1.- Arquitectura y organización de computadoras

1.1.2.- Clasificación de las memoria: **por su uso**

UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras

Unidad I: Nociones Básicas de un Computador

1.1.1.- Arquitectura y organización de computadoras

1.1.2.- Clasificación de las memoria: **por su uso**

1.1.2.1.- Memoria Principal: **Memoria DRAM, conocida como RAM**

1.1.2.2.- Memoria Caché

1.1.2.2.1.- Memoria de Programa

1.1.2.2. 2 .- Memoria de Datos

Ambas se localizan, por lo general, dentro del procesador. Son tipo SRAM. No son Diferent

1.1.2.3.- Memoria de almacenamiento masivo[Discos, Flash]:**Memoria auxiliar**

UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras

Unidad I: Nociones Básicas de un Computador

1.1.1.- Arquitectura y organización de computadoras

1.1.2.- Clasificación de las memoria: **por su uso**

1.1.2.1.- Memoria Principal: **Memoria DRAM, conocida como RAM**

1.1.2.2.- Memoria Caché

1.1.2.2.1.- Memoria de Programa

1.1.2.2. 2 .- Memoria de Datos

Ambas se localizan, por lo general, dentro del procesador. Son tipo SRAM. No son Diferent

1.1.2.3.- Memoria de almacenamiento masivo[Discos, Flash]:**Memoria auxiliar**

1.1.3.- Unidad de Procesamiento [CPU, (Chip)]

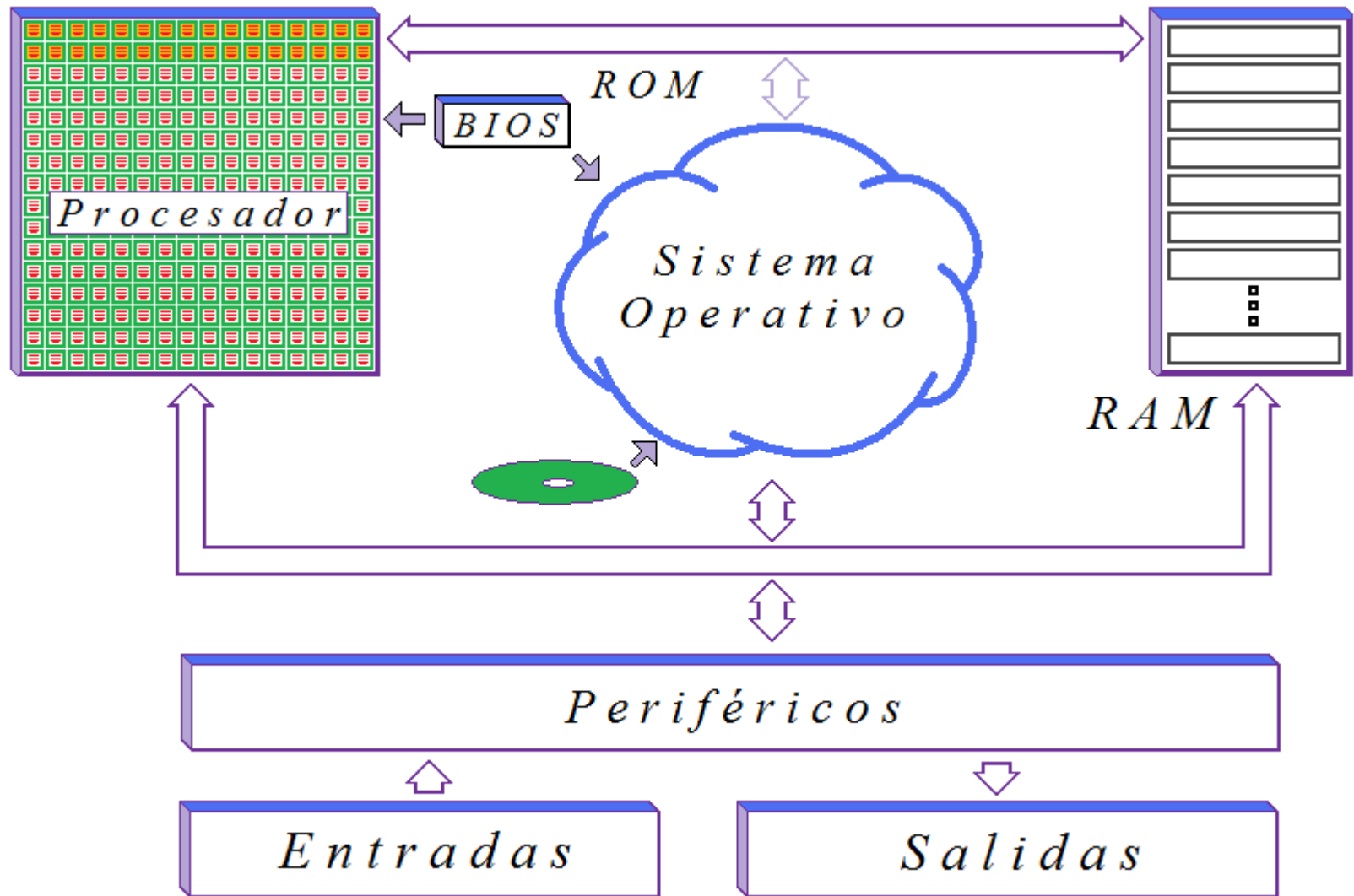
1.1.3.1 .- Unidad Aritmética Lógica [ALU]

1.1.3.2 .- Unidad de control

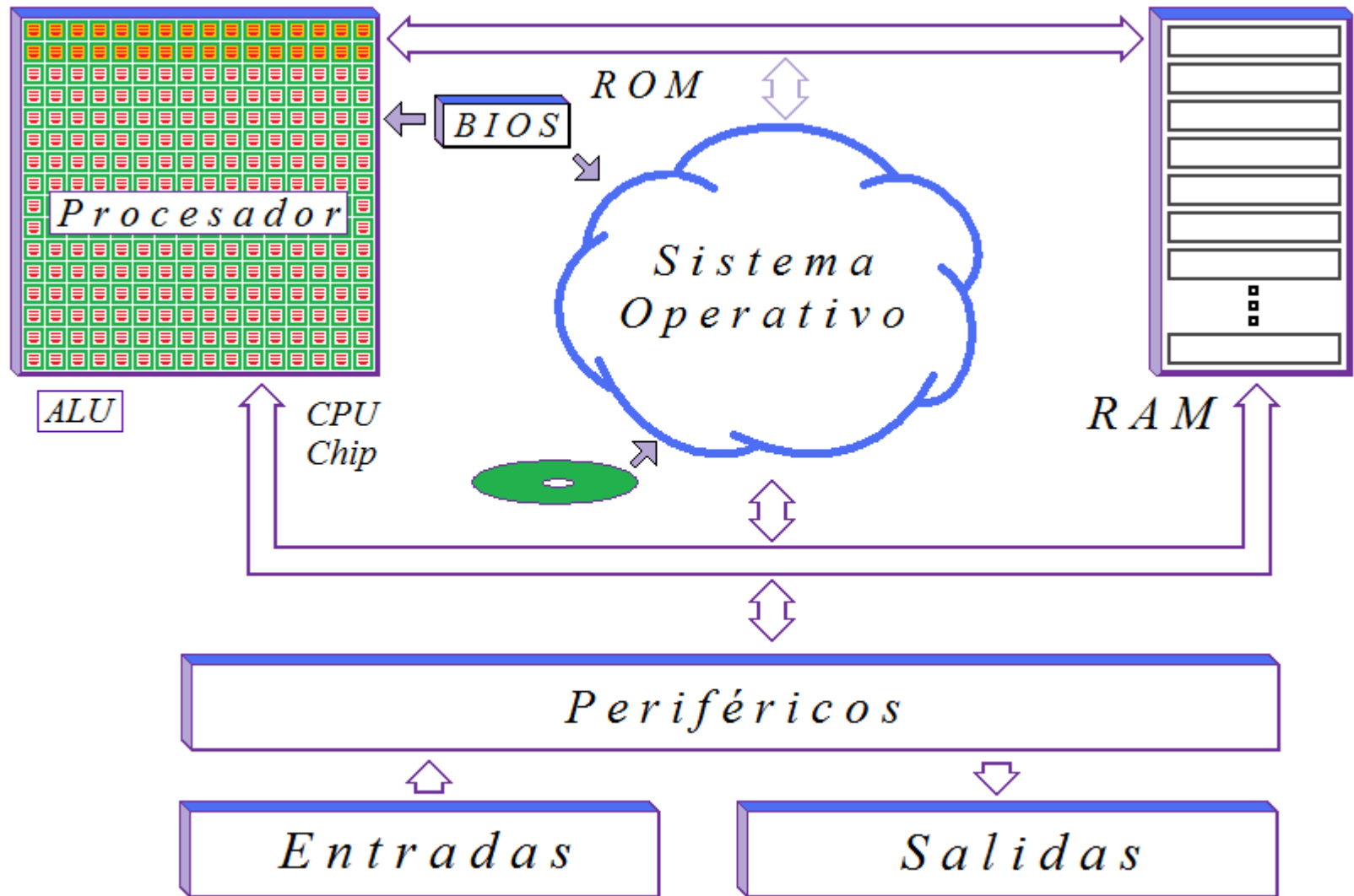
1.1.3.3 .- Registros

1.1.3.4 .- Caché

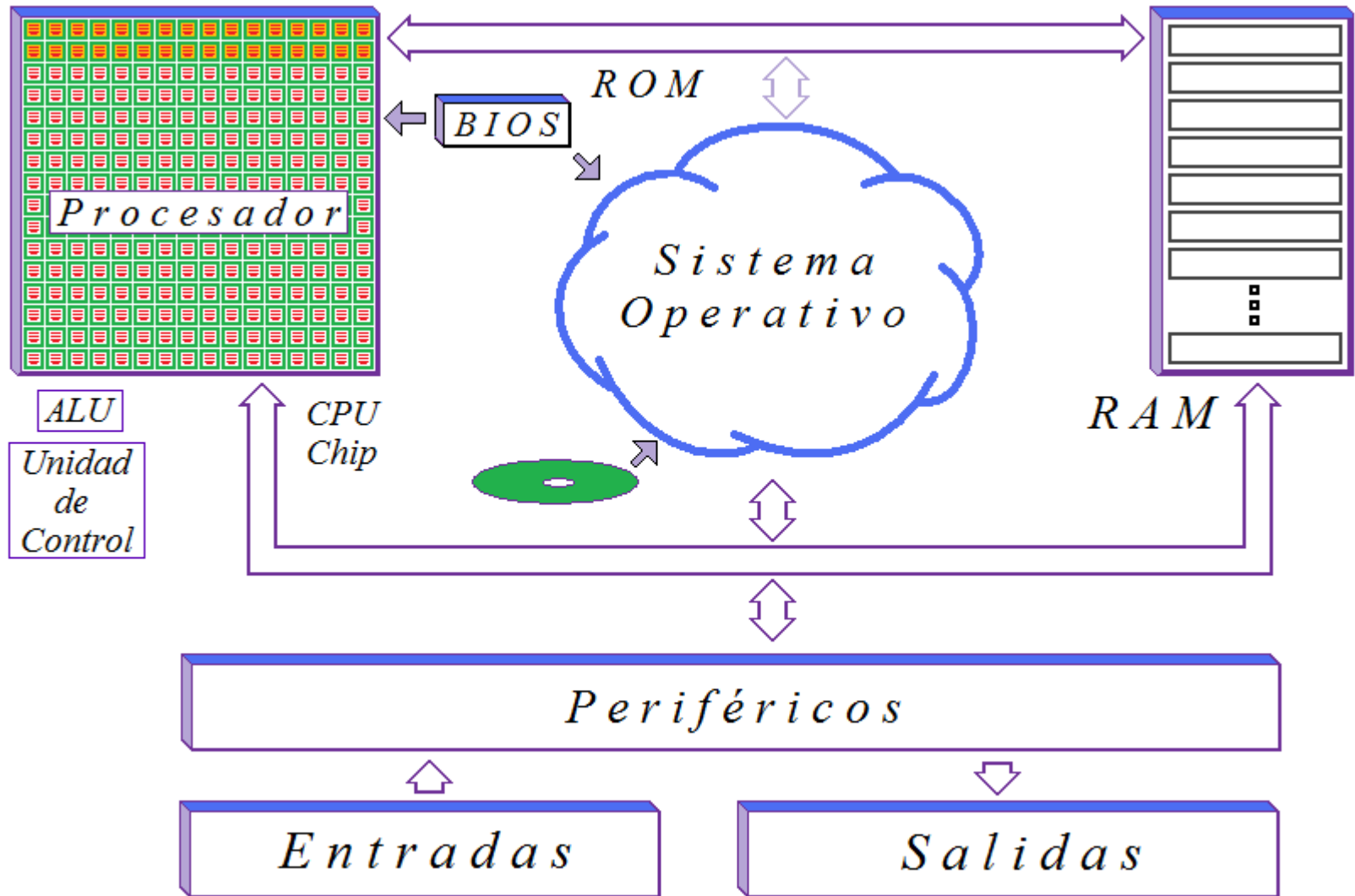
UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras



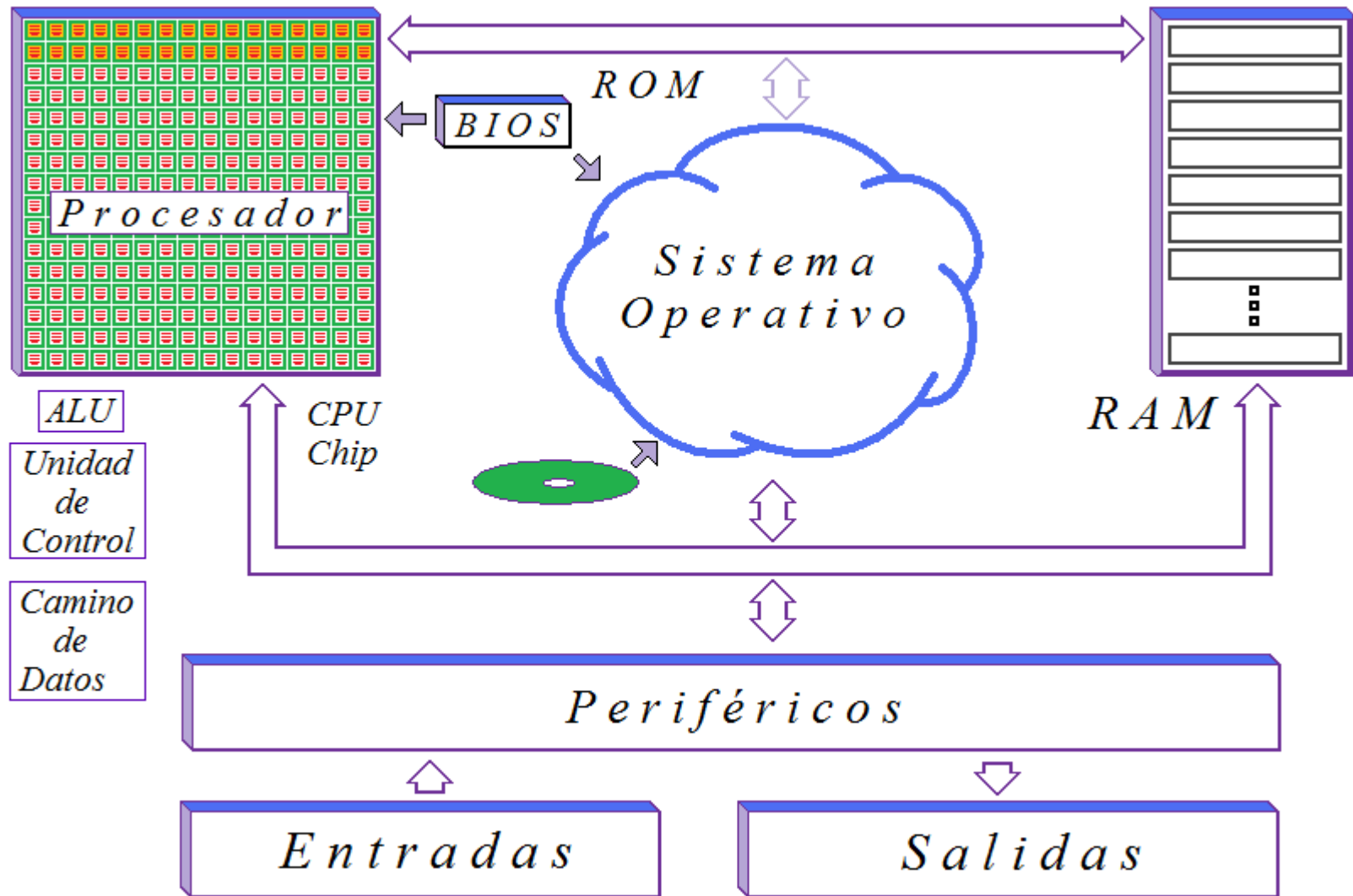
UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras



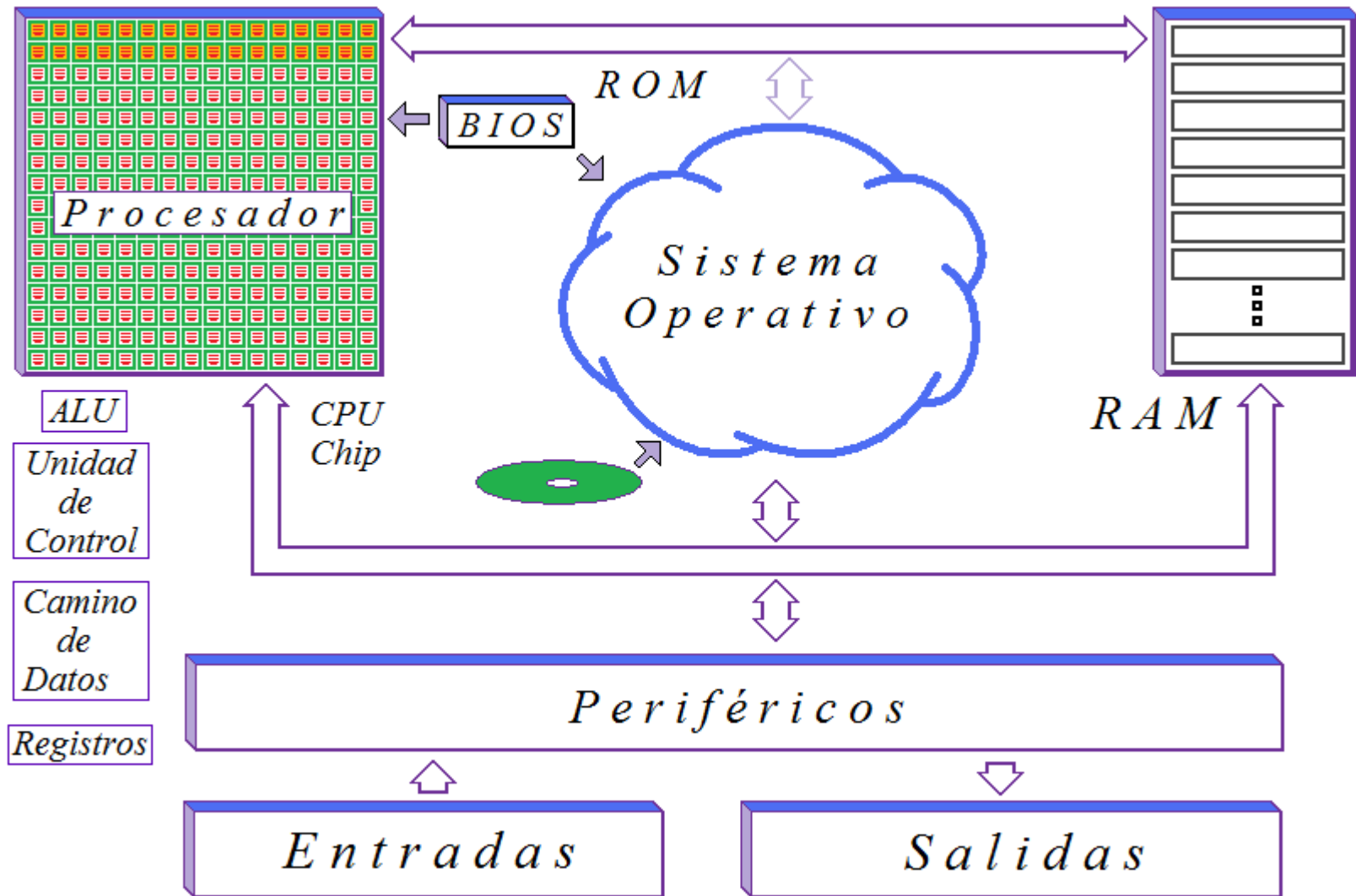
UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras



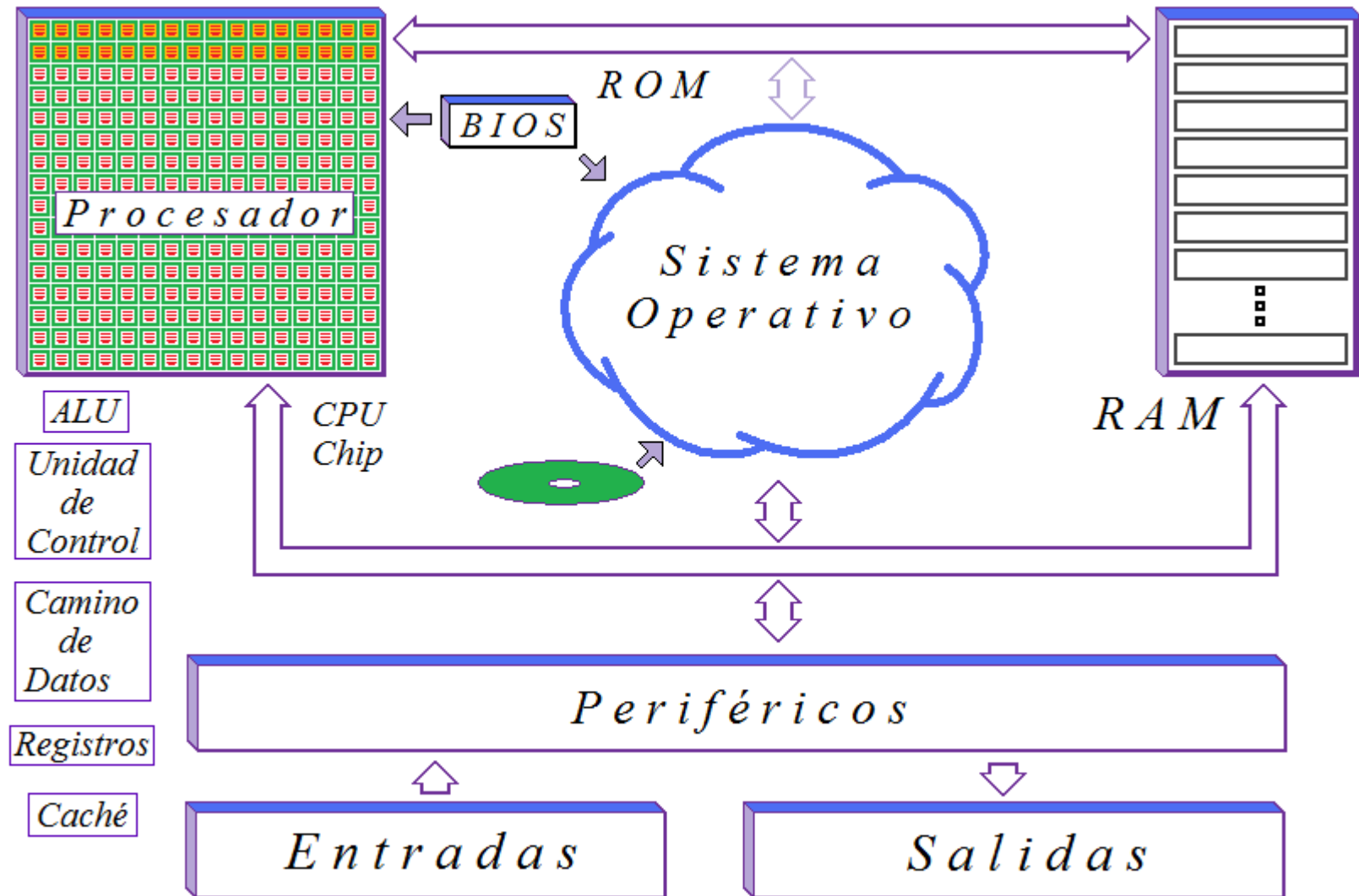
UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras



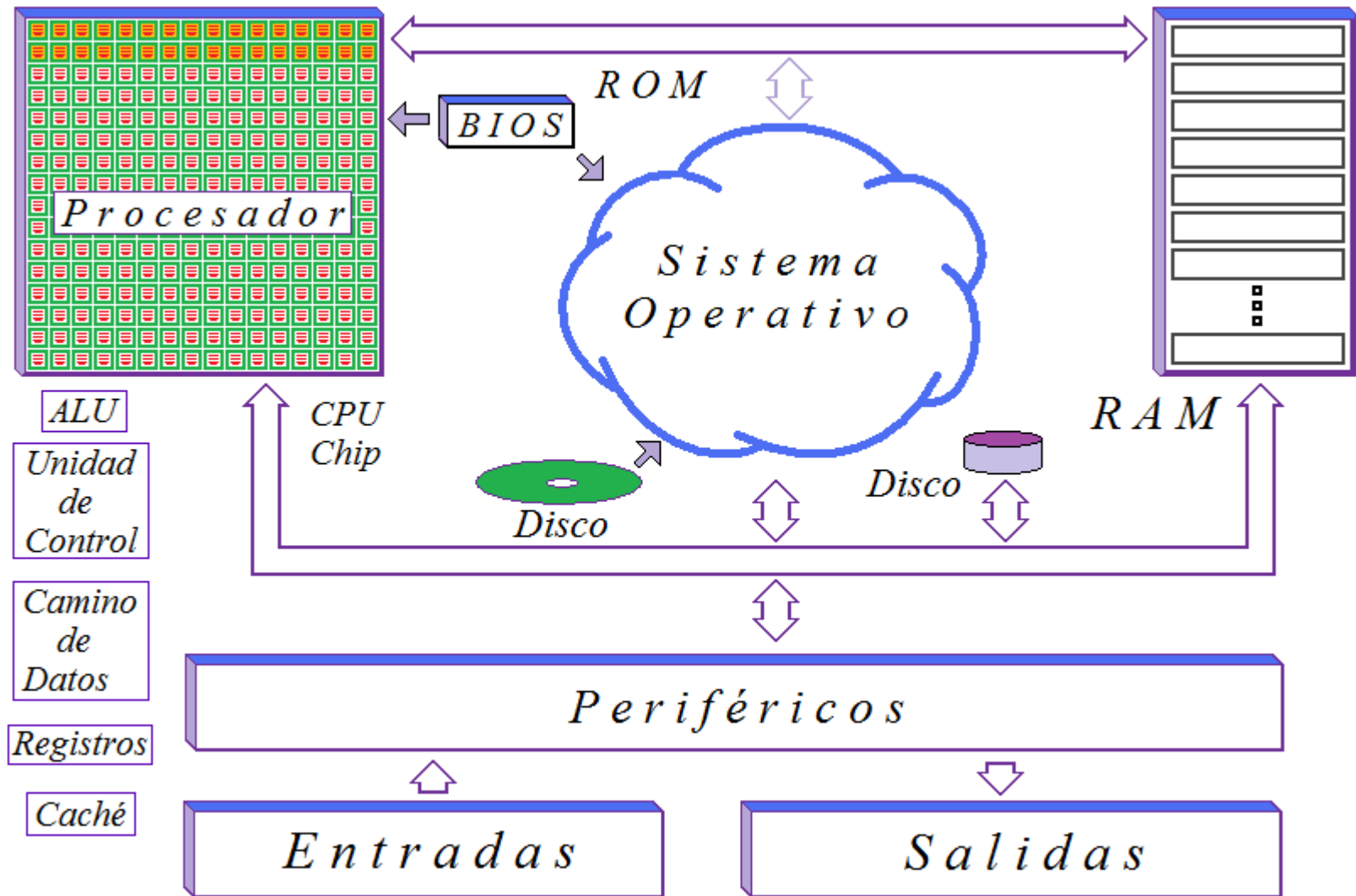
UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras



UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras



UNIDAD DE APRENDIZAJE: Arquitectura de Computadoras



Tarea 1

- 1.- Describir el funcionamiento de una celda básica de memoria SRAM**
- 2.- Describir el funcionamiento de una celda básica de memoria DRAM**