

pic programmbefehl wird auf stack
gelegt
pic geht auf adresse 4 wenn
interrupt kommt

programmzähler zeigt auf datenram

indirekte adressierung
programmspeicher adresse == 0?
Ersetze inhalt durch fsr register

rp0bit entscheidet auf welche hälfte
zugegriffen werden soll

Breakpoints vorsehen
Laufzeitzähler
Frei wählbare Quarzfrequenz
Visualisierung Stack