



**实验报告： 实验4 内存管理实验**

**学院：计算机学院（国家示范性软件学院）**

**专业： 计算机科学与技术**

**班级： 2022211305**

**学号： 2022211683**

**姓名： 张晨阳**

**2024年12月9号**

**目录**

[1. 实验概述 1](#_Toc184648630)

[1.1. 实验目的 1](#_Toc184648631)

[1.2. 实验内容及要求 1](#_Toc184648632)

[1.3. 实验环境 1](#_Toc184648633)

[2. 程序设计说明 2](#_Toc184648634)

[2.1. 生成内存访问串 2](#_Toc184648635)

[2.2. 页面置换算法设计 4](#_Toc184648636)

[2.2.1. FIFO页面置换算法 4](#_Toc184648637)

[2.2.2. LRU页面置换算法 5](#_Toc184648638)

[2.2.3. Optimal页面置换算法 7](#_Toc184648639)

[3. 结果分析 9](#_Toc184648640)

[3.1. 物理内存块数量与缺页率 9](#_Toc184648641)

[3.2. 不同置换算法的缺页率比较 10](#_Toc184648642)

[4. 心得总结 11](#_Toc184648643)

# 实验概述

## 实验目的

基于 openEuler 操作系统，通过模拟实现按需调页式存储管理的几种基本页面置换算法，了解虚拟存储技术的特点，掌握虚拟存储按需调页式存储管理中几种基本页面置换算法的基本思想和实现过程，并比较它们的效率。

## 实验内容及要求

首先用 srand()和 rand()函数定义和产生指令地址序列，然后将指令地址序列变换成相应的页地址流。

设计算法，计算访问缺页率并对算法的性能加以比较。

（1）最优置换算法（Optimal）

（2）最近最少使用（Least Recently Used）

（3）先进先出法（Fisrt In First Out）

**其中，缺页率= 页面失效次数/ 页地址流长度**

要求∶

分析在同样的内存访问串上执行，分配的物理内存块数量和缺页率之间的关 系; 并在同样情况下，对不同置换算法的缺页率比较。

## 实验环境

* Visual Studio Code 1.94.2
* c11
* gcc 8.1.0

# 程序设计说明

## 生成内存访问串

通过随机数产生一个内存地址，共 100 个地址，地址按下述原则生成∶

1. 70%的指令是顺序执行的
2. 10%的指令是均匀分布在前地址部分
3. 20%的指令是均匀分布在后地址部分

**具体的实施方法是：**

1. 从地址 0 开始;
2. 若当前指令地址为 m，按上面的概率确定要执行的下一条指令地址，分别为顺序、在前和在后：

* 顺序执行∶ 地址为 的指令;
* 在前地址∶中依前面说明的概率随机选取地址;
* 在后地址∶中依前面说明的概率随机选取地址;

1. 重复（b）直至生成 100 个指令地址。

假设每个页面可以存放 4条指令，将指令地址映射到页面，生成内存访问串。

代码实现如下：

1. #define PAGE\_SIZE 4       // 每页存储 PAGE\_SIZE 条指令

2. #define ACCESS\_COUNT 100  // 总共生成100个指令地址

3. #define MEMORY\_SIZE 15    // 设置物理内存大小（页面数量）

4.

5. // 生成内存访问串

6. void generate\_page\_access\_sequence(int\* page\_access) {

7.     srand(time(NULL));  // 使用当前时间作为随机种子

8.     int m = 0;          // 初始地址

9.

10.     for (int i = 0; i < ACCESS\_COUNT; i++) {

11.         page\_access[i] = m / PAGE\_SIZE;  // 将内存地址映射到页面

12.

13.         int rand\_choice = rand() % 10;  // 随机生成下一条指令的访问模式

14.         if (rand\_choice < 7) {

15.             m++;  // 顺序执行

16.         } else if (rand\_choice < 8) {

17.             m = rand() % (m > 0 ? m : 1);

18.         } else {

19.             if (m < ACCESS\_COUNT - 1) {

20.                 m = rand() % (ACCESS\_COUNT - m - 1) + m + 1;

21.             } else {

22.                 m++;

23.             }

24.         }

25.         m %= ACCESS\_COUNT;  // 确保地址在 0 到 ACCESS\_COUNT-1 范围内

26.     }

27. }

针对边界情况的特殊处理：

* 当时出现了的概率，则令下一个地址为0
* 当时出现了的概率，则令下一个地址为0

## 页面置换算法设计

### FIFO页面置换算法

**FIFO**（First In, First Out）算法是最简单的页面置换算法。其核心思想是：在物理内存满时，最先进入内存的页面最先被置换出去。

**详细流程：**

1. 初始化内存为空（-1 表示没有页面）。
2. 遍历每次页面访问，检查页面是否在内存中：

* 如果页面命中（即已经在内存中），则继续处理下一个页面。
* 如果页面未命中（即不在内存中），则发生缺页：
* 将新页面加载到内存中的 ptr 位置。
* ptr 会顺序循环，指向下一个位置，模拟先进先出的操作。

3. 计算缺页次数并返回缺页率。

**具体代码实现如下：**

1. int page\_faults = 0;

2. int ptr = 0;                                    // 指向下一个空位置

3. memset(memory, -1, memory\_size \* sizeof(int));  // 初始化内存为空

4.

5. // 遍历所有页面访问

6. for (int i = 0; i < ACCESS\_COUNT; ++i) {

7.     bool hit = false;

8.     // 查找当前页面是否在内存中

9.     for (int j = 0; j < memory\_size; ++j)

10.         if (memory[j] == pages[i]) {

11.             hit = true;

12.             break;

13.         }

14.

15.     if (!hit) {

16.         page\_faults++;

17.         memory[ptr] = pages[i];         // 将页面载入内存

18.         ptr = (ptr + 1) % memory\_size;  // 轮询指针，循环利用内存帧

19.     }

20. }

21. return page\_faults;

### LRU页面置换算法

**LRU**（Least Recently Used）算法的基本思想是：每次置换时，选择最近最少使用的页面进行替换。LRU 根据页面的访问历史来决定哪些页面在未来最不可能被访问，从而优先将它们替换出去。

**详细流程：**

1. 初始化内存为空，并且为每个页面分配一个访问计数器。
2. 遍历每次页面访问：

* 如果页面命中，更新该页面的访问计数为 0，并将其他页面的访问计数加 1。
* 如果页面未命中，发生缺页：
* 选择访问计数最大的页面，将其替换。
* 重置新页面的访问计数，并更新所有其他页面的访问计数。

1. 计算缺页次数并返回缺页率。

**具体代码实现如下：**

1. int lru\_page\_replacement(int\* memory, int memory\_size, int\* pages) {

2.     int page\_faults = 0;

3.     memset(memory, -1, memory\_size \* sizeof(int));

4.     int\* access\_count = (int\*)malloc(memory\_size \* sizeof(int));

5.     memset(access\_count, 0, memory\_size \* sizeof(int));

6.

7.     // 遍历所有页面访问

8.     for (int i = 0; i < ACCESS\_COUNT; ++i) {

9.         int max\_index = 0, max\_count = 0;

10.         bool hit = false;

11.

12.         // 查找页面是否已经在内存中

13.         for (int j = 0; j < memory\_size; ++j) {

14.             if (memory[j] == pages[i]) {

15.                 hit = true;

16.                 max\_index = j;

17.                 break;

18.             }

19.             if (memory[j] == -1) {  // 找到空帧，直接放入

20.                 max\_index = j;

21.                 break;

22.             }

23.             // 找到访问次数最多的页面，进行置换

24.             if (access\_count[j] > max\_count) {

25.                 max\_count = access\_count[j];

26.                 max\_index = j;

27.             }

28.         }

29.

30.         // 更新每个页面的访问计数

31.         for (int j = 0; j < memory\_size; ++j)

32.             access\_count[j]++;

33.

34.         access\_count[max\_index] = 0;  // 重置当前页面的访问计数

35.

36.         // 如果页面未命中，发生缺页

37.         if (!hit) {

38.             page\_faults++;

39.             memory[max\_index] = pages[i];  // 置换页面

40.         }

41.     }

42.

43.     free(access\_count);

44.     return page\_faults;

45. }

### Optimal页面置换算法

**Optimal** 算法是最理想的页面置换策略，其基本思想是：每次置换时，选择在未来最久不会被访问的页面进行替换。理想的情况下，最优算法能够达到最小的缺页率。

**详细流程：**

1. 初始化 next\_access 数组为 ACCESS\_COUNT，表示没有后续访问。
2. 从后向前遍历页面访问序列，计算每个页面的下一次访问时间，并更新 next\_access 数组。
3. 遍历每次页面访问：

* 如果页面已经在内存中，则继续处理下一个页面。
* 如果页面未命中，发生缺页：
* 找到未来访问时间最远的页面，进行替换。

1. 计算缺页次数并返回缺页率。

**具体代码实现如下：**

1. int optimal\_page\_replacement(int\* memory, int memory\_size, int\* pages) {

2.     int page\_faults = 0;

3.     memset(memory, -1, memory\_size \* sizeof(int));

4.     int\*\* next\_access = (int\*\*)malloc(ACCESS\_COUNT \* sizeof(int\*));

5.     for (int i = 0; i < ACCESS\_COUNT; ++i)

6.         next\_access[i] = (int\*)malloc(memory\_size \* sizeof(int));

7.

8.     // 初始化next\_access数组为ACCESS\_COUNT，表示没有后续访问

9.     for (int i = 0; i < ACCESS\_COUNT; ++i)

10.         for (int j = 0; j < memory\_size; ++j)

11.             next\_access[i][j] = ACCESS\_COUNT;

12.

13.     // 计算每个页面的未来访问位置

14.     for (int i = ACCESS\_COUNT - 2; i >= 0; --i) {

15.         for (int j = 0; j < memory\_size; ++j) {

16.             if (pages[i + 1] == j)

17.                 next\_access[i][j] = i + 1;

18.             else

19.                 next\_access[i][j] = next\_access[i + 1][j];

20.         }

21.     }

22.

23.     // 遍历所有页面访问

24.     for (int i = 0; i < ACCESS\_COUNT; ++i) {

25.         int max\_index = 0, max\_count = 0;

26.         bool hit = false;

27.

28.         // 查找页面是否在内存中

29.         for (int j = 0; j < memory\_size; ++j) {

30.             if (memory[j] == pages[i]) {

31.                 hit = true;

32.                 break;

33.             }

34.             if (memory[j] == -1) {  // 找到空帧，直接放入

35.                 max\_index = j;

36.                 break;

37.             }

38.             // 找到下次访问距离最远的页面，进行置换

39.             if (next\_access[i][memory[j]] > max\_count) {

40.                 max\_count = next\_access[i][memory[j]];

41.                 max\_index = j;

42.             }

43.         }

44.

45.         // 如果页面未命中，发生缺页

46.         if (!hit) {

47.             page\_faults++;

48.             memory[max\_index] = pages[i];  // 置换页面

49.         }

50.     }

51.

52.     // 释放内存

53.     for (int i = 0; i < ACCESS\_COUNT; ++i)

54.         free(next\_access[i]);

55.     free(next\_access);

56.

57.     return page\_faults;

58. }

# 结果分析

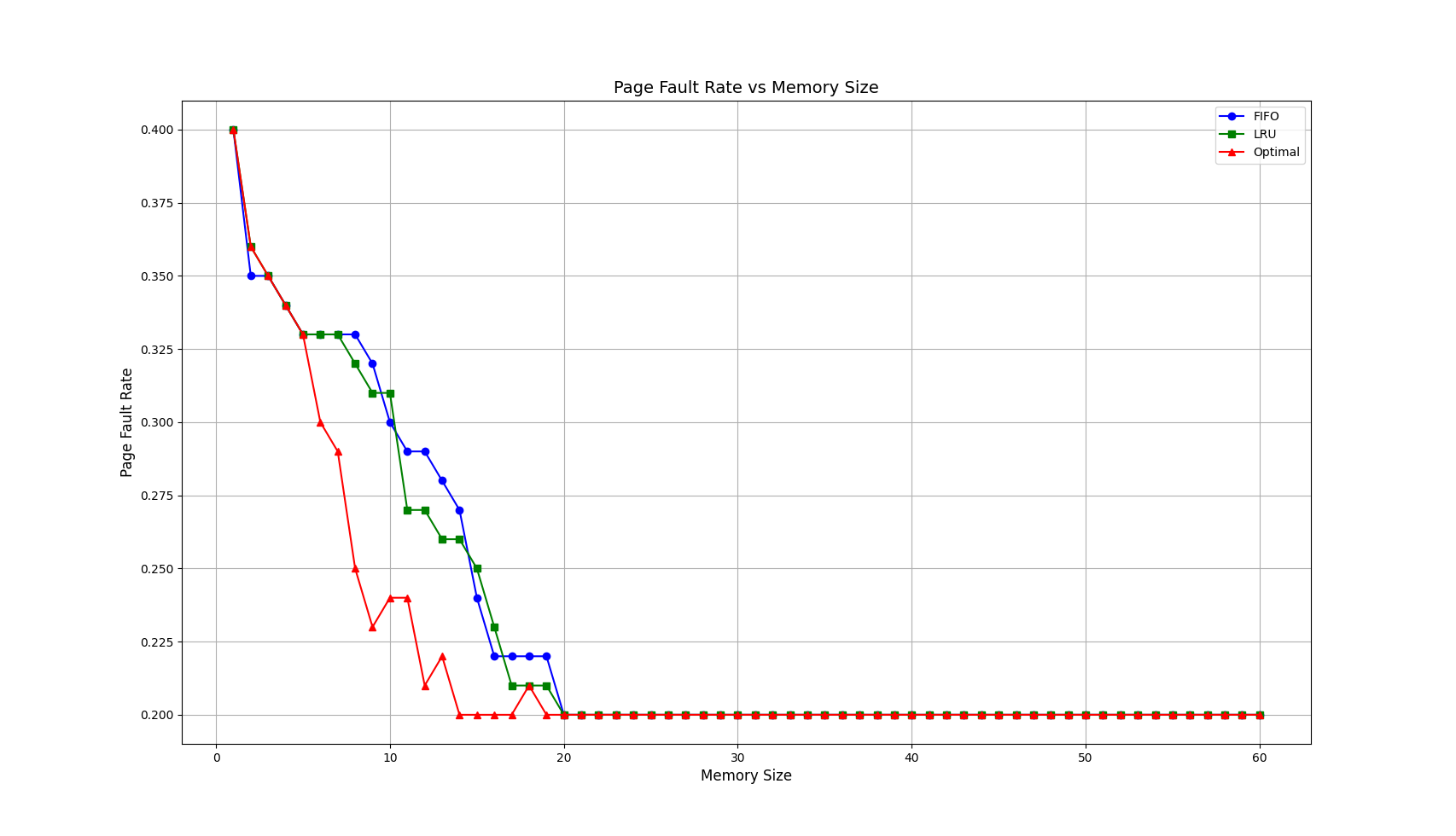
## 物理内存块数量与缺页率

给出以下设定：

每个页面可以存放4条指令，生成100条执行指令，序列如下：

0, 0, 0, 0, 0, 0, 0, 1, 1, 1, 1, 2, 2, 1, 1, 1, 1, 2, 2, 20, 21, 21, 7, 7, 8, 8, 22, 23, 23, 23, 23, 24, 24, 24, 7, 18, 13, 13, 13, 14, 14, 14, 14, 3, 3, 3, 14, 14, 14, 15, 3, 3, 3, 4, 4, 4, 4, 5, 21, 23, 24, 24, 0, 0, 19, 19, 19, 20, 24, 24, 8, 8, 8, 8, 11, 18, 18, 21, 21, 21, 21, 22, 22, 22, 17, 17, 23, 23, 24, 24, 0, 0, 0, 0, 0, 0, 0, 0, 1, 0

对于三种算法，不同的物理内存块数量对应的缺页率如下：



由图可知：

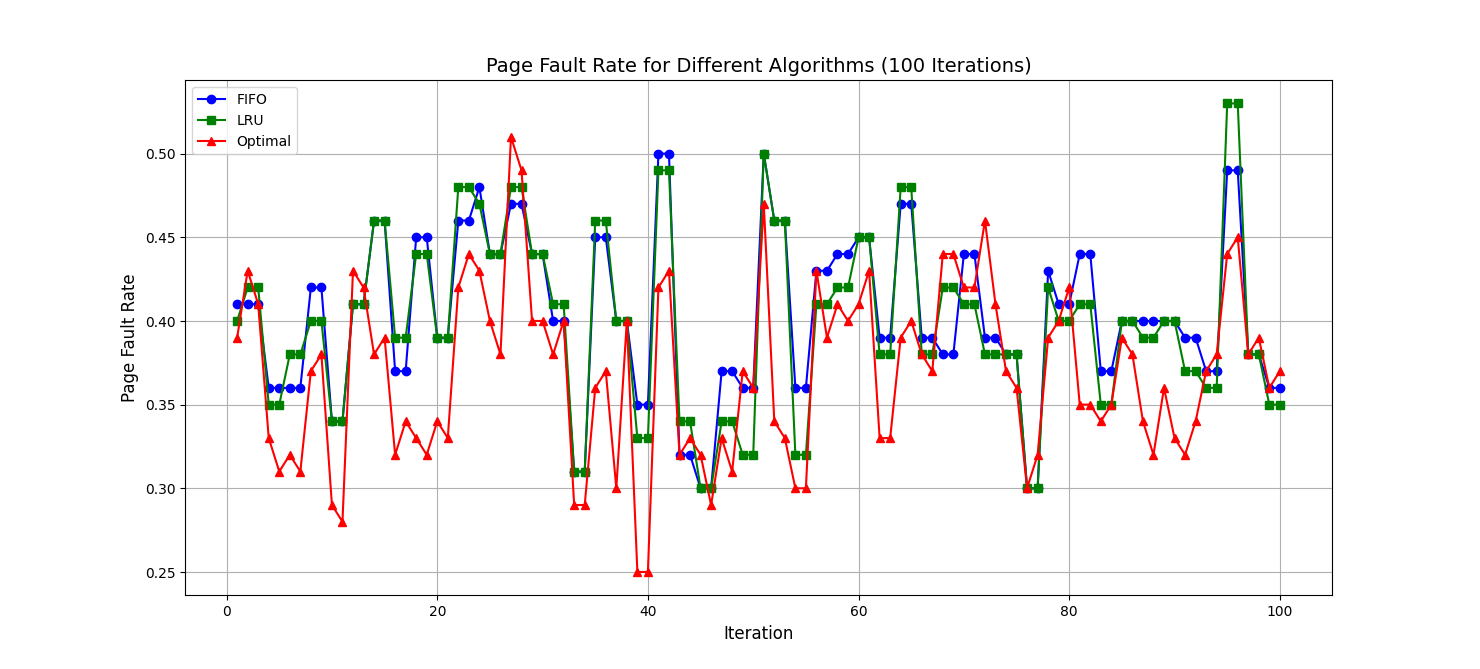
1. 随着物理内存块数量的增加，总体的缺页率都呈下降趋势；
2. Optiaml算法总体上优于另外两种算法；
3. Optimal算法的缺页率随物理内存块的增加，下降的最快；
4. 当物理内存块大于总页数时，缺页率趋于稳定，即各页面首次未命中的数量。

## 不同置换算法的缺页率比较

给出以下设定：

1. 每个页面可以存放3条指令；
2. 随机生成100条执行指令；
3. 物理内存块数量为8

三种算法均执行100次，缺页率结果如下：



由图可知：

1. Optimal算法的缺页率基本都明显低于FIFO和LRU；
2. LRU和FIFO大部分情况下的缺页率都非常接近；
3. 一些特殊情况可以归结为生成数据的随机性；
4. 与FIFO相比，LRU没有表现出该有的性能优势，这里认为是数据生成的不够合适。

# 心得总结

在这次页面置换算法实验中，我深入探索了不同的页面置换算法，并通过编写程序和生成大量的测试数据，对其缺页率进行了系统的分析和比较。

在实验中，我首先通过 C 语言编写了三种页面置换算法的实现，并生成了页面访问序列。这些访问序列模拟了真实系统中的内存访问情况。

为了深入分析算法的表现，我设计了程序分别在不同的内存大小下进行实验，并计算每种算法的缺页率。

**内存大小的变化**：通过调整内存大小，我观察到随着内存的增大，缺页率通常呈现下降趋势。这是因为内存可以容纳更多的页面，从而减少了替换的频率。

**不同算法的效率比较**：通过多次实验，我发现最优算法的缺页率最低，但由于其依赖于未来信息，因此不适用于实际应用。理论上，LRU 算法则在大多数情况下表现优于 FIFO，尤其是在内存较小的情况下。FIFO 算法虽然简单易实现，但在访问模式不规律时常常会出现较高的缺页率。

为了直观地展示实验结果，我使用 Python 和 matplotlib 库对每种算法的缺页率进行了批量计算和可视化展示。通过绘制缺页率折线图，我能够清晰地看到不同内存大小下各算法的表现差异，这使得实验数据的分析更加直观。

通过这次实验，我对页面置换算法有了更深刻的理解。

本次实验不仅增强了我对操作系统内存管理机制的理解，也提升了我的编程能力，尤其是如何将算法与实际应用相结合的能力。