Heatmap of signal bit-width counts.

	alu_operand_a_ex_o_tag	alu_operand_b_ex_o_tag	alu_operand_c_ex_o_tag	alu_operator_o_mode	check_d_o_tag	check_s1_o_tag	check_s2_o_tag	data_type_q_tag	data_we_q_tag	is_store_post_o_tag	memory_set_o_tag	pc_id_o_tag	pc_if_o_tag	rdata_offset_q_tag	rdata_q_tag	regfile_alu_waddr_ex_o_tag	register_set_o_tag	rf_reg[0]	rf_reg[10]	rf_reg[11]	rf_reg[12]	rf_reg[13]	rf_reg[14]	rf_reg[15]	rf_reg[16]	rf_reg[17]	rf_reg[18]	rf_reg[19]	rf_reg[1]	rf_reg[20]	rf_reg[21]	rf_reg[22]	rf_reg[23]	rf_reg[24]	rf_reg[25]	rf_reg[26]	rf_reg[27]	rf_reg[28]	rf_reg[29]	rf_reg[2]	rf_reg[30]	rf_reg[31]	rf_reg[3]	rf_reg[4]	rf_reg[5]	rf_reg[6]	rf_reg[7]	rf_reg[8]	rf_reg[9]	rs1_o_tag	store_dest_addr_ex_o_tag	store_source_ex_o_tag	tcr_q	tpr_q	use_store_ops_ex_o
alu_operand_b_ex_o_tag	1	1	1	2	1	1	1	2	1	1	1	1	1	2	4	5	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	32	32	1
alu_operator_o_mode	2	2	2	4	2	2	2	4	2	2	2	2	2	4	8	10	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	64	64	2
check_s1_o_tag	7	7	7	14	7	7	7	14	7	7	7	7	7	14	28	35	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	224	224	7
regfile_alu_waddr_ex_o_tag	4	4	4	8	4	4	4	8	4	4	4	4	4	8	16	20	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	4	128	128	4
rf_reg[15]	11	11	11	22	11	11	11	22	11	11	11	11	11	22	44	55	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	11	352	352	11
store_dest_addr_ex_o_tag	7	7	7	14	7	7	7	14	7	7	7	7	7	14	28	35	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	224	224	7
tcr_q	21	21	21	42	21	21	21	42	21	21	21	21	21	42	84	105	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	21	672	672	21
tpr_q	20	20	20	40	20	20	20	40	20	20	20	20	20	40	80	100	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	20	640	640	20
use_store_ops_ex_o	7	7	7	14	7	7	7	14	7	7	7	7	7	14	28	35	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	7	224	224	7