





William PENSEC


Doctorant en Informatique


 26 octobre 1996


 10 rue de Lanveur, 56100 Lorient

 +33 06.51.36.06.63

 www.pensec.fr/

 william@pensec.fr

 Permis B - Véhiculé

 Français


Réseaux


 LinkedIn


 Google Scholar

 WilliamPsc

Langues


 Français ● ● ● ● ●


 Anglais ● ● ● ● ●

 Italien ● ● ● ● ●

Informatique


 Développement logiciel ● ● ● ● ●
C, Python, C++, Java, JavaScript, Android, Bash, PHP, Ada

 Développement matériel ● ● ● ● ●
VHDL, System Verilog, Suite Vivado HLS, Questasim, Assembleur, RISC-V


 Gestion des données ● ● ● ● ●
MySQL, JSON, XML


 Systèmes d'exploitation ● ● ● ● ●
Linux, Windows

 Microcontrôleurs ● ● ● ● ●
Arduino, Raspberry Pi, ZedBoard

 Divers ● ● ● ● ●
Latex, TikZ, Chip Whisperer

Centres d'intérêt

 Sport ●
Natation, vélo, activités nautiques

 Loisirs ●
Voyages, jeux vidéos, films, séries, musique, lecture

Profil

Doctorant en Informatique, au Lab-STICC à l'Université Bretagne Sud (Lorient), spécialisé en sécurité matérielle et attaques physiques sur architectures RISC-V, avec plusieurs publications. Je cherche un poste de postdoctorant pour approfondir mes recherches et m'ouvrir à de nouvelles applications de la sécurité matérielle.

Expériences professionnelles

2023 (5 mois)

Mobilité Internationale
Étude et développement de contremesures pour la protection d'un système contre les attaques par injections de fautes (SystemVerilog).

ALaRI - Lugano, Suisse

2021 (5 mois)

Stage de fin d'études (M2)
Développement d'une coopération de drones dans un système hétérogène (C++, Java, TCP/IP, CNN embarqué).

Lab-STICC

2020 (2 mois)

Stage en Recherche (M1)
Simulation de drones avec capteurs (GPS et accéléromètre) dans un environnement ouvert (C++, CARES).

Lab-STICC

2019 (2 mois)

Stage en Informatique (L3)
Modélisation de la position du tram de Brest en temps réel (Arduino, Raspberry Pi, Python, JSON, PHP).

UBO OpenFactory

Formation

2021 – 2024

Thèse de Doctorat (Lab-STICC)
Protection d'un processeur avec DIFT contre des attaques physiques

Université Bretagne Sud - Lorient

2019 – 2021

Master Logiciel pour les
Systèmes Embarqués

Université de Bretagne Occidentale - Brest

2015 – 2019

Licence en Informatique :
Fondements et Applications

Université de Bretagne Occidentale - Brest

2014 – 2015

Première Année Commune
aux Études de Santé

Université de Bretagne Occidentale - Brest

2014

Baccalauréat S-SVT, spécialité ISN

Lycée de Cornouaille - Quimper

Encadrements

2022

Encadrement d'un étudiant de M2 en projet
Implémentation d'un processeur RISC-V sur une cible FPGA

Université Bretagne Sud

2022

Encadrement d'un stagiaire de M1
Attaque physique sur cible FPGA

Université Bretagne Sud

2021 – 2024

Cours effectués
TD à hauteur de 136 heures entre la L1 (IUT) et M2.

Université Bretagne Sud

Publications

2024

Scripting the Unpredictable : Automate Fault Injection in CABA Simulation for Vulnerability Assessment
W. PENSEC, V. LAPÔTRE and G. GOGNIAT, DSD

2024

Defending the Citadel : Fault Injection Attacks against Dynamic Information Flow Tracking and Related Countermeasures
W. PENSEC, F. REGAZZONI, V. LAPÔTRE and G. GOGNIAT, ISVLSI

2023

Another Break in the Wall : Harnessing Fault Injection Attacks to Penetrate Software Fortresses
W. PENSEC, V. LAPÔTRE and G. GOGNIAT, Sensors S&P

2022

Smart Anomaly Detection and Monitoring of Industry 4.0 by Drones
W. PENSEC, D. ESPES, C. DEZAN, ICUAS