

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

 d_6 d_5 d_4 r_3 d_3 d_2 d_1 r_2 d_0 r_1 r_0

Redundancy bits

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

 r_3

1

1

0

 r_2

1

 r_1 r_0

Redundancy bits

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

 r_3

1

1

0

 r_2

1

 r_1

?

 r_0

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

 r_3

1

1

0

 r_2

1

 r_1

1

 r_0

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

 r_3

1

1

0

 r_2

1

?

1

 r_1

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

 r_3

1

1

0

 r_2

1

0

1

 r_1

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

 r_3

1

1

0

?

1

0

1

 r_2

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

 r_3

1

1

0

0

1

0

1

 r_2

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

?

1

1

0

0

1

0

1

 r_3

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

1

1

1

0

0

1

0

1

 r_3

1011 1010 1001 1000 0111 0110 0101 0100 0011 0010 0001



1011 1010 1001 1000 0111 0110 0101 0100 0011 0010 0001



1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

1

0

1

0

0

1

0

1

1

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

1

0

1

0

0

1

0

1

1

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

1

0

1

0

0

1

0

1

1

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

1

0

1

0

0

1

0

1

0

1011 1010 1001 1000 0111 0110 0101 0100 0011 0010 0001



1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

1

1

1

0

0

1

0

0

1

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

1

1

1

0

0

1

0

0

0

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

1

1

1

0

0

1

0

0

0

1011

1010

1001

1000

0111

0110

0101

0100

0011

0010

0001

1

0

0

1

1

1

0

0

1

0

0

0