

Iniciado em Saturday, 15 Apr 2023, 15:46

Estado Finalizada

Concluída em Saturday, 15 Apr 2023, 23:39

Tempo empregado 7 horas 52 minutos

Avaliar 8,67 de um máximo de 10,00(87%)

Questão 1

Parcialmente
correto

Atingiu 0,67 de
1,00

Ordene as etapas de uma tradução de um endereço virtual em um endereço físico utilizando paginação com TLB:

Caso TLB miss, consulta a tabela de páginas.

3 ▼

Se a página virtual não está na tabela de páginas (*page fault*), o mecanismo de *swapping* faz a transferência da página do disco para a memória e atualiza a tabela de páginas com o novo endereço virtual.

4 ▼

Reinicializa a instrução causadora do *page fault*.

6 ▼

Caso TLB hit, retorna o endereço físico encontrado.

2 ▼

MMU consulta a TLB usando o endereço virtual.

1 ▼

Se a página virtual está na tabela de páginas (*page hit*), retorna o endereço físico encontrado e atualiza a TLB para que as próximas traduções de endereço nessa página resultem em TLB *hit*.

5 ▼

Sua resposta está parcialmente correta.

Você selecionou corretamente 4.

A resposta correta é: Caso TLB miss, consulta a tabela de páginas. → 3, Se a página virtual não está na tabela de páginas (*page fault*), o mecanismo de *swapping* faz a transferência da página do disco para a memória e atualiza a tabela de páginas com o novo endereço virtual. → 5, Reinicializa a instrução causadora do *page fault*. → 6, Caso TLB hit, retorna o endereço físico encontrado. → 2, MMU consulta a TLB usando o endereço virtual. → 1, Se a página virtual está na tabela de páginas (*page hit*), retorna o endereço físico encontrado e atualiza a TLB para que as próximas traduções de endereço nessa página resultem em TLB *hit*. → 4.

Questão 2

Correto

Atingiu 1,00 de 1,00

Quando a tabela de páginas é armazenada em memória, quantos acessos à memória são necessários cada vez que um endereço virtual é apresentado à MMU?

Escolha uma opção:

- ☐ a. Somente um acesso à moldura de página.
- ☐ b. Somente um acesso à tabela de páginas.
- ☒ c. 2 no total: 1 acesso à tabela de páginas e 1 acesso à moldura de página. ✓
- ☐ d. Nenhuma das alternativas.
- ☐ e. 2 no total: 1 acesso à tabela de páginas e 1 acesso à página virtual.

Sua resposta está correta.

A resposta correta é: 2 no total: 1 acesso à tabela de páginas e 1 acesso à moldura de página.

Questão 3

Correto

Atingiu 1,00 de 1,00

Considere uma MMU que utiliza um esquema de paginação com **páginas de tamanho 2 KB**. Os **endereços virtuais gerados pelo processador possuem 24 bits** e a **memória física do computador possui 2 GB**.

Com base nessa descrição, **quantas entradas terá a tabela de páginas?**

Resposta:



A resposta correta é: 8192

Questão 4

Correto

Atingiu 1,00 de 1,00

Sobre o Sistema de Memória Virtual com paginação é correto afirmar que:

Escolha uma ou mais:

- ☐ a. Os endereços gerados pelos processos são físicos em um único espaço de endereçamento global.
- ☒ b. O espaço de endereçamento virtual é necessariamente contíguo, mas os endereços virtuais podem estar mapeados para endereços físicos que não são necessariamente contíguos. ✓
- ☒ c. Os endereços gerados pelos processos são virtuais em um espaço de endereçamento virtual. ✓
- ☒ d. Endereços virtuais que ainda não foram mapeados para a memória física são mapeados para o disco em uma área denominada de *swap*. ✓
- ☒ e. Cada processo possui o seu espaço de endereçamento virtual e o primeiro endereço é sempre o 0 (zero). ✓

Sua resposta está correta.

As respostas corretas são: Os endereços gerados pelos processos são virtuais em um espaço de endereçamento virtual., Cada processo possui o seu espaço de endereçamento virtual e o primeiro endereço é sempre o 0 (zero)., O espaço de endereçamento virtual é necessariamente contíguo, mas os endereços virtuais podem estar mapeados para endereços físicos que não são necessariamente contíguos., Endereços virtuais que ainda não foram mapeados para a memória física são mapeados para o disco em uma área denominada de *swap*.

Questão 5

Correto

Atingiu 1,00 de 1,00

Assinale as alternativas corretas com relação ao conceito de paginação em Sistemas Operacionais:

Escolha uma ou mais:

- ☐ a. As páginas de um mesmo processo podem ter tamanhos diferentes.
- ☒ b. A transformação de um **endereço virtual** em um **endereço** físico é feita pela *Memory Management Unit (MMU)*. ✓
- ☐ c. **Moldura de página** é o nome dado a uma página dentro do **espaço de endereçamento virtual**.
- ☐ d. Uma **falta de página** ocorre quando a página virtual requisitada está mapeada na memória física mas encontra-se ocupada.
- ☒ e. Endereços gerados pelos processos são denominados **endereços virtuais**. ✓

Sua resposta está correta.

As respostas corretas são: Endereços gerados pelos processos são denominados **endereços virtuais**., A transformação de um **endereço virtual** em um **endereço** físico é feita pela *Memory Management Unit (MMU)*.

Questão 6

Correto

Atingiu 1,00 de 1,00

Considere uma MMU que utiliza um esquema de paginação com **páginas de tamanho 16 KB**. Os **endereços virtuais gerados pelo processador possuem 64 bits** e a **memória física do computador possui 1024 KB**.

Com base nessa descrição, **quantos bits serão utilizados para identificar as molduras de página?**

Resposta: 

A resposta correta é: 6

Questão 7

Correto

Atingiu 1,00 de 1,00

Considere uma MMU que utiliza um esquema de paginação com páginas de **tamanho 8 KB**. Os **endereços virtuais gerados pelo processador possuem 23 bits** e a **memória física do computador possui 512 MB**.

Com base nessa descrição, **quantos bits do endereço virtual serão utilizados para endereçar a tabela de páginas?**

Resposta: 

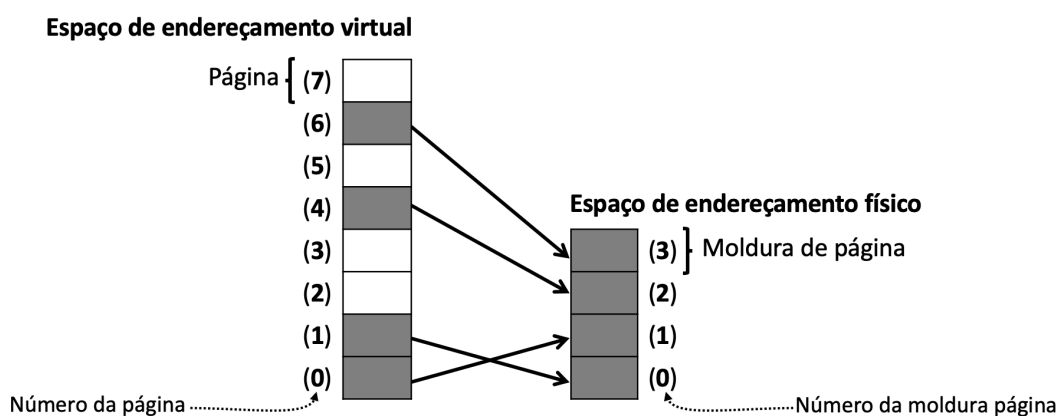
A resposta correta é: 10

Questão 8

Não respondido

Vale 1,00 ponto(s).

Considere um sistema que possui páginas de tamanho **8 KB** e o mapeamento entre páginas virtuais e molduras de páginas mostrado abaixo. Se um programa tenta acessar o **endereço virtual 38166**, qual será o endereço físico correspondente?

Resposta: 

A resposta correta é: 21782

Questão 9

Correto

Atingiu 1,00 de 1,00

Considere uma MMU que utiliza um esquema de paginação com páginas de **tamanho 32 KB**. Os **endereços virtuais gerados pelo processador possuem 20 bits** e a memória física do computador possui **256 KB**.

Com base nessa descrição, **quantos bits do endereço virtual serão utilizados para o deslocamento dentro da página?**

Resposta: ✓

A resposta correta é: 15

Questão 10

Correto

Atingiu 1,00 de 1,00

Considere uma MMU que utiliza um esquema de paginação com **páginas de tamanho 16 KB**. Os **endereços virtuais gerados pelo processador possuem 32 bits** e a **memória física do computador possui 8192 KB**.

Com base nessa descrição, **quantos bits terá o endereço físico de saída da MMU?**

Resposta: ✓

A resposta correta é: 23

◀ Projeto e implementação de paginação

Seguir para...



Q 3.2 - Segmentação ►