



Données personnelles

- Adresse**
5 rue jacques callot
54000 Nancy, France
- Numéro de téléphone**
+33 6 98 88 88 52
- Adresse e-mail**
daboussi.eea.at@gmail.com
- Date de naissance**
02-06-1993
- Sexe**
Homme
- Permis de conduire**
B
- LinkedIn**
<https://www.linkedin.com/in/hatem-daboussi>

Langues

- Anglais ● ● ● ● ●
- Français ● ● ● ● ●
- Arabe ● ● ● ● ●

Loisirs

- Sport (Football)
- Voyage
- Musique

Etudiant en Master 2 électronique embarqué et microsystème à la recherche d'un stage de fin d'étude dès que possible.

Enseignement

- Master 2 électronique embarqué et microsystèmes** sept. 2017 - mai 2018
faculté des sciences et technologies, Nancy (54), France
- Master 1 Ingénierie électrique, électronique et informatique industrielle** sept. 2016 - juin 2017
faculté des sciences et technologies, Nancy (54), France
- License appliquée en électronique, électrotechnique et automatique** sept. 2012 - juin 2015
Institut supérieure des sciences appliqués et technologies, Mateur, Tunisie
- Baccalauréat sciences techniques** sept. 2011 - juin 2012
lycée technique 2 mars 1934, Tunis, Tunisie

Expérience professionnelle

- Technico-commercial** sept. 2015 - juil. 2016
Bosch services, Tunis, Tunisie
Montage, démontage, vente et réparation des tachygraphes électroniques.
- Technicien supérieur** janv. 2015 - juin 2015
Fratelli Diesel Equipement, Tunis, Tunisie
Réalisation d'un prototype d'un banc de test d'un injecteur pompe à base **ARDUINO** (test et validation des 3 paramètres de base d'un injecteur pompe : pression, débit et temps de réponse) ainsi que la réalisation du **PCB (ALTIUM)**.
- assistant maintenance** juin 2013 - août 2013
SNCF (Société Nationale des Chemins de Fer Tunisienne), Tunis, Tunisie
Assurer la maintenance corrective des trains (diagnostic des pannes électriques, électroniques ou mécaniques et réparation des pannes sur les trains, les installations et les outillages).

Projets universitaires

- SAW_FPGA** nov. 2017 - févr. 2018
Laboratoire Atela, Nancy (54), France
Le projet consiste à mesurer une fréquence d'un signal apériodique émise d'un capteur SAW (Surface Acoustique Wave).
Le fonctionnement du capteur SAW est basé sur la sensibilité en température des dispositifs SAW: Une variation de température engendre une variation de fréquence du SAW à plusieurs centaines de MHz et le but est de mesurer cette fréquence émise avec une carte **FPGA DE1 (VHDL)**.
- réalisation d'un Jeu vidéo: JELLY JUMP** févr. 2017 - avril 2017
Laboratoire Atela, Nancy (54), France
Ce projet a pour objectif de réaliser un jeu vidéo (Jelly Jump) en **VHDL** et l'implémenter sur une carte **FPGA**.

Compétences

- Langage C ● ● ● ● ●
- System C ● ● ● ● ●

VHDL	●	●	●	●	●
Java	●	●	●	●	●
Python	●	●	●	●	●

Outils informatiques

Arduino	●	●	●	●	●
Quartus/ModelSim	●	●	●	●	●
Matlab	●	●	●	●	●
Eclipse	●	●	●	●	●
Labview	●	●	●	●	●
Altium	●	●	●	●	●
ISIS	●	●	●	●	●
Cadence	●	●	●	●	●
Outils bureautiques	●	●	●	●	●