



FORMATIONS

- 2018 – 2019 M2 EEA, parcours Electronique Embarquée, à l'UNIVERSITE DE NANCY ;
- 2017-2018 M1-I2E2I Ingénierie Electrique, Electronique et Informatique Industrielle Parcours Electronique Embarquée et Microsystèmes, à l'UNIVERSITE DE NANCY;
- 2016 : Licence Professionnelle Génie informatique Parcours Informatique Industrielle, EMIG (Ecole d'ingénieur au Niger/ Major de promo)
- 2013 : BAC S, Lycée
- Agabba du Niger

COMPETENCES

- Conception dans le domaine des systèmes embarqués :
 - ✓ Programmation des circuits logiques programmable : FPGA (Altera cyclone II), CPLD Max V d'altera;
 - ✓ Conception en SystemC;
 - ✓ Programmation sur la carte **DSP**;
 - ✓ Programmation en Linux embarqué (**BeagleBone Black**) ;
- Conception dans le domaine l'électronique instrumentale :
 - ✓ Conception des circuits intégrés en technologie CMOS sous **Cadence** ;
 - ✓ Conception des circuits imprimés sous **Altium Designer**,
- Système : Microsoft windows XP, 7, 8, 10, Linux ;
- Programmation : C/ C++, systemC Java, Assembleur DSPIC33, VHDL, SoC, Langage G(Labview);
- Bureautique : Microsoft Word, Excel, Power Point;
- Environnement de virtualisation : Proxmox, VMWARE, VirtualBox ;
- Installation et configuration d'un portail captif via pfSense.

EXPERIENCES

2018

Depuis Septembre Projet M2 (En cours)

Réalisation d'un convertisseur audio numérique sur bus série au standard I2S stéréo vers sortie audio analogique implémenté sur un CPLD de type MAX V d'Altera avec comme fonctions :

- ✓ Réglage de volume numérique ;
 - ✓ Sur-échantillonnage facteur 2, 4 et 8 avec filtre FIR de réjection d'image spectrale.
- (Collaboration entre la FST et la sté JMF Audio)

2018

Janvier - juin 2018 Projet de fin d'étude (6 Mois)

Université de Lorraine

Conception d'un jeu vidéo (PACMAN) implémenté sur une carte FPGA.

- ✓ Contrôleur VGA,
- ✓ Etude comportementale des personnages,....

2017

Mai – septembre 2017 Stagiaire (5 Mois)

2isof Niger

Conception d'un oscilloscope numérique sur une carte dsPIC33EP512MU810.

- ✓ Réalisation de l'acquisition d'un signal échantillonné,
- ✓ calcul et l'affichage de son spectre en fréquence (FFT),
- ✓ calcul automatique de sa fréquence par étude de la FFT et par autocorrélation.

2016

Mai – Août 2016 Stagiaire (4 Mois)

Campus Numérique Francophone de Niamey

Implémentation d'un portail captif sur l'intranet de l'Ecole des Mines de L'industrie et de la Géologie de Niamey(EMIG).

Technicien
développeur DSP

Technicien de
maintenance

Informations générales

26 ans

Tel : 07 67 83 21 18

Mail: omar.etu@yahoo.com

Cité MONPLAISIR, D 335

5 Rue Jacques Callot

54500 Vandœuvre-les Nancy

Permis B

Véhiculé

LANGUES

Anglais (courant)

LOGICIELS

QUARTUS

ALTUM DESIGNER

MATLAB

CADENCE

LAB VIEW

MPLAB

PACKET TRACER

PHOTOSHOP

QUALITES

Passion de travail, Esprit
d'initiative, Sens de
Responsabilité,
Dynamique et autonome