7-mavzu: Operatsion kuchaytirgichlar asosidagi analog signallar oʻzgartgichlari.

Kuchaytirgich (texnikada) -kuchlanish, quvvat va boshqalarni oʻzatadigan yordamchi manba energiyasidan foydalanib kuchaytiradigan qurilma. Foydalaniladigan energiya turiga qarab elektr, magnit, gidravlik, pnevmatik va mexanik kuchaytirgichlar boʻladi. Bu turdagiqurilmalarning oʻzgartgichlardan farqi, kuchaytirgichlarda chiqayotgan va kirayotgan signallar orasidagi aloqa uzluksiz va bir xil ishorali boʻladi. Elektromagnit toʻlqin energiyasini oshiradigan, elektr impulyelarini kuchaytiradigan, asosiy mexanizmning ta'sir kuchaytirgichini oshiradigan kuchaytirgichlar bor. Kuchaytirgichlar avtomatika, telemexaniqa, hisoblash va oʻlchash texnikasi, radioelektronika va aloqadagi qurilmalarning, shuningdek, ish mashinalari (elektroenergetika, mashinasozlik, transportdagi) yuritmalarning asosiy elementlaridan biri hosoblanadi.

Birinchi trazistorli operatsion kuchaytirgichlar 1959 yili sotuvda paydo boʻldi.

Yettita germaniyli tranzistor va koʻprikli varikapdan iborat OK R2 ni R. Malter (AQSh) ishlab chiqdi. Ishonchli ishlash vaqtini uzaytirish, tasnif (xarakteristka) larini yaxshilash, oʻlchamlari va narxini kamaytirish talablari integral mikrochizma-(sxema)larni rivojlantirishga koʻmaklashishdi, ular 1958 yili Texas Instruments (AQSh) firma laboratoriyasida ixtiro etildi. Birinchi integral OK mA702 bozorda katta muvaffaqiyatga ega boʻlib, 1963 yil R. Uidlar (AQSh) tomonidan ishlab chiqildi.

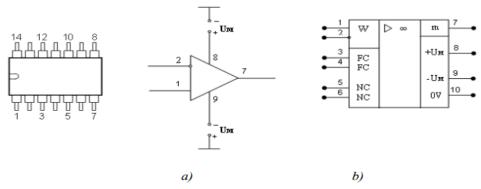
Bugungi kunda OKni nomenklaturasi yuzlab nomga ega. Operatsion kuchaytirgichlar kichik oʻlchamli qobiqlarda ishlab chiqariladi va juda arzon, bu esa ularni keng tarqalishiga sabab boʻldi.

◆ Operatsion kuchaytirgichlar – bu yuqoi kuchaytirish koeffitsiyentiga ega boʻlgan, kirish toklari va nolni siljitishni past kuchlanishda bajaradigan oʻzgarmas tokning kuchaytirgichlaridir.

Operatsion kuchaytirgich (OK) deb, analog signallar ustidan turli amallarni bajarishga moʻljallangan, differentsial kuchaytirish printsipiga asoslangan, kuchlanish boʻyicha katta kuchaytirish koeffitsientiga ega boʻlgan (*KU*=104÷106) integral oʻzgarmas tok kuchaytirgichiga aytiladi. Bunday amallarga qoʻshish, ayirish, koʻpaytirish, boʻlish, integrallash, differentsiallash, masshtablash kabi matematik amallar kiradi.

Hozirgi kunda operatsion kuchaytirgichlar analog va raqamli qurilmalarda kuchaytirish, cheklash, koʻpaytirish, chastotani filtrlash, generatsiyalash, signallarni barqarorlashda qoʻllanili kelmoqda. Buning uchun operatsion kuchaytirgichlarga musbat va manfiy teskari aloqa (TA) zanjirlari kiritiladi. TA zanjirlari yordamida OKlar yuqorida qayd etilgan **amallarni** (**operatsiyalarni**) bajaradilar. Qurilmalarning nomi ham shundan kelib chiqadi.

Operatsion kuchaytirgichning elektr sxemalarda keltiriladigan shartli va grafik belgilanishi. (3.1.1-rasm.)



3.1.1-rasm. Operatsion kuchaytirgichning elektr sxemasi.

Operatsion kuchaytirgichlar rivojlanishi uch bosqichdan iborat.

Birinchi bosqichda universal OKlar ishlab chiqilgan.

Ikkinchi bosqich OKlari kaskadli sxemalardan tuzilgan.

Uchinchi bosqich OKlari bir vaqtning oʻzida yuqori kirish qarshiligiga ega.

Toʻrtinchi avlod (maxsus) operatsion kuchaytirgichlari kuchlanish boʻyicha juda katta kuchaytirish koeffitsientiga ega

Birinchi bosqichda *universal* operatsion kuchaytirgichlar ishlab chiqilgan

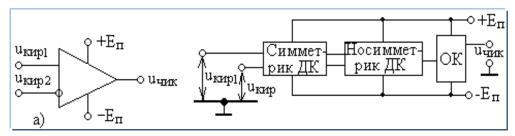
Birinchi avlod operatsion kuchaytirgichlari n-p-n turli tranzistorlar asosida Uch kaskadli tuzilmasxemasi boʻyicha qurilgan boʻlib, ularda yuklama sifatida rezistorlar qoʻllanilgan. Bunday operatsion kuchaytirgichlarga K140UD1 va K140UD5 turdagi kuchaytirgichlar kiradi. Bu operatsion kuchaytirgichlarning asosiy kamchiligiuncha katta boʻlmagan kuchaytirish koeffitsienti ($KU = 300 \div 4000$) va kichik kirish qarshiligi ($RKIR \approx 4$ kOm) edi.

Ikkinchi bosqich OKlarida bu kamchiliklar yoʻqotilgan, chunki ularikki kaskadli sxemalardan tuzilgan. Tok boʻyicha katta kuchaytirishkoeffitsientiga ega boʻlgan tarkibiy tranzistorlar qoʻllash va yuklamadagi rezistorlarni dinamik yuklamalarga almashtirish yoʻli bilan xarakteristikalarning yaxshilanishiga erishilgan. Barqaror tokgeneratorlari dinamik yuklamalar boʻlib, ular oʻzgaruvchan tokka nisbatankatta qarshilik qiymatini ta'minlaydilar. Ikkinchi avlodba'zi OKlaridakirish kaskadi p-n oʻtish bilan boshqariladigan n-kanalli

MTlar asosidadifferentsial sxema boʻyicha bajarilgan. Bu holat OK kirish qarshiliginioshirishga imkon berdi. Ikkinchi avlod integral OKlariga KU=45000 boʻlgan K140UD7 turdagi kuchaytirgich kiradi. Uning kamchiligi –tezkorligining chegaralanganligi.

Uchinchi bosqich operatsion kuchaytirgichlari bir vaqtning oʻzida yuqori kirishqarshiligi, katta kuchaytirish koeffitsienti va yuqori tezkorlikka ega. Bunday operatsion kuchaytirgichlarning oʻziga xosligi shundaki, ularda tok boʻyicha juda kata kuchaytirish koeffitsienti ($\beta = 103 \div 104$) ga ega boʻlgan tranzistorlar qoʻllanilgan. Uchinchi avlod integral OKlariga K140UD6 turdagi kuchaytirgichlar kiradi.

Toʻrtinchi avlod (maxsus) operatsion kuchaytirgichlarining ba'zi parametrlari rekord qiymatlarga ega. Ularga masalan: kuchlanish boʻyichajuda katta kuchaytirish koeffitsienti (KU = 106) ga ega boʻlgan K152UD5turdagi, chiqish kuchlanishining ortish tezligi yuqori (75 V/mks dan katta) boʻlgan K154UD2 turdagi va kichik iste'mol toki (0,5 mA dan kam) ga egaboʻlgan K140UD12 turdagi OKlar kiradi.



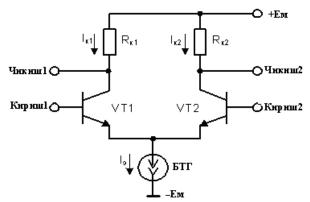
3.1.2-rasm. Operatsion kuchaytirgichni (OK) sxema belgilanishi (a) va

Hozirgi OK-lar anoltalannakkajarotarkibiyalardansif (v)lalaniladi, qoʻshimcha elementlar kirish qarshilikni oshirilishini, tinchlik rejimini sta-billashni, kuchaytirish koeffitsientini oshirilishini va hokazo tahminlaydi. OK sxemalarida bir necha oʻn tranzistorlar boʻlishi mumkin.

Differensial kuchaytirgichlar

Differensial kuchaytirgich (DK) deb, ikki kirishga ega boʻlgan kuchaytirgichga aytiladi. Uning chiqishidagi signal kirish signallari farqiga proporsional boʻladi.

3.1.3-rasmda sodda simmetrik DK sxemasi keltirilgan. Kuchaytirgich ikkita simmetrik yelkaga ega boʻlib, birinchi yelka VT1 tranzistor va R_{K1} rezistordan, ikkinchi yelka esa VT2 tranzistor va R_{K2} rezistordan tashkil topgan. Sxemaning dastlabki ish rejimi I_E toki yordamida ta'minlanadi. Bu tokning barqarorligi esa barqaror tok generatori (BTG) tomonidan ta'minlanadi.



3.1.3-rasm. Differensial kuchaytirgich sodda sxemasi.

Ushbu sxema 3.1.1-rasmdagi sxemaga aynan oʻxshashligini kuzatish mumkin. Buning uchun R2 va R3 rezistorlarni VT1 va VT2 tranzistorlar bilan almashtirish va $R1 = R_{K1}$, $R4 = R_{K2}$ deb hisoblash kerak. Agar R_{K1} va R_{K2} qarshiliklar bir – biriga teng boʻlsa va VT1 tranzistor parametrlari VT2 niki bilan bir xil boʻlsa, u holda bu sxema simmetrik boʻladi.

Amaliyotda toʻrtta ulanish sxemalardan ixtiyoriy biridan foydalanish mumkin: simmetrik kirish va chiqish, simmetrik kirish va nosimmetrik chiqish, nosimmetrik kirish va chiqish. Simmetrik kirishda kirish signali manbai DK kirishlari orasiga (tranzistorlarning bazalari orasiga) ulanadi. Simmetrik chiqishda yuklama qarshiligi DK chiqishlari oraligʻiga (tranzistorlarning kollektorlari orasiga) ulanadi.

Shuni ta'kidlash kerakki, DK kuchlanishlari qiymati (moduli bo'yicha) bir – biriga teng bo'lgan ikkita manbadan ta'minlanadi. Ikki qutbli manbadan ta'minlanish sokinlik rejimida umumiy shinagacha tranzistor baza potensiallarini

kamaytirishga imkon beradi. Bu holat DK kirishlariga signallarni qoʻshimcha sath siljitish qurilmalarini kiritmasdan uzatishga imkon yaratadi.

Ikkala yelka ideal simmetrikligida kirish signallari mavjud boʻlmaganda (U_{kir1} =0, U_{kir2} =0) kollektor toklari va tranzistorlarning kollektor potensiallari bir xil boʻladilar, chiqish kuchlanishi esa U_{chiq} =0. Sxema simmetrik boʻlganligi sababli, tranzistor xarakteristikasining sabablarga bogʻliq boʻlmagan ravishda ixtiyoriy oʻzgarishi, ikkala yelka toklarinig bir xil oʻzgarishiga olib keladi. Shu sababli sxema balansi buzilmaydi va *chiqish kuchlanishi dreyfi* deyarli nolga teng boʻladi.

DK ikkala kirishiga fazasi va amplitudalari bir xil boʻlgan signal (sinfaz signal) berilsa $U_{kir1} = U_{kir2}$, yelkalarning simmetrikligi va BTGning mavjudligi tufayli kollektor toklari oʻzgarmaydi va ular oʻzgarishsiz va bir - biriga tengligicha qoladi.

$$I_{K1} = I_{K2} = 0.5\alpha I_{.9}$$
 (3.1.1)

bu yerda α - emitter tokining uzatish koeffitsienti.

Demak, kollektor potensiallari tengligicha qoladi, chiqish kuchlanishi esa $U_{Y\!M\!K}=U_{K1}-U_{K2}=0$. Bu deganiki, idel DK sinfaz kirish signallariga sezirsiz.

Agar kirish signallari amplitudasi boʻyicha bir xil, lekin fazalari qarama – qarshi boʻlsa, u holda ular *differensial* deb ataladi. Differensial signal ta'siri natijasida bir yelkadagi tok ikkinchi yelkadagi tok kamayishi hisobiga ortadi $\Delta I_{91} = -\Delta I_{92}$, chunki toklar yigʻindisi doim $I_{9}(I_{91} + I_{92} = I_{9})$. Bir tranzistor kollektori potensiali kamayadi, ikkinchisiniki esa xuddi shu qiymatga kamayadi. DK chiqishida potensillar farqi hosil boʻladi, demak, chiqish kuchlanishi

$$U_{chiq_{1,2}} = U_{chiq_1} - U_{chiq_2}$$
. (3.1.2)

Umumiy emitter ulanish sxemasida ishlaydigan kuchaytirgich tahlili natijalaridan foydalangan holda, differensial signal (simmetrik kirish va chiqishga ega boʻlgan) ning kuchaytirish koeffitsienti qiymatini olamiz

$$K_{U} = -S(R_{K} // r_{K2})$$
 (3.1.3)

Ideal DKlarda sinfaz signallarni soʻndirish natijasida nol dreyfi mavjud boʻlmaydi. Turli temperatura oʻzgarishlari, shovqinlar, sinfaz signal boʻlishi mumkin. Real DKlarda yelkalarning absolyut simmteriyasiga erishish mukin emas, shuning uchun nol dreyfi mavjud boʻlib, u juda kichik qiymatga ega boʻladi. Differensial kirishda, ya'ni kirish simmetrik boʻlganda, DK kirish qarshiligi sxemaning chap va oʻng yelkalari kirish qarshiliklari yigʻindisiga $R_{kir_1} + R_{kir_2}$ teng boʻladi, chunki bu qarshiliklar signal manbaiga nisbatan ketma – ket ulanadi. Shunday qilib,

$$R_{kir_1} = R_{kir_1} + R_{kir_2} = 2r_{kir}$$
 (3.1.4)

bu yerda r_{kir} - UE (umumiy emitterli) sxemasida ulangan tranzistorning kirish qarshiligi. r_{kir} kattaligi tranzistorning sokinlik toki Ib ga bogʻliq boʻladi. Shuning uchun kirish signalini oshirish uchun kuchaytirgichni kichik toklar rejimida ishlatish kerak.

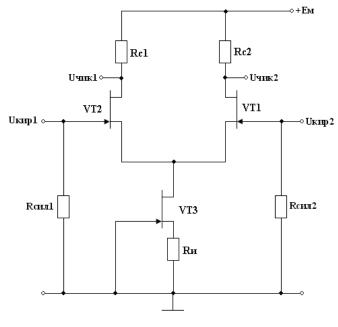
Differensial kuchaytirgichning kuchaytirish koeffitsienti kirish signallar generatorining ulanish va chiqish signalining oʻlchanish usuliga bogʻliq.

Differensial kuchaytirgich kuchaytirish koeffitsienti simmetrik kirishda ham, nosimmetrik kirishda ham bir xil boʻladi.

Nosimmetrik chiqishda yuklama qarshiligi bir uchi bilan bir tranzistor kollektoriga, ikkinchi uchi bilan esa — umumiy shinaga ulanadi. Bu vaqtda K_U simmetrik chiqishdagiga nisbatan 2 martaga kichik boʻladi.

Yuklama qarshiligi ikkinchi chiqish va umumiy shina oraligʻiga ulangan boʻlsin. Agar kirish signali 1 kirishga uzatilsa, u holda chiqish signali fazasi kirish signali fazasiga mos keladi. Bu vaqtda 1 kirishga "inverslamaydigan" kirish nomi beriladi. Agar kirish signali 2 kirishga uzatilsa, u holda chiqish va kirish signallari fazasi bir – biriga qarama –qarshi boʻladi va 2 kirish "inverslaydigan" kirish deb ataldi.

Kichik kirish toklariga ega boʻlgan maydoniy tranzistorlar qoʻllash natijasida differensial kuchaytirgich kirish qarshiligini sezilarli oshirish mumkin. Bu vaqtda r-n bilan boshqariladigan maydoniy tranzistorlarga katta e'tibor qaratiladi. r-n bilan boshqariladigan, kanali n—turli maydoniy tranzistorlarda bajarilgan DK sxemasi 8.9 — rasmda keltirilgan. Barqaror tok generatori VT3 va R_I da bajarilgan. R_{SIL1} i R_{SIL2} rezistorlari VT1 va VT2 tranzistor zatvorlariga boshlangʻich siljishni berish uchun moʻljallangan.



3.1.4-rasm.

Ushbu operatsion kuchaytirgichlar (shuningdek, **OpAmp** deb, ham nomlanadi), u joylashtirilgan elektron komponentlarga muvofiq koʻplab vazifalarni bajarishga qodir qurilma hisoblanadi. Ushbu elementlarga **uning 5 ta pini** (pin) biriktiriladi:

- - kiritish: teskari kiritish.
- + **kiritish**: bu to 'g'ridan-to 'g'ri kirish, ya'ni investor bo 'lmagan shaxs.
- **chiqish**: Chiqish.

- + Va boshqalar: bu ijobiy ovqatlanish.
- -Vs: salbiy oziqlanish.

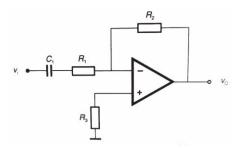
Ushbu qurilmalarda ba'zi **juda aniq shartlar** siz buni bilishingiz kerak. Masalan:

- Inverting va teskari boʻlmagan pinlarga kirish / chiqish oqimlari mavjud emas, chunki ikkalasi orasidagi impedans cheksizdir (ideal op ampda).
- Idealdagi differentsial daromad ham cheksiz boʻladi, garchi amalda bu mumkin emas, chunki toʻyinganlikka erishilganda chiqish voltaji doimiy boʻlib qoladi.
- Inverting va inverting bo'lmagan kirish o'rtasidagi potentsial farq nolga teng bo'lishi kerak.
- Juda yuqori daromad. Ammo muvozanatli, ya'ni ikkala kirishda ham bir xil bo'ladi. Bu shuni anglatadiki, agar ikkala kirish teng signallar bilan ta'minlasa chiqish nolga teng bo'ladi
 - Kirish qarshiligi juda yuqori va chiqish qarshiligi juda past.
- Boshqa har qanday amp kabi, ular toʻyinganlik darajasiga etishlari mumkin. Oʻsha paytda, signallar orasidagi farq koʻpaygan taqdirda ham, chiqish signali oʻsishda davom etmaydi.
- Ideal holatda ham tarmoqli kengligi cheksizdir, ammo haqiqiy holatda bu mumkin emas. Bu ma'lum bir operatsion funktsiyani aniq ushlab turadigan chastota diapazonini koʻrsatadi va uning nomidan koʻrinib turibdiki, op amp bu mumkin boʻlgan qurilma **har qanday signal turini kuchaytirish** (kuchlanish yoki intensivlik), ham oʻzgaruvchan tok, ham doimiy oqimdir va bu keyingi boʻlimda koʻrib chiqadigan konfiguratsiya yoki rejimlarga muvofiq koʻplab operatsiyalarni bajarish uchun etarli ...

Ishlash rejimlari

Op ampning yaxshi tomoni shundaki, u mumkin **turli yoʻllar bilan tuzilgan boʻlishi** shuning uchun siz boshqacha ishlashingiz mumkin:

Invertor



3.1.4-rasm. Invertor.

Op-amp kuchlanish kuchaytirgichi sifatida ishlashi mumkin **investor** va investor emas. Siz uni inverter sifatida bajarganingizda, chiqish voltaji kirish voltajiga qarshi fazada (invertorlarda boʻlmagan faza oʻrniga) boʻladi.

Bundan tashqari, ularning ikkalasi ham ishlashi mumkinligini bilishingiz kerak **joriy** ushbu turdagi konfiguratsiyadagi doimiy va oʻzgaruvchan tok. AC boʻlsa, C1 kondansatörü ketma-ket va R1 oldida joylashgan boʻladi.

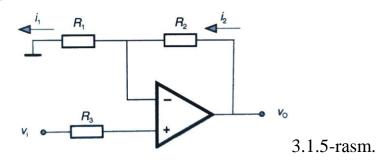
Bu holda **foyda** formula bilan hisoblash mumkin:

$$A_v = -R_2 / R_1$$
 (3.1.5)

Siz ham qila olasiz **qarshilikni hisoblash** kirish va yerga ulanadigan:

$$R_3 = R_1 R_2 / R_1 + R_2 \qquad (3.1.6)$$

Invertor emas



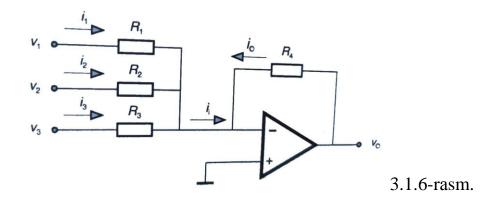
Operatsion kuchaytirgich **invertor emas** u teskari boʻlmagan kirish orqali quvvatlanadi va chiqish signali kirish bilan fazada boʻladi. Bunday holda, u doimiy ravishda oʻzgaruvchan tok uchun ushbu konfiguratsiyada ishlashi mumkin, ikkinchi holatda ikkita kondansatör qoʻshiladi, toʻgʻridan-toʻgʻri kirishda C1 va R2 va yer oʻrtasida ketma-ket C1.

Bunday holda, foyda boshqacha tarzda hisoblanadi:

$$A_{v} = R_{1} + R_{2} / R_{1} \tag{3.1.7}$$

Qachonki **uchinchi qarshilik** u hali ham invertor bilan bir xil formula bilan hisoblanadi.

Voltaj qo'shimchasi



Aralash signallari turli xil manbalardan kirish orqali Op amp ishlatilishi mumkin. Ushbu turdagi kontaktlarning zanglashiga olib kirishda bir nechta kirishlar qoʻllaniladi (maksimal 10 gacha, rasmda faqat 3 ta boʻlsa ham).

Bu yerda nima sodir boʻladi **amper** kirishlarning qisman oqimlari yigʻindisiga teng (Kirchhoff qonuni bilan belgilangan):

$$I_i = Men_1 + I_2 + I_3$$
 (3.1.8)

Ushbu intensivliklarning har biri Om qonuni, bogʻliq boʻladi ham:

$$I_1 = V_1 / R_1$$
, $I_2 = V_2 / R_2$, $I_3 = V_3 / R_3$ (3.1.9)

Kirish oqimining intensivligi bir xil qiymatga ega boʻlgani uchun va unga qarama-qarshi belgida **chiqish oqimi**, quyidagilarni aniqlash mumkin:

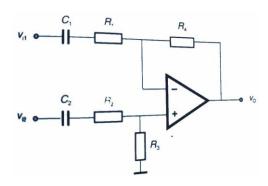
$$I_i = - men_o$$
 (3.1.10)

Shuning uchun, ekanligini aniqlash mumkin **chiqish kuchlanishi** boʻladi:

$$V_0 = Men_0 R_4 = Men_i R_4$$
 (3.1.11)

Bunday holda, yana qoʻshiladi **kondansatorler** u AC bilan ham ishlashi mumkin ...

Kuchlanishni kamaytiruvchi



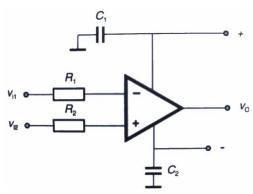
3.1.7-rasm.

Bunday holda, bu a **differentsial kuchaytirgich** sarmoyador va sarmoyador boʻlmaganlardan iborat. U oʻzgaruvchan va toʻgʻridan-toʻgʻri oqimlarni olib tashlash uchun ishlatilishi mumkin, kondansatkichlarni kirish qarshiligi bilan ketmaket qoʻyish yoki olib tashlash etarli boʻladi.

Bu holda **chiqish kuchlanishi** boʻladi:

$$V_o = V_{o1} + V_{o2} = R_4 / R_1 (V_{o1} + V_{o2})$$
 (3.1.12)

Komparator



3.1.8-rasm. Komparator sxemasi.

Shunga oʻxshash konfiguratsiyada **taqqoslovchi**, bir xil turdagi signalning ikkita miqdori taqqoslanadi va chiqish signali kirish qiymatlari teng yoki yoʻqligini bildiradi. Ya'ni, quyidagilar sodir boʻlishi mumkin:

Agar $V_{i1} < V_{i2} V$ chiqishi, bu ijobiy boʻladi.

Agar $V_{i1} > V_{i2} V$ chiqishi, bu salbiy boʻladi.

Shuni yodda tutish kerakki, agar elektron ishlatilgan boʻlsa **ochiq pastadir** (teskari qarshiliksiz), u kuchlanish taqqoslagichi kabi ishlaydi.

Boshqa sozlamalar: Mumkin boshqa usullarni sozlash ushbu operatsion kuchaytirgichlar uchun ularni kaskadga ulang va hattoki logaritmik va eksponent funktsiyalar, deraza komparatori va boshqalar uchun konvertor sifatida integralator, lotin hosil qiluvchi oʻzgaruvchan kuchaytirgichlarni hosil qilish uchun rezistorlarni potansiyometrlarga almashtiring. Ammo bular yuqorida ta'riflaganlardan kamroq.

Ilovalar: Ushbu op amperlar bir nechta boʻlishi mumkin. Siz ulardan foydalangan boʻlishingiz kerak. Aslida, ular ba'zi ishlab chiqarish platalarida, raqamli kalkulyatorlarda, ovozli tizim filtrlarida (yuqori oʻtish, <u>past pas</u>, tarmoqli kengligi, faol filtrlar, osilatorlar), oldindan kuchaytirgichlarda va audio /video buferlarda, regulyatorlarda, konvertorlarda, darajadagi adapterlarda (masalan,

CMOS-TTL,...), aniqliqdagi toʻgʻrilash moslamalarida, yuklanish effektidan saqlanish uchun va boshqalarda foydalaniladi.

Shaxsiy kompyuterlarda axborotni qayta ishlash va oʻzgartirish uchun deshifratorlar va shifratorlar, kod oʻzgartirgichlari ishlatiladi.

Kod oʻzgartirgichlari ma'lumotlarni kodlash usulini oʻzgartirish uchun ishlatiladi. Toʻgʻri koddan teskari kodga, toʻldiruvchi (qoʻshimcha) kodga oʻtkazuvchi oʻzgartirgichning sxemasi, ishlash jadvali ham keltirilgan.

Oʻzgartirgichning ishini soddaroq funktsiya bilan ifodalash murakkab masala xisoblanadi, bu masalani xal qilish uchun ixtiyoriy kod oʻzgartirgichni tuzish ikki usulda-mantiqiy elementlarda va deshifrator-shifrator asosida tuzilgan.

Analog integral sxemalarning chiqish bosqichlari (quvvat kuchaytirgichlari)

Chiqish bosqichlarining vazifasi — signalning berilgan (yetarlicha katta) quvvatini buzilishlarsiz past omli yuklamaga uzatishni ta'minlash. Odatda ko'p bosqichli kuchaytirgichlarda ular chiqish bosqichlari hisoblanadilar. Kuchlanish bo'yicha kuchaytirish koeffitsiyenti chiqish bosqichlari uchun ikkinchi darajali parametr hisoblanadi. Shu sababli asosiy parametrlar bo'lib quyidagilar hisoblanadi: foydali ish koeffitsiyenti η va nochiziqli buzilishlar koeffitsiyenti K_G .

Foydali ish koeffitsiyenti chiqish signali quvvatini manbadan tortib olinayotgan quvvatga nisbatiga teng:

$$\eta = \frac{\frac{1}{2}U_{chiqm}I_{chiqm}}{E_{m}I_{o'rt}}, \quad (3.1.13)$$

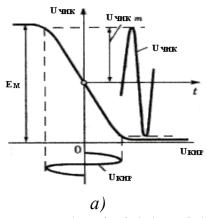
bu yerda $I_{chiq.m}$, $U_{chiq.m}$ – chiqish kattaliklar amplitudasi, E_{M} – kuchlanish manbai, $I_{o'rt}$ – oʻrtacha tok.

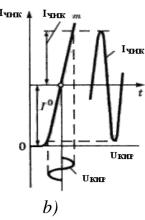
Nochiziqli buzilishlar koeffitsiyenti chiqish signali shaklining kirish signali shaklidan farqini ifodalaydi. Bu farq bosqichning uzatish xarakteristikasining nochiziqligi sababli yuzaga keladi. Kuchaytirgich bosqichi uzatish xarakteristikalari chiqish kattaligini (I_{chiq} yoki U_{chiq}) kirish kattaligiga (I_{kir} yoki U_{kir}) bogʻliqligini ifodalaydi...

 η va K_G kattaliklari koʻp hollarda tranzistorning sokinlik rejimi— kuchaytirish sinfi bilan aniqlanadi. Shu sababli quvvat kuchaytirigichlarida qoʻllaniladigan kuchaytirgich sinflarini koʻrib chiqamiz.

Uzatish xarakteristikasidagi ishchi nuqta (sokinlik nuqtasi) holatiga koʻra *A*, *V*, *AV va boshqa kuchaytirish sinflari* mavjud.

A rejimda sokinlik rejimida ishchi nuqta uzatish xarakteristikasi kvazichiziq soha oʻrtasida joylashadi (3.1.9a-rasm).





3.1.9a,b-rasm. Kuchaytirgich bosqichi uzatish xarakteristikasi digrammasi.

Kirish signalining ikkala yarim davri uzatish xarakteristikasining kvazichiziq sohasida joylashganligi sababli nochiziqli buzilishlar eng kichik ($K_G \le 1\%$) boʻladi. Rasmdan koʻrinib turibdiki,

agar $U_{chiq.m} = \frac{1}{2} E_M$; $I_{chiq.m} = I_{o'rt}$ (3.1.14) bo'lsa, u holda (3.1.12) ni o'rniga qo'yib, quyidagini olamiz

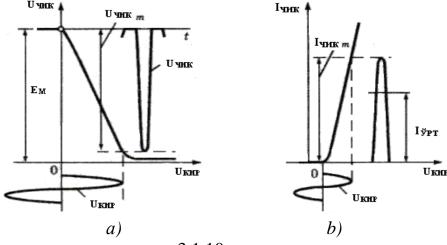
$$\eta = \frac{1}{4}$$
, (ya'ni 25 %). (3.1.15)

V rejimda sokinlik rejimidagi ishchi nuqta tranzistorning berk holatiga mos keluvchi kvazichiziq soha chegarasida joylashadi. Tranzistor faqat musbat yarim davr mobaynida ochiq holatda boʻladi (3.1.10-rasm).

V rejimda K_G 70 % atrofida boʻladi. (3.1.15) ifodaga E_M va $I_{oʻrt} = \frac{2}{\pi} I_{chiq.m}$ larni qoʻyib, quyidagini hosil qilamiz

$$\eta = \frac{\pi}{4} \text{ (ya'ni 78 \%)}.$$
(3.1.16)

V rejimda nochiziqli buzilishlarni kamaytirish maqsadida musbat yarim davrni, ikkinchisi — manfiy yarim davrni kuchaytiradigan, ikkita kuchaytirgichdan tashkil topgan *ikki taktli sxema* qoʻllaniladi.



3.1.10-rasm.

AV sinfi A va V sinflari oraligʻidagi holatni egallaydi va ikki taktli qurilmalarda qoʻllaniladi. Bu yerda sokinlik rejimida bir tranzistor berk boʻlganda, ikkinchisi

ochilish arafasida boʻladi, lekin bu holat asosiy ishchi yarim davrni kichik inersiyaga ega boʻlgan VAX sohasiga olib chiqishga imkon yaratadi. η koeffitsient A sinfiga nisbatan yuqori, $K_G \le 3$ % boʻladi.

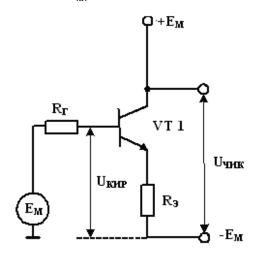
Emitter qaytargich. Kuchlanish boʻyicha kuchaytirish koeffitsienti birga yaqin boʻlgan, kirish signal qutbini oʻzgartirmaydigan va katta kirish va kichik chiqish Differensial qarshilikka ega boʻlgan kuchaytirgichlar – *qaytargich* deb ataladi.

Emitter qaytargich klassik sxemasi 3.1.11-rasmda keltirilgan. Tranzistorga oʻzgarmas kirish kuchlanishi berilganda (A rejim), emitter zanjirida R_E rezistorda kuchlanish pasayishini yuzaga keltiruvchi oʻzgarmas tok oqib oʻtadi. Chiqish kuchlanish Uchiq shunday oʻrnatiladiki, baza — emitter kuchlanishi

$$U_{E3} = \varphi_T \ln \frac{I_{\Im}}{I_{KS}}$$
 ga teng boʻlsin.

Ukir kirish signali ΔU_{kir} kattalikka ortadi (kamayadi) va emitter tokini ortishiga (kamayishiga) olib keladi. Natijada U_{chiq} chiqish kuchlanishi $\Delta U_{chiq} = \Delta I_{\ni} R_{\ni}$ qiymatga ortadi (kamayadi). Bu vaqtda chiqish kuchlanishi kirish kuchlanishi kabi ortadi, kuchlanish boʻyicha kuchaytirish koeffitsienti esa quyidagiga teng boʻladi

$$K_U = \frac{\Delta U_{chiq}}{\Delta U_{kir}} \approx 1. \tag{3.1.17}$$



3.1.11-rasm. Umumiy emitter sxemasi.

Emitter qaytargichning kirish qarshiligi umumiy emitter (UE) sxema va tok boʻyicha MTA sxemalari kirish qarshiligidan farq qilmaydi va quyidagiga teng boʻladi

$$r_{kir} = (\beta + 1)R_{\beta}.$$

Chiqish qarshiligi $r_{chiq}(R_E \text{ orqali amalga oshirilgan})$ 100 % manfiy teskari aloqa hisobiga kamayadi. Bu holat shu sababli sodir boʻladiki, chiqish kuchlanishining har bir kuchayishi emitter tokini oshiradi, demak baza toki ham ortadi. Unga esa R_G qarshilik koʻrsatadi. Lekin baza zanjiridagi tok emitter zanjiridagi tokka nisbatan $(\beta+1)$ marta kichik boʻladi, shu sababli chiqish qarshiligi

$$r_{chiq} = \frac{R_{\Gamma}}{\beta + 1} // R_{\Im}$$
.

Emitter – baza soha qarshiligini ham hisobga olsak, u holda

$$r_{chiq} = (\frac{1}{S} + \frac{R_{\Gamma}}{\beta + 1}) // R_{\Im}.$$

Mikroelektronikada FIK juda kichik boʻlganligi sababli A sinfi qoʻllanilmaydi. V va AV sinfiga mansub ikki taktli kuchaytirigichlar ancha ommabop hisoblanadi. Va biz ularni oʻrganishga oʻtamiz.

MUHOKAMA UCHUN SAVOLLAR.

- 1. Kodlashtiruvchi qurilma deb qanday qurilmaga aytiladi?
- 2. Kod oʻzgartirgichlari nima uchun moʻljallangan?
- 3. Differensial kuchaytirgich nima?
- 4. Operasion kuchytirgichlar qayerda qoʻllaniladi?
- 5. Operasion kuchytirgichlar qanday elementlardan tuzilishi mumkin?