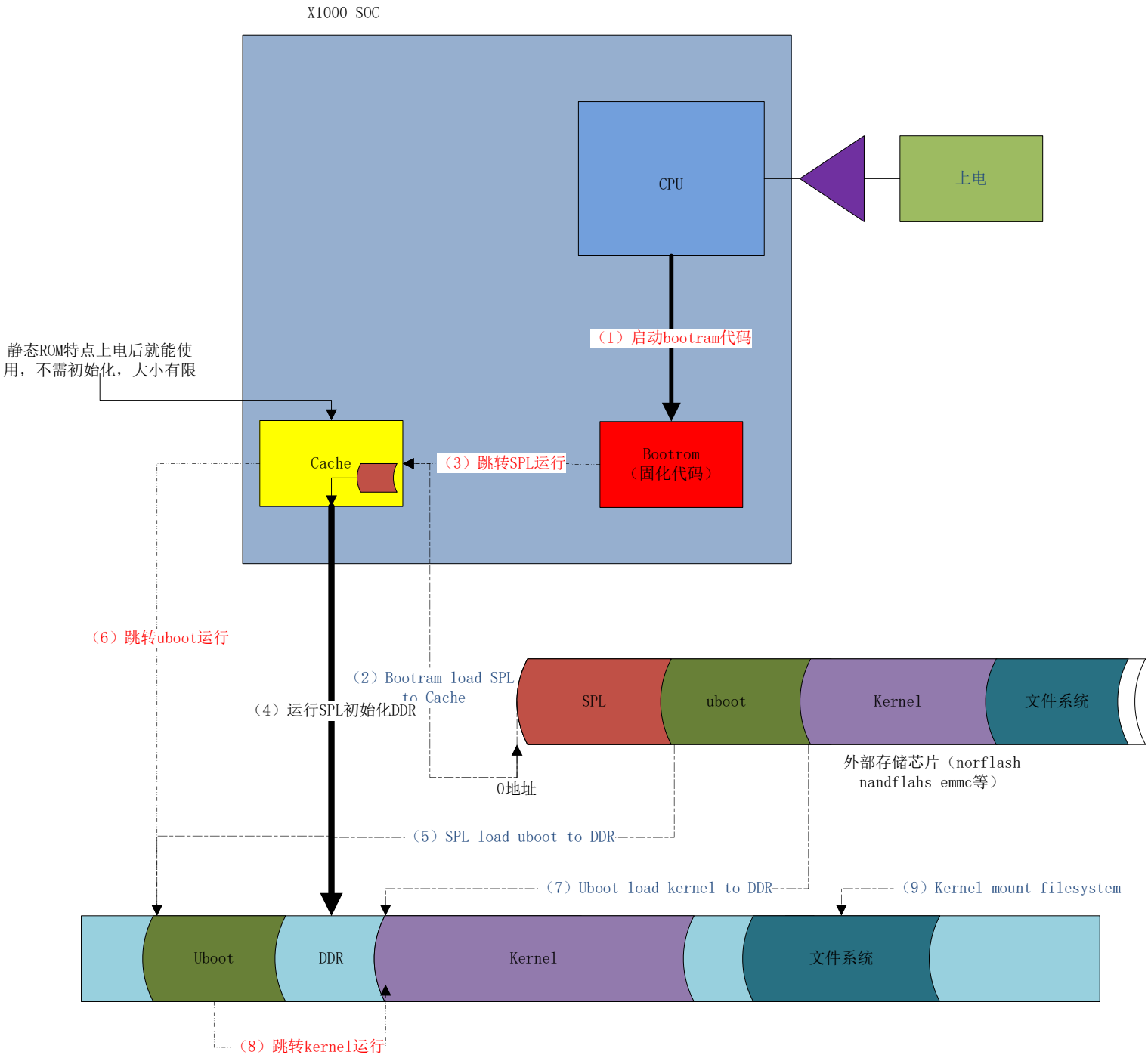
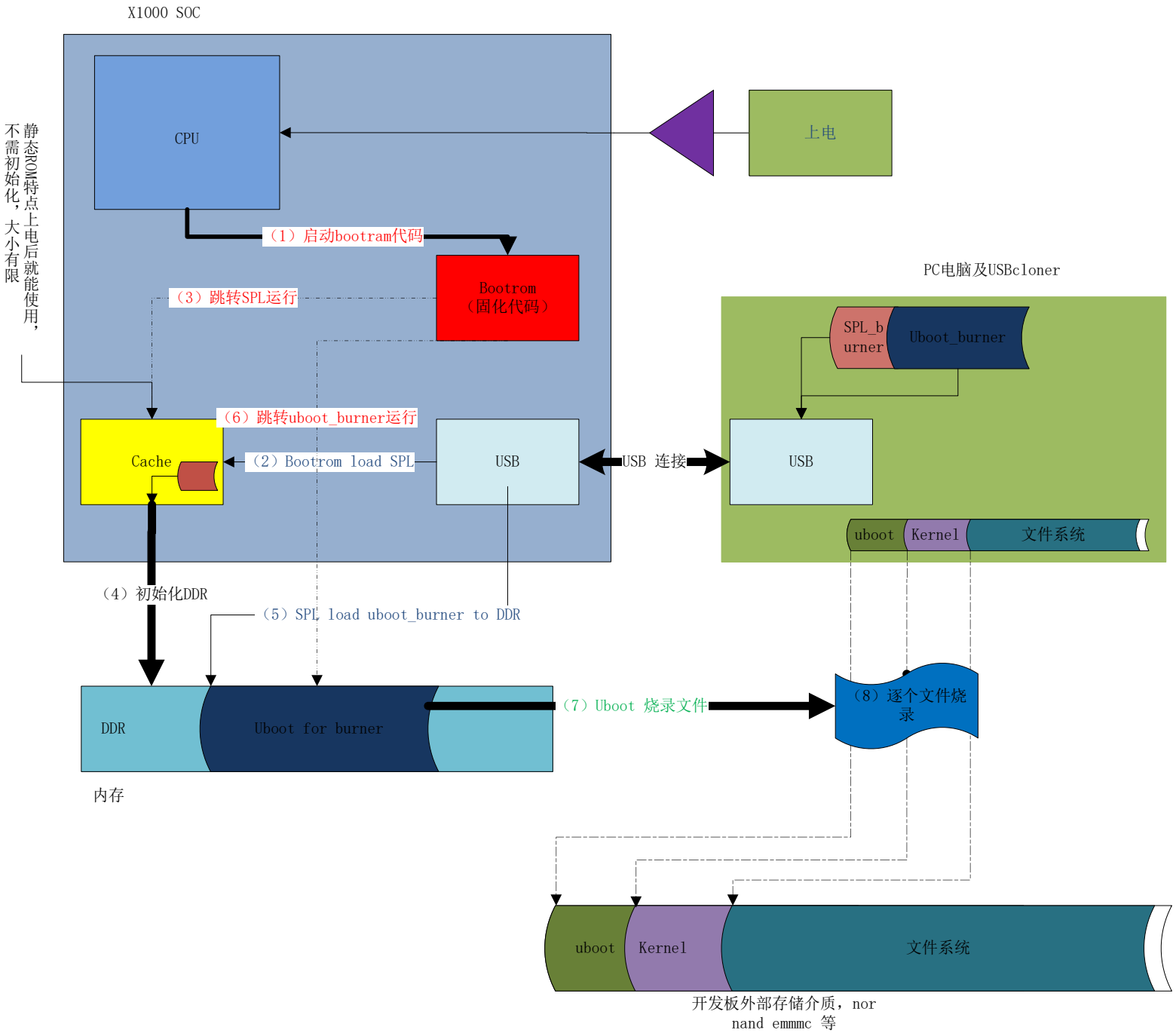
X1000的启动流程：

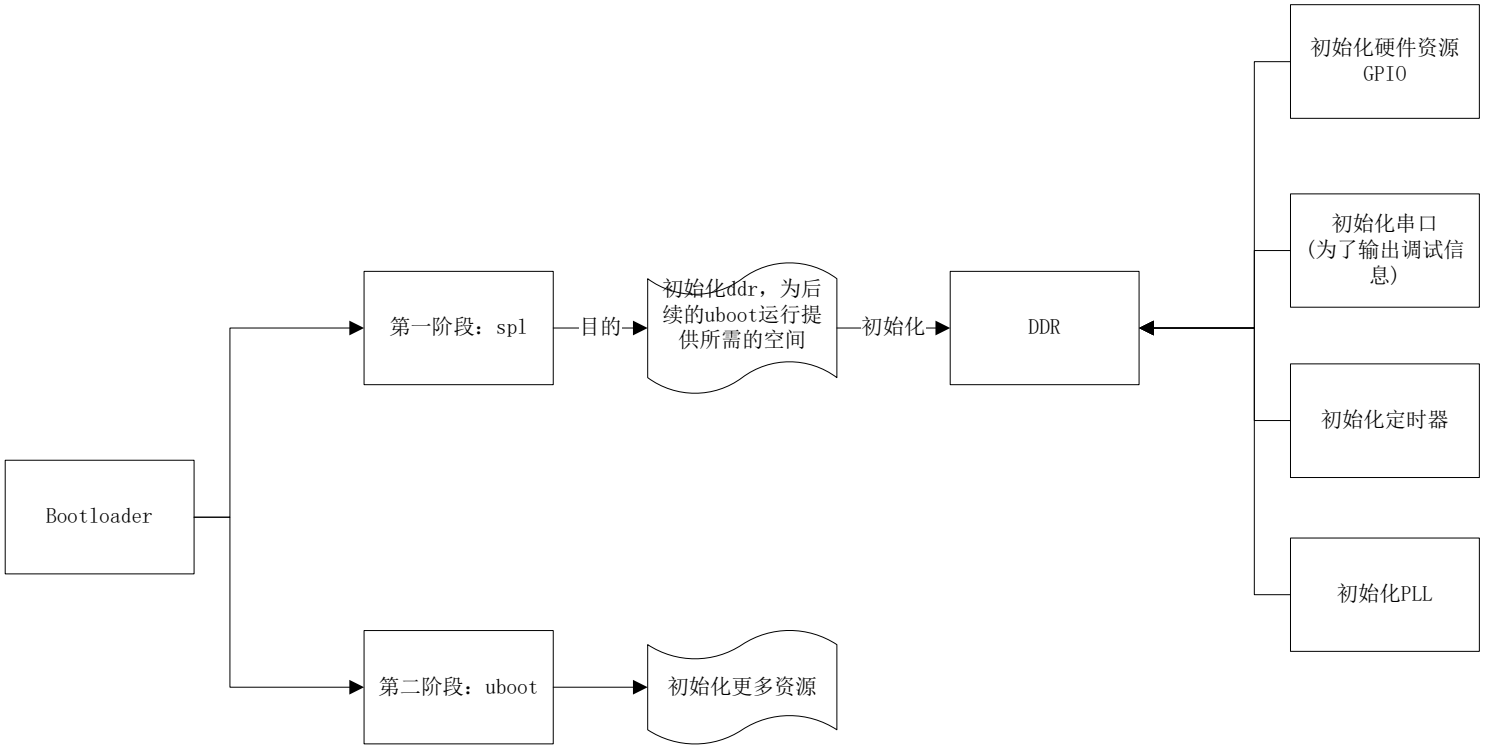

X1000 SOC
CPU
上电
（1）启动bootram代码
静态ROM特点上电后就能使用，不需初始化，大小有限
Cache
（3）跳转SPL运行
Bootrom
（固化代码）
（6）跳转uboot运行
（2）Bootram load SPL to Cache
（4）运行SPL初始化DDR
SPL
uboot
Kernel
文件系统
外部存储芯片（norflash nandflahs emmc等）
0地址
（5）SPL load uboot to DDR
（7）Uboot load kernel to DDR
（9）Kernel mount filesystem
Uboot
DDR
Kernel
文件系统
（8）跳转kernel运行

X1000的烧录流程：


X1000 SOC
CPU
上电
静态ROM特点上电后就能使用，不需初始化，大小有限
（1）启动bootram代码
Bootrom
（固化代码）
（3）跳转SPL运行
PC电脑及USBcloner
SPL_burner
Uboot_burner
（6）跳转uboot_burner运行
Cache
（2）Bootrom load SPL
USB
USB 连接
USB
uboot
Kernel
文件系统
（4）初始化DDR
（5）SPL load uboot_burner to DDR
DDR
Uboot for burner
（7）Uboot 烧录文件
（8）逐个文件烧录
内存
uboot
Kernel
文件系统
开发板外部存储介质，nor nand emmmc 等

Uboot的组成：

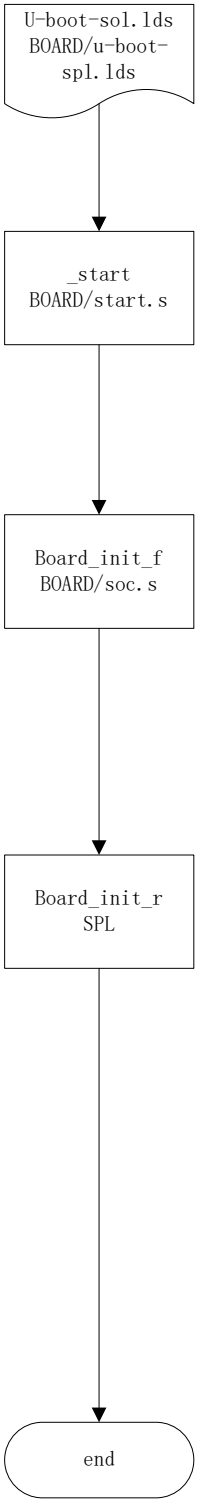
SPL	Header	Uboot



Spl的启动流程：X1000为例

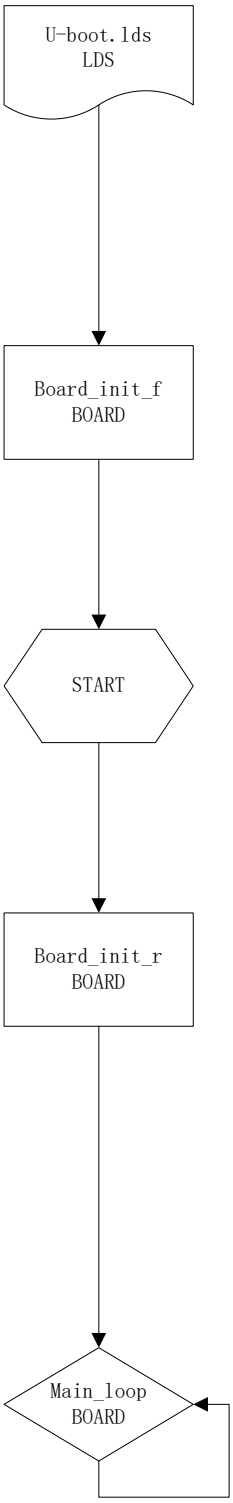
BOARD ： arch/mips/cpu/xburst/x1000/

SPL: common/spl/spl.c



uboot的启动流程

LDS： arch/mips/cpu/u-boot.lds

START：arch/mips/cpu/xburst/start.s

BOARD：arch/mips/lib/board.c