Chapitre 4

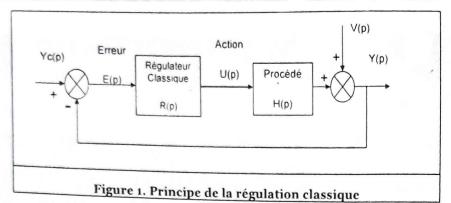
Commande avec Modèle Interne (IMC)

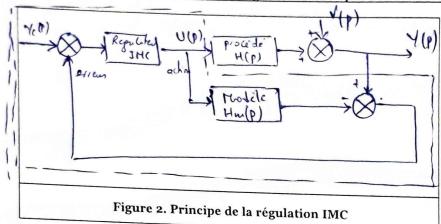
I. Introduction

Cette technique de commande se distingue aussi bien par sa simplicité de mise en œuvre que par ses propriétés de robustesse. Ces avantages rendent cette technique très intéressante d'un point de vue pratique.

I I. Principe du régulateur IMC

3





La partie hachurée de la figure 2 présente la structure du régulateur IMC. Elle comprend le régulateur Q(p) et le modèle du procédé $H_m(p)$. Il est facile de remarquer que si le modèle $H_m(p)$ est parfait, c'est-à-dire $H_m(p)=H(p)$ alors le régulateur Q(p) est égal à l'inverse du modèle $H_m(p)$.

Le transfert entre la sortie et la consigne (figure 2), est donné par :

$$Y(p) = \frac{Q(p).H(p)}{1 + Q(p).(H(p) - H_{m}(p))}Y_{c}(p) + \frac{1 - Q(p).H_{m}(p)}{1 + Q(p).(H(p) - H_{m}(p))}V(p)$$

Dans le cas de régulation classique (figure 1), ce transfert est égal :

$$Y(p) = \frac{R(p).H(p)}{1 + R(p).H(p)}Y_{c}(p) - \frac{1}{1 + R(p).H(p)}V(p)$$

A IMC sulement pour système stable.

Nous pouvons déduire la relation entre les régulateurs R(p) et Q(p):

$$R(p) = \frac{Q(p)}{1 - Q(p) H_m(p)}$$

$$Q(p) = \frac{R(p)}{1 + R(p)} H_m(p)$$

Dans le cas où le modèle $H_m(p)$ est parfait, c'est-à-dire $H_m(p)=H(p)$, on peut écrire :

Cette relation exprime un premier point fort de la structure IMC car elle montre que le système pent être vu en boucle orwerte. Par consignent da stabilité de l'ensemble procédé et répulateur petit pent être formulée comme sonit!

Si Le procédé H(p) est stable et si le modèle $H_m(p)$ est parfait, alors le système contrôlé par la structure IMC est stable si et seulement si le régulateur Q(p) est stable.

III. Méthodologie de réglage

La synthèse d'un régulateur IMC dans le cas continu comporte les étapes suivantes :

Etape 1: le modèle du procedé est foctorisé en 2 ponties. Hm(p) = Hx(p) * Hx1(p).

où HIP) est la partie inversible du modèle. Hiri(p) : ... non inversible contenant tous les zerosà parties réelles positive et les retands. De plus, le gain de ce transfert est prix égal à 1.

Etape 3: gjonter le filtre fo(p).
où fo(p) est un filtre posse-bos à goir unitaire
ayant le frame nivente:

Fo(p) = 1 (1+7cp)ⁿ de façon à ce que Q(p) soit console et Te indique la che de tips désirée en BF Q(p)=90/Fo(p) Determiner le regulateur classique $C(p) = \frac{Q(p)}{1 - Q(p)H_m(p)}$

Etape 5: Déterminer les parametres des PID à sovoir Kp, Ti et Td.

Exercice

Déterminer le Régulateur IMC pour un système de premier ordre avec retard ainsi que son équivalent classique.

$$H_m(p) = \frac{Ke^{-\tau p}}{1 + Tp}$$

Sachant qu'on peut approximer le retard par la formule de Padé:

Etope 1.

$$H_{m}(p) = \frac{1 - \frac{\tau}{2}p}{(1 + \overline{1}p)(1 + \overline{2}p)}, \quad H_{m}(p) = H_{a}(p) + H_{n}(p).$$

$$H_{1}(p) = \frac{k}{(1 + \overline{1}p)(1 + \overline{2}p)}, \quad H_{n}(p) = H_{n}(p) + H_{n}(p).$$

$$H_{n}(p) = \frac{k}{(1 + \overline{1}p)(1 + \overline{2}p)}, \quad (Non annexe).$$

HNJ(P) = 1 - 2 P

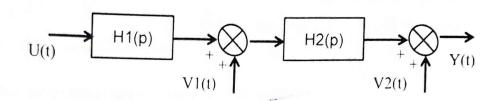
Régulation cascade

2 en serie le 1º01 plus ropide que le 2000e

Domaine d'application

isoff a Pita Arbanct some

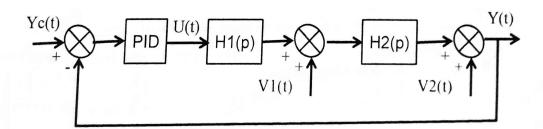
La régulation cascade est envisagée uniquement dans le cas d'un procédé constitué par deux systèmes en série, et dont le premier est plus rapide que le deuxième.



H₁(p) est plus rapide que H₂(p)

Limite de la régulation classique

la régulation classique consiste à boucler la sortie de ces deux systèmes sur la consigne.



si une perturbation V1(t) affecte la première boucle dite **boucle interne**, il faut attendre que l'effet de cette perturbation affecte la sortie du deuxième système avant que le régulateur annule son effet.

ure: 2018-201 nis Messaou Durée: 1h3

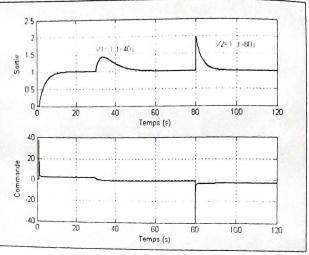
Limite de la régulation classique: Exemple

$$H_1(p) = \frac{1}{1+p}$$
 $H_2(p) = \frac{1}{1+5p}$

PID : Compensation de pôles

$$K_r = 2.4$$
 $T_i = 6$ $T_d = 0.8333$

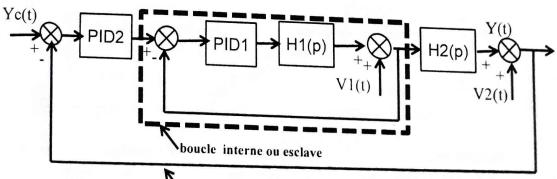
$$T_c = 5$$



Si une perturbation V1(t) affecte la première boucle dite **boucle interne**, il faut attendre que l'effet de cette perturbation affecte la sortie du deuxième système avant que le régulateur annule son effet.

Solution: Régulation cascade

- Pour surmonter ce problème, l'idée est donc de compenser plus rapidement cette perturbation V1 en construisant une deuxième boucle interne.
- Ceci est réalisé au prix d'une mesure (soit un capteur) et d'un régulateur supplémentaire.



Noucle externe ou maître

Il existe des régulateurs dits double boucle ou bien encore maître esclave pour réaliser les boucles cascades.

Synthèse de régulateur cascade

La synthèse de régulateur doit respecter la démarche suivante:

Etape 1: Régulateur interne ou esclave

- ouvrir la boucle externe ou moitre

. Utiliser une methode clossique pour la synthère de régulateur (modèle approximatif, en ligne, directe). On peut se limiter à un régulateur P.

Etape 2: Régulateur externe ou maître

- Supposer que le tronsfert de la bonck interne est égale à 2. -. Utiliser une methode classique pour le synthèse du régulateur (modèle approximatif, en ligne, direct).

Régulation cascade

$$H_1(p) = \frac{1}{1+p}$$

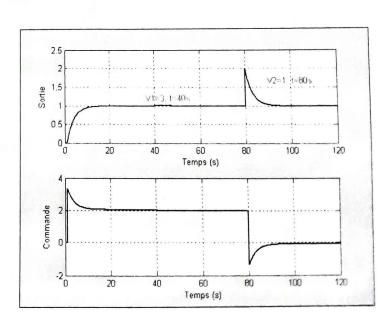
$$H_2(p) = \frac{1}{1+5p}$$

PID 1:

$$K_{p} = 20$$

PID 2: Compensation de pôles

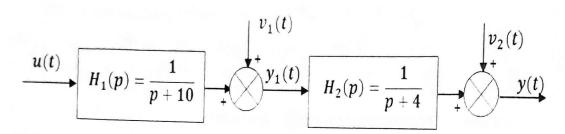
$$K_p = 3.3333$$
 $T_i = 5$



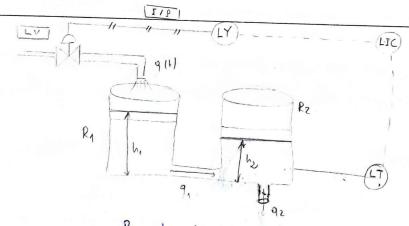
Si une perturbation V1(t) affecte la première boucle dite **boucle interne**, le régulateur P à annuler l'effet de cette perturbation

Exercice

-Etudier, en justifiant la réponse, la possibilité d'appliquer une régulation cascade pour les procédés en supposant que la sortie y_I est accessible dans les deux cas.



On put oppliquer la régulation coscade con $T_1 = \frac{1}{10} < \overline{O}_2 = \frac{1}{4}$ (le procede 1 est plus rapide que 2).



9. deht delinentohon
9. deht de soke de Re
et delinentokon R de Re
92. deht de soke de Re
h, henten de liguide
ds Re
h2 ... ds Re
Se section de Re

15

Les volumes V1 et V2 sont règes per els equations suivantes

dV1 = 9-91.

On suppose que le 2 dibits q_1 et q_2 sont définis comme suit. $q_1 = \frac{h_1 - h_2}{A_1}.$ $q_2 = \frac{h_2}{A_2}$ où A_1 , A_2 sont A_2 costs connues.