licro Controleur 20 pour le controle Embarque (Four/mirro-onde) caracteris tique: 9 Penephoique sur le circuit 9 pgm (timen, conventisseur. ) a Accès direct du pognimeur DSP: Digital Signal Processing
Utilise pour les opp mait signal

William Numerisate de gral Other de clonnée

To Etre numerione Processeur ARM SAnch siple

Caracteristiques RISC

Charge / Stock [Youd Store]. Bus pour Soc -> HMBA: Advance of Micro controlors
Bus Anchilecture -> AHB: Ad Hig Bus Performed

-> ABB Ad Sy

Sels fent

Splus fent

dioperation -> control put sufferience

Let a gestion memories

microprocesseur TOS

Chape: Syste On Chip. Soc. en pub Déf Soc circuit optème qui itégre tous les élements Ectionnel d'u produit sur me m' pué.

Diprocurseur purcomprad > processeur > diprocurseur > remeire > de controlleur > Pere phenique > FPGA equi > Hoolie le analògique objected Inbre de composants y Processus CISC Complèbe Instruct Set Computer Instructo aprese -> Temp descut loma [Motore-lla6808) Processeur RISC. Reduce Instructor Set Computer Finstances ipo Temp d'escutors s access memoirs