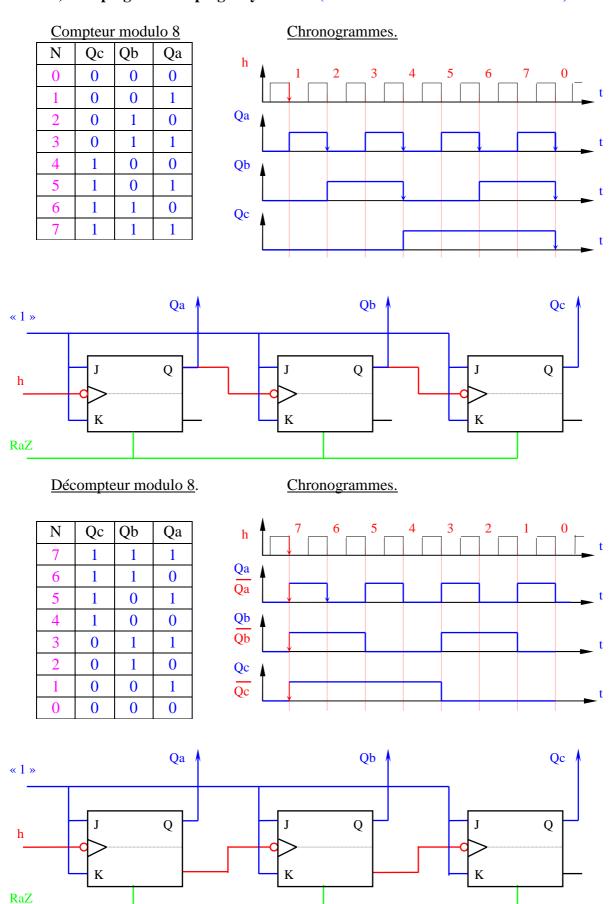
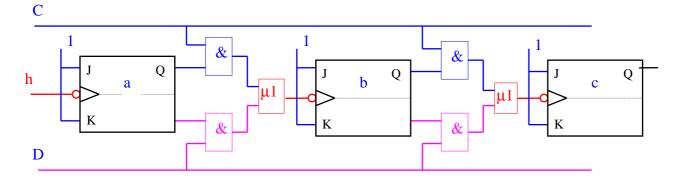
## III- Etude du comptage

## 1) Comptage / décomptage asynchrone.(Le modulo 8 nécessite 3 bascules J K)



# c) Compteur / Décompteur modulo 8. (Hb = Comp. Qa + Décomp. Qa).



## d) Compteur asynchrone modulo 10.

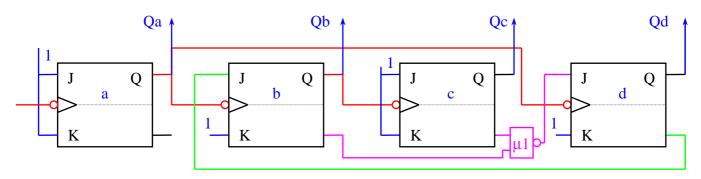
En général, La réalisation d'un compteur modulo 10 se fait par la remise à zéro du compteur à la  $10^{\rm ème}$  impulsion.

Ce type de compteur présente donc pendant un court instant la combinaison 1 0 1 0 (10) sur ses sorties, le temps de la remise à zéro.

Afin d'éviter cet état intermédiaire on peut anticiper l'évolution des bascules au passage de 1 0 0 1 (9) à 0 0 0 0 (0) au lieu de 1 0 1 0.

Il faut donc: - Forcer le bit de poids fort à passer à zéro. . . .

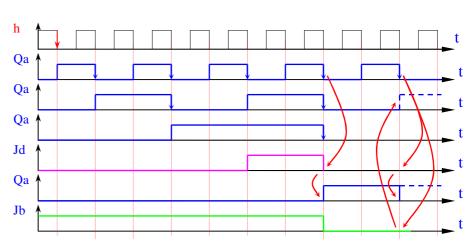
### **Montage**



## Table de vérité.

N	Qd	Qc	Qb	Qa
0	0	0	0	0
1	0	0	0	1
2	0	0	1	0
3	0	0	1	1
4	0	1	0	0
5	0	1	0	1
6	0	1	1	0
7	0	1	1	1
8	1	0	0	0
9	1	0	0	1
10	1	0	0	0

#### Chronogrammes.



## 2) Comptage en synchrone

## a) Compteur modulo 8 synchrone.

L'impulsion d'horloge est appliquée simultanément à chaque bascule. Celles-ci évoluent en fonction des informations présentent sur leurs entrées J, K au moment ou apparait l'impulsion. Il faut donc prépositionner J et K à l'instant t pour obtenir le basculement désiré à l'instant t+1.

J	K	Q
0	0	Q
0	1	0
1	0	1
1	1	$\overline{\overline{Q}}$

Qn	Q n-1
0 —	<b>→</b> 1
1 —	<b>→</b> 0
1 —	<b>→</b> 1
0 —	<b>→</b> 0

J	K
1	X
X	1
X	0
0	X

Si QC, QB, QA, sont les sorties de trois bascules on a la table de vérité suivante:

N	Qc	Qb	Qa	Jc	Kc	Jb	Kb	Ja	Ka
0	0	0	0	0	X	0	X	1	X
1	0	0	1	0	X	1	X	X	1
2	0	1	0	0	X	X	0	1	X
3	0	1	1	1	X	X	1	X	1
4	1	0	0	X	0	0	X	1	X
5	1	0	1	X	0	1	X	X	1
6	1	1	0	X	0	X	0	1	X
7	1	1	1	X	1	X	1	X	1

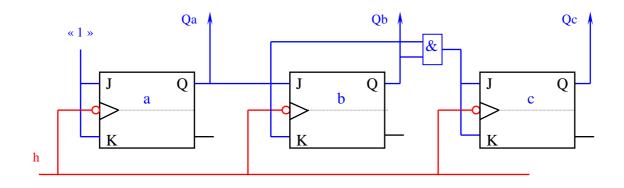
Equations: (des entrées J et K obtenues par KARNAUGH).

$$JA = KA = 1$$

$$JB = KB = Qa$$

$$JC = KC = Qa \cdot Qb$$

#### Schéma:



10

## b) Décompteur modulo 8 synchrone.

N	Qc	Qb	Qa	Jc	Kc	Jb	Kb	Ja	Ka
7	1	1	1	X	0	X	0	X	1
6	1	1	0	X	0	X	1	1	X
5	1	0	1	X	0	0	X	X	1
4	1	0	0	X	1	1	X	1	X
3	0	1	1	0	X	X	0	X	1
2	0	1	0	0	X	X	1	1	X
1	0	0	1	0	X	0	X	X	1
0	0	0	0	1	X	1	X	1	X

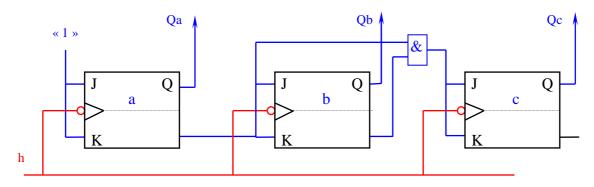
Equations: (des entrées J et K obtenues par KARNAUGH).

$$JA = KA = 1$$
.

$$JB = KB = \overline{Qa}$$

$$JC = KC = \overline{Qa} \cdot \overline{Qb}$$

## Schéma:



## c) Compteur / Décompteur modulo 8 synchrone.

Analyse du problème En comptage C = .0. JB = KB = .Qa.

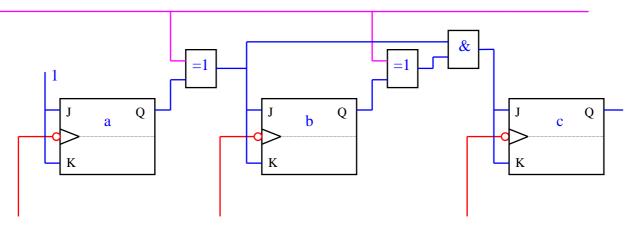
$$C = .0.$$
  $JB = KB = .Qa$ 

En décomptage 
$$C = .1$$
.  $JB = KB = . Qa$ .

d'ou JB = KB = Qa . 
$$\overline{C}$$
 +  $\overline{Q}$ a C = Qa  $\oplus$  C

$$JC = KC = Qa \cdot Qb \cdot \overline{C} + \overline{Q}a \cdot \overline{Q}b \cdot C = (Qa \oplus C)(Qb \oplus C)$$

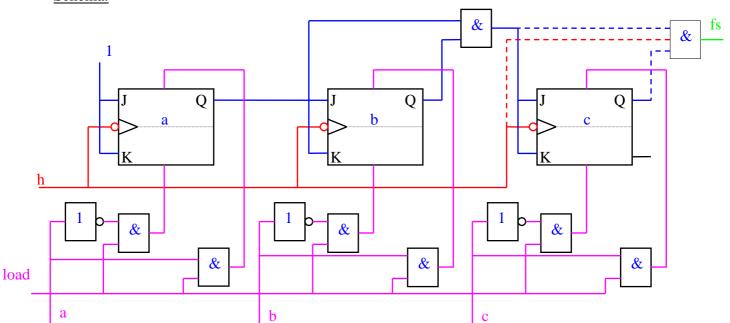
 $\overline{C}/D$ 



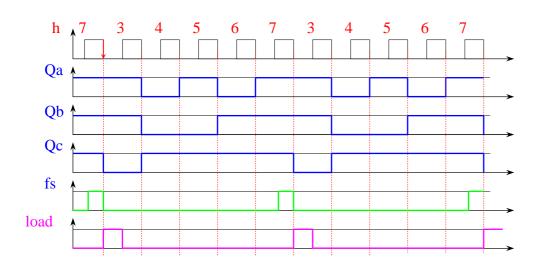
## 3) Compteur prépositionnable

Si nous avons accés aux entrées de forçage S et R sur les bascules, nous pouvons initialiser (prépositionner) le compteur à une valeur autre que zéro. Une entrée de chargement (load) permet la prise en compte des entrées parallèles a,b,c ...

## Schéma.



#### **Chronogrammes:**



<u>Application</u>: Diviseur de fréquence différent de 2<sup>n</sup> . (voir manipulation)

#### 4) Applications sur le comptage asynchrone

- a) Tracer les chronogrammes des sorties Qa, Qb, Qc, Qd d'un compteur 74 LS 90 lorsqu'il est utilisé : en B C D;
  - en biquinaire.

b) Réaliser le schéma complet et normalisé d'un compteur modulo 60 à l'aide des compteurs 74 LS 90 et 74 LS 92 avec sortie sur afficheurs.

c)réaliser l'étude d'un compteur-décompteur synchrone modulo 10.

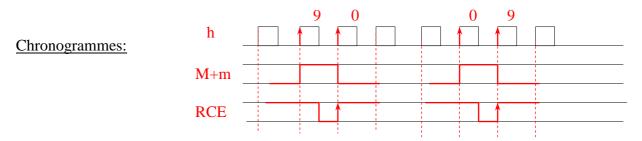
### 5) Réalisation de chaine de comptage (x. 4 BITS)

Pour réaliser des compteurs de grande capacité, on connecte des compteurs 4 bits en cascade ce qui est rendu très aisé par la présence de fonctions particulières sur certains circuits.

#### 5-1) Etude du 74190 et du 74191:

Ces compteurs B C D synchrones possédent deux sorties particulières;

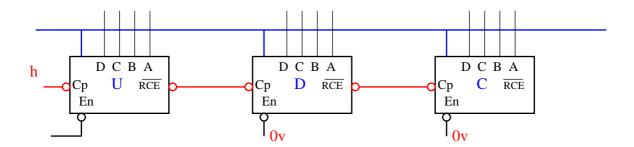
- RCE ou RCO : transmet le dixième front d'horloge pour la décade de poids supérieur .
- M + m : passe à 1 pour 9 en comptage et 0 en décomptage.



Cette connexion peut être réalisée de 3 manières différentes.

#### a- Chaîne connectée en mode asynchrone

Seule la décade des unités (LSB) reçoit les impulsions à compter sur son entrée d'horloge (CP). Les autres décades reçoivent sur l'entrée CP, le signal de sortie  $\overline{RCE}$  de la décade de poids inférieur. Toutes les décades sont en position de "fonctionnement autorisé", avec l'entrée  $\overline{EN}$  à "0" sauf la premiere qui reçoit un ordre extérieur pour valider ou non le comptage. Enfin, toutes les décades reçoivent le signal de comptage/décomptage UP/DOWN.

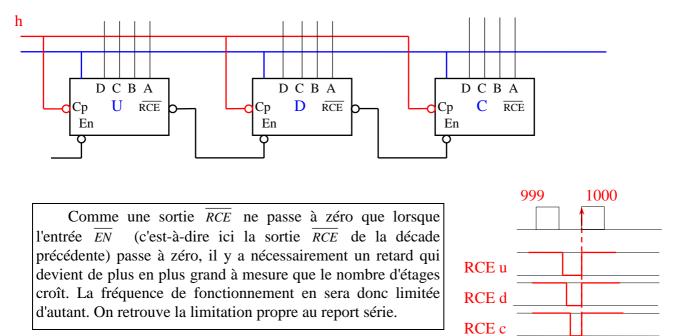


Trois conditions sont nécessaires pour un bon fonctionnement.

- l'état de l'entrée "DOWN / UP" ne doit pas être modifié quand le signal d'horloge est à zéro, car sinon la sortie RCE qui est conditionnée par l'état de DOWN / UP à travers la sortie M+m, pourrait délivrer une impulsion parasite ;
- cet état de DOWN / UP ne doit pas être non plus modifié avant que le signal d'horloge ne se soit propagé jusqu'au dernier étage de la chaîne, sinon les derniers étages pourraient compter au lieu de décompter d'une impulsion (ou inversement) ;
  - la vitesse de fonctionnement est limitée par le temps de propagation du signal "horloge" à travers la chaine. La durée du signal d'horloge sera conditionnée par le temps de réponse des sorties *RCE*, elle dépend aussi du nombre d'étages.

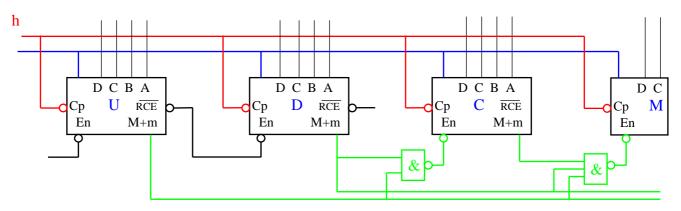
#### b- Chaîne connectée en mode synchrone (propagation en cascade)

Toutes les décades reçoivent simultanément l'impulsion de comptage (en CP). La premiere décade permet de bloquer le fonctionnement par son entrée  $\overline{EN}$ . La sortie  $\overline{RCE}$  est utilisée pour permettre l'incrémentation de la décade de poids supérieur en validant cette-dernière par  $\overline{EN}$ .



### c- Chaîne connectée en mode synchrone avec propagation anticipée

C'est l'organisation qui permet le fonctionnement le plus rapide, pour des bascules d'un type donné. Les impulsions de comptage sont envoyées simultanément à toutes les décades, ainsi que la commande DOWN / UP, mais l'autorisation de fonctionnement (condition sur l'entrée  $\overline{EN}$ ) est élaborée en mettant en condition ET les états, exprimés par M + m, de tous les étages précédents (report parallèle).



On constate que la premiere décade reçoit un ordre extérieur sur l'entrée  $\overline{EN}$ , par lequel on commande l'état de toute la chaîne (validation de fonctionnement) et l'autorisation de la décade de poids supérieur est simplement obtenue à partir de la sortie  $\overline{RCE}$  de la premiere décade (la sortie  $\overline{RCE}$  est conditionnée par l'état de M+m).

La fréquence maximale de fonctionnement de cette chaîne est donc seulement limitée par un seul temps de retard, quelque soit la longueur de cette chaîne, celui de M+m plus le temps de réponse d'une porte NON ET, soit au total typiquement 25 ns.