

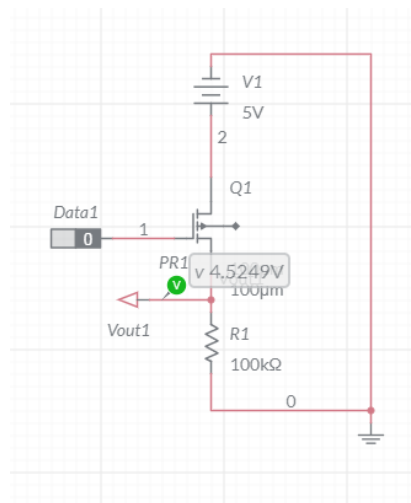
PRACTICA 3: BUS BIDIRECCIONAL

Trabajo realizado por: Antonio Gómez Giménez

Grupo 1

Parte 1:

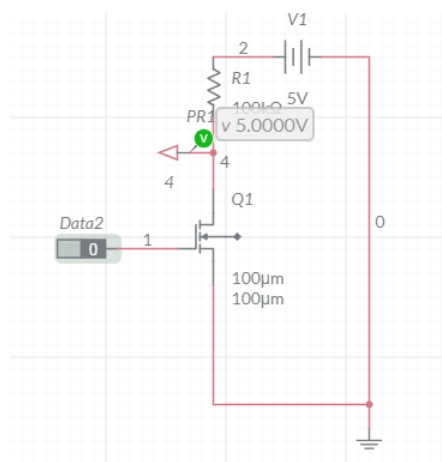
a)



b)

Data1	Vout1	Vout1(Digital)
1	483.27nV	0
0	4.5249V	1

c)



d)

Data2	Vout2	Vout2(Digital)
1	475.06nV	0
0	5V	1

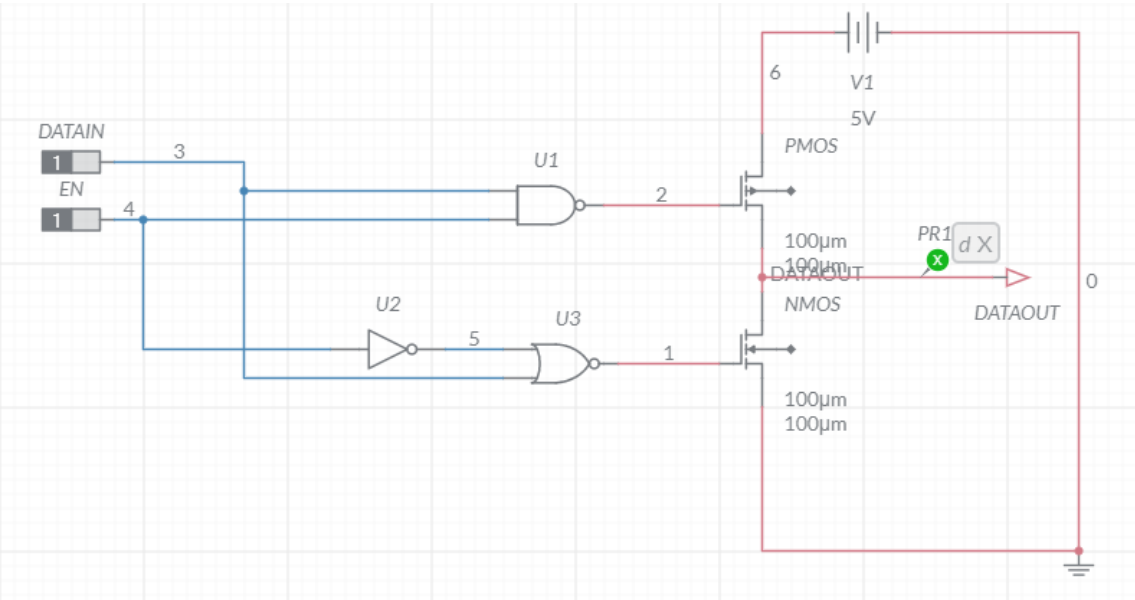
e) Los mosfet se encuentran en corte cuando Vin vale:

	VIN
Mosfet tipo N	0
Mosfet tipo P	0

Siempre que al transistor reciba por la puerta un 0, este se encontrará en corte, en el caso del mosfet de tipo N como en el caso del mosfet de tipo P la salida será 1, invirtiendo la señal de entrada que es 0.

Parte 2:

a)

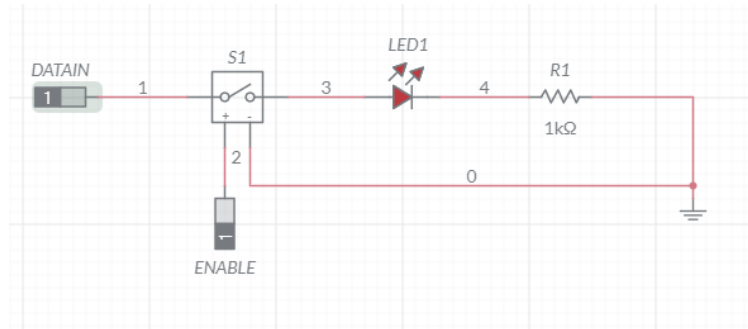


b)

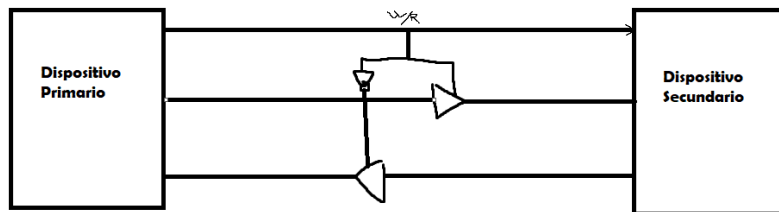
Entrada		Salida
DATAIN	EN(Enable)	DATAOUT
0	0	X(alta impedancia)
0	1	0
1	0	X(alta impedancia)
1	1	1

Parte 3:

a)



b)



c)

