

Tabelle1

	o_AdrSrc	o_MemWrite	o_IRWrite	o_ResultSrc	o_ALUSrcB
ResetState	1'b0	1'b0	1'b1	2'b00	2'b00
FetchState_1	1'b0	1'b0	1'b1	2'b10	2'b10
DecodeState			1'b0		2'b01
MemAddrState	1'bx	1'b0	1'b0	2'bx	2'b01
MemReadState	1'b1	1'b0	1'b0	2'b00	2'bx
MemWBState	1'bx	1'b0	1'b0	2'b01	2'bx
MemWriteState	1'b1	1'b1	1'b0	2'b00	2'bx
ExecuteRState	1'b0	1'b0	1'b0	2'b00	2'b00
ALUWriteBackState	1'b0	1'b0	1'b0	2'b00	2'b00
ExecuteIState	1'b0	1'b0	1'b0	2'b00	2'b01
JALState	1'bx	1'b0	1'b0	2'b00	2'b10
BEQState	1'b0	1'b0	1'b0	2'b00	2'b00
BRANCH_TAKEN_CHECK					
LUI_STATE	1'b0	1'b0	1'b0		2'b10
ErrorState			1'b0		

Tabelle1

o_ALUSrcA	o_RegWrite
2'b00	1'b0
2'b00	1'b0
2'b01	
2'b10	1'b0
2'bx	1'b0
2'bx	1'b1
2'bx	1'b0
2'b10	1'b0
2'b00	1'b1
2'b10	1'b0
2'b01	1'b0
2'b10	1'b0
2'b11	1'b0