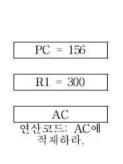
3장 연습문제

(10~12) 다음 그림은 어느 순간의 기억장치와 PC, 레지스터를 나타내고 있다. PC의 현재 내용이 156이므로 이제 곧 156번지에 있는 컴퓨터 명령어를 수행하게 될 것이다. 컴퓨터 명령어의 연산코드 내용이 해당 피연산자를 AC에 적재하라는 것이고 주소 필드의 값은 400일 때, 다음 물음에 답하라. 단, 주소지정방식이 레지스터를 사용할 경우는 레지스터 R1을 사용하는 것으로 가정한다.



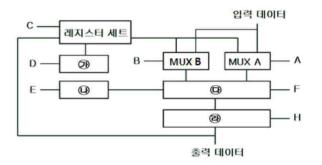
	기억장치						
156	연산코드	주소방식					
157	ADRS,	NBR=400					
158	다음	명령어					
300		500					
400		618					
556	14	502					
557	700						
558	8	800					
600		300					
618	ő	456					
700		458					

- 10. 즉치 주소지정방식과 직접 주소지정방식을 이용한다면 각각의 유효주소는?
- ① 156, 400
- ② 400, 618
- ③ 157, 400
- 400, 556
- 11. 간접 주소지정방식과 상대 주소지정방식을 이용한다면 각각 어떤 값이 AC에 적재될 것인가?
- ① 456, 800
- 2 502, 800
- ③ 618, 700
- 4 456, 502

- 12. 인덱스된 주소지정방식과 레지스터 간접 주소지정방식을 이용한다면 어떤 값이 AC에 적재될 것인가? (여기서 인덱스 레지스터는 R1 이다.)
- ① 300, 618
- 2 458, 300
- 3 458, 500
- 4 700, 300

4장 연습문제

(9~11) 아래 그림은 처리장치의 블록도이다. 다음 물음에 답하시오.



- 9. 중앙처리장치에서 내부버스를 구성하는 방법은 멀티플렉서와 () 를 이용한다. 여기서 앞의 괄호 안의 ()에 해당되는 장치는 위의 그림에서 어디인가?
- (1) **(7)**

② 🕒

(3) (F)

- **4**
- 10. 위 그림에서 ⑭에 관한 설명으로 적절한 것은?
- ① 출발 레지스터의 내용을 ALU로 보내는데 필요하다.
- ② 도착 레지스터를 결정하는데 필요하다.
- ③ 상태비트를 보관하는데 필요하다.
- ④ ALU의 결과를 비트 단위의 이동을 위해 필요하다.
- 11. 위 그림에서 레지스터 세트에 15개의 레지스터가 있고, ⓑ는 21개의 연산, ⓓ는 7개의 연산을 수행한다고 가정했을 때 제어 단어는 몇 비트가 되겠는가?
- 1 20

② 22

③ 23

4 24

(12~14). 다음 그림은 제어단어의 각 필드를 나타낸다. 물음에 답하라.

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15 16	
Α			В		D			F				Н			

- 12. 각 필드에 관한 설명 중에서 부적절한 것은?
- ① A와 B는 출발 레지스터를 선택하는 필드이다.
- ② D는 도착 레지스터를 선택하는 필드이다.
- ③ F는 ALU에서 수행되는 연산의 하나를 선택하는 필드이다.
- ④ H는 상태 레지스터의 상태 값을 선택하는 필드이다.
- 13. 위의 제어단어로부터 알 수 있는 사실로서 부적절한 것은?
- ① A가 3비트이므로 외부 입력까지 고려한다면 레지스터 세트에는 최대한 7개의 레지스터가 포함될 수 있다.
- ② D가 3비트이므로 외부 출력까지 고려한다면 레지스터 세트에는 최대한 7개의 레지스터가 포함될 수 있다.
- ③ F가 4비트이므로 ALU에서 이루어지는 연산의 종류가 최대한 16개이다.
- ④ H가 3비트이므로 최대 8개의 상태 값이 존재한다.
- 14. 처리장치에 32개의 레지스터가 있다면, A,B,D 필드는 각각 몇 비트가 되겠는가?
- ① 5, 4, 4

2 5, 5, 5

③ 6, 6, 6

(4) 6, 5, 4