



仿真条件：时钟分频频率为 1kHz，130ms 完成一次按键从按下到释放的过程，清零端始终置无效。

在一个按键过程中，在第 99ms~109ms 时，模拟按键的闭合抖动，此时 key_in 随机处于高低电平状态；在第 110ms~149ms 时，模拟按键被按下的过程，此时 key_in 保持高电平状态；在第 150ms~170ms 时，模拟按键的弹开抖动，此时 key_in 随机处于高低电平状态。此后 key_in 保持低电平状态，则 key_flag 在 cnt 计满 9 个低电平后保持一个时钟周期的高电平，即此时对按键有效信号进行采样。