



仿真条件：延迟 5ns 使 en 置为 3b'100，写入使能；
在延迟后的第一个 5ns 内，输入 data_in=0，输出 data_out=00000001；
在第二个 5ns 内，输入 data_in=1，输出 data_out=00000010；
在第三个 5ns 内，输入 data_in=1，输出 data_out=00000100；
在第四个 5ns 内，输入 data_in=1，输出 data_out=00001000；
在第五个 5ns 内，输入 data_in=1，输出 data_out=00010000；
在第六个 5ns 内，输入 data_in=1，输出 data_out=00100000；
在第七个 5ns 内，输入 data_in=1，输出 data_out=01000000；
在第八个 5ns 内，输入 data_in=1，输出 data_out=10000000；
在第九个 5ns 内，将使能端置为 3b'101，使能端无效，此时输出 data_out 为 11111111。