一. 计算题(分值 5 分) 计算机网络主机地址现在主要使用全球唯一的 32 位的二进制标识符。为方便使用,通常采用点分十进制记法表示(每 8 位用一个对应的十进制数表示,之间用点分割)。某主机的全球唯一的 32 位标识符是:

10101100.00010000.01001011.01100011,请计算写出该主 机的点分十进制记法的地址。

二. 分析题(分值7分)分析如下逻辑图图1,写出逻辑式,并化简为最简与或式。

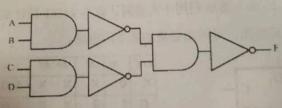
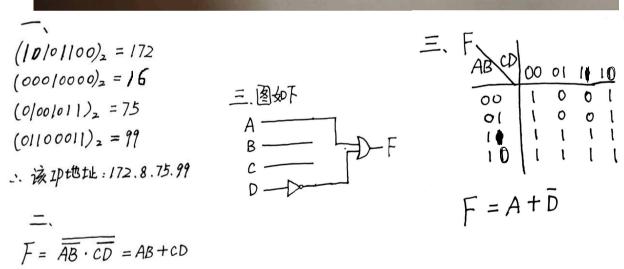


图 1

三. 设计题(分值8分)画出与下面函数逻辑等效的最简逻辑图(使用与、或、非基本逻辑符号),函数为:

F = ABC + ABD + C'D' + AB'C + A'CD' + AC'D + ABCD



四、分析题(分值 10 分);写出图 2 所示电路中 Z 的逻辑函数式,并结合伪码做为无关项,将逻辑函数 Z 化简为最简与或表达式。

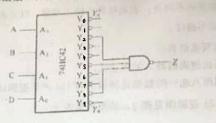


图 2

译码器 74HC42 是一个二一十进制译码器, 其功能表如表 1 所示。

	序号		. 4		A					输			出			-
			A,	1,	A_1	A_0	Y'o	Y'	Y',	Y',	Y'.	Υ',	Y'	Y',	Y's	Y',
	0		0	0	0	0	0	1	1	1	1	1	1	1	1	1
	1	1	0	0	0	1	1	0	1	1	1	1	1	1	1	1
	2		0	0	1	0	1	1	0	1	1	1	1	1	1	1
	3	10	9	0	1	1	- 1	1	1	0	1	1	1	1	1	1
	4	0)	1	0	0	1	1	1	1	0	1	1	1	1	1
	5	0	١.	1	0	1	1	1	1	1	1	0	1	1	1	. 1
	6	0		1	1	0	1	1	1	1	1	1	0	1	1	1
	7	0		1	1	1	1	1	1	1	1	1	- 1	0	1	1
	8	1		0	0	0	1	1	1	1	1	1	1	1	0	1
	9	1		0	0	1	1	1	1	1	1	1	1	1	1	0
		1		0	1	0	1	1	1	1	1	1	1	1	1	1
	伪	1	()	1	1	1	1	1	1	1	1	1	1	1	1
	-	1	1		0	0	1	1	1	1	ı	1	1	1	1	1
		1	1		0	1	1	1	1	1	1	1	1	1	1	1
码		1	1		1	0	1	1	1	1	1	1	1	1	1	1
		1	1		1	1	1	1	1	1	1	. 1	1	1	1	1

表 1 74HC42 功能表

四、 $Z = \overline{y}_2 \cdot \overline{y}_8 \cdot \overline{y}_9$ $Z = y_2 + y_8 + y_9$ $Z = \overline{AB}C\overline{D} + AB\overline{C}\overline{O} + AB\overline{C}D$ 卡诺图

AB CP 00 01 11 10 00 0 0 0 0 0 01 0 0 0 0 11 X X X X 10 1 X X

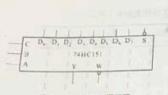
五. 设计题(分值10分),设计一个三人表决电路,在表决时以多数同意为通 过。设参加表决的三人的意见为输入变量。以 P1、P2、P3 表示。 并规定 1 状态 表示问意, 0 状态表示不同意; 表决结果为输出变量, 以 2 表示, 并规定 2-1 表 示通过, Z=0 表示不通过。

要求: 1. 列写真值表:

2. 写出逻辑函数 Z 的表达式:

3. 利用八选一的数据选择器 74HC151 产生逻辑函数 Z.

74HC151 逻辑图见图 3, 功能表见表 2,



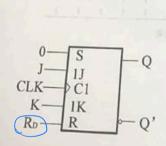
74HC151 逻辑图 图 3

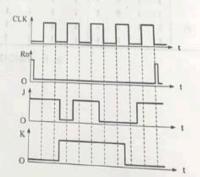
	输	輸出			
		В	A	Y	W
S'	C	-	×	0	_ 1
1	×	0 0	0	D ₀	D ₀ '
0	0	0	1	Dı	Di
0	0	1	0	D ₂	D ₂ *
0	0	1	1	D ₃	D ₃
0	1	0	0	D ₄	D4
0	1	0	1	D ₅	D3'
0	1.1	- 1	0	D ₆	D ₆
0	1 1	1	1	D ₇	D ₇

表 2 74HC151 功能表

六. 分析题 (分值 10 分) 已知边沿触发的 JK 触发器各输入端的电压波形如图所

示,试画出Q、Q'端对应的电压波形。





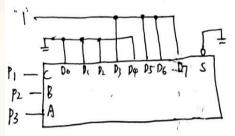
七. 设计题(分值 15分)试用 16×4的 ROM产生如下的一组多输出逻辑函数,设 计输入输出与地址线和数据线的分配关系及 ROM 中应存入的数据表,参考表 3。

1.

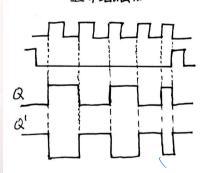
1-

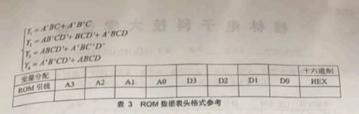
1. Z= PIR+ PIB+ RB

3. $| = D_3 = D_5 = D_6 = D_7$ $0 = D_0 = D_1 = D_2 = D_4$

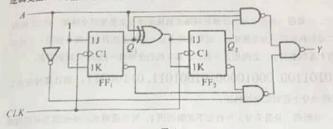


六, $a^* = Ja' + k'a$ 上升沿触发

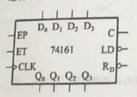




八. 分析體 (分值 10 分)分析图 4 中所示时序电路,写出电路的驱动方程、状态方程和输出方程,而出电路的状态转换图,并说明电路实现的功能。A 为输入逻辑变量,Y 为输出逻辑变量。



九. 设计题(分值 15 分)要求利用十六进制计数器 74161 设计实现一百六十九进制计数器,画出接线图,可附加必要的基本门电路。



	CLE	R_{δ}	LD'	EP	EI	工作状态
	X	0	X	X	X	置〇(异步)
	L	1	0	X	X	预置数(同步)
	X	1	1	0	1	保持 (包括C)
	X	1	1	X	0	保持 (C=0)
1	J	1	1	1	1	计数

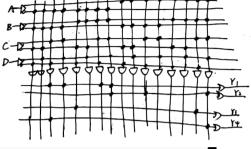
图 5 74161 逻辑图

(1) B / - (17) A - (17) 表 4 74161 功能表

十: 计算题(分值5分)一个用五个非门构成的环形振荡器,若振荡器的输出频率为10Mhz,请计算每个非门的平均传输延迟时间是多少?

十一. 计算题 (分值 5 分) 一个 4 位的倒 T 型电阻网络 DA 转换器,设参考电压 $V_{ref} = -8V$,若输入数据为(1010),,请计算该转换器的输出电压为多少?

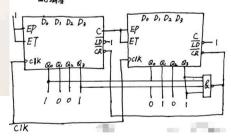
A B C D Y, Y2 Y3 Y4
A3 A2 A1 A0 D3 D2 D1 D0
A B





九、采用异步清廖法

169=16×10+9 高位 03020,00=10/0 低位 03020,00=1001 耐播藥



$$t_{\rm pd} = \frac{T}{2n} = \frac{1}{2nf} = \frac{1}{2 \times 5 \times 10 \times 10^6} = 10^{-8} \,\mathrm{s} = 10 \,\mathrm{ns}$$

$$+-,$$

$$V_o = -\frac{Dn}{2^4} \times (V_{ref})$$

$$D_n = (10/0)_2 = 10$$

$$D_n = (10/0)_2 = 10$$

$$V = -\frac{10}{16} \times (-8)$$