

1. 对应二进制码

存储地址从0开始分配

1）系统程序区，2^12，表示分配4k空间，使用0000-0FFF空间

0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0

0 0 0 0 1 1 1 1 1 1 1 1 1 1 1 1

2）用户程序区，使用1000-2FFF空间

0 0 0 1 0 0 0 0 0 0 0 0 0 0 0 0

0 0 0 1 1 1 1 1 1 1 1 1 1 1 1 1

————————————————

0 0 1 0 0 0 0 0 0 0 0 0 0 0 0 0

0 0 1 0 1 1 1 1 1 1 1 1 1 1 1 1

1. 芯片数量及类型

一片4k\*8位ROM、两片4K\*8位RAM

1. 连接步骤
2. 三片芯片都是8位，不需要进行任何位拓展，所以将他们都连接在D0-D7之上，完成位的连接；
3. 三枚芯片，使用相邻的空间，可得地址为0000-0FFF、1000-1FFF、2000-2FFF，从地址的十六进制可以看出，只有后三位在改变，所以总共只用到12根，即连接A0-A11；
4. 连接A、B、C控制器，将剩余的A12、A13、A14进行连接；
5. 由于A15始终为0，即低电平，所以将最后一根A15连接至G2B。MREQ连接至G2A。外界一根电线至G1高电平处；
6. 由于A12、A13、A14连接控制器，所以Y0、Y1、Y2对应地址的第13、14、15位，即000决定接入Y0、001决定接入Y1、010决定接入Y2。
7. 最后将WR作为读写控制信号接入两个RAM；ROM进行接地线。L连线完成。

