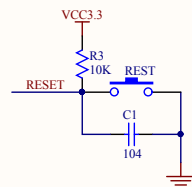


JTAG调试接口



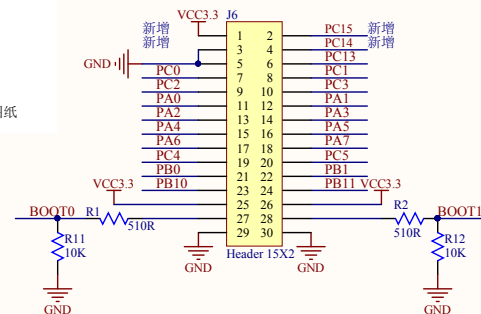
RESET--复位

接口改进说明：
前一版本的双排阵2x13
改进版本的双排阵2x15
保留原有排针顺序和定义，兼容老版本
新增部分，J6为1到4，J7为27到30引脚
新增部分为之前系统保留引脚，现在全部也引出，
方便客户复用其他功能使用

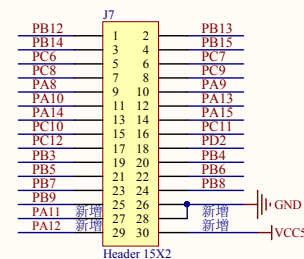
---请客户使用过程中, 根据已购板子确认使用板子图纸

STM32启动模式选择

BOOT0	BOOT1	启动方式
0	无关	用户闪存
1	0	ISP下载模式
1	1	内部RAM



通用IO接口



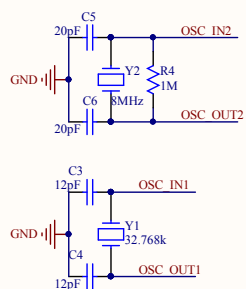
STM32--CPU介绍

STM32F103RCT6 速度: 72MHz

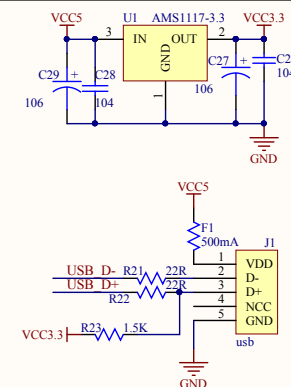
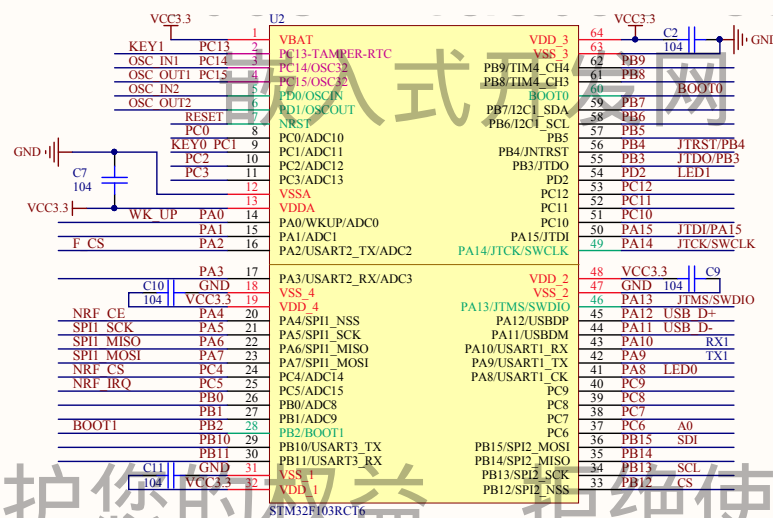
RAM容量: 48K

程序存储器容量：256K

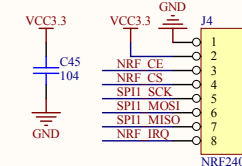
封装: 64-LQFP



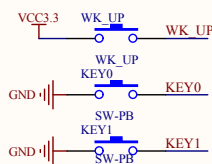
系统时钟晶振



USB供电---STM32的USB SLAVE接口



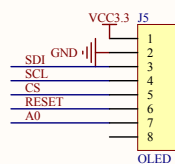
NRF2401无线通信接口



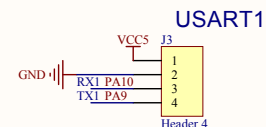
用户操作按键



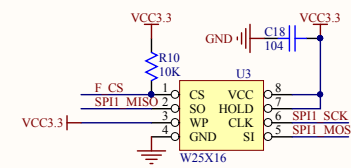
LED状态指示



OLED 液晶接口

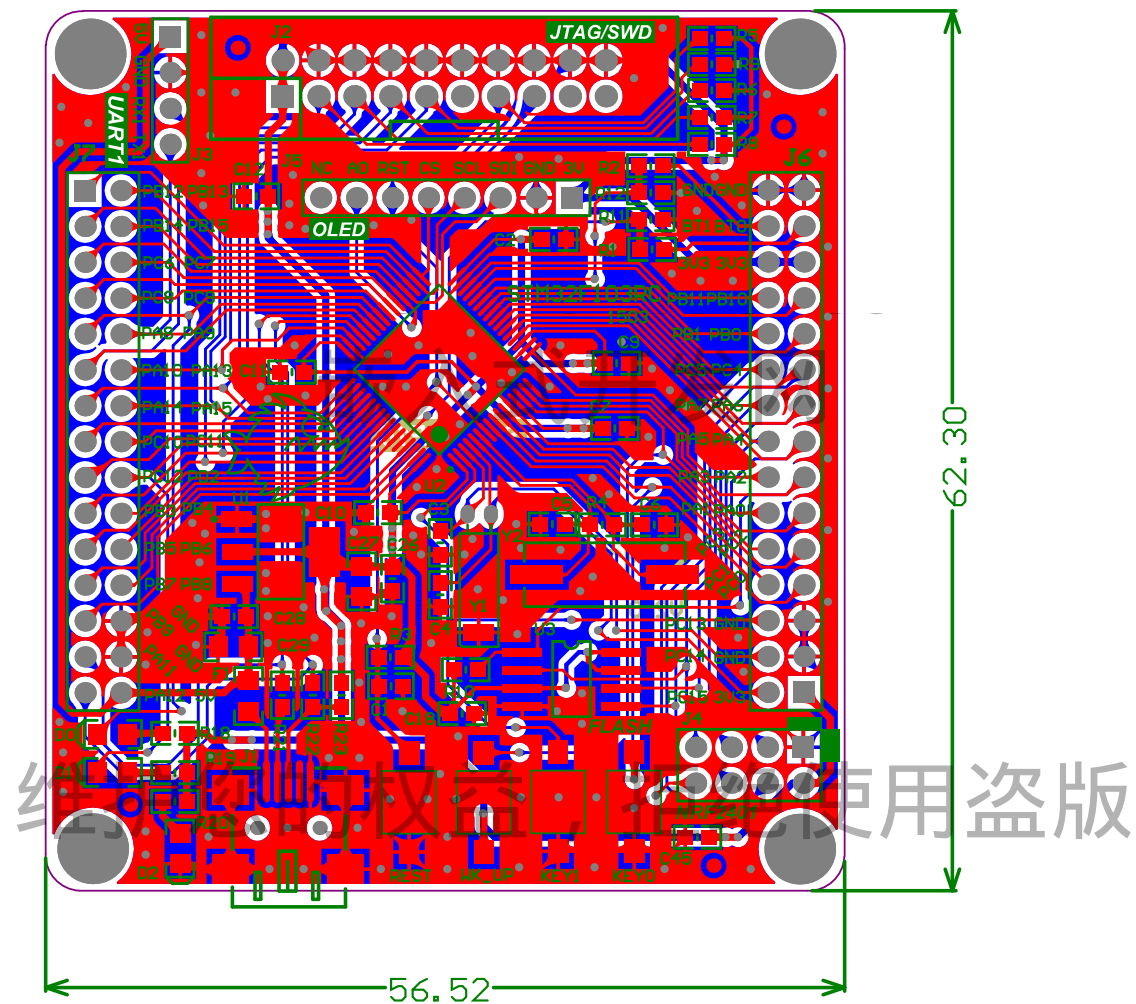


ISP下载串口TTL



FLASH--存储数据

Title		
Size A3	Number	Revision
Date: 2015-4-3	Sheet of	
File: C:\Documents and Settings\ADMINI-STM	Drawn By:	



Designator	Footprint	Quantity	Comment
C1, C12	0603C	2	104
C2, C7, C9, C10, C11, C18, C26, C28, C45	0603J	9	104
C3, C4	0603J	2	12pF
C5, C6	0603J	2	20pF
C27, C29	RC0805	2	106
D0	LED0805	1	DS0
D1	LED0805	1	DS1
D2	LED0805	1	PWR
F1	RC0805	1	500mA
J1	mini_USB	1	usb
J2	IDC20	1	10X2H
J3	HDR1X4	1	Header 4
J4	HDR2X4	1	NRF2401
J5	HDR1X8	1	OLED
J6, J7	IDE15X2_2.54	2	Header 15X2
KEY0, KEY1	SW-SPST	2	SW-PB
R1, R2, R18, R19, R20	0603J	5	510R
R3, R5, R6, R7, R8, R9, R10, R11, R12	0603J	9	10K
R4	0603J	1	1M
R21, R22	0603J	2	22R
R23	0603J	1	1.5K
REST	SW-SPST	1	
U1	SOT223	1	AMS1117-3.3
U2	LQFP64	1	STM32F103RCT6
U3	S0IC8P	1	W25X16
WK_UP	SW-SPST	1	WK_UP
Y1	32.768k	1	32.768k
Y2	smt-xtal	1	8MHz