

# 中国科学院大学

## 《计算机组成原理(研讨课)》实验报告

姓名 薛翼舟 学号 2023K8009929044 专业 计算机科学与技术  
实验项目编号 5.3 实验名称 dnn 卷积算法和池化

- 注 1: 撰写此 Word 格式实验报告后以 PDF 格式保存 SERVE CloudIDE 的 /home/serve-ide/cod-lab/reports 目录下(注意: reports 全部小写)。文件命名规则: prjN.pdf, 其中 prj 和后缀名 pdf 为小写, N 为 1 至 4 的阿拉伯数字。例如: prj1.pdf。PDF 文件大小应控制在 5MB 以内。此外, 实验项目 5 包含多个选做内容, 每个选做实验应提交各自的实验报告文件, 文件命名规则: prj5-projectname.pdf, 其中“-”为英文标点符号的短横线。文件命名举例: prj5-dma.pdf。具体要求详见实验项目 5 讲义。
- 注 2: 使用 git add 及 git commit 命令将实验报告 PDF 文件添加到本地仓库 master 分支, 并通过 git push 推送到实验课 SERVE GitLab 远程仓库 master 分支(具体命令详见实验报告)。
- 注 3: 实验报告模板下列条目仅供参考, 可包含但不限定如下内容。实验报告中无需重复描述讲义中的实验流程。

### 一、 逻辑电路结构与仿真波形的截图及说明(比如 Verilog HDL 关键代码段 {包含注释} 及其对应的逻辑电路结构图 {自行画图, 推荐用 PPT 画逻辑结构框图后保存为 PDF, 再插入到 L<sup>A</sup>T<sub>E</sub>X. 中}、相应信号的仿真波形和信号变化的说明等)

本次实验分为两个部分, 分别是硬件部分对于乘法指令的添加(这一部分很显然, 不多赘述), 另一部分是对 C 语言中的 dnn 卷积算法和池化的实现, 将分别介绍这两部分的实现

#### 1.1 硬件部分

硬件部分的工作就是乘法指令的添加, 这一部分是比较平凡的, 无非就是在 ID 阶段增加对乘法指令的译码, 另外在 EX 阶段增加对乘法指令的处理, 值得注意的就是位数的选取, 各个部分的代码如下

```
1 //ID阶段
2 wire mul = (opcode=='R_type' && func7=='b0000001' && func=='b000');
3
4 //EX阶段
5 wire [63:0] mul_result;
6
7 assign mul_result = {64{mul}} & (ALUop_A * ALUop_B);
8
9 assign Result      =      (opcode=='JAL' || opcode=='JALR) ?      PC_EX + 4:
10                          (opcode=='AUIPC) ?      PC_EX + U_imm:
11                          (opcode=='LUI) ?      U_imm:
```

12	(mul)?	mul_result[31:0]:
13	(AluShi_sel)?	Shifter_result:
14		ALU_result;

这一部分所见即所得, 不多赘述

## 1.2 C 语言部分

这部分代码的实现是本次实验的重点, 主要就是对于卷积算法的编写和池化代码的编写, 主要就是对于讲义上的伪代码进行具体的 c 语言实现, 此外还要考虑对于边界 padding 的考虑, 以下是讲义上的伪代码

```

for(no = 0; no < Oc; no++) → 输出特征图数量
{
    for(ni = 0; ni < Ic; ni++) → 输入特征图数量
    {
        for(y = 0; y < Oh; y++)
        for(x = 0; x < Ow; x++) } 输出特征图尺寸
        {
            if (ni == 0)
                output_feature_map(no, x, y) = bias(no);
            for(ky = 0; ky < K; ky++)
            for(kx = 0; kx < K; kx++) } 权重值尺寸
            {
                iw = kx + x * S;
                ih = ky + y * S;
                output_feature_map(no, x, y) +=
                    input(ni, iw, ih) * weight(ni, no, kx, ky);
            }
        }
    }
}

```

接下来是我对 dnn 算法的具体实现, 具体定义的中间变量如下

```

1 unsigned input_size = mul(input_fm_h, input_fm_w);
2 //输入的大小
3 unsigned filter_size = 1 + mul(weight_size.d2, weight_size.d3);
4 //每组kernel的大小, 每个kernel的第一个元素是bias
5 //每个kernel都有一个输出
6
7 unsigned num_out; //输出个数
8 unsigned num_in; //输入个数

```

```

9      unsigned bias;
10
11     short   input_address;
12     short   filter_outer_address;
13
14     //一些即将用到的的线性坐标
15     short   filter_line_addr;
16     short   input_line_addr;
17
18     //x*S, y*S
19     short   x_stride;
20     short   y_stride;
21
22     //用于标记输出相对于基址的偏移
23     short   position = 0;
24
25     //输入的位置
26     short   iw;
27     short   ih;
28
29     //用于暂存结果，用int来防止溢出
30     int     value_temp;
31     short   value_true;

```

具体代码的实现如下

```
1 for(num_out = 0; num_out < conv_size.d1; num_out++){
2     filter_outer_address = mul(num_out, filter_size); //调整到对应的filter
3     bias = weight[filter_outer_address];
4     //当前输出所在的位置
5     for(int y = 0; y < conv_out_h; y++){
6         y_stride = mul(y, stride);
7         for(int x = 0; x < conv_out_w; x++){
8             value_temp = 0;
9             x_stride = mul(x, stride);
10            for(num_in = 0; num_in < rd_size.d1; num_in++){
11                input_address = mul(num_in, input_size);
12                for(int ky = 0; ky < weight_size.d2; ky++){
13                    ih = ky + y_stride - pad; //找到对应的输入的位置，放在外面可以减少乘法的计算次数，要考虑pad
14                    if(ih < 0 || ih >= input_fm_h){
15                        continue; //考虑pad的情况，pad在最周围一圈，放在之前来减少乘法的计算次数
16                    }
17                    filter_line_addr = mul(ky, weight_size.d3); //注意是宽度
18                    input_line_addr = mul(ih, input_fm_w);
19                    for(int kx = 0; kx < weight_size.d3; kx++){
20                        iw = kx + x_stride - pad;
21                        if(iw < 0 || iw >= input_fm_w){
22                            continue;
23                        }
24                        //weight里的i用于跳过bias
25                        value_temp = value_temp + mul(in[input_address + input_line_addr + iw], weight[1 + filter_outer_address + filter_line_addr + kx]);
26                    } //kx
27                } //ky
28            } //in
29            value_true = (value_temp >> FRAC_BIT);
30            out[position] = (short)(bias + value_true);
31            position++; //计算之后的值
32            //out[position] = (short)(bias + value_temp >> FRAC_BIT);
33        } //x
34    } //y
35 } //no
```

主要就是利用了线性存储的行优先存储的特征，因为是行优先，所以对于  $(i, j)$  位置的元素，其线性坐标为

$$\text{line\_addr} = i \times \text{width} + j \quad (1)$$

于是我们可以根据而借此来索引输入和 filter 中的元素，另外需要注意的是，由于 filter 的第一个元素是 bias，所以在计算时需要将其单独处理，另外值得一提的是在这次实验中我们考虑了边界 padding 的情况，具体实现就是根据当前的坐标计算出目前的 ih 和 iw，并且根据 ih 和 iw 的值是否超出输入的范围来判断，另外我将对于行的判断放在了倒数第二个循环，来尽可能的减少循环次数

### 1.3 池化

池化的代码的思路和卷积部分基本上类似, 有关 padding 的部分是完全相同的, 代码如下

```
1  for(num_out = 0; num_out < conv_size.d1; num_out++){
2      input_address = mul(num_out, input_size);
3      for(short y = 0; y < pool_out_h; y++){
4          y_stride = mul(y, stride);
5          for(short x = 0; x < pool_out_w; x++){
6              x_stride = mul(x, stride);
7              short max = 0x8000; //初始化最大值, 来实现池化的功能
8              for(ky = 0; ky < pool_size; ky++){
9                  ih = ky + y_stride - pad;
10                 if(ih < 0 || ih >= input_fm_h){
11                     continue; //考虑pad的情况, pad在最周围一圈, 放在之前来减少乘法的计算次数
12                 }
13                 input_line_addr = mul(ih, input_fm_w);
14                 for(kx = 0; kx < pool_size; kx++){
15                     iw = kx + x_stride - pad;
16                     if(iw < 0 || iw >= input_fm_w){
17                         continue; //考虑pad的情况, pad在最周围一圈, 放在之前来减少乘法的计算次数
18                     }
19                     value = out[input_address + input_line_addr + iw];
20                     max = (max > value)? max: value;
21                 } //kx
22             } //ky
23             out[position] = max;
24             position++;
25         } //x
26     } //y
27 }
```

依然是利用线性存储的特点来对数据进行索引, 与卷积不同的地方在于, 在每次设置的过程中, 维护一个 max 值来存储每一次的最大值, 另外需要注意的是, 在池化的过程中, 需要对输入的大小进行判断, 如果输入的大小小于 pool\_size, 则直接将输入作为输出这个 max 在每一个元素被赋值前初始化位最小的 short 型, 并之后每次与当前的值进行比较, 取最大值, 这样就可以得到池化的结果

## 二、 实验过程中遇到的问题、对问题的思考过程及解决方法

本次实验比较简单, 难点在于对于池化和卷积这两个算法及其具体实现的理解, 另外就是对于 padding 的处理, 由于 padding 的处理需要考虑到边界的情况, 所以需要对输入的坐标进行判断, 如何判断才能正确的处理边界情况, 怎样的判断才能尽可能地减少时间开销也是本次实验需要考虑的

另外我在本次实验中遇到了一个问题就是数据越界, 这是因为我一开始在设置时候用了一个 int 来存储结果, 导致最终出现了问题

另外还有一个问题是一个低级错误, 我在 ex 阶段的 result 把 mul\_result 中的按位与写成了逻辑与.....

### 三、 实验所耗时间

在课后, 你花费了大约 6 小时完成此次实验。