

SISD (Single Instruction Single Data)

architektura klasycznego komputera sekwencyjnego, zawierającego jeden procesor i jeden blok pamięci operacyjnej. Ciąg instrukcji wykonywany jest sekwencyjnie, czyli przetwarzany jest jeden strumień danych przez jeden wykonywany program. Procesor może się składać z kilku jednostek przetwarzających, jednak wszystkie te jednostki podlegają jednej jednostce sterującej procesora. Również jeżeli komputer składa się z kilku procesorów, ale wykonują one niezależne od siebie programy, to możemy traktować go jako zestaw maszyn SISD.

Instrukcje wysyłane są z modułu pamięci do jednostki sterującej, która je dekoduje, a następnie odsyła do jednostki przetwarzającej (PU), która przetwarza te dane i odsyła je z powrotem.

