

## Índice

1.	Objetivos	2
	1.1. Especificaciones	2
	1.1.1. Componentes	2
	1.2. Diagrama de Flujo	3
	1.3. Diagrama de Bloques	4
2.	Diseño	5
	2.1. Esquematico	5
	2.2. Componentes	6
	2.3. Regulador de Corriente	6
	2.4. Medición de la temperatura	7
3.	Especificaciones del microcontrolador	8
	3.1. Microcontrolador	8
	3.2. Configuraciones	8
	3.2.1. Low Fuse	8
	3.2.2. UCSRC	9
	3.2.3. UBRRL	9
	3.2.4. TCCR2	9
4.	Software	9
	4.1. Protocolo puerto serie	9
<b>5.</b>	Conclusiones	10
Α.	. Codigo Proyecto	11
	A.1. Pulsera.S	11
	A.2. Makefile	22
в.	Datasheets	22
C.	. Referencias	36
ש.	. Presupuesto	37



## 1. Objetivos

Se diseñará e implementará una pulsera térmica que regulará la temperatura corporal. Se utilizará un módulo termoeléctrico para enviar variaciones de calor o frío a la muñeca del usuario para modificar la percepción térmica del cuerpo.

Su función es generar pulsos de frío o calor, de manera de generar una sensación de confort para una persona en condiciones donde la temperatura es muy alta o muy baja respectivamente. Está basado en el proyecto Wristify [1] ganador del concurso de intel Make It Wearable [2].

#### 1.1. Especificaciones

El dispositivo utilizará una celda Peltier para enviar pulsos de calor o frío. De forma que se logre una diferencia de temperatura mayor a  $0,4\,^{\rm o}{\rm C/seg}$ . durante 5 segundos y durante los siguientes 10 segundos entrará en estado de espera, para luego volver a iniciar el ciclo.

Deberá contar con un sensor de temperatura para medir la temperatura ambiente y analizar si deberá enviar o recibir calor.

Finalmente deberá controlar que se cumpla el ciclo en base a la corriente que circulará por la celda Peltier.

#### 1.1.1. Componentes

Deberá contar con los siguientes componentes:

- Celda Peltier: Generará los pulsos de calor en la muñeca del usuario.
- Circuito regulador de corriente: Regulará la corriente suministrada a la celda peltier.
- Disipador: La celda Peltier contará con un disipador para evitar fijar la temperatura de una de sus placas.
- Termistores: Contará con dos termistores. Uno para medir la temperatura ambiente y en base a esta decidir el modo de trabajo, frío o calor. El segundo termistor medirá la temperatura del disipador conectado a la celda Peltier para poder realizar una estimación de la temperatura de la celda.
- Salida de puerto serie: Servirá para poder monitorear en una computadora la temperatura de la placa.
- Fuente: Suministrará la corriente necesaria a la celda Peltier y proporcionará alimentación a todos los dispositivos utilizados.
- Interruptor: Para poder invertir el estado de trabajo, de frío a calor y viceversa.
- Controlador: Se utilizara un microcontrolador AVR. Es el encargado de obtener las temperaturas de los termistores para definir el modo de trabajo y autoregular la corriente de la celda Peltier mediante el circuito regulador de corriente.



## 1.2. Diagrama de Flujo

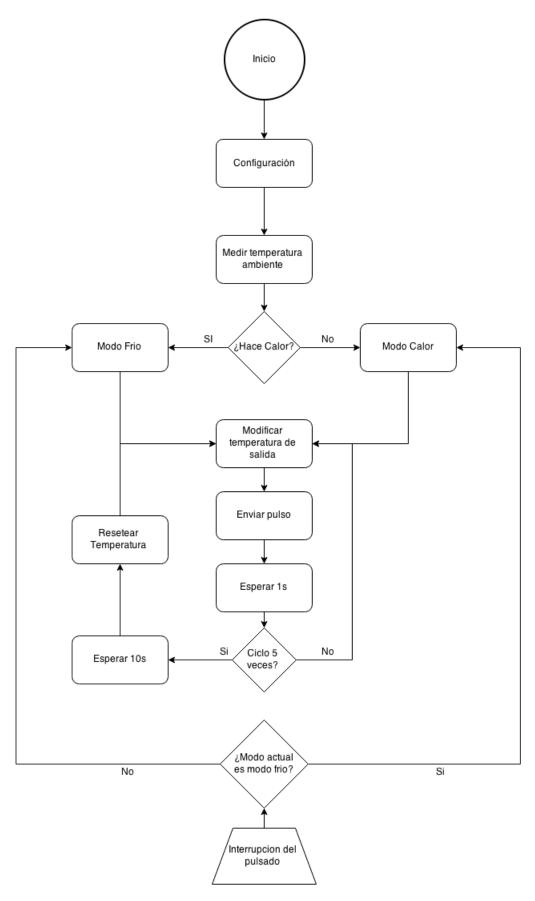


Figura 1: Diagrama de flujo del proceso



## 1.3. Diagrama de Bloques

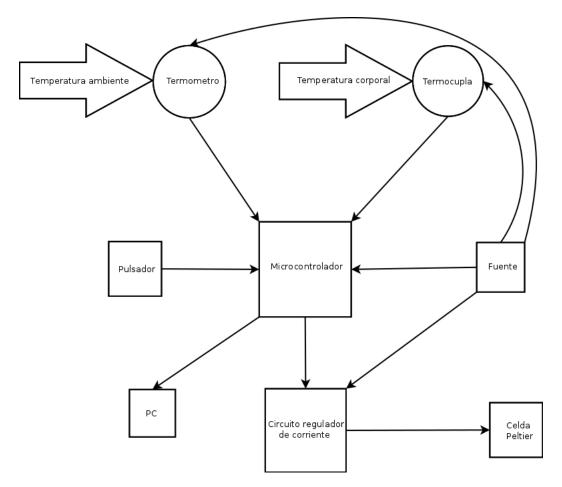


Figura 2: Diagrama de bloques



## 2. Diseño

## 2.1. Esquematico

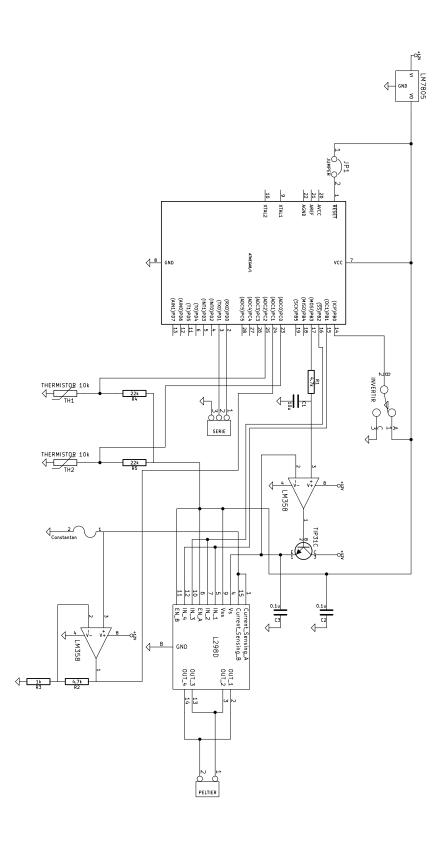


Figura 3: diagrama esquemático



## 2.2. Componentes

- Celda Peltier: Celda peltier de 10 W y 15 mmx15 mm
- LM7805: Regulador de tensión para habilitar el puente H, alimentar el microcontrolador y suministrarle tensión constante a las resistencias conectadas en serie a los termistores.
- Interruptor: Interruptor para activar la inversión de la polaridad.
- Resistencias:
  - Dos resiststencias de  $4.7 \,\mathrm{k}\Omega$
  - Dos resiststencias de  $22,0\,\mathrm{k}\Omega$
  - $\bullet\,$  Una resistencia de  $1.0\,\mathrm{k}\Omega$
- Capacitores:
  - 1 capacitor de 10  $\mu F$  para generar tensión constante del PWM recibido.
  - 2 capacitores de 0.1  $\mu$ F Conectados en paralelo a las alimentaciones del puente H, recomendados por el fabricante.
- LM358: Dos amplificadores operacionales. Uno para suministrar corriente a la base del NPN y el segundo para amplificar la tensión leída del constantán.
- TIP31C: Transistor de potencia NPN, utilizado para regular la corriente.
- L298D: Puente H utilizado para invertir la polaridad de la celda Peltier
- Constantán: alambre utilizado para sensar la corriente generada.
- Bateria: de 12 V y 2,9 Ah
- Pines:
  - 3 pines para el puerto serie.
  - 2 pines para el reseteo del microcontrolador.
  - 2 pines para conectar la celda peltier al circuito.
- $\blacksquare$  Termistores: Dos termistores NTC de  $10\,\mathrm{k}\Omega$

## 2.3. Regulador de Corriente

Se utilizó un regulador de corriente controlado por un PWM como se muestra en la figura 4



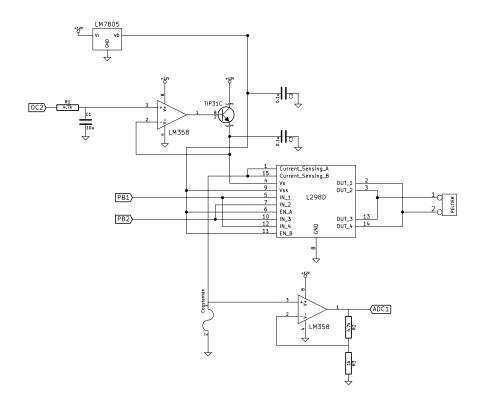


Figura 4: Regulador de Corriente

El circuito RC generará una tensión constante del PWM generado por el microcontrolador. Dicha tensión regulará la corriente suministrada a la base del NPN por el amplificador operacional, generando una corriente constnte entre el colector y el emisor del transistor.

Se optó por utilizar un L298D para el puente H ya que cuenta en un mismo integrado dos puentes H que soportan 2 A de corriente. Conectados en paralelo como se muestra en la figura 4 se puede duplicar dicha corriente máxima para que soporte hasta 4 A de corriente.

Al final del circuito se sensará la corriente generada mediante la tensión en el alambre constatán que es amplificada por el amplificador operacional. Para que la tensión de salida varíe entre  $0\,\mathrm{V}$  y 2,56 V y sea leído por el microcontrolador.

Las resistencias del amplificador se obtuvieron considerando que para la corriente maxima registrada, la salida no supere los  $2,56\,\mathrm{V}$ . Se registró una corriente maxima de  $1,75\,\mathrm{A}$  y se midió una resistencia de  $0.25\,\Omega$ .

La tensión de salida se obtiene mediante:

$$V_{ADC1} = R_{constant an} I_{MAX} \frac{R_3 + R_2}{R_3} \tag{1}$$

Luego fijando  $R_3=1\,\mathrm{k}\Omega$  y  $R_2=4.7\,\mathrm{k}\Omega$  se verificó que la tensión no supere los 2,56 V:

$$V_{ADC1} = 0.25 \,\Omega \, 1.75 \,\text{A} \frac{1 \,\text{k}\Omega + 4.7 \,\text{k}\Omega}{1 \,\text{k}\Omega} = 2.49 \text{V}$$

## 2.4. Medición de la temperatura

Para medir la temperatura se utilizó un divisor resistivo utilizando termistores para medir su tensión y poder estimar la temperatura. Se obtuvieron las resistencias a conectar en serie con los termistores de forma que la tensión maxima no supere los  $2,56\,\mathrm{V}$ 



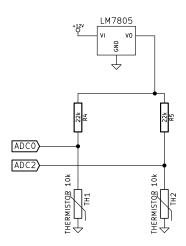


Figura 5: Divisor de tensión de los termistores

$$V_{termistor} = 5 \,\mathrm{V} \frac{R_{termistor}}{R_{termistor} + R_{serie}} \tag{2}$$

Finalmente se eligió una resistencia de  $R_{serie}=22\,\mathrm{k}\Omega$  para  $R_4$  y  $R_5$  verificando que la tensión en los termistores no supere la tensión de referencia del ADC del microcontrolador para la resistencia maxima registrada en los termistores a  $R_{0\,\mathrm{^{\circ}C}}=15\,\mathrm{k}\Omega$ :

$$V_{termistor} = 5 \, \mathrm{V} \frac{15 \, \mathrm{k}\Omega}{15 \, \mathrm{k}\Omega + 22 \, \mathrm{k}\Omega} = 2 \, \mathrm{V}$$

## 3. Especificaciones del microcontrolador

#### 3.1. Microcontrolador

Para este proyecto se utilizo un microcontrolador Atmega8L. El datasheet del mismo se puede obtener en la pagina de Atmel[4]

### 3.2. Configuraciones

#### **3.2.1.** Low Fuse

Se configuro este registro para que el clock del microcontrolador estuvise establecido en 8MHz.

7	6	5	4	3	2	1	0
1	1	1	0	0	1	0	0
BODLVL	BODEN	SUT1	SUT0	CKSEL3	CKSEL2	CKSEL1	CKSEL0

Solo se modificaron los valores de CKSEL, el resto de los bits fue dejado en la configuración que venia de fabrica.



#### 3.2.2. UCSRC

Se configuro este registro para setear que el puerto serie envie datos de 8bits, con un bit de stop y sin bit de paridad

7	6	5	4	3	2	1	0
1	0	0	0	0	1	1	0
URSEL	UMSEL	UPM1	UPM0	USBS	UCSZ1	UCSZ0	UCPOL

Configuracion segun el bit

Bit 7:

Bit 6: Modo Asincronico

Bit 5 y 4: Sin bit de paridad

Bit 3: Un bit de STOP

Bit 2 y 1: Datos de 8 bits

Bit 0: 0 Por modo Asincronico

#### 3.2.3. UBRRL

Se configuro este registro para setear el Baud Rate del puerto serie a 38,4Mhz

7	6	5	4	3	2	1	0					
0	0	0	0	1	1	0	0					
UBRR[7:0]												

#### 3.2.4. TCCR2

Se configuro este registro para setear el modo de funcionamiento del contador 2.

7	6	5	4	3	2	1	0
0	1	1	1	0	0	0	1
FOC2	WGM20	COM21	COM20	WGM21	CS22	CS21	CS20

Configuracion segun el bit

Bit 7: 0, por ser modo PWM

Bit 6 y 3: Modo PWM, Phase Correct

Bit 5 y 4: Modo set on match en subida y clear on match en bajada

Bit 2 - 0: Sin prescaler

#### 4. Software

## 4.1. Protocolo puerto serie

Para la comunicacion desde el puerto serie se utilizo un protocolo con el siguiente formato:

- Primer bloque: Un byte con un caracter ASCII alfanumerico identificador el dato a mandar.
- Siguientes bloque: Uno o mas bytes con el dato a enviar. El receptor se debe encargar de determinar el largo de este en base a lo recibido en el primer bloque.

En particular para este proyecto, se utilizaron datos de un byte<sup>1</sup> y se enviaron con la configuracion detallada en la seccion 3.2.2 (Pagina: 9), con lo cual los paquetes enviados por puerto respetan el siguiente formato:

1-bit	8-bits	1-bit	1-bit	8-bits	1-bit
START	Tipo de dato	STOP	START	Dato enviado	STOP

 $<sup>^{1}</sup>$ Esto fue en parte una consecuencia de la eleccion del modelo del microcontrolador. Por otro lado, tampoco eran necesarios datos mas grandes.



## 5. Conclusiones

En este punto se hará una autocrítica acerca de los errores y aciertos logrados . También se podrán hacer sugerencias sobre futuras mejoras en el proyecto y si consideran que otro grupo lo puede continuar. Incluir en este punto las diferencias, si las hubiere, entre las especificaciones originales previstas en el anteproyecto y las finalmente alcanzadas.

Las celdas Peltier son dispositivos muy delicados, por lo que requerirá estar bien protegidas a posibles impactos, ya que el mínimo impacto las daña permanentemente. No se logró encontrar una relación simple entre la corriente de la celda y su diferencia de temperatura, ya que esta no solo depende de la corriente sino también de la temperatura inicial. Por los datos medidos para realizar las tablas llegamos a la conclución de que la corriente fija una velocidad a la que la temperatura variará hasta llegar a un valor pico.

Fué mas facil regular el modo frío ya que al iniciar el standby la temperatura regresaba rapidamente a su valor inicial. En cambio para el modo calor, al iniciar el standby la celda peltier no llega a enfriarse hasta obtener su valor inicial luego del standby, por lo que en cada ciclo irá acumulando temperatura hasta llegar a un valor máximo que depende de la corriente máxima que reciba.

Por las mismas razones mencionadas sobre el comportamiento de la celda Peltier, deducir su temperatura en base a la temperatura del disipador y la corriente que circula por la celda devuelve datos poco presisos, lo que se podria calcular es la diferencia de temperatura entre cada pulso con el inicio del ciclo. Para medir la temperatura del peltier se deberá agregar una placa que transmita el calor del peltier para aumentar su superficie y poder medir su temperatura directamente con una termocupla, ya que detectan mas rápido los cambios bruscos de temperatura, a diferencia de los termistores.

Finalmente, para lograr las condiciones especificadas por el proyecto no es necesario generar corrientes altas. Con una corriente máxima de 500 mA bien reguladas se hubiese logrado el objetivo del producto y se habría reducido su tamaño debido a que no requiere una batería de gran tamaño.



## A. Codigo Proyecto

#### A.1. Pulsera.S

```
\#include <avr/io.h>
  .section .data
  .org 0x000
  Temp_Ambiente:
                   .byte 0
  Temp_Disipador: .byte 0
  Temp Peltier:
                   .byte 0
  Tension Salida: .byte 0
  Modo Operacion: .byte 0
  Modo Standby:
                    .byte 0
15 PWM:
                    .byte 0
  Tension min:
                    .byte 0
  Tension max:
                    .byte 0
  Iterador:
                    .byte 0
  .section .text
  .org 0x0
  .global main
  rjmp
           main
  \#define low(x)
                    lo8(x)
  \#define high(x)
                    hi8(x)
  ;r16: Temporal, pasaje de parametro y de retorno
  #define Reg_Temporal r16
  ; r20: Contador
  #define Contador r20
  ; Constantes:
  ; Tipos de dato para mandar por serial
37
  \#define Dato_Tempe_Ambiente
                                     'A'
  #define Dato_Tempe_Disipador
                                     T'
  #define Dato_Num Iteracion
                                     'I'
41 #define Dato_Tension_Salida
                                     , Р ,
  #define Dato Tempe Peltier
                                     ^{\prime}X
  #define Dato PWM
                                     w'
  #define Dato_max
                                     M'
  #define Dato_min
                                     'N'
  #define Incremento Pulso Calor
                                      3
  #define Incremento Pulso Frio
                                     10
  #define Incremento_Regulacion
                                      1
  #define PWM inicial
                                     95
51
  #define Eeprom_Inicio_Calor
                                     0x64
  #define Eeprom Inicio Frio
                                     0x94
55
```



```
; Saltea el vector de interrupcion
   .org 0x0020
  main:
   STACK Init:
       ldi
                Reg Temporal,
                                       low (RAMEND)
                 SFR IO ADDR(SPL),
                                       Reg_Temporal
       out
63
                Reg Temporal,
                                       high (RAMEND)
       ldi
       out
                 SFR IO ADDR(SPH),
                                       Reg_Temporal
65
        rcall
                PWM Init
67
                PUENTE H Init
        rcall
        rcall
                USART Init
69
71 LOOP:
                Contador
        clr
73
                GET_MODE
                                                         ; obtengo el modo de operacion
        rcall
75
       ldi
                r29,
                                       PWM inicial
                                                         ;PWM
                PWM,
                                       r29
        sts
77
                                                         ; Inicializa el PWM con el valor inicial
        rcall
                RESET PWM
   REDUCIR LOOP:
81
                Reg_Temporal,
                                       Contador
       mov
83
       ldi
                r27,
                                       10
                                                         ; Espera de 1 seg, mientras espera regul
        rcall
                ESPERA
85
        rcall
                AUMENTAR_PULSO
                                                           Modifica el PWM para el siguiente segu
       inc
                Contador
                                                         ; Cumpli una vuelta
89
        ldi
                Reg\_Temporal,
                Contador,
                                       Reg Temporal
        cpse
                                                         ;No saltar si ya ejecuto 5 vueltas
91
                REDUCIR LOOP
       rjmp
93
                 SFR IO ADDR(DDRB), 3
                                                         ; (OC2) para salida
        cbi
95
                  SFR IO ADDR(DDRB),
        sbi
                                                         ; (OC2) para salida
                 SFR_IO_ADDR(PORTB),3
        cbi
97
        rcall STANDBY
       rjmp LOOP
101
                                             -Funciones-
     Reinicia el PWM al valor inicial de cada ciclo y carga las tablas a ser
103
     recorridas dependiendo del modo de operacion
   RESET\_PWM:
105
        \mathbf{clr}
                r17
                                                         ;8 bits mas significativos de la direcci
        lds
                r31,
                                       Modo Operacion
107
        cpi
                r31,
       breq
                TABLA_FRIO
109
   TABLA CALOR:
                Reg\_Temporal,
       ldi
                                       Eeprom Inicio Calor
111
       rjmp
                CARGAR TABLA
   TABLA FRIO:
                Reg Temporal,
                                       Eeprom Inicio Frio
       ldi
115 CARGAR TABLA:
                Reg_Temporal
       inc
```



```
Reg Temporal
        inc
117
                 Iterador,
                                        Reg Temporal
        \mathbf{sts}
                 LEER EEPROM
        rcall
119
        \mathbf{sts}
                 Tension min,
                                        r25
121
                 Reg Temporal
        inc
                 Reg Temporal
        inc
123
                 LEER EEPROM
        rcall
        \mathbf{sts}
                 Tension max,
                                        r25
125
        lds
                 r29,
                                       PWM
127
                 SFR IO ADDR(OCR2),
        out
129
        ret
     espera r27 * 100 mseg. Cada 100 mseg hace un muestre de datos y regula
     el PWM
133
   ESPERA:
        rcall
                 SET PWM
135
        rcall
                 TRANSMITIR DATOS
        rcall
                 DEMORA
137
                 r27
        dec
139
                 Reg_Temporal
        clr
        cpse
                 r27,
                                        Reg Temporal
141
                 ESPERA
        rjmp
        ret
145
   ; Lee de eeprom en la direccion indicada en los registros r17 para los 8 bits
   ; mas significativos y r16 para los 8 bits menos significativos. Guarda el contenido
   ; en el registro r25
149 LEER EEPROM:
        ; Espera hasta que la ultima escritura este terminada
                  SFR IO ADDR(EECR), EEWE
151
        rjmp
                 LEER EEPROM
153
        ; r17 \ elige \ la \ tabla
                 SFR IO ADDR(EEARH), r17
155
        ; r16
             el campo
        out
                 SFR IO ADDR(EEARL), r16
157
        ; habilita el modo lectura
159
                  SFR IO ADDR(EECR), EERE
        ; guarda el contenido de la ódireccin antes cargada en r25
161
                                        SFR IO ADDR(EEDR)
        in
                 r25,
        ret
163
165
     Inicializa el puente H seteando los pines 1 y 2 del puerto B como salida.
   PUENTE H Init:
167
        sbi
                  SFR IO ADDR(DDRB), 2
        sbi
                  SFR IO ADDR(DDRB), 1
169
        ret
171
   MODO FRIO:
        \mathbf{sbi}
                  SFR IO ADDR(PORTB),1
173
                  SFR IO ADDR(PORTB), 2
        cbi
        ret
175
```



```
MODO CALOR:
        cbi
                 SFR IO ADDR(PORTB),1
        sbi
                 SFR IO ADDR(PORTB),2
179
        ret
181
   TRANSMITIR DATOS:
        rcall
                LEER AMBIENTE
        rcall
                LEER DISIPADOR
185
        rcall
                LEER_PELTIER
187
        ; Envio la iteracion
        ldi
                 Reg Temporal,
                                       Dato Num Iteracion
                                                                  ; tipo de dato a mandar
189
                 USART Transmit
        rcall
                 Reg Temporal,
                                       Contador
       mov
                 USART Transmit
        rcall
193
        ldi
                 Reg_Temporal,
                                       Dato Tempe Ambiente
                                                                  ; tipo de dato a mandar
                 USART Transmit
        rcall
        lds
                 Reg Temporal,
                                       Temp Ambiente
        rcall
                 USART_Transmit
197
        ldi
                 Reg Temporal,
                                       Dato Tension Salida
                                                                    tipo de dato a mandar
199
                 USART Transmit
        rcall
        lds
                 Reg_Temporal,
                                       Tension Salida
201
        rcall
                 USART_Transmit
        ldi
                 Reg Temporal,
                                       Dato Tempe Disipador
                                                                  ; tipo de dato a mandar
                 USART Transmit
        rcall
205
        lds
                 Reg_Temporal,
                                       Temp_Disipador
                 {\bf USART\_Transmit}
        rcall
                 Reg Temporal,
                                       Dato Tempe Peltier
                                                                  ; tipo de dato a mandar
        ldi
209
                 USART Transmit
        rcall
        lds
                 Reg Temporal,
                                       Temp Peltier
211
        rcall
                 USART Transmit
213
                 Reg Temporal,
                                       Dato PWM
        ldi
                                                                    tipo de dato a mandar
                 USART Transmit
        rcall
215
        lds
                 Reg_Temporal,
                                       PWM
        rcall
                 USART_Transmit
217
        ldi
                 Reg_Temporal,
                                       Dato min
                                                                    tipo de dato a mandar
219
        rcall
                 USART Transmit
        lds
                 Reg Temporal,
                                       Tension min
221
                 USART Transmit
        rcall
223
                 Reg_Temporal,
                                       Dato max
                                                                    tipo de dato a mandar
        ldi
                 {\bf USART\_Transmit}
        rcall
225
                 Reg Temporal,
        lds
                                       Tension max
        rcall
                 USART Transmit
227
        ret
229
231
   LEER AMBIENTE:
        ldi
                 Reg\_Temporal,
                                       0b11000000
                                                              ; canal 0 temperatura ambiente
233
                                                               leer tension del peltier
        rcall
                READ ADC
        rcall
                TRADUCIR TERMISTOR
235
                                       Reg_Temporal
        sts
                 Temp Ambiente,
```



```
\mathbf{ret}
   LEER DISIPADOR:
239
        ldi
                 Reg_Temporal,
                                        0b11000010
                                                                ; canal 2 temperatura disipador
                 READ ADC
                                                                  leer tension del termistor
        rcall
241
                 TRADUCIR TERMISTOR
        rcall
                 Temp\_Disipador,
                                        Reg_Temporal
243
        \mathbf{sts}
        \mathbf{ret}
245
   LEER PELTIER:
        ldi
                 {\tt Reg\_Temporal}\,,
                                        0b11000001
                                                                ; canal 1 tension peltier
247
                 READ ADC
                                                                ; leer tension del peltier
        rcall
                 Tension Salida,
                                        Reg Temporal
        sts
249
                 TRADUCIR PELTIER
        rcall
        ret
253
   ; Set PWM
   ; Setea el pum del pin OC2 con el tiempo en bajo pasado como parametro
   ;Reg Temporal: tiempo en bajo a asignar
257
   SET PWM:
        lds
                 r30, PWM
259
                 Reg_Temporal,
                                        Modo Standby
        lds
        cpi
                 Reg_Temporal,
261
        ; Si esta en modo standby no realiza cambios
                 APLICAR CAMBIO
        breq
263
        lds
                 r29,
                                        Tension Salida
265
        lds
                 r17,
                                        Tension min
        lds
                 r18,
                                        Tension max
                                        Incremento Regulacion ; valor a ser restado o sumado
        ldi
                 r26,
269
                 r29.
                                        r17
        cp
        brlo
                 AUMENTAR
271
                 r29.
                                        r18
        ср
273
                 APLICAR CAMBIO
        brlo
275
   DISMINUIR:
        cpi
                 r30,
                                        100
277
        breq
                 APLICAR_CAMBIO
        add
                                        r26
                 r30,
279
                 APLICAR CAMBIO
        rjmp
   AUMENTAR:
281
                                        0
        cpi
                 r30,
                 APLICAR CAMBIO
        breq
283
                 r30,
                                        r26
        sub
   APLICAR CAMBIO:
285
                                        r30
        \mathbf{sts}
                 PWM,
        out
                  SFR IO ADDR(OCR2),
                                        r30
287
        ret
289
     Aumenta el pulso de calor/frio del segundo que recien empieza,
     Carga la tension minima y maxima leidas de eeprom de la iteracion
291
     correspondiente.
   AUMENTAR PULSO:
        clr
295
        lds
                 Reg Temporal,
                                        Iterador
```



```
{\rm Reg\_Temporal}
        inc
297
                  {\rm Reg\_Temporal}
        inc
        sts
                  Iterador,
                                           Reg Temporal
299
                  LEER EEPROM
        rcall
301
                  Tension min,
                                           r25
        sts
                  Reg_Temporal
        inc
303
                  Reg Temporal
        inc
        rcall
                  LEER EEPROM
305
                  Tension max,
                                           r25
        sts
307
        lds
                  r31,
                                           Modo Operacion
        cpi
                  r31,
309
                  AUMENTO FRIO
        breq
   AUMENTO CALOR:
                                           Incremento Pulso Calor
        ldi
                  r26
        rcall AUMENTAR
313
        \mathbf{ret}
   AUMENTO FRIO:
        ldi
                  r26.
                                           Incremento Pulso Frio
        rcall
                  AUMENTAR
317
        ret
    ; Espera durante 100 mseq
321
   DEMORA:
                                           0xCF
        ldi
                  Reg_Temporal,
                                                                 Valores de los que empieza a contar
                   SFR IO ADDR(TCNT1H), Reg Temporal
        out
                  Reg Temporal,
        ldi
                                           0x2B
325
                   SFR IO ADDR(TCNT1L), Reg_Temporal
        out
        ldi
                  Reg Temporal,
                                                                 0000 0100 habilita poner en 1
                   SFR IO ADDR(TIFR), Reg_Temporal
                                                                 Reinicia el overflow flag
        out
                   SFR IO ADDR(TIMSK), Reg_Temporal
                                                                 bit 2 en 1 habilita la interrupcion po
        out
329
                  Reg Temporal,
                                           0b00000011
                                                                 velocidad: clk/64
        ldi
                  SFR IO ADDR(TCCR1B), Reg Temporal
        out
331
   DEMORA LOOP:
333
                   \begin{array}{c} \operatorname{Reg\_Temporal},\\ \operatorname{Reg\_Temporal}, \end{array} 
                                            SFR IO ADDR(TIFR)
        in
        \mathbf{sbrs}
335
        rjmp
                  DEMORA LOOP
337
        ldi
                  Reg_Temporal,
                   SFR IO ADDR(TIFR), Reg Temporal
                                                               ; Se limpia TIRF
        out
339
        clr
                  Reg Temporal
                                                                 finalizo contador
                   SFR IO ADDR(TIFR), Reg_Temporal
        out
341
                   SFR IO ADDR(TCCR1B), Reg Temporal
        out
343
        ret
345
347
    ; Standby
    ; Espera durante 10 segundos, setea el PWM en 255 para no generar corriente.
   STANDBY:
                  Reg Temporal,
        ldi
351
                                           {\rm Reg\_Temporal}
                  Modo_Standby,
        sts
                                                               ;PWM
        ldi
                  r29,
                                           255
353
                  PWM,
        \mathbf{sts}
                                           r29
        rcall
                  SET PWM
355
                                           100
        ldi
                  r27,
```



```
ESPERA
        rcall
357
        clr
                 Reg\_Temporal
                 Modo Standby,
        sts
                                        Reg Temporal
359
        ret
361
   ; Transmit
363
    ; Transmite por el puerto paralelo el dato pasado como parametro
   ; Reg Temporal: valor a transmitir
365
   USART Transmit:
367
                  SFR_IO_ADDR(UCSRA), UDRE
        sbis
                                                                   ; Espero a que se libere el UDRE
                 USART Transmit
        rjmp
369
                 SFR IO ADDR(UDR),
                                       Reg Temporal
        out
371
        ret
373
   ; Usart init
    ; Inicializa el USART para poder enviar datos
377
   USART Init:
        ldi
                 Reg Temporal,
                                        (1 << TXEN)
                                                                   ; enable
379
                 SFR IO ADDR(UCSRB), Reg Temporal
        out
381
                                        (1 < < URSEL) | (3 < < UCSZ0)
        ldi
                 Reg_Temporal,
                                                                   ;8bits, 1bit de stop, sin bit de
                 SFR IO ADDR(UCSRC), Reg Temporal
        out
383
        ldi
                                        0xC
                                                                   ; Baud 38400 (Clock de 8Mhz)
                 Reg Temporal,
385
        out
                 __SFR__IO_ADDR(UBRRL), Reg_Temporal
        ret
389
   ; Read adc
   ;Lee un dato del conversor adc y lo devuelve
   ; Reg Temporal: canal del cual leer
393
    ; Reg Temporal: valor leido devuelto
395
   READ ADC:
397
                  SFR IO ADDR(ADMUX), Reg_Temporal
                                                               Canal a ser leido, 7 y 6 en 1 para
        out
                 Reg Temporal,
                                        0b11001111
                                                          ; habilita ADC,
                                                                            inicia la conversion, d
        ldi
399
                 SFR IO ADDR(ADCSRA), Reg Temporal
                                                          ; buts 2:0 Factor de division 128
        out
401
   WAIT ADC:
        ; Espera a que finalice la lectura
403
                 {\tt Reg\_Temporal}\,,
                                        SFR IO ADDR(ADCSRA)
        in
                                        4
        \mathbf{sbrs}
                 Reg\_Temporal,
405
                 WAIT ADC
        rjmp
407
        sbi
                 SFR_IO_ADDR(ADCSRA),4
                                                          ; Reinicia el interrupt flag
409
                 Reg Temporal,
                                         SFR IO ADDR(ADCL)
        in
                                         SFR_IO_ADDR(ADCH)
        in
                 r17,
411
        lsr
                 r17
                 {\rm Reg\_Temporal}
        ror
413
        lsr
                 r17
                 Reg Temporal
        ror
415
```



```
ret
417
419
    ;PWM init
   ; Inicializa los puertos de salida del pum
   PWM Init:
        sbi
                  SFR IO ADDR(DDRB), 3
                                                           ; (OC2) para salida
423
                 Reg Temporal,
                                                           ; (01110001) Phase correct,
        ldi
                                        0x71
                  SFR IO ADDR(TCCR2), Reg_Temporal
        out
                                                           ; no pre escalar, clear on match
425
        ret
427
   ; Traducir termistor
429
   ; Convierte el valor recibido por parametro en su temperatura equivalente
   ; entrada: Reg Temporal: valor leido por el ADC
   TRADUCIR TERMISTOR:
433
                                        {\rm Reg\_Temporal}
                 r18,
        mov
        ldi
                 r17,
                                        0
                                                           ; tabla termistor
        ldi
                 Reg Temporal,
                                        0
                                                           ; indice
   LOOP BUSQUEDA TERM:
437
                 LEER EEPROM
        rcall
                                        0
                 r25,
        cpi
439
                 FIN TABLA
        breq
                 r18,
                                        r25
                                                           ; leido vs valor tabla
        cp
441
                 END_TERMISTOR
        brsh
                 Reg\_Temporal
        inc
        inc
                 Reg Temporal
                 LOOP BUSQUEDA TERM
        rjmp
445
   END TERMISTOR:
                 Reg Temporal
        inc
                 LEER EEPROM
        rcall
449
                 Reg Temporal,
                                        r25
        mov
        ret
   FIN TABLA:
453
                 {\rm Reg\_Temporal}
        dec
                 Reg Temporal
        \mathbf{dec}
455
                 END TERMISTOR
        rjmp
457
   ; Traducir peltier
   : Convierte el valor recibido por parametro en su temperatura equivalente
   ; entrada: Temp Disipador, Tension Salida, Modo Operacion
    ; salida: Temp Peltier
   TRADUCIR PELTIER:
                                        Tension\_Salida
        lds
                 r18,
465
        ldi
                 r17,
                                        0
                                                           ; tabla termistor
        lds
                 r31,
                                        Modo Operacion
467
        cpi
                 r31,
                 TABLA FRIO PELTIER
        breq
469
   TABLA CALOR PELTIER:
                 Reg_Temporal, Eeprom LOOP_BUSQUEDA_TERM_PELTIER
                                        Eeprom Inicio Calor
        ldi
471
        rjmp
   TABLA FRIO PELTIER:
                 Reg Temporal,
                                        Eeprom Inicio Frio
        ldi
                 LOOP BUSQUEDA TERM PELTIER
        rjmp
475
```



```
LOOP BUSQUEDA TERM PELTIER:
        rcall
                 LEER EEPROM
                                        0xFF
                 r25,
        cpi
479
                 FIN TABLA PELTIER
        breq
                 r25,
                                        r18
                                                           ; valor tabla vs leido
        cp
481
                 END PELTIER
        brsh
                 Reg_Temporal
483
        inc
                 Reg Temporal
        inc
                 LOOP BUSQUEDA TERM PELTIER
        rjmp
485
   END PELTIER:
                 Reg Temporal
        inc
487
                 LEER EEPROM
        rcall
                                        Temp Disipador
        lds
                 r17,
489
                                        Modo Operacion
        lds
                 r18,
                 Reg Temporal,
        mov
                                        r25
493
        \mathbf{sbrc}
                                        0
                 r18,
        rjmp
                 CALCULO CALOR
        rjmp
                 CALCULO FRIO
497
   CALCULO CALOR:
                 Reg Temporal,
        add
                                        r17
499
                 Temp Peltier,
        sts
                                        Reg Temporal
        ret
501
   CALCULO FRIO:
        \mathbf{sub}
                                        Reg Temporal
                 Reg Temporal,
       mov
                                        r17
505
        sts
                 Temp_Peltier,
                                        Reg_Temporal
        ret
   FIN TABLA PELTIER:
509
        dec
                 Reg_Temporal
                 Reg Temporal
        dec
511
                 END PELTIER
        rjmp
513
   ; Get mode
515
    ; Devuelve el valor del modo en el cual se ejecuta para la temperatura Reg Temporal
   ; Reg\_Temporal: temperatura leida
   ; Reg\_Temporal: valor leido devuelto
   GET MODE:
        ldi
                 Reg Temporal,
                                        0b11000000
                                                           ; canal 0 temperatura ambiente
                 READ ADC
        rcall
521
                 TRADUCIR TERMISTOR
        rcall
                                                           ; obtengo la temperatura
        cpi
                 Reg_Temporal,
                                        50
                                                           ; temperatura*2 arbitraria para el modo o
523
                 COLD MODE
        brsh
525
   HOT MODE:
        sbic
                  SFR IO ADDR(PINB), 0
                                                            Si el pin esta en 1 cambia de modo
527
        rjmp
                 SET COLD
529
   SET HOT:
             SFR IO ADDR(PORTB),
                                        1
531
        \mathbf{sbi}
             SFR IO ADDR(PORTB),
533
                 Reg Temporal,
        ldi
                                                           ; 1 es modo calor
                 Modo Operacion,
                                        Reg Temporal
                                                           ; Modo Operacion modo de operacion inicio
        \mathbf{sts}
535
```



```
\mathbf{ret}
537
   COLD MODE:
539
                  SFR IO ADDR(PINB), 0
                                                             ; Si el pin esta en 1 cambia de modo
        sbic
                 SET HOT
        rjmp
541
   SET COLD:
543
              SFR IO ADDR(PORTB),
                                         1
        \mathbf{sbi}
              SFR IO ADDR(PORTB),
                                         2
545
        ldi
                  Reg\_Temporal,
                                                             ; 0 es el modo frio
547
                                         Reg Temporal
                  Modo Operacion,
                                                            ; Modo Operacion modo de operacion inicio
        \mathbf{sts}
549
        ret
    .section .eeprom
   .org 0x0000
553
   ; Tablas de conversion
   ; Formato: [(Tension\ medida,\ Temperatura*2), \dots]
   .byte
             204
                      14
557
   .byte
             201
                      16
   .byte
             199
                      18
   .byte
             197
                      20
   .byte
             195
                      22
561
   .byte
             194
                      24
             193
                      26
   .byte
   .byte
             192
                      28
   .byte
             190
                      30
   .byte
             188
                      32
   .byte
             186
                      34
   .byte
             184
                      36
   .byte
             182
                      38
   .byte
             181
                      40
                      42
   .byte
             172
   .byte
             169
                      44
   .byte
                      46
             166
573
   .byte
                      48
             163
   .byte
             160
                      49
575
   .byte
             159
                      50
   .byte
             158
                      53
577
   .byte
             157
                      56
   .byte
             156
                      60
   .byte
             155
                      62
  .byte
             154
                      64
   .byte
             153
                      66
   .byte
             152
                      68
   .byte
             151
                      70
                      72
   .byte
             147
                      74
   .byte
             145
   .byte
             143
                      76
   .byte
             141
                      78
   .byte
             140
                      80
589
             0, 0 ; FIN DE TABLA
   .byte
591
    ; TABLA PARA MODO CALOR
   ; Formato: [Tension minima, Dif Temperatura *2]
             0x0064
   .org
   .byte
             0
             1
                      0
   .byte
```



```
.byte
                         1
              5
                         2
              10
    .byte
   .byte
              15
                         3
    .byte
              20
                         4
   .byte
              25
                         5
601
                         6
    .byte
              30
   .byte
                         7
              40
603
    .byte
              50
                         8
605
    .byte
              60
                         10
    .byte
              80
                         12
   .byte
              90
                         16
607
              100 ,
                         24
    .byte
   .byte
              110 ,
                         36
609
              0xFF\;,\;\;0xFF\;\;;\mathit{FIN}\;\;\mathit{DE}\;\;\mathit{TABLA}
    .byte
611
    ; TABLA PARA MODO FRIO
    ; Formato: \ [ \ Tension \ minima \, , \ Dif\_ \ Temperatura *2 ]
613
              0x0094
   .org
                         0
    .byte
              0
   .byte
              1
                         0
617
    .byte
              5
                         1
                         2
   .byte
              10
619
                         3
    .byte
              15
   .byte
              20
                         4
621
    .byte
              25
                         5
                         6
   .byte
              30
                         7
    .byte
              40
625 .byte
              45
                         8
    .byte
              50
                         9
_{627} .byte
              60
                         10
    .byte
              80
                         14
   .byte
              90
                         16
    .byte
              100
                         18
              110
                         20
   .byte
    .byte
              115
                         22
   .byte
              0xFF, 0xFF ; FIN DE TABLA
633
   .end
```



#### A.2. Makefile

```
1 EXE = pulsera
  MICRO = atmega8
  MSG EEPROM = Creando archivo para la EEPROM:
_{5} FORMAT = ihex
  all: $(EXE).hex $(EXE).eep
      rm - f *.hex *.o *.elf *.eep *.d *.syb
11
  $(EXE).elf: $(EXE).S
      \#avr-gcc\ -Wall\ -g\ -g2\ -gstabs\ -O0\ -fpack-struct\ -fshort-enums\ -funsigned-char\ -funsigned
  -Wa, -as = \$(EXE) \cdot syb
      avr-gcc -Wall -Wextra -pedantic -g -mmcu=$(MICRO) $(EXE).S -o $(EXE).elf
  -Wa, -as = \$(EXE) \cdot syb \# -O3
           $(EXE).hex $(EXE).eep
      sudo avrdude -c usbtiny -p m8 -U flash:w:$(EXE).hex:i
  send table: $(EXE).hex $(EXE).eep
      sudo avrdude -c usbtiny -p m8 -U flash: w: $(EXE). hex: i -U eeprom: w: $(EXE). eep: i
21
  $(EXE).hex: $(EXE).elf
      avr-objcopy -O ihex $(EXE).elf $(EXE).hex
  \#\$(EXE). eep: \$(EXE). elf
avr-objcopy-j . eeprom--no-change-warnings--change-section-lma . eeprom=0 -O ihex .
  show_size: $(EXE).elf
      avr-size — format=avr — mcu=atmega8 $(EXE).elf
31
  $(EXE).eep: $(EXE).elf
33
       @echo
      @echo $ (MSG EEPROM) $@
35
      -avr-objcopy -j .eeprom --set-section-flags=.eeprom="alloc,load" \
      --change-section-lma .eeprom=0 -O (FORMAT) <
```

#### B. Datasheets

#### **Features**

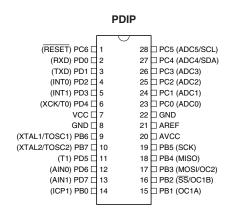
- High-performance, Low-power Atmel®AVR® 8-bit Microcontroller
- Advanced RISC Architecture
  - 130 Powerful Instructions Most Single-clock Cycle Execution
  - 32 x 8 General Purpose Working Registers
  - Fully Static Operation
  - Up to 16MIPS Throughput at 16MHz
  - On-chip 2-cycle Multiplier
- High Endurance Non-volatile Memory segments
  - 8Kbytes of In-System Self-programmable Flash program memory
  - 512Bytes EEPROM
  - 1Kbyte Internal SRAM
  - Write/Erase Cycles: 10,000 Flash/100,000 EEPROM
  - Data retention: 20 years at 85°C/100 years at 25°C(1)
  - Optional Boot Code Section with Independent Lock Bits In-System Programming by On-chip Boot Program True Read-While-Write Operation
  - Programming Lock for Software Security
- Peripheral Features
  - Two 8-bit Timer/Counters with Separate Prescaler, one Compare Mode
  - One 16-bit Timer/Counter with Separate Prescaler, Compare Mode, and Capture Mode
  - Real Time Counter with Separate Oscillator
  - Three PWM Channels
  - 8-channel ADC in TQFP and QFN/MLF package Eight Channels 10-bit Accuracy
  - 6-channel ADC in PDIP package
     Six Channels 10-bit Accuracy
  - Byte-oriented Two-wire Serial Interface
  - Programmable Serial USART
  - Master/Slave SPI Serial Interface
  - Programmable Watchdog Timer with Separate On-chip Oscillator
  - On-chip Analog Comparator
- Special Microcontroller Features
  - Power-on Reset and Programmable Brown-out Detection
  - Internal Calibrated RC Oscillator
  - External and Internal Interrupt Sources
  - Five Sleep Modes: Idle, ADC Noise Reduction, Power-save, Power-down, and Standby
- I/O and Packages
  - 23 Programmable I/O Lines
  - 28-lead PDIP, 32-lead TQFP, and 32-pad QFN/MLF
- Operating Voltages
  - 2.7V 5.5V (ATmega8L)
  - 4.5V 5.5V (ATmega8)
- Speed Grades
  - 0 8MHz (ATmega8L)
  - 0 16MHz (ATmega8)
- Power Consumption at 4Mhz, 3V, 25°C
  - Active: 3.6mAIdle Mode: 1.0mA
  - Power-down Mode: 0.5µA

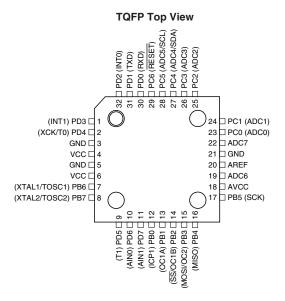


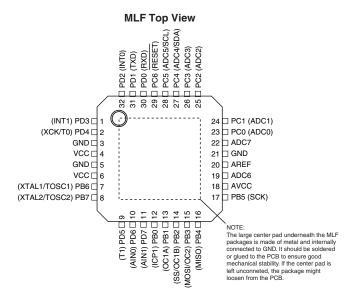
8-bit Atmel with 8KBytes In-System Programmable Flash

ATmega8 ATmega8L

## Pin Configurations







# TE

## Ф5 mm Lead Type for Temperature Sensing/Compensation

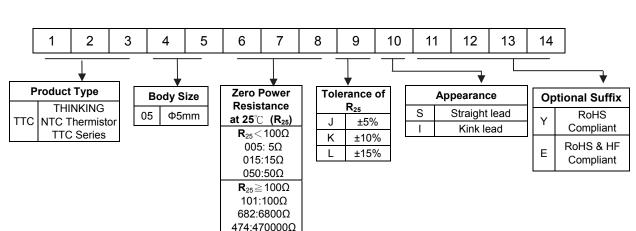
### ■ Features

- 1. RoHS compliant
- 2. Halogen-Free (HF) series are available
- 3. Body size: Φ5mm
- 4. Radial lead resin coated
- 5. Operating temperature range: -30°C ~+125°C
- 6. Wide resistance range
- 7. Cost effective
- 8. Agency recognition: UL / cUL / CSA / TUV / CQC

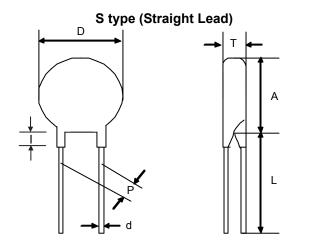
## Recommended Applications

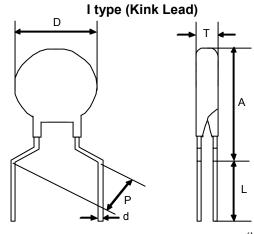
- 1. Home appliances
- 2. Automotive electronics
- 3. Computers
- 4. Switch mode power supplies
- 5. Adapters

## Part Number Code



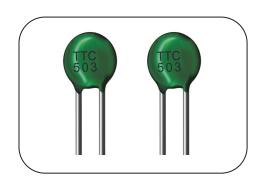
### Structure and Dimensions





(Unit: mm)

Туре	D max.	Р	d	I max.	A max.	L min.	T max.
S Type	6.5	3.5± 0.5	0.5±0.02	3	6.5	31	5
I Type	6.5	5± 0.5	0.5±0.02	_	10	29	5



# 133

## Ф5 mm Lead Type for Temperature Sensing/Compensation

## ■ Electrical Characteristics

Part No.	Zero Power Resistance at 25°C	Tolerance of R <sub>25</sub>	B <sub>25/50</sub> Value	Max. Power Dissipation	Dissipation Factor	Thermal Time Constant	Operating Temperature Range		afety A	pprova	ls
	R <sub>25</sub> (Ω)	(±%)	(K)	at 25°ℂ P <sub>max</sub> (mW)	δ(mW/°C)	τ (Sec.)	T <sub>L</sub> ~T <sub>U</sub> (°C)	UL /cUL	CSA	TUV	CQC
TTC05005	5	(±/0)	2400	I max(IIIVV)	0(111777-0)	· (OCC.)	12 10( 0)		<b>√</b>	ما	<b>√</b>
TTC05010	10	-	2800						√ √	√ √	√ √
TTC05015	15	1	2800	-				<b>√</b>	√	√ √	√ √
TTC05020	20	-	2800					√ √	√ √	<b>√</b>	√ √
TTC05025	25	-	2900					√ √	√ √	<b>√</b>	√ √
TTC05045	45	-	3100					√ √	√ √	√ √	√ √
TTC05050	50	1	3100					<b>√</b>	<b>√</b>	<b>√</b>	√ √
TTC05060	60	1	3100					<b>√</b>	<b>√</b>	<b>√</b>	√ √
TTC05085	85	1	3200					1	<b>√</b>	√ √	√ √
TTC05090	90	1	3200					1	,	√ √	1
TTC05101	100	1	3200	1				1	√	<b>√</b>	√ √
TTC05121	120	1	3300	1				V	√ √	<b>√</b>	1
TTC05151	150	1	3300	1				1	√ √	<b>√</b>	1
TTC05201	200		3500					<b>√</b>	<b>√</b>	<b>√</b>	
TTC05221	220	1	3500					√	<b>√</b>	<b>√</b>	$\sqrt{}$
TTC05251	250	10, 15	3500				-30~+125	√	<b>√</b>	<b>√</b>	$\sqrt{}$
TTC05301	300		3800			x. Approx. 20			V	√	$\sqrt{}$
TTC05471	470		3500					√	√	<b>√</b>	
TTC05501	500		3700		Approx. 4.5				√	$\checkmark$	$\sqrt{}$
TTC05681	680		3800						<b>√</b>	<b>√</b>	$\sqrt{}$
TTC05701	700	] [	3800						√	$\checkmark$	$\sqrt{}$
TTC05102	1000	] [	3800							$\checkmark$	$\sqrt{}$
TTC05152	1500		3950	450						$\checkmark$	$\sqrt{}$
TTC05202	2000		4000	450						$\checkmark$	$\sqrt{}$
TTC05222	2200	]	4000								$\sqrt{}$
TTC05252	2500	]	4000								$\sqrt{}$
TTC05302	3000	]	4000								$\sqrt{}$
TTC05332	3300	]	4000					$\sqrt{}$			$\sqrt{}$
TTC05402	4000	]	4000					$\sqrt{}$			$\sqrt{}$
TTC05472	4700	]	4050						√		$\sqrt{}$
TTC05502	5000	]	3950						√		$\sqrt{}$
TTC05602	6000		4050	]				√	√	√	√
TTC05682	6800		4050	]				√,	√,	<b>√</b>	$\sqrt{}$
TTC05802	8000		4050	1				√ ,	√ '	√ ,	√ ,
TTC05103	10000		4050	1				√ ,	√	√	√,
TTC05123	12000		4050	1				√ ,	<b>√</b>	√ /	√ /
TTC05153	15000		4150					√ /	<b>√</b>	<b>√</b>	√ /
TTC05203	20000		4250	-				<b>√</b>	<b>√</b>	<b>√</b>	√
TTC05303	30000		4250	-				√ ,	<b>√</b>	<b>√</b>	√
TTC05473	47000	5, 10, 15	4300	-				√ /	<b>√</b>	<b>√</b>	√ /
TTC05503	50000	5, 10, 15	4300	-				√ ,	<b>√</b>	<b>√</b>	√ /
TTC05104	100000		4400	-				√ /	√ /	√ /	√ /
TTC05154	150000		4500	1				√ /	√ /	√ /	√ /
TTC05204	200000		4600					√ /	√	√ /	√ /
TTC05224	220000		4600	-				√ 		1	√ ./
TTC05474	470000		4750					V		√	$\sqrt{}$

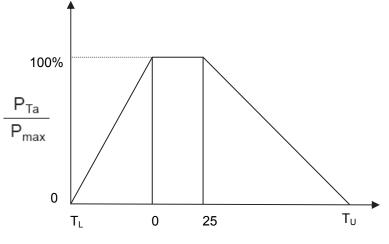
Note 1:  $\square$  = Tolerance of R<sub>25</sub> Note 2: UL/cUL File No: E138827 CSA File No: 97495 TUV File No: R 50050155

CQC File No: CQC05001011991; CQC05001011994 Note 3: Special specifications are available upon request.



## Ф5 mm Lead Type for Temperature Sensing/Compensation

## Max. Power Dissipation Derating Curve



Ambient temperature (℃)

 $T_U\!:\!$  Maximum operating temperature (°C )

 $T_L$ : Minimum operating temperature (°C)

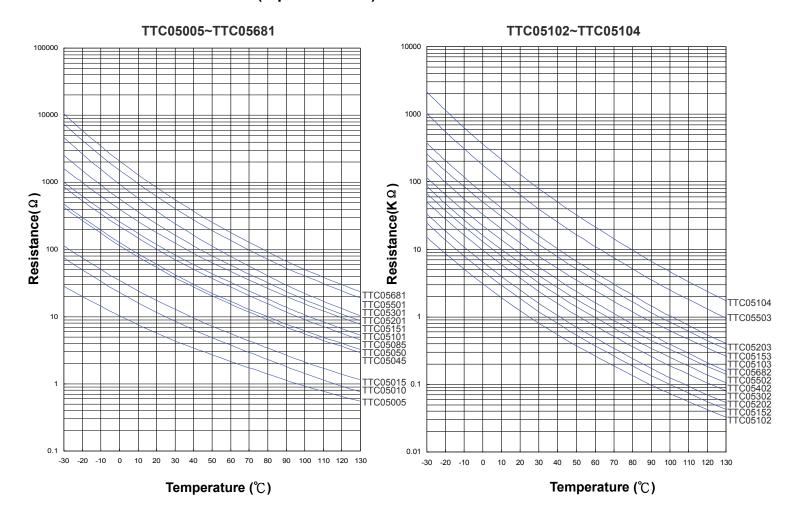
For example:

Ambient temperature (Ta) = 55°C

Maximum operating temperature  $(T_U) = 125^{\circ}C$ 

 $P_{Ta} = (T_U - Ta)/(T_U - 25) \times Pmax = 70\% Pmax$ 

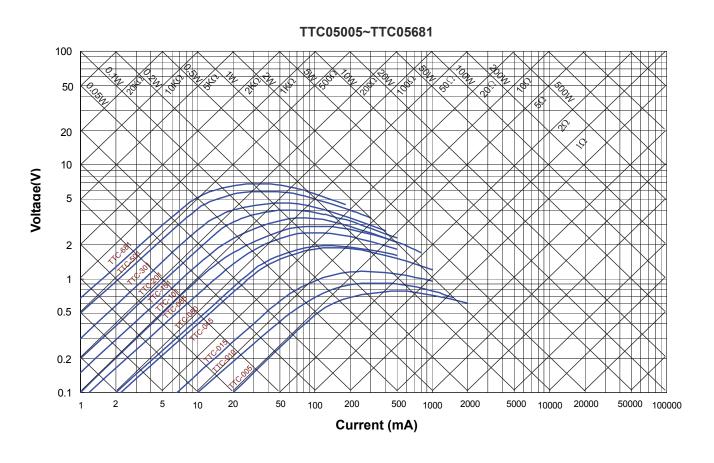
## ■ R-T Characteristic Curves (representative)

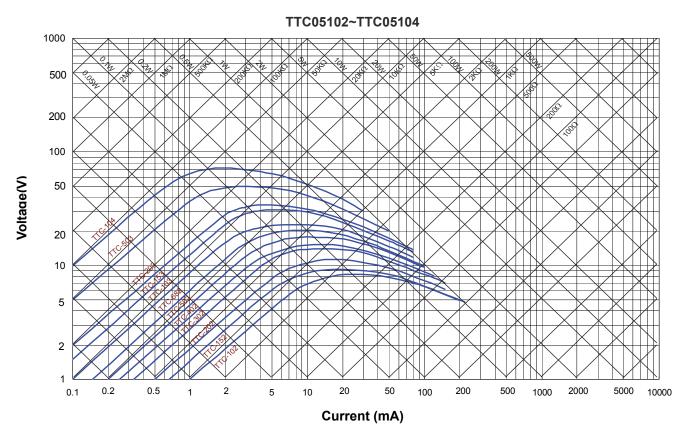


# TE

## Ф5 mm Lead Type for Temperature Sensing/Compensation

■ V-I Characteristic Curves (representative)



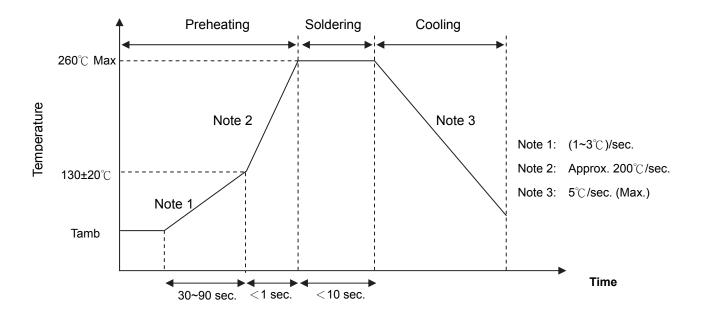




## Ф5 mm Lead Type for Temperature Sensing/Compensation

## ■ Soldering Recommendation

## Wave Soldering Profile



Caution: It had better to keep the minimum distance as 6mm between the bottom of the thermistor body and PCB surface to prevent component damage.

## • Recommended Reworking Conditions with Soldering Iron

Item	Conditions
Temperature of Soldering Iron-tip	360°C (max.)
Soldering Time	3 sec. (max.)
Distance from Thermistor	2 mm (min.)



## Ф5 mm Lead Type for Temperature Sensing/Compensation

## Reliability

Item	Standard			Test conditions /	Methods	Specifications
		Gradua 10±1 s		the specified force and	keep the unit fixed for	
Tensile Strength of Terminals	IEC 60068-2-21		-	inal diameter (mm) 0.3 <d≦0.5< td=""><td>Force (Kg) 0.5</td><td>No visible damage</td></d≦0.5<>	Force (Kg) 0.5	No visible damage
Bending Strength of Terminals	IEC 60068-2-21	Bend t	he speci t the proc Term		specified below to each lear return to the original position lirection.  Force (Kg) 0.25	
Solderability	IEC 60068-2-20			At least 95% of terminal electrode is covered by new solder		
Resistance to Soldering Heat	IEC 60068-2-20			No visible damage $ \triangle R_{25}/R_{25}  \leq 3 \%$		
High Temperature Storage	IEC 600068-2-2			125 ± 5 ℃, 1000:	± 24 hrs	No visible damage $ \triangle R_{25}/R_{25}  \le 5 \%$
Damp Heat, Steady State	IEC 60068-2-78		4	40 ± 2℃ , 90~95% RH,	1000 ± 24 hrs	No visible damage $ \triangle R_{25}/R_{25}  \leq 3 \%$
		The	condition	s shown below shall be	repeated 5 cycles.	
			Step	Temperature (°ℂ)	Period (minutes)	
Rapid Change of			1	-30 ± 5	30 ± 3	No visible damage
Temperature	IEC 60068-2-14		2	Room temperature	5 ± 3	$\mid$ $\triangle$ R <sub>25</sub> /R <sub>25</sub> $\mid$ $\leq$ 3 %
			3	125 ± 5	30 ± 3	
			4			
Max. Power Dissipation	IEC 60539-1 4.26.3			25 ± 5℃, Pmax. , 10	No visible damage $ \triangle R_{25}/R_{25}  \le 5 \%$	
Insulation Test	MIL-STD-202F -Method 302			1000 V <sub>DC</sub> , 1	≧500 MΩ	

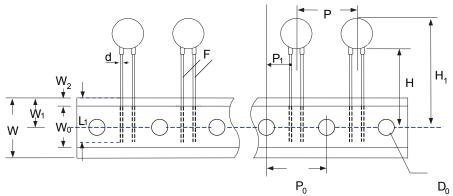


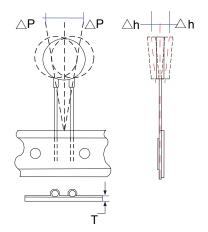
## Ф5 mm Lead Type for Temperature Sensing/Compensation

## ■ Packaging

• Taping Specification :

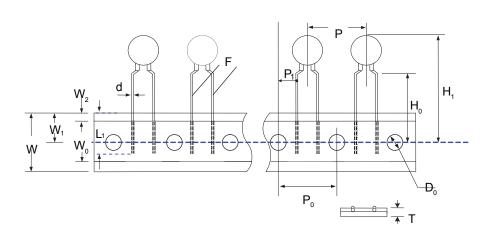
## S Type (Straight Lead)

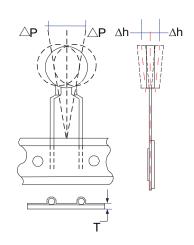




Taping	P <sub>0</sub>	F	Р	P <sub>1</sub>	Н	H <sub>1</sub>	d	W <sub>0</sub>	W <sub>1</sub>	$W_2$	W	△P	∆h	L <sub>1</sub>	D <sub>0</sub>	Т
Dimension	±0.3	±0.5	±1	±0.7	+2/-0	Max.	±0.02	±1	+0.75 /-0.5	Max.	+1/ -0.5	Max.	Max.	Min.	±0.2	±0.2
P <sub>0</sub> :12.7	12.7	3.5	12.7	4.60	18	28	0.5	12	9	3	18	1	2	9	4	0.6
P <sub>0</sub> :15.0	15.0	3.5	15.0	5.75	18	28	0.5	12	9	3	18	1	2	9	4	0.6

## I Type (Kink Lead)





Taping	P <sub>0</sub>	F	Р	P <sub>1</sub>	H <sub>0</sub>	H <sub>1</sub>	d	$W_0$	W <sub>1</sub>	$W_2$	W	△P	∆h	L <sub>1</sub>	D <sub>0</sub>	Т
Dimension	±0.3	±0.5	±1	±0.7	±0.5	Max.	±0.02	±1	+0.75 /-0.5	Max.	+1/ -0.5	Max.	Max.	Min.	±0.2	±0.2
P <sub>0</sub> :12.7	12.7	5.0	12.7	3.85	16	28	0.5	12	9	3	18	1	2	9	4	0.6
P <sub>0</sub> :15.0	15.0	5.0	15.0	5.00	16	28	0.5	12	9	3	18	1	2	9	4	0.6



## Ф5 mm Lead Type for Temperature Sensing/Compensation

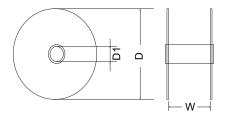
## **■** Quantity

## Bulk Packing

Series	Standard Lead Type Quantity (pcs/bag)	Cut Lead Type Quantity (pcs/bag)
TTC05	250	500

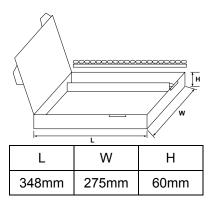
## Reel Packing:

Series	D	D1	W	Quantity
	(mm)	(mm)	(mm)	(pcs/reel)
TTC05	340±10	31±1	46±1	2,500



## Ammo Packing:

Series	Quantity (pcs/box)	
TTC05	2,000	



## **■** Warehouse Storage Conditions of Products

- Storage Conditions:
  - 1. Storage Temperature: -10°C ~+40°C
  - 2. Relative Humidity:  $\leq$  75%RH
  - 3. Keep away from corrosive atmosphere and sunlight.
- Period of Storage: 1 year

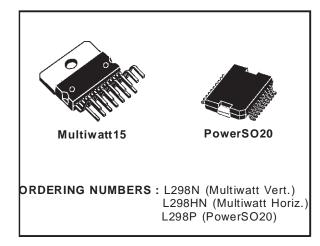


## **DUAL FULL-BRIDGE DRIVER**

- OPERATING SUPPLY VOLTAGE UP TO 46 V
- TOTAL DC CURRENT UP TO 4 A
- LOW SATURATION VOLTAGE
- OVERTEMPERATURE PROTECTION
- LOGICAL "0" INPUT VOLTAGE UP TO 1.5 V (HIGH NOISE IMMUNITY)

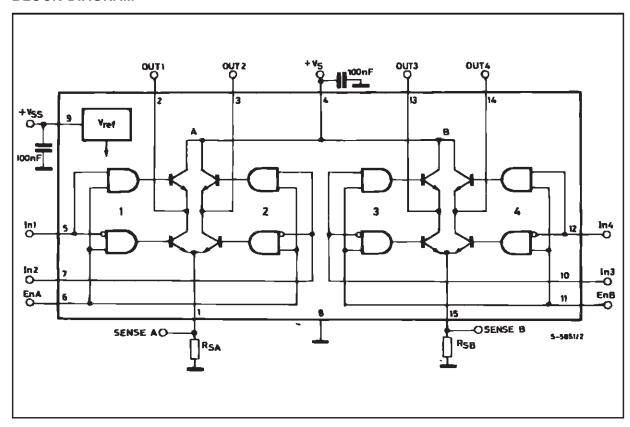
#### **DESCRIPTION**

The L298 is an integrated monolithic circuit in a 15-lead Multiwatt and PowerSO20 packages. It is a high voltage, high current dual full-bridge driver designed to accept standard TTL logic levels and drive inductive loads such as relays, solenoids, DC and stepping motors. Two enable inputs are provided to enable or disable the device independently of the input signals. The emitters of the lower transistors of each bridge are connected together and the corresponding external terminal can be used for the con-



nection of an external sensing resistor. An additional supply input is provided so that the logic works at a lower voltage.

#### **BLOCK DIAGRAM**



Jenuary 2000 1/13

## LM258, LM358, LM358A, LM2904, LM2904A, LM2904V, NCV2904, **NCV2904V**

## **Single Supply Dual Operational Amplifiers**

Utilizing the circuit designs perfected for Quad Operational Amplifiers, these dual operational amplifiers feature low power drain, a common mode input voltage range extending to ground/VEE, and single supply or split supply operation. The LM358 series is equivalent to one-half of an LM324.

These amplifiers have several distinct advantages over standard operational amplifier types in single supply applications. They can operate at supply voltages as low as 3.0 V or as high as 32 V, with quiescent currents about one-fifth of those associated with the MC1741 (on a per amplifier basis). The common mode input range includes the negative supply, thereby eliminating the necessity for external biasing components in many applications. The output voltage range also includes the negative power supply voltage.

#### **Features**

- Short Circuit Protected Outputs
- True Differential Input Stage
- Single Supply Operation: 3.0 V to 32 V
- Low Input Bias Currents
- Internally Compensated
- Common Mode Range Extends to Negative Supply
- Single and Split Supply Operation
- ESD Clamps on the Inputs Increase Ruggedness of the Device without Affecting Operation
- NCV Prefix for Automotive and Other Applications Requiring Unique Site and Control Change Requirements; AEC-Q100 Qualified and PPAP Capable
- These Devices are Pb-Free, Halogen Free/BFR Free and are RoHS Compliant



#### ON Semiconductor®

#### www.onsemi.com



PDIP-8 N, AN, VN SUFFIX **CASE 626** 

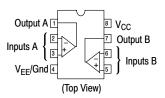


SOIC-8 D, VD SUFFIX **CASE 751** 



Micro8™ **DMR2 SUFFIX CASE 846A** 

#### **PIN CONNECTIONS**



#### ORDERING INFORMATION

See detailed ordering and shipping information in the package dimensions section on page 10 of this data sheet.

#### **DEVICE MARKING INFORMATION**

See general marking information in the device marking section on page 11 of this data sheet.



## Power transistors

## **General features**

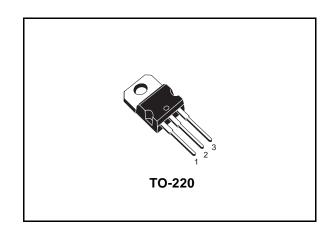
- New enhanced series
- High switching speed
- h<sub>FE</sub> improved linearity
- h<sub>FE</sub> Grouping

## **Applications**

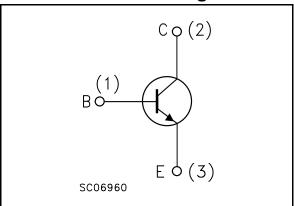
■ Linear and switching industrial application

## **Description**

The TIP31C is a base island technology NPN power transistor in TO-220 plastic package with better performances than the industry standard TIP31C that make this device suitable for audio, power linear and switching applications. The PNP type is TIP32C.



## Internal schematic diagram



## **Order codes**

Part Number	Marking	Package	Packing
TIP31C	TIP31C R		
Note: on page 4	TIP31C O	TO-220	Tube
	TIP31C Y		



## C. Referencias

## Referencias

- [1] http://www.embrlabs.com/
- [2] https://youtu.be/sDZHITVfYrI
- [3] https://youtu.be/kvUMCip-r4A
- [4] http://www.atmel.com/images/atmel-2486-8-bit-avr-microcontroller-atmega8\_1\_datasheet.



## D. Presupuesto

Componente	Precio xU	Cantidad	Precio total
Celda Peltier 10 W 15 mmx15 mm	\$120.00	1	\$120.00
Atmega8-L	\$42.00	1	\$42.00
L298	\$47.00	1	\$47.00
LM358	\$8.00	1	\$8.00
LM7850	\$5.00	1	\$5.00
Disipador	\$10.00	3	\$36.00
Termistor	\$7.00	2	\$14.00
Resistencia	\$0.5	5	\$2.50
Capacitor	\$0.50	3	\$1.50
Bateria	\$160.00	1	\$160.00
Interruptor	\$5.00	1	\$5.00
Placa perforada	\$26.00	1	\$5.00
	\$467.00		