

D:/gitt/MicrochipFor32  
/bsp\_Device/bsp\_ModBus.h

```
graph TD; A["D:/gitt/MicrochipFor32  
/bsp_Device/bsp_ModBus.h"] --> B["varint.h"]; A --> C["uart.h"]; A --> D["stdarg.h"]; B --> E["stdint.h"];
```

varint.h

uart.h

stdarg.h

stdint.h