

D:/gitt/MicrochipFor32
/bsp_Device/bsp_Digit.h

```
graph TD; A["D:/gitt/MicrochipFor32 /bsp_Device/bsp_Digit.h"] --> B["varint.h"]; A --> C["gpio.h"]; B --> D["stdint.h"];
```

varint.h

gpio.h

stdint.h