

TM4C初始化

M序列发生器：伪随机序列

差分编码：

串行控制

PE0：M序列

PE1：符号位时钟波形

PE2：序列周期时钟波形

AD9850：32位频率控制、5位相位控制、1位用于电源休眠、2位用于工作方式选择

Ad9850\_bit\_clock

Ad9850\_w\_clk：W\_CLK，是写向D0~D7写数据的时钟信号，在W\_CLK上升沿，将数据输入到芯片内部的寄存器

Ad9850\_fq\_up：FQ\_UD，Frequency Update。在32位频率字和8位控制字传完之后，FQ\_UD上升沿将输入寄存器的40位数据更新到DDS核心中。