# 与非门实验报告

项晨东 2019011831

## 实验结果

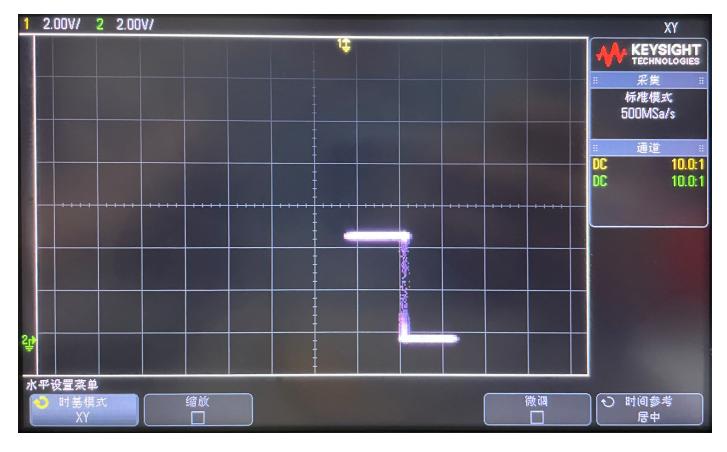
#### CD4011

延迟测试



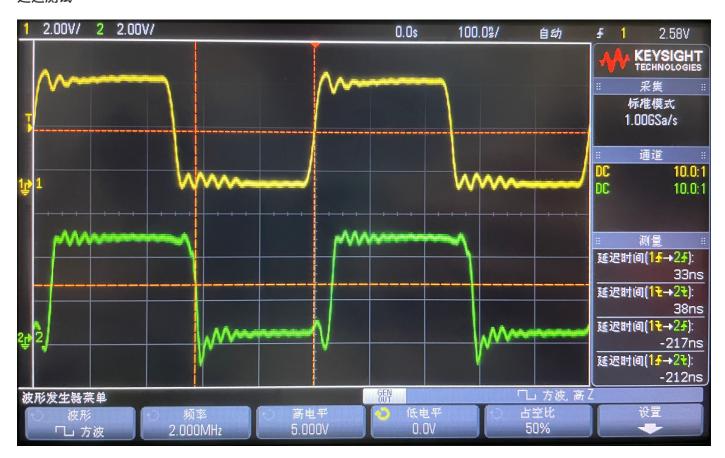
从表中得出tpHL= 28ns, tpLH= 18ns。计算得到tpd = 23ns。

#### 电压传输特性



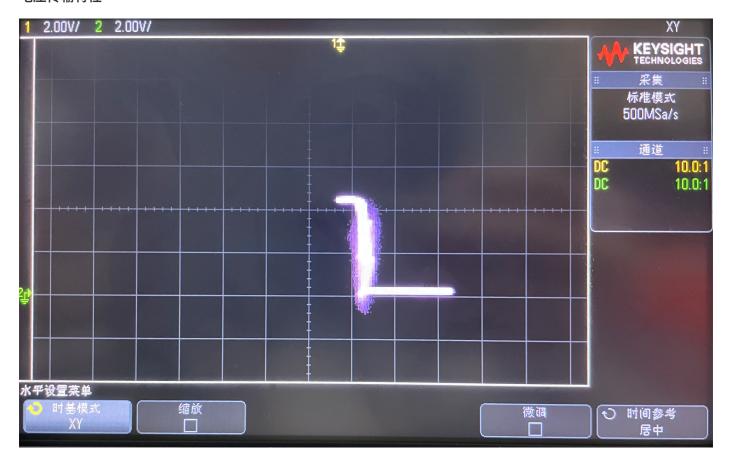
#### 74SL00

#### 延迟测试



从表中得出tpHL=33/4ns= 8.25ns , tpLH=38/4ns= 9.5ns 。计算得到tpd = 8.875≈ 8.88 ns。

#### 电压传输特性



### 思考题

#### 4.1.8 (3)

多余的输入端不应当置空,接入高电平或者低电平确定电位即可。

最后非常感谢老师和助教的辛苦付出~