

# 计算机组成原理

## 实验 1: 熟悉 RISC-V 汇编与监控程序

### 实验报告

李祥泽

2018011331

lee\_johnson@qq.com

## 实验目的

- 熟悉 RISC-V 汇编语言编程;
- 熟悉监控程序与终端程序的使用和原理.

## 实验内容

阅读监控程序源代码, 使用模拟器运行监控程序, 通过终端连接监控程序, 使用RISC-V汇编编写代码, 并且在监控程序中运行.

- 在模拟器中运行 RISC-V 监控程序, 掌握 Term 中几个命令的使用方法.
- 编写汇编程序, 求前 10 个 Fibonacci 数, 将结果保存到起始地址为 0x80400000 的 10 个字节中, 并用 D 命令检查结果正确性.
- 编写汇编程序, 将 ASCII 可见字符 (0x21~0x7F) 从终端输出.
- 编写汇编程序, 求第 60 个 Fibonacci 数, 将结果保存到起始地址为 0x80400000 的 8 个字节中, 并用 D 命令检查结果正确性.

## 实验步骤

- 安装和配置实验环境.
- 按照实验内容的要求完成具体的汇编程序代码, 并在监控程序中执行.
- 阅读监控程序和终端程序, 了解其工作原理.

## 实验过程

**约定** Fibonacci 数下标从 0 开始,  $Fib(0) = 0$ ,  $Fib(1) = 1$ .

## 实验内容 2

[源代码见文末](#)

为了计算 Fibonacci 数, 根据其通项公式  $Fib(n) = Fib(n - 1) + Fib(n - 2)$  ,  $n = 2, 3, \dots$ , 使用三个寄存器 t2, t3, t4 分别存储  $Fib(n - 2)$ ,  $Fib(n - 1)$  和  $Fib(n)$ . 在开始循环之前将 t2 设置为 0, 将 t3 设置为 1 (并往目标地址写入这两个数).

用 t5 作循环计数器, 设置其初始值为 2 (因为 0 号和 1 号是给定的); 在 t6 中存入 10 为循环上限.

在 t1 中存入将要写入的目标地址 0x80400000, 每次写入一个字就将 t1 加 4.

在每次循环中都计算 `add t4, t2, t3`, 然后将 t4 的值写入 t1 所指位置, 完成一个 Fibonacci 数的计算; 最后将 t1 加 4 使之指向下一个字, 将 t5 加 1, 将 t3 移至 t2, t4 移至 t3 为下一次计算做好准备.

由于本过程中使用的都是临时寄存器, 所以无需另开栈空间保存(按过程调用规范开 4 Bytes 存 ra). 事实上, 连 ra 也无需存入栈中, 因为本过程不调用子过程.

## 实验内容 3

[源代码见文末](#)

本部分的主体仍然是一个循环, 循环计数器从 0x21 遍历到 0x7F. 在每次循环中都调用 `WRITE_SERIAL` 函数来向终端打印字符.

`WRITE_SERIAL` 函数是从 `utils.s` 中复制过来的.之所以不直接调用, 是因为该函数已经在可执行文件中连接完毕了, 我的代码连接时无法找到这个符号. 虽然在 `kernel.asm` 中能找到它的绝对地址, 可以通过将地址装入一个寄存器再 `jalr` 的方法按绝对地址调用函数, 但出于可复用的保险起见, 我选择了将代码本地复制一份.

为了确保循环状态不被调用干扰, 循环计数器和上限使用了保存寄存器 `s1, s2`.

本过程需要开 12 Bytes 栈空间保存 `ra, s1, s2` 3 个被调用者保存寄存器.

## 实验内容 4

[源代码见文末](#)

本部分与[实验内容 2](#)类似, 但需要更长的整数来处理计算结果. 因此, 用两个寄存器“拼合”来表示一个数. 具体说, `a1:a0, a3:a2, a5:a4` 分别表示  $Fib(n - 2), Fib(n - 1)$  和  $Fib(n)$ .

为了处理低 32 位加法向高 32 位的进位, 采用以下方法. 注意到, 加法溢出**当且仅当加法的和在无符号意义上**小于两个加数. 因此可以使用 `sltu` \*, 和, 某个加数 来检查低 32 位的溢出, 也即进位: 进位的 1 或 0 将被存储在 \* 寄存器中. 如此, 只需将 \* 寄存器的值再加入高位相加的结果即可完整地实现 64 位加法. (对应源代码 20~24 行)

计算出的第 60 个 Fibonacci 数  $Fib(59)$  是 0xDEC1139639. 在[数字帝国网站](#)上验算正确.

## 实验结果

[见文末截图](#)

## 思考题

### 1. 比较 RISC-V 寻址方式和 x86 的异同

两种架构都能对寄存器和立即数进行寻址. 但 RISC-V 的立即数较短(12位, `j` 指令例外), 而 x86 能对不同长度(1, 2, 4 字节)的立即数寻址.

在内存寻址方面. RISC-V 只有一种寻址方式, 即“基址寄存器 + 偏移量”, 汇编语法为 `offset(reg)`. x86 的内存寻址有多种模式, 如(立即数的)直接寻址, 间接寻址, 基址-偏移量寻址, 变址寻址等; 但都可以视为从“基址寄存器 + 索引寄存器 \* 比例 + 偏移量”这种最复杂的变址寻址方式中略去若干参数而成; 汇编语法(AT&T)为 `offset(baseReg, indexReg, scale)`.

在指令寻址方面. RISC-V 在大部分跳转指令中采用“PC + 偏移量”的相对寻址, 仅在 `jalr` 中采用“寄存器 + 偏移量”的间接寻址方式. x86 的各种跳转指令(包括 `call`)都支持相对寻址和寄存器间接寻址.

## 2. 根据自己的理解对用到的指令分类, 说明原因

### 第一类: 算术和逻辑运算

包括 `add`, `addi` 和伪指令 `li`.

这类指令只对寄存器的值进行操作, 不访存, 不造成 PC 跳转.

### 第二类: 访存

包括 `sw`, `lw`.

这类指令用来读写内存, 只在读入内存时改变目标寄存器的值, 不造成 PC 跳转.

### 第三类: 跳转

包括条件跳转 `bgt` (伪指令), `bge` 和无条件跳转 `j` (伪指令), `jr` (伪指令), `ret` (伪指令), `jalr`.

这类指令造成 PC 跳转.

## 3. 结合 term 源代码和 kernel 源代码说明 term 是如何实现用户程序计时的

见于 `term.py` 中 `run_G` 函数和 `shell.s` 中 `.OP_G` 代码段. 以下括号内数字为行号.

term 从命令行读得 `G` 和地址后将其发送给串口 (334, 335), 然后等待串口返回信号 (351).

kernel 从串口中读得 `G` 指令 (22, 30, 31) 后进入 `.OP_G` 代码段读入口地址 (134), 向串口发送 `TIMESET` 信号 (0x06, 137, 138 行), 然后跳到用户入口开始执行 (181).

term 收到 `TIMESET` 后开始计时 (356), 并等待串口返回信号 (351).

用户代码段执行完后, 按约定返回 kernel 主程序, 由 kernel 向串口发送 `TIMETOKEN` 信号 (0x07, 255 行如果启用异常机制是 209 行).

term 收到 `TIMETOKEN` 后停止计时 (365).

## 4. 说明 kernel 是如何使用串口的

kernel 通过 `utils.s` 中的几个函数与串口交互. 串口的内存地址和若干偏移量定义在 `serial.h` 中.

从串口读数据的基础函数是 `READ_SERIAL`, 该函数先用一个循环检查串口标识字节的最低位 (该位表示“可以读”), 等该位为 1 后跳出循环, 从串口读一个 Byte 到寄存器 `a0`. 然后返回调用者.

另外有读一个字的 `READ_SERIAL_WORD` 和读地址长度的 `READ_SERIAL_XLEN`. 读一个字是调用上述 `READ_SERIAL` 实现的, 该函数调用 4 次读字节, 将返回值分别存入 `s0~s3`, 然后各自截取最低字节, 最后逐个移位后存入 `a0` 返回. 读地址长度是调用 1 次或 2 次读字实现的.

向串口写数据的基础函数是 `WRITE_SERIAL`, 该函数与读字节类似, 循环检查串口状态标识后, 将 `a0` 的最低字节写入串口地址.

写一个字的 `WRITE_SERIAL_WORD` 和写地址长度的 `WRITE_SERIAL_XLEN` 也与读类似, 对参数 `a0` 逐次移位后调用写字节.

## 5. term 如何检查 kernel 已经正确连入，并分别指出检查代码在 term 与 kernel 源码中的位置

以下括号内数字为行号.

如果使用 TCP 连接, term 会在 `InitializeTCP()` 中首先检查地址格式是否正确 (489):

然后会使用 `socket.connect()` 尝试建立连接(457, 511), 如果服务端没有启动, 则会抛出 `ConnectionRefusedError`.

在读写过程中, 如果接受/写入的信息为空 (464, 476), 程序也会认定连接失败, 抛 `RuntimeError`.

如果使用串口连接, term 会在 `InitializeSerial()` 中连接串口, 如果连接失败, 会抛出 `SerialException` (418)

在读写过程中, 如果连接异常无法读写, 因为 `tty` 没有设置 `timeout` 和 `write_timeout` 属性, 程序会一直阻塞.

## 代码分析报告

### kernel

基础功能对应的 kernel 代码位于 `init.s`, `shell.s`, `utils.s` 3 个文件中. 在此暂时只分析这 3 个文件中不涉及进阶功能的部分.

程序的入口位于 `init.s` 中的 `START` 函数. 该函数首先用循环清除 BSS 段, 然后设置栈, 最后进入主线程 `WELCOME`.

在 `WELCOME` 中, kernel 向串口发送启动信息, 然后跳转到 `SHELL` 函数进入交互循环.

`SHELL` 函数位于 `shell.s` 中. 该函数从串口读操作码, 然后按操作码跳转到子过程. 子过程执行完毕后又循环跳转到这个函数, 实现循环执行.

`R` 命令从保存用户寄存器值的内存段中取数并发送给串口.

`D` 命令从指定的内存地址逐字循环取数据发送给串口. 循环的次数是由从串口读入的 `num` 参数除以 4 得到的, 这也是要求 `num` 能被 4 整除的原因.

`A` 命令和 `D` 命令恰好相反. 逐字从串口读数据写入内存.

`G` 命令先从串口取得用户程序的入口地址, 向 term 发送计时开始信号, 然后备份栈顶指针, 并从保存用户寄存器值的内存段中读取寄存器值装入各个寄存器 (包括栈指针), 将返回地址设置为 `.USERRET2` 后跳转到用户代码. 用户代码返回后将诸寄存器存回内存, 然后从内存中取回 kernel 本身的栈指针, 最后向 term 发送计时终止信号.

`T` 命令涉及进阶功能.

`utils.s` 是 kernel 与串口通信的相关代码. 在以上[思考题 4](#) 部分已经分析过了.

### term

term 程序要求指定 `--tcp`, `--serial` 两个参数之一, 使用给定的参数建立和 kernel 的连接. 然后进入 `Main` 函数.

`Main` 函数首先向 kernel 发一个错误指令, 读取 kernel 返回的地址长度更新自己的设置. 然后进入工作循环的 `Mainloop` 函数.

`Mainloop` 函数循环地从命令行读输入, 并按不同命令读参数, 然后转入处理各个命令的函数. 当读取到 `Q` 时退出循环, 也即退出程序.

各个函数做参数语法检查, 然后或将相应的参数传给串口, 或从串口读取信息, 并借助其余工具函数完成功能.

`tcp_wrapper` 类能够发现读写失败, 然后抛出运行时异常.

## 实验结果截图

[返回正文](#)

## 内容 2

```
xiangze-li@xiangzeLi-PC:/mnt/d/THU/codes/co$ python3 supervisor-rv/term.py -t 127.0.0.1:6666
connecting to 127.0.0.1:6666...connected
running in 32bit, xlen = 4
>>>
>>>file name: fib.s
>>>addr: 0x80100000
reading from file fib.s
[0x80100000] .text
[0x80100000] global fib
[0x80100000] fib:
[0x80100000] addi sp, sp, -4
[0x80100004] sw ra, 4(sp)
[0x80100008] li t1, 1
[0x8010000c] li t1, t1
[0x80100010] addi t1, t1, 4
[0x80100014] addi t1, t1, 4
[0x80100018] li t3, 1
[0x8010001c] sw t3, 0(t1)
[0x80100020] addi t1, t1, 4
[0x80100024] li t5, 2
[0x80100028] mv t5, t6
[0x8010002c] .loop:
[0x8010002c] bge t5, t6, .done # if t5 >= t6 then .done
[0x80100030] addi t4, t4, 1 # t4 = t2 + t3
[0x80100034] addi t1, t1, 4
[0x80100038] addi t5, t5, 1
[0x80100042] mv t2, t3
[0x80100046] mv t3, t4
[0x8010004c] j .loop
[0x80100050] .done:
[0x80100050] li ra, 4(sp) #
[0x80100050] addi sp, sp, 4 # sp = sp + framsize
[0x80100054] ret
>> G
addr: 0x80100000

elapsed time: 0.000s
>>>
addr: 0x80400000
num: 40
0x80400000: 0x00000000
0x80400004: 0x00000001
0x80400008: 0x00000002
0x8040000c: 0x00000002
0x80400010: 0x00000003
0x80400014: 0x00000005
0x80400018: 0x00000003
0x8040001c: 0x0000000d
0x80400020: 0x00000015
0x80400024: 0x00000022
>>
```

```
xiangze-li@xiangzeLi-PC:/mnt/d/THU/codes/co$ cd /mnt/d/THU/codes/co/supervisor-rv/kernel/
xiangze-li@xiangzeLi-PC:/mnt/d/THU/codes/co/supervisor-rv/kernel$ make clean
rm -rf -r obj
xiangze-li@xiangzeLi-PC:/mnt/d/THU/codes/co/supervisor-rv/kernel$ ls
Makefile debug config kernel.asm kernel.bin kernel.elf
xiangze-li@xiangzeLi-PC:/mnt/d/THU/codes/co/supervisor-rv/kernel$ make
test -d obj || mkdir obj
riscv64-unknown-elf-gcc -o obj/utils.o kern/utils.S -c -finclude <_ASSEMBLY...> -g -fno-pic -march=rv32i
21 -mabi=ilp32 -DRV32 -DENABLE_UART16550
riscv64-unknown-elf-gcc -o obj/evc.o kern/evc.S -c -finclude <_ASSEMBLY...> -g -fno-pic -march=rv32i
-nabi=ilp32 -DRV32 -DENABLE_UART16550
riscv64-unknown-elf-gcc -o obj/trap.o kern/trap.S -c -finclude <_ASSEMBLY...> -g -fno-pic -march=rv32i
-nabi=ilp32 -DRV32 -DENABLE_UART16550
riscv64-unknown-elf-gcc -o obj/init.o kern/init.S -c -finclude <_ASSEMBLY...> -g -fno-pic -march=rv32i
-nabi=ilp32 -DRV32 -DENABLE_UART16550
riscv64-unknown-elf-gcc -o obj/shell.o kern/shell.S -c -finclude <_ASSEMBLY...> -g -fno-pic -march=rv32i
21 -mabi=ilp32 -DRV32 -DENABLE_UART16550
riscv64-unknown-elf-gcc -o obj/test.o kern/test.S -c -finclude <_ASSEMBLY...> -g -fno-pic -march=rv32i
-nabi=ilp32 -DRV32 -DENABLE_UART16550
riscv64-unknown-elf-gcc -o obj/utils.o obj/evc.o obj/trap.o obj/init.o obj/shell.o obj/test.o -Tker
n/kernel32.ld
copy from 'kernel.elf' [elf32-littleriscv] to 'kernel.bin' [binary]
xiangze-li@xiangzeLi-PC:/mnt/d/THU/codes/co/supervisor-rv/kernel$ make sim
qemu-system-riscv32 -M virt -m 32M -kernel kernel.elf -nographic -monitor none -serial tcp::6666,serve
r -s -bios none
xiangze-li@xiangzeLi-PC:/mnt/d/THU/codes/co/supervisor-rv/kernel$ qemu-system-riscv32 -serial tcp::6666,server: info: QEMU waiting for connection on: disconnected:tcp:
0.0.0.0:6666,server
qemu-system-riscv32: -serial tcp::6666,server: info: QEMU waiting for connection on: disconnected:tcp:
0.0.0.0:6666,server
xiangze-li@xiangzeLi-PC:/mnt/d/THU/codes/co$
```

## 内容 3

```
xiangze-li@xiangzeLi-PC:/mnt/d/THU/codes/co$ python3 supervisor-rv/term.py -t 127.0.0.1:6666 -c
connecting to 127.0.0.1:6666...connected
running in 32bit, xlen = 4
>>>
>>>file name: printAscii.s
>>>addr: 0x80100000
reading from file printAscii.s
[0x80100000] .text
[0x80100000] global print_ascii
[0x80100000] print_ascii:
[0x80100004] addi sp, sp, -12
[0x80100008] lui t0, 0(sp)
[0x8010000c] sw s1, 4(sp)
[0x8010000c] sw s2, 8(sp)
[0x80100010] li s1, 0x21
[0x80100014] li s2, 0x7F
[0x80100018] .loop:
[0x80100018] bgt s1, s2, .done
[0x80100020] mv a0, s1
[0x80100024] li s0, 30
[0x80100028] # callc WRITE_SERIAL
[0x8010002A] jal WRITE_SERIAL
[0x8010002B] 
[0x8010002B] addi s1, s1, 1
[0x8010002C] j .loop
[0x80100030] .done:
[0x80100030] li t0, 0x10000000
[0x80100030] lw s2, 0(sp)
[0x80100030] lw s1, 4(sp)
[0x80100034] lw ra, 8(sp)
[0x80100038] addi sp, sp, 12
[0x8010003C] jr ra
[0x80100040] 
[0x80100040] WRITE_SERIAL:
[0x80100040] li t0, 0x10000000
[0x80100040] .TEST:
[0x80100040] lw t1, %lo(5)(t0)
[0x80100044] andi t1, t1, 0x20
[0x80100048] bne t1, zero, .WSERIAL
[0x8010004C] .WTEST:
[0x80100050] WSERIAL:
[0x80100050] sb a0, %lo(8)(t0)
[0x80100054] jr ra
[0x8010005C] 
>>>
addr: 0x80100000
!*&%`()**,-./0123456789;=<>?@ABCDEFGHIJKLMNOPQRSTUVWXYZ{}~`abcdefghijklmnopqrstuvwxyz{}~-|
elapsed time: 0.001s
>>
```

```
xiangze-li@xiangzeLi-PC:/mnt/d/THU/codes/co$ supervisor-rv/kernel$ make sim
qemu-system-riscv32 -M virt -m 32M -kernel kernel.elf -nographic -monitor none -serial tcp::6666,serve
r -s -bios none
qemu-system-riscv32: -serial tcp::6666,server: info: QEMU waiting for connection on: disconnected:tcp:
0.0.0.0:6666,server
qemu-system-riscv32: terminating on signal 2
xiangze-li@xiangzeLi-PC:/mnt/d/THU/codes/co/supervisor-rv/kernel$
```

## 内容 4

```
>> F
>> file name: fib60.s
>> addr: 0x80100000
reading from file fib60.s
[0x80100000] .text
[0x80100000] .globl fibb
[0x80100000] fibb:
[0x80100000] addi    sp, sp, -4
[0x80100000] sw      ra, 0(sp)
[0x80100000] li      t1, 0x80400000 # t1 = 0x80400000
[0x80100000] li      a0, 0
[0x80100000] li      a1, 0
[0x80100010] li      a2, 1
[0x80100010] li      a3, 0
[0x80100010] li      t2, a0, a0
[0x80100010] add    a5, a1, a3
[0x80100010] add    a5, a5, t2
[0x80100030]
[0x80100030] addi    t5, t5, 1
[0x80100030] mv      a1, a3
[0x80100040] mv      a0, a2
[0x80100040] mv      a3, a5
[0x80100040] mv      a2, a4
[0x80100050] j      .loop
[0x80100050] .done:
[0x80100050] sw      a4, 0(sp) #
[0x80100050] addi    sp, sp, 4 # sp = sp + framesize
[0x80100060] ret
>> G
addr: 0x80100000
elapsed time: 0.000s
>> D
addr: 0x80400000
num: 8
0x80400000: 0xc1139639
0x80400004: 0x000000de
>> |
```

```
xiangze-li@xiangze-li-PC:/mnt/c/Users/lee_j$ cd /mnt/d/THU/codes/co/supervisor-rv/kernel/
xiangze-li@xiangze-li-PC:/mnt/d/THU/codes/co/supervisor-rv/kernel$ make clean
rm -f obj
xiangze-li@xiangze-li-PC:/mnt/d/THU/codes/co/supervisor-rv/kernel$ ls
Makefile debug build test kernel.asm kernel.bin kernel.elf
xiangze-li@xiangze-li-PC:/mnt/d/THU/codes/co/supervisor-rv/kernel$ make
test-d obj || mkdir obj
riscv64-unknown-elf-gcc -o obj/utils.o kern/utils.S -c -Iinclude -D_ASSEMBLY_- -g -fno-pic -march=rv3
21 -mabi=ilp32 -DRV32 -DENABLE_UART16558
riscv64-unknown-elf-gcc -o obj/evect.o kern/evect.S -c -Iinclude -D_ASSEMBLY_- -g -fno-pic -march=rv32i
-mabi=ilp32 -DRV32 -DENABLE_UART16558
riscv64-unknown-elf-gcc -o obj/test.o kern/test.S -c -Iinclude -D_ASSEMBLY_- -g -fno-pic -march=rv32i
-mabi=ilp32 -DRV32 -DENABLE_UART16558
riscv64-unknown-elf-gcc -o obj/init.o kern/init.S -c -Iinclude -D_ASSEMBLY_- -g -fno-pic -march=rv32i
-mabi=ilp32 -DRV32 -DENABLE_UART16558
riscv64-unknown-elf-gcc -o obj/shell.o obj/test.o obj/init.o obj/shell.o obj/test.o -Tker
n/kernel32.ld
copy from 'kernel.elf' [elf32-littleriscv] to 'kernel.bin' [binary]
xiangze-li@xiangze-li-PC:/mnt/d/THU/codes/co/supervisor-rv/kernel$ make sim
qemu-system-riscv32 -m 32M -kernel kernel.elf -nographic -monitor none -serial tcp:6666,serve
r -s -S
qemu-system-riscv32: -serial tcp:6666,server: info: QEMU waiting for connection on: disconnected:tcp:
0.0.0.0:6666,server
```

## 源代码

### 实验内容 2: 前十个 Fibonacci 数

```
1      .text
2      .global fibb
3      fibb:
4      addi    sp, sp, -4
5      sw      ra, 0(sp)
6
7      li      t1, 0x80400000
8
9      li      t2, 0
10     sw      t2, 0(t1)
11     addi    t1, t1, 4
12
13     li      t3, 1
14     sw      t3, 0(t1)
15     addi    t1, t1, 4
16
17     li      t5, 2
18     li      t6, 10
19
20     .loop:
21     bge    t5, t6, .done
22
23     add    t4, t2, t3
24
25     sw      t4, 0(t1)
26     addi    t1, t1, 4
27     addi    t5, t5, 1
28     mv      t2, t3
29     mv      t3, t4
30
31     j      .loop
```

```
32      .done:  
33      lw      ra, 0(sp)  
34      addi   sp, sp, 4  
35      ret  
36  
37
```

[返回正文](#)

## 实验内容 3: 打印 ASCII 可见字符

```
1      .text  
2      .global print_ascii  
3      print_ascii:  
4          addi   sp, sp, -12  
5          sw     ra, 8(sp)  
6          sw     s1, 4(sp)  
7          sw     s2, 0(sp)  
8  
9          li     s1, 0x21  
10         li     s2, 0x7F  
11  
12         .loop:  
13         bgt   s1, s2, .done  
14         mv    a0, s1  
15  
16         jal   WRITE_SERIAL  
17  
18         addi   s1, s1, 1  
19         j     .loop  
20  
21         .done:  
22         lw     s2, 0(sp)  
23         lw     s1, 4(sp)  
24         lw     ra, 8(sp)  
25         addi   sp, sp, 12  
26         jr    ra  
27  
28         WRITE_SERIAL:  
29         li t0, 0x10000000  
30         .TESTW:  
31         lb t1, %lo(5)(t0)  
32         andi t1, t1, 0x20  
33         bne  t1, zero, .WSERIAL  
34         j     .TESTW  
35         .WSERIAL:  
36         sb a0, %lo(0)(t0)  
37         jr ra  
38
```

[返回正文](#)

## 实验内容 4: 第 60 个 Fibonacci 数

```
1    .text
2    .global fibb
3 fibb:
4    addi    sp, sp, -4
5    sw     ra, 0(sp)
6
7    li     t1, 0x80400000
8
9    li     a0, 0
10   li    a1, 0
11
12   li    a2, 1
13   li    a3, 0
14
15   li    t5, 2
16   li    t6, 60
17
18 .loop:
19   bge   t5, t6, .done
20
21   add   a4, a0, a2
22   sltu t2, a4, a0
23   add   a5, a1, a3
24   add   a5, a5, t2
25
26
27   addi  t5, t5, 1
28
29   mv   a1, a3
30   mv   a0, a2
31   mv   a3, a5
32   mv   a2, a4
33
34   j    .loop
35
36 .done:
37   sw   a4, 0(t1)
38   sw   a5, 4(t1)
39
40   lw   ra, 0(sp)
41   addi sp, sp, 4
42   ret
43
```

[返回正文](#)