

# 编译原理 MiniDecaf 编译器实验

## Step 10 实验报告

李祥泽

2018011331

lixiangz18@mails.tsinghua.edu.cn

### 实验内容

#### 实现全局变量

大致按实验指导书的指导完成.

#### 思考题

请给出将全局变量 `a` 的值读到寄存器 `t0` 所需的 RISC-V 指令序列.

```
1 | 1a  t0, a
2 | 1w  t0, 0(t0)
```

使用伪指令 `1a` 就可以取得全局变量的地址, 然后对相应地址访存.

#### Honor Code

主要参考实验指导书实现. 参考了助教的示例代码.