项目设计要求:

设计一个两级运算放大器,其性能指标为:

VDD=3.3V

GB=3 MHz

SR>3V/us

ICMR=1.25V to 2.5V

45° phase margin

0.4V<Vout range<2.6V

Pdiss ≤5mW

Av > 5000

