第4章 集成运算放大电路

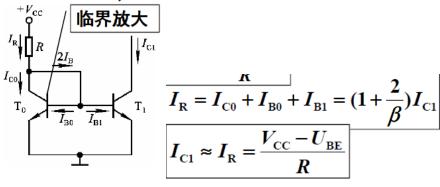
主要内容:

- 1. 各种电流源电路(由晶体管搭接而成);
- 2. 电流源做负载;
- 3. 简单集成运放的交流分析
- 4. 集成运放的性能指标
- 1. 各种电流源电路(由晶体管搭接而成);

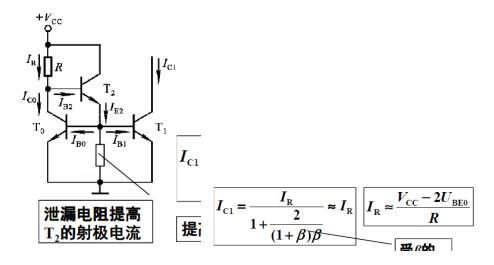
1. 晶体管电流源

(1) 镜像电流源

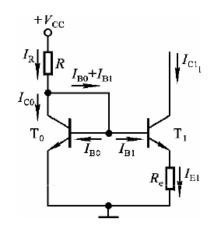
(Current Mirror)



(2) 改进型镜像电流源 加射极输出器的电流源(



(3) 微电流源(Widl



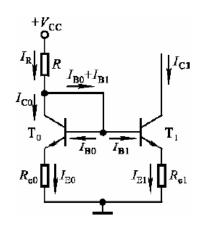
$$I_{C1} \approx \frac{U_{T}}{R_{e}} \ln(\frac{I_{R}}{I_{C1}})$$

通过增加射极电阻得到 小而稳定的 I_{C1} (μ A), 同时可提高输出电阻

先确定所需的 I_{C1} 和 I_R ,再确定R和 R_e

(4) 比例电流源和多路

・比例电流源



$$I_{\rm C1} \approx \frac{R_{\rm e0}}{R_{\rm e1}} I_{\rm R}$$

$$I_{\rm R} \approx \frac{V_{\rm CC} - U_{\rm BE0}}{R + R_{\rm e0}}$$

2. 电流源做负载;

3. 简单集成运放的交流分析(非重点,但比较复杂)

记一典型图: P170 页图 3.3.19, 进行分析。

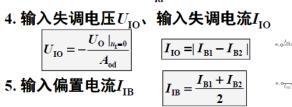
能够画出交流等效电路, 就能计算放大倍数, 输入电阻, 输出电阻等指标

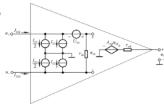
4. 集成运放的性能指标

四、集成运放性能指标

- 1. 开环差模增益 A_{od} : $20\mathrm{lg}|A_{\mathrm{od}}|$,分贝(dB)
- 2. 共模抑制比 $K_{\rm CMR}$ = $|A_{\rm od}/A_{\rm oc}|$
- 3. 开环差模输入电阻 r_{id}







- 6. 最大差模输入电压 $U_{
 m Idmax}$ 、最大共模输入电压 $U_{
 m Icmax}$
- 7. -3dB带宽 $f_{\mathrm{H}}(A_{\mathrm{od}}$ 下降3dB),单位增益带宽 $f_{\mathrm{c}}(A_{\mathrm{od}}$ 下降到=1)